Programowanie współbieżne

Lista zadań nr 9

Na ćwiczenia 4 i 10 grudnia 2025

Zadanie 1. Zdefiniuj **zasadę lokalności odwołań.** W jaki sposób tę zasadę wykorzystują pamięci podręczne? Dlaczego systemy wieloprocesorowe wymagają zastosowania **protokołów spójności** pamięci podręcznych? Jak działa **protokół MESI**?

Zadanie 2. W jaki sposób mierzy się wydajność implementacji zamków? Wyjaśnij, skąd bierze się różnica w wydajności zamka **TAS** vs. **TTAS** odwołując się do modelu komunikacji w systemach wieloprocesorowych ze spójnymi pamięciami podręcznymi i wspólną szyną danych.

Zadanie 3. Przypomnij zasadę działania i podaj implementację zamka kolejkowego Andersona (ang. *Anderson Queue Lock*). Jakie zalety ma ten zamek w stosunku do zamków TAS/TTAS/Backoff? Czego dotyczy problem **fałszywego współdzielenia** wierszy pamięci podręcznej (ang. *false sharing*) w tym algorytmie i jak go rozwiązać?

Wskazówka: TAoMP 2e, rozdział 7.5.1.

Zadanie 4. Mamy danych n wątków, każdy z nich wykonuje najpierw metodę **foo()** a następnie **bar().** Chcemy zagwarantować, że żaden wątek nie rozpocznie wykonywania **bar()** zanim wszystkie nie skończą wykonywać **foo().** W tym celu pomiędzy wywołaniami **foo()** a **bar()** w kodzie wątków umieścimy **barierę.** Oto dwa pomysły na implementacje bariery:

1. Mamy licznik zabezpieczony zamkiem **TTAS**. Każdy wątek zajmuje zamek, inkrementuje licznik i zwalnia zamek. Następnie aktywnie czeka (wiruje, ang. *spins*) na liczniku oczekując aż osiągnie on wartość n.
2. Mamy n-elementową tablicę wartości boolowskich b[0..n-1], początkowo wypełnioną wartościami false. Protokół bariery składa się z dwóch kroków:
    1. wątek 0 ustawia b[0] na true. Każdy pozostały wątek i (0 < i < n-1) aktywnie czeka na b[i-1] aż ten element osiągnie wartość true, po czym ustawia wartość b[i] na true.

2. każdy wątek aktywnie czeka aż b[n-1] osiągnie wartość true.

Porównaj wydajność tych dwóch protokołów w systemach wieloprocesorowych ze spójnymi pamięciami podręcznymi i wspólną szyną danych.

Zadanie 5. Przypomnij zasadę działania zamka CLH. W jaki sposób ograniczyć w implementacji tego zamka liczbę alokacji węzłów listy?

Wskazówka: TAoMP 2e, rozdział 7.5.2.

Zadanie 6. Poniżej znajduje się alternatywna implementacja zamka CLHLock, w której wątek ponownie wykorzystuje nie węzeł swojego poprzednika, ale własny. Wyjaśnij, dlaczego ta implementacja jest błędna.

```
public class BadCLHLock implements Lock {
    AtomicReference<Qnode> tail = new AtomicReference<QNode>(new QNode());
    ThreadLocal<Qnode> myNode = new ThreadLocal<QNode> {
        protected QNode initialValue() {
            return new QNode();
        }
    };
    public void lock() {
        Qnode qnode = myNode.get();
        qnode.locked = true; // I'm not done
        // Make me the new tail, and find my predecessor
        Qnode pred = tail.getAndSet(qnode);
        while (pred.locked) {}
    }
    public void unlock() {
        // reuse my node next time
        myNode.get().locked = false;
    }
    static class Qnode { // Queue node inner class
        volatile boolean locked = false;
    }
}
```

Zadanie 7. Opisz zasadę działania zamka CLH z czasem ważności (ang. *timeout*).

Wskazówka: TAoMP 2e, rozdział 7.6.

Zadanie 8. Opisz zasadę działania i przedstaw implementację zamka MCS. Dlaczego w systemie o architekturze **NUMA** (ang. *Non-Uniform Memory Architecture*) jego wydajność może być lepsza niż zamka CLH?

Wskazówka: TAoMP 2e, rozdział 7.5.3.

Zadanie 9. Metoda **isLocked()** wywołana na zamku zwraca wartość true wtedy i tylko wtedy, gdy zamek jest zajęty przez pewien wątek. Podaj implementację metody isLocked() dla następujących zamków: a) TAS, b) CLH, c) MCS.

Zadanie 10. Jaka motywacja stoi za ideą zamków hierarchicznych? Wyjaśnij, w jaki sposób zamek **HBOLock** realizuje tą ideę.

Wskazówka: TAoMP 2e, rozdział 7.7 – 7.7.1

Zadanie 11. Czym są zamki kohortowe? Czemu służy klasa **TurnArbiter** oraz metoda **alone()**? Przedstaw i wyjaśnij przykładową implementację tych zamków.

Wskazówka: TAoMP 2e, rozdział 7.7.2 – 7.7.3