I-bus　　　🔴 **ESP32-C6**　　　**D-bus**
　　　　　　　　Memory Map

0x4000_0000　　　　　　　　　　　*0x4000_0000*

ROM
(320 kB)

0x4004_FFFF　　　　　　　　　　　*0x4004_FFFF*

0x4080_0000　　　　　　　　　　　*0x4080_0000*

HP-SRAM
(512 kB)

(*) the boundary addresses depends on the boot stage.
The buffers area used during bootstrapping ends at
address `0x4087_C610`

0x4086_AD08　　　　　　　　　　　*0x4086_AD08* *****

(ROM-code reserved)

0x4087_FFFF　　　　　　　　　　　*0x4087_FFFF*

0x5000_0000　　　　　　　　　　　*0x5000_0000*

LP-SRAM
(16 kB)

0x5000_3FFF　　　　　　　　　　　*0x5000_3FFF*

0x4200_0000　　　　　　　　　　　*0x4200_0000*

Cached
memory
(16 MB)

0x42FF_FFFF　　　　　　　　　　　*0x42FF_FFFF*

ESP32-C6

Peripherals

0x6000_0000

0x6000_0000	UART0
0x6000_1000	UART1
0x6000_2000	SPI0
0x6000_3000	SPI1
0x6000_4000	I2C_EXT
0x6000_5000	UHCI0
0x6000_6000	RMT
0x6000_7000	LEDC
0x6000_8000	TIMERGROUP0
0x6000_9000	TIMERGROUP1
0x6000_A000	SYSTIMER
0x6000_B000	TWAI0
0x6000_C000	I2S
0x6000_D000	TWAI1
0x6000_E000	APB_SARADC
0x6000_F000	USB_SERIAL_JTAG
0x6001_0000	INTERRUPT_MATRIX
0x6001_2000	PCNT
0x6001_3000	SOC_ETM
0x6001_4000	PWM
0x6001_5000	PARALEL_IO
0x6001_6000	SDIO_HINF
0x6001_7000	SDIO_SLC
0x6001_8000	SDIO_SLCHOST
0x6008_0000	GDMA
0x6008_1000	GP-SPI2
0x6008_8000	AES
0x6008_9000	SHA
0x6008_A000	RSA
0x6008_B000	ECC
0x6008_C000	DIGITAL_SIGNATURE
0x6008_D000	HMAC
0x6009_0000	IO_MUX
0x6009_1000	GPIO (matrix)
0x6009_1F00	GPIO_EXT
0x6009_2000	MEM_MONITOR
0x6009_5000	HP_SYSTEM
0x6009_6000	PCR (power clock reset)
0x6009_8000	TEE (trusted execution)
0x6009_9000	HP_APM
0x6009_9800	LP_APM0
0x600A_8010	PWDET_CONF
0x600A_F800	I2C_ANA_MST
0x600B_0000	PMU
0x600B_0400	LP_CLKRST
0x600B_0800	EFUSE
0x600B_0C00	LP_TIMER
0x600B_1000	LP_AON
0x600B_1400	LP_UART
0x600B_1800	LP_I2C
0x600B_1C00	LP_WDT
0x600B_2000	LP_IO_MUX
0x600B_2400	LP_I2C_ANA_MST
0x600B_2800	LP_PERI
0x600B_2C00	LP_ANA_PERI
0x600B_3400	LP_TEE
0x600B_3800	LP_APM
0x600B_3C00	OPT_DEBUG
0x600C_0000	TRACE (Risc-V trace encoder)
0x600C_2000	ASIST_DEBUG (CPU_BUS_MONITOR)
0x600C_5000	INTPRI (Interrupt priority)
0x600C_8000	EXT_MEM

ESP32-C6

e-Fuses

Blk#	Bits	Purpose
0	640	SYSTEM
1	288	MAC,SPI_PAD,SYS_DATA0
2	352	SYS_DATA1
3	352	USR_DATA*
4	352	KEY0_DATA*
5	352	KEY1_DATA*
6	352	KEY2_DATA*
7	352	KEY3_DATA*
8	352	KEY4_DATA*
9	352	KEY5_DATA*
10	352	SYS_DATA2

(*) RD/WR can be disabled