



**REALTEK**

# AN0300

AmebaPro application note

## Abstract

AmebaPro 是一顆高整合度的 IC，包含了 802.11 Wi-Fi, H.264 影像編碼器，Audio Codec.

這篇使用手冊介紹如何使用開發版，如使用 SDK 編譯範例程序，以及如使下載固件至開發版上運行。

## Table of Contents

<b>1</b>	<b>編譯和執行固件.....</b>	<b>5</b>
1.1	SDK Project 說明.....	5
1.2	編譯程序.....	5
1.2.1	編譯小核程序.....	5
1.2.2	編譯大核程序.....	5
1.2.3	產生 Bin 檔說明 .....	6
1.3	使用 image tool 下載固件 .....	7
1.4	使用 JTAG/SWD 進行 Debug.....	9
1.4.1	JTAG/SWD 連線檢查 .....	9
1.5	使用 uart 觀看小核的 log .....	12
<b>2</b>	<b>開發板.....</b>	<b>13</b>
2.1	選擇 Image Sensor .....	13
2.1.1	OV2735 .....	13
2.1.2	SC2232 .....	13
<b>3</b>	<b>Flash Layout.....</b>	<b>14</b>
3.1	Flash Layout 概觀 .....	14
<b>4</b>	<b>如何使用範例程式.....</b>	<b>15</b>
4.1	應用範例程式 .....	15
4.2	外設範例程式 .....	15
4.3	Wi-Fi 範例程式.....	16
4.3.1	使用 AT command 來做連線 .....	16
4.3.2	Wlan scenario example .....	16
4.4	Video 範例程式.....	16
<b>5</b>	<b>記憶體配置與使用.....</b>	<b>16</b>
5.1	記憶體種類 .....	17
5.1.1	AmebaPro 大核的記憶體大小與配置 .....	17
5.1.2	AmebaPro 小核的記憶體大小與配置 .....	19
5.2	記憶體配置 .....	20
5.2.1	在 IAR 環境裡配置記憶體 .....	20
5.2.2	在 ICF 檔案裡配置記憶體.....	21

5.2.3	記憶體超出範圍.....	21
<b>5.3</b>	<b>Video 使用 DRAM.....</b>	<b>22</b>
<b>5.4</b>	<b>不可移動配置的程式 .....</b>	<b>22</b>
5.4.1	與 XIP 相關的 flash api .....	22
<b>5.5</b>	<b>計算系統記憶體使用量.....</b>	<b>22</b>
<b>6</b>	<b>OTA .....</b>	<b>23</b>
6.1	OTA 執行流程 .....	24
6.2	裝置開機流程 .....	25
6.3	目標更新區塊 .....	26
6.4	生成 OTA 固件 .....	27
6.4.1	OTA 固件格式.....	27
6.4.2	OTA 更新切換固件行為.....	28
6.4.3	OTA 固件編譯設定.....	29
<b>6.5</b>	<b>透過 Wi-Fi 實作 OTA 更新 .....</b>	<b>31</b>
6.5.1	基於 socket 的 OTA 更新範例 .....	31
6.5.2	基於 HTTP 的 OTA 更新範例 .....	34
<b>6.6</b>	<b>OTA signature .....</b>	<b>37</b>
<b>7</b>	<b>電源管理.....</b>	<b>38</b>
<b>7.1</b>	<b>AmebaPro Power Save Modes.....</b>	<b>38</b>
7.1.1	DeepSleep .....	39
7.1.2	Standby .....	39
7.1.3	SleepPG .....	39
7.1.4	Wakeup from WLAN .....	39
7.1.5	遠端喚醒功能.....	40
<b>7.2</b>	<b>Examples .....</b>	<b>43</b>
7.2.1	Example: power_save .....	43
7.2.2	Example: Custom wake on wlan pattern .....	45
7.2.3	Example: system suspend with wake on wlan after streaming stop .....	46
<b>8</b>	<b>系統.....</b>	<b>48</b>
<b>8.1</b>	<b>ICC (Inter CPUs Communication).....</b>	<b>48</b>
8.1.1	Example: ICC .....	48
<b>8.2</b>	<b>System reset .....</b>	<b>49</b>
8.2.1	ls_sys_reset .....	49
8.2.2	sys_reset .....	49

<b>9</b>	<b>硬體周邊.....</b>	<b>49</b>
<b>9.1</b>	<b>GTimer .....</b>	<b>49</b>
9.1.1	gtimer_rtc .....	49
9.1.2	SNTP .....	50
<b>9.2</b>	<b>RTC.....</b>	<b>50</b>
<b>9.3</b>	<b>PWM .....</b>	<b>50</b>
<b>9.4</b>	<b>Efuse .....</b>	<b>50</b>
9.4.1	User OTP .....	51
<b>10</b>	<b>檔案系統.....</b>	<b>51</b>
<b>10.1</b>	<b>FAT Filesystem on Flash .....</b>	<b>51</b>
10.1.1	Software Setup .....	51
<b>10.2</b>	<b>Dual FAT Filesystem - File system on both SD Card and Flash.....</b>	<b>52</b>
10.2.1	Hardware Setup .....	52
10.2.2	Software Setup .....	52

## 1 編譯和執行固件

本章節介紹如何使用開發版。一整套開發版共含一個主板，一個 sensor board, 和一個子板上包含 LED 燈、光感測器，以及 IR-LED。SDK 中包含以上套件的示例程序。SDK 的 toolchain 為 IAR，是一個集編輯、編譯、下載固件、以及除錯於單一環境的整合開發環境。也可以使用 Image tool 對固件做編輯，編譯，以及下載固件至開發版。

### 1.1 SDK Project 說明

 *注意：IAR 版本需使用 8.30*

AmebaPro 的 project 目前提供 ignore\_secureee，project\_is(ignore secure)沒使用 ARM 的 TrustZone 技術，程式開發上比較方便，適合只做一次開發的客戶使用。

### 1.2 編譯程序

AmebaPro 採用最新的 Big-Little 架構，大 CPU 為 300MHz, 高速的單元例如 Wi-Fi, ISP, Encoder, Codec 位於大核，小 CPU 為 4MHz, 需要在低功耗下運作的周邊裝置可以規畫接在小核，大核進入省電模式時小核可以醒著，待喚醒事件觸發時再將大核啟動。由於大核會吃到小核的設定，在編譯階段需先編譯小核再編譯大核。

#### 1.2.1 編譯小核程序

Step1. 開啟 SDK/project/realtek\_amebapro\_v0\_example/EWARM-RELEASE/Project\_lp.eww


Step2. application\_lp 在 WorkSpace 中，右鍵選擇 Rebuild All 編譯 application\_lp。

Step3. 確認每一個編譯的結果是否有 error。

#### 1.2.2 編譯大核程序

Step1. 開啟位於 SDK/project/realtek\_amebapro\_v0\_example/EWARM-RELEASE/Project\_is.eww

Step2. 確認 application\_is 在 WorkSpace 中，編譯 application\_is 按下右鍵並且選擇

 *大核和小核 CPU 之間的溝通透過 share memory, SDK 裡有範例說明如何使用已經提供好的通訊通道溝通. 請參考 Inter Channel Communication.*

Rebuild All。

Step3. 確認每一個編譯的結果是否有 error。

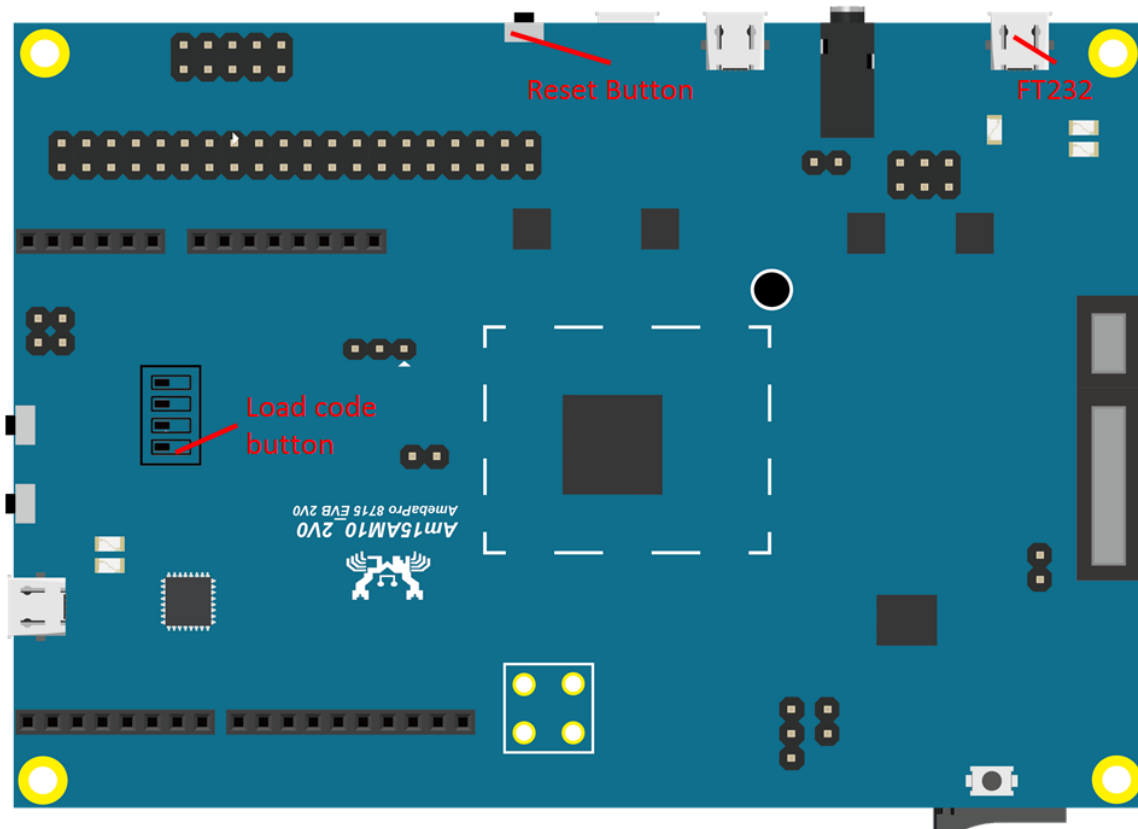
### 1.2.3 產生 Bin 檔說明

編譯結束後，在 EWARM-RELEASE\Debug\Exe 的路徑下可以看到 partition.bin，boot.bin，firmware\_is.bin 與 flash\_is\_ota1.bin 幾個 image 檔案。

partition.bin 存放了 partition table，記錄存放 Boot image 與 firmware image 的起始位址，boot.bin 為 bootloader image，firmware\_is.bin 為 application image，flash\_is\_ota1.bin 連結了 partition.bin，boot.bin 與 firmware\_is.bin，使用 image tool 燒錄 image 時須選擇 flash\_is\_ota1.bin。

### 1.3 使用 image tool 下載固件

- a. 在使用 image tool 前須先將 AmebaPro 與電腦連接並切換模式：



Step 1：將 FT232 連接到 PC 上

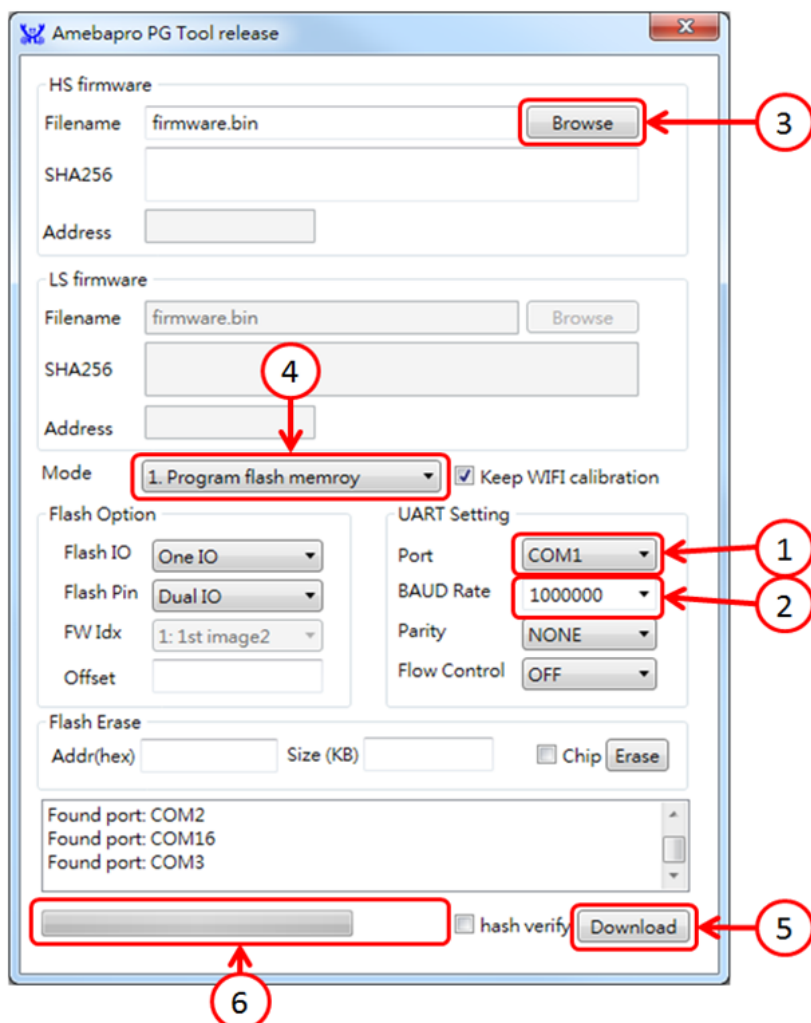
Step 2：進入 test mode 並將圖中之 load code button(左邊數來第二個開關)調成 ON mode 之後再開機一次

Step 3：使用 AmebaPto PG Tool 將 image 燒錄至 AmebaPro(請參閱下方 b.小節)

Step 4：燒錄完成後將 load code button 切回 OFF 後再重新啟動 AmebaPro 後即可在 console 上看到 log 畫面

(p.s.如需觀看小核之 log 請參考 1.5 使用 uart 觀看小核的 log)

b. AmebaPro PG Tool 之使用：



Step 1 : AmebaPro PG Tool 會自動掃描現在電腦偵測到的 UART ports，請選擇 AmebaPro 所使用之對應 UART ports

Step 2 : 請選擇想要電腦與 AmebaPro 連接之 baud rate

p.s. 使用預設值進行奇偶校驗和流量控制

Step 3 : 選擇編譯成功後產生之映像檔” flash\_xx.bin” (請參考下方)

Step 4 : 確定燒錄模式為” 1. Program flash memory”

Step 5 : 點選 Download 以進行燒錄



Step 6：燒錄之進度會顯示在進度調上並且結果是程過或失敗將在進度條執行完畢後印出

NOTE: 其它的設定保持預設值，Flash IO：“One IO”，Flash Pin：“Dual IO”，

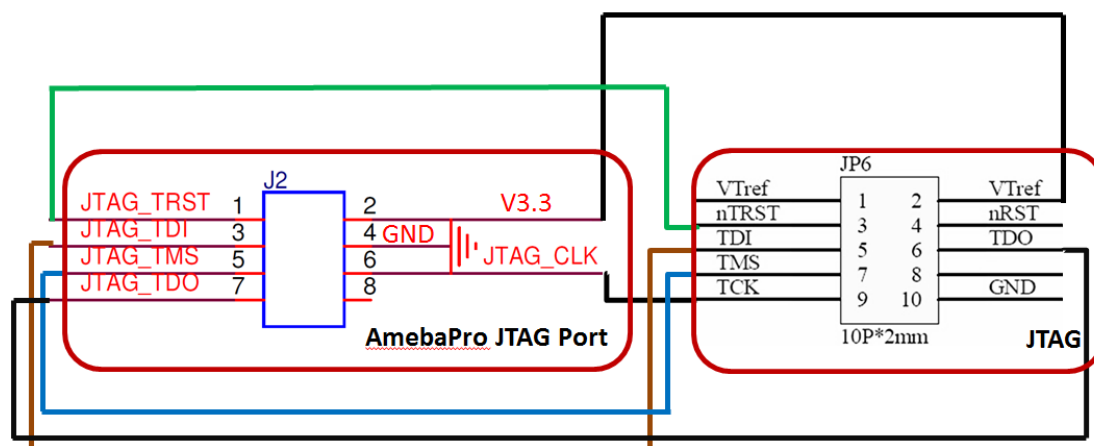
Parity：“NONE”，Flow Control：“OFF”

## 1.4 使用 JTAG/SWD 進行 Debug

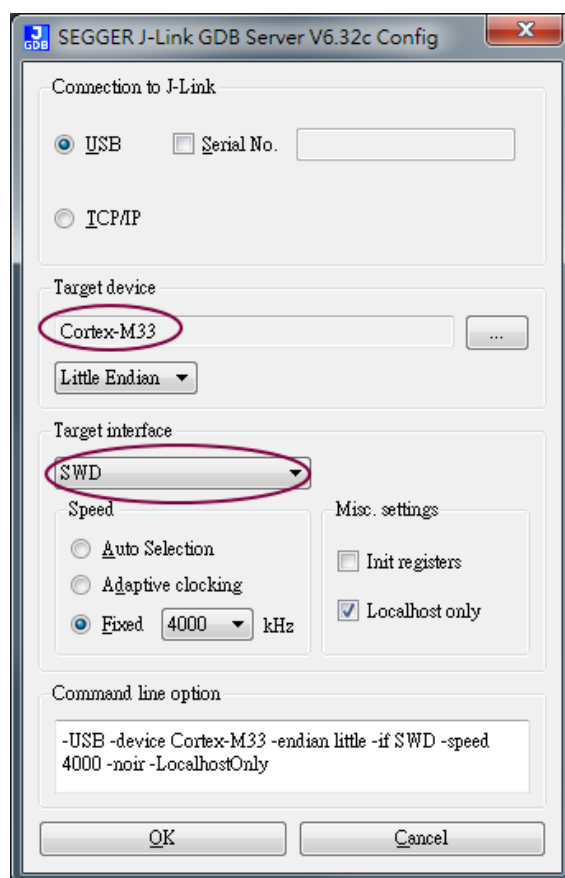
JTAG/SWD 是一種國際標準測試協議主要用於晶元內部測試。外部 JTAG 接口需要四個腳位 TCK、TMS、TDI 和 TDO(分別為時鐘、模式選擇、輸入和輸出)，以及一個可選擇的 reset 腳位 nTRST。外部 SWD 接口需要兩個腳位，一個為雙向 SWDIO 訊號另外一個時鐘 SWCLK，可以從裝置輸入或輸出。

### 1.4.1 JTAG/SWD 連線檢查

確保所有六個腳位（VTref、TCK、TMS、TDI、TDO 和 nTRST）都相互連接，請按照電路接線圖將 AmebaPro JTAG 端口連接到 J-Link，如果使用 SWD，請先確認所有四個腳位（VTref[VDD]、TMS[SWDIO]、TCLK[SWCLK] 和 TDO[SWO]）連線正常。



接線連接成功後，打開最新的 J-Link GDB server。然後按照下圖，選擇 target device 為 Cortex-M33(for AmebaPro)，target interface 為 JTAG / SWD，然後選擇 OK。



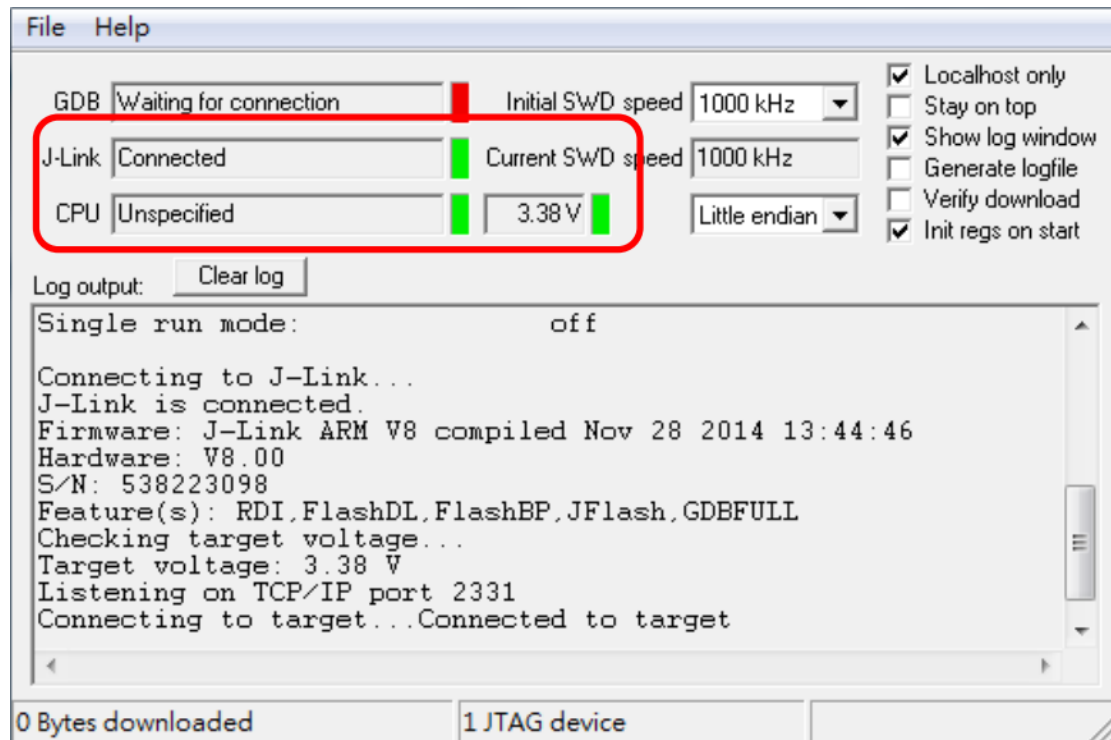
註、CMSIS-DAP 在應用上有兩個限制：

- (1) CMSIS-DAP 傳輸速度太慢。
- (2) System reset 無法完整 reset 系統只能 reset HS core。

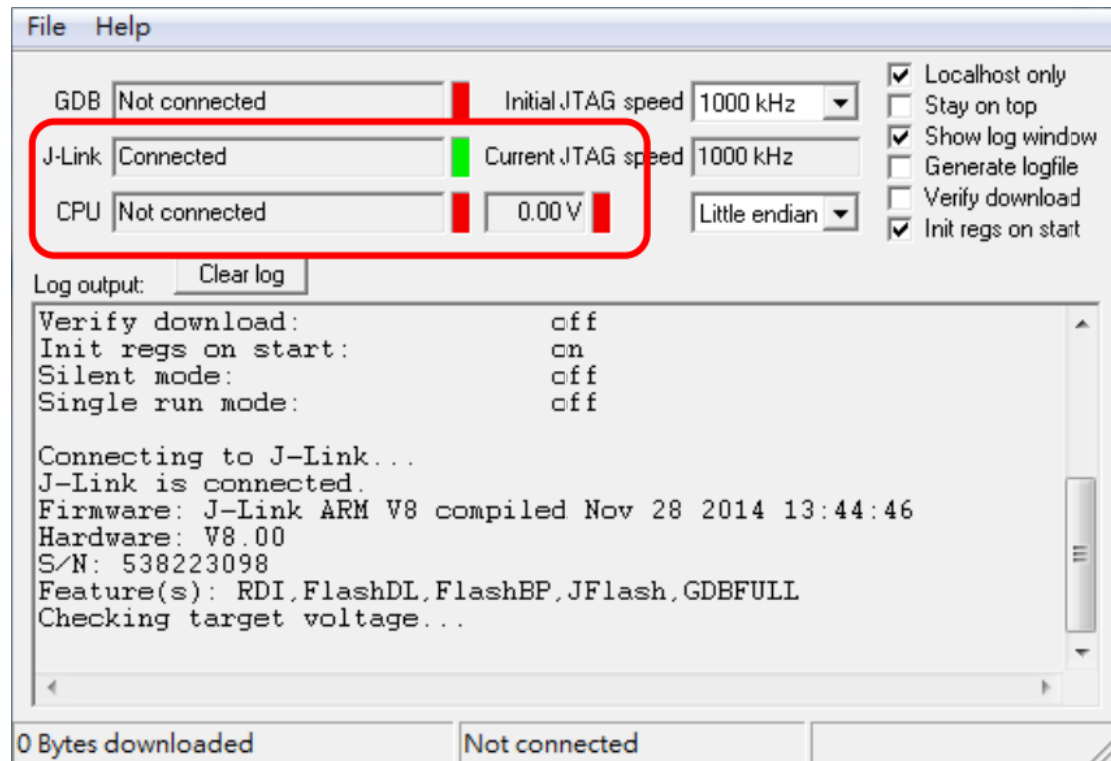
若要使用 WATCHDOG RESET + SYSTEM RESET，只能用於 JLINK 無法用在 CMSIS-DAP。

建議使用 JLINK V9 以上的版本，目前不支援 step in/out/over 的功能，若欲設立中斷位置直接在想看的點設 breakpoint。

如果連接成功，J-Link GDB 服務器將如下圖所示。

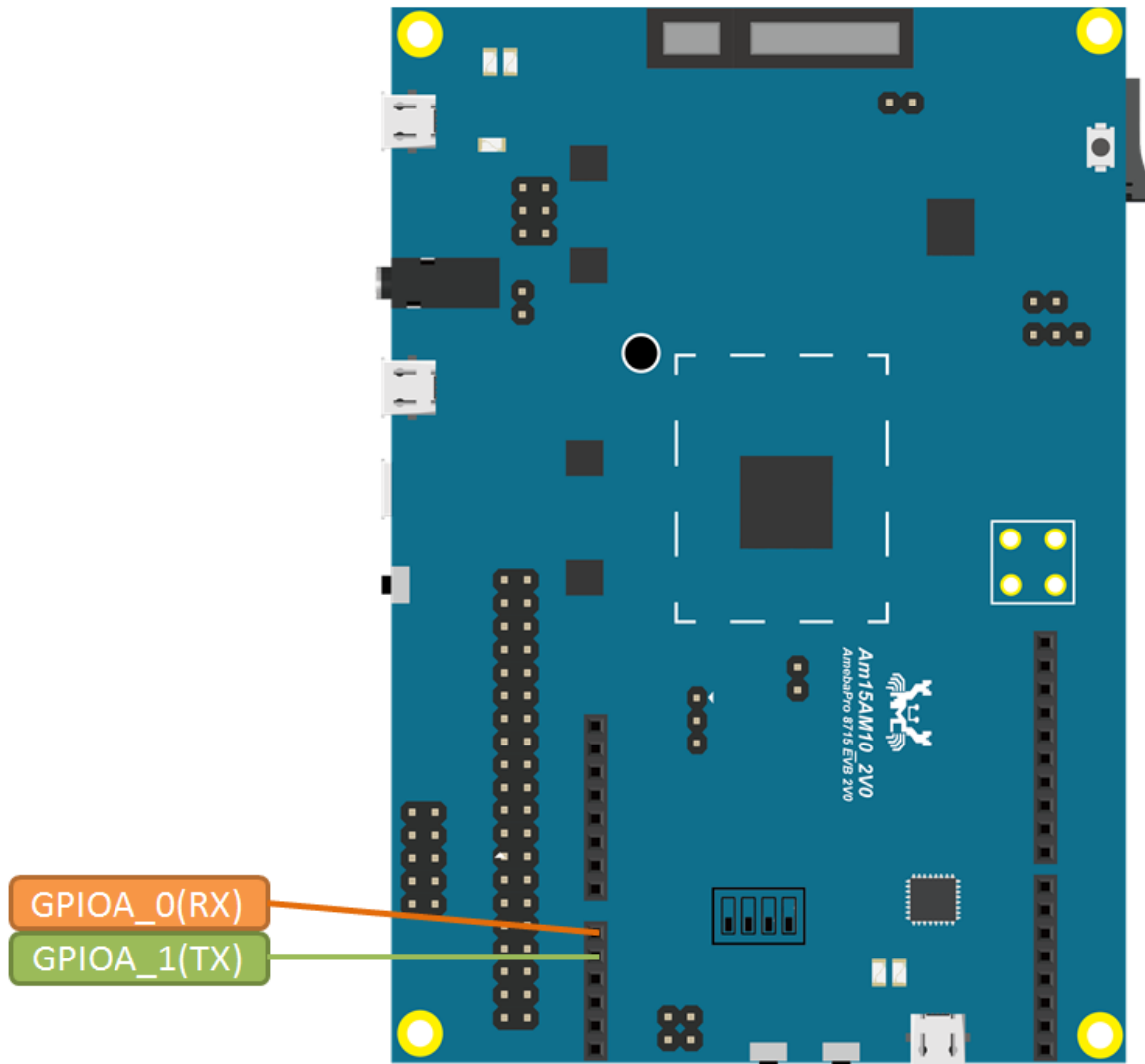


如果連接失敗，J-Link GDB server 將如下圖所示。



### 1.5 使用 `uart` 觀看小核的 log

在 AmebaPro 中大核與小核之 log 是分開的，大核 log 可以透過 FT232 或 DAP 觀看，而小核需透過 A0,A1 腳位接到 `uart console`，來得到小核的 log



## 2 開發板

這個章節介紹如何使用 AmebaPro 所支持的 image sensor board.。只有在軟體及硬體都正確的設定下，image sensor 才可以正常的操作。在 AmebaPro 的 SDK 中，我們提供了一套防護機制可以避免軟體及硬體的操作失誤。

### 2.1 選擇 Image Sensor

以下是目前開發版支援的 sensor 列表。

AmebaPro EVAL	Sensor	備註
AmebaPro	OV2735	
AmebaPro	SC2232	

#### 2.1.1 OV2735

硬件設定步驟

- 插入正確的 OV2735 sensor board

軟件設定步驟

- In project\realtek\_amebapro\_v0\_example\inc\sensor.h
- Set the definition: #define SENSOR\_USE Sensor\_OV2735
- In component\soc\realtek\8195b\misc\bsp\image  
Delete original isp.bin, and rename isp\_ov2735.bin to isp.bin

#### 2.1.2 SC2232

硬件設定步驟

- 插入正確的 SC2232 sensor board

軟件設定步驟

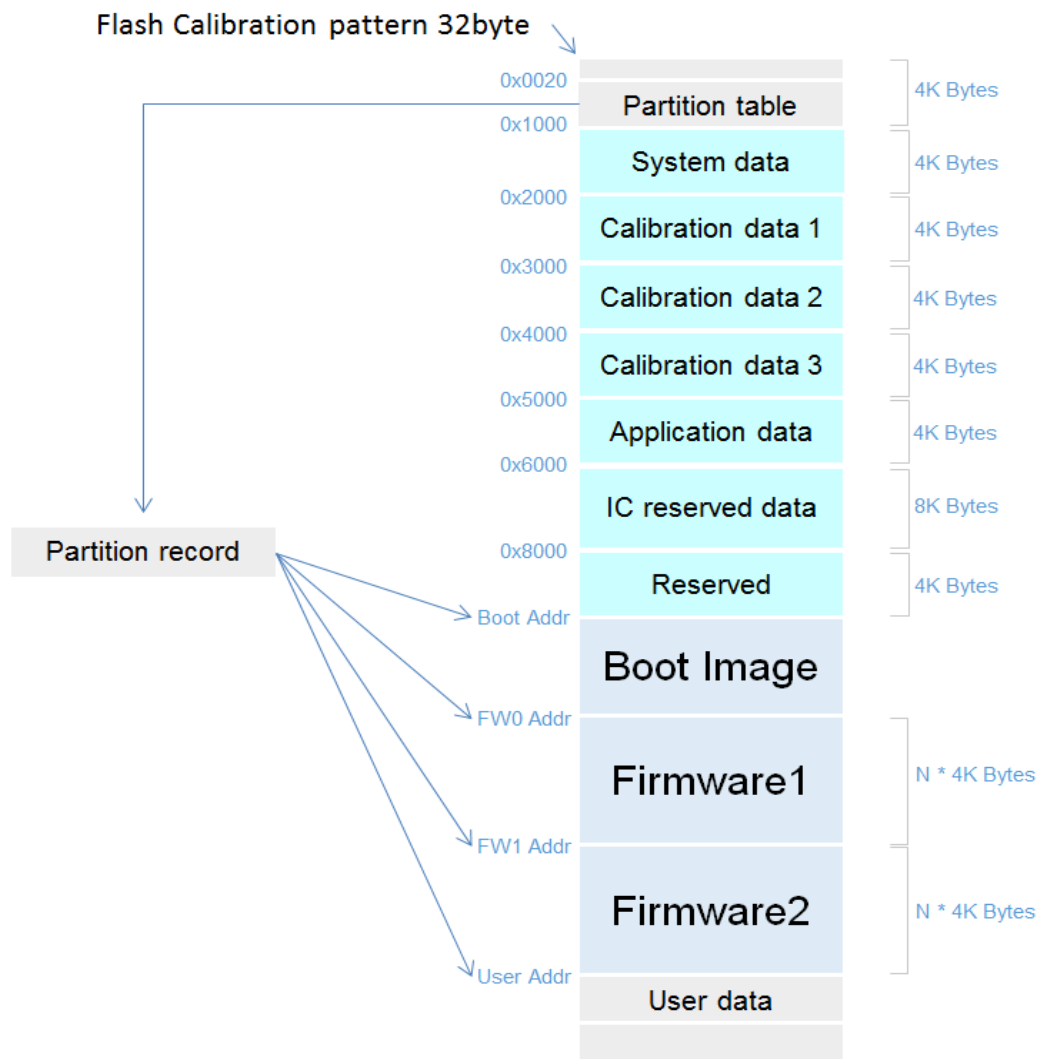
- In project\realtek\_amebapro\_v0\_example\inc\sensor.h  
Set the definition: #define SENSOR\_USE Sensor\_SC2232
- In component\soc\realtek\8195b\misc\bsp\image  
Delete original isp.bin, and rename isp\_sc2232.bin to isp.bin

 如果使用者使用錯誤的硬體或是軟體，`video_sensor_check(SENSOR_USE)` 會依據 `SENSOR_USE` 對硬體發出 i2c 訊號來檢查，如果硬體回傳值錯誤將會返回錯誤碼 -1

### 3 Flash Layout

AmebaPro 採用了不同於 Ameba-1 的 flash layout, 主要是 AmebaPro 是 Big-Little 大小核架構，且有 sub-mcu 系統設計，因此考慮更有彈性和擴充性的設計。

#### 3.1 Flash Layout 概觀



## **4**    如何使用範例程式

### **4.1**    應用範例程式

AmebaPro 的應用範例程式放在 SDK/common/example 資料夾中，在範例程式目錄中有相關的檔案，.c, .h 與 readme 檔案，在 readme 中說明了如何編譯與各重要參數之說明。

在了解完 readme 之後開啟 project，找到範例程式在 application\_is 裡 utilities 的 example 資料夾中，如果沒有可以自行加入(直接拉近來或在 example 資料夾上點選右鍵選擇 Add->Add Files...)。

AmebaPro 執行的過程中 example 不會每一次開機都把所有 example 執行一次，每個 example 是否執行是透過 example\_entry 來管理。選擇是否執行哪一個範例程式是透過 Preprocessor Directives #if 來判斷是否執行該 example，若要開起範例程式需先知道 Preprocessor Directives 使用哪個參數判斷。

而 Preprocessor Directives 在 platform\_opts.h 裡被定義，在我們想使用某一支 example 時需要先將 platform\_opts.h 裡的 Preprocessor Directives 設定為 1(以 example\_dct 為例，若要執行 example\_dct，須將 platform\_opts.h 裡的#define CONFIG\_EXAMPLE\_DCT 設定為 1)，再到 example\_entry 中確定是否有#if 來判斷是否進入 example。

確定上面步驟都完成後重新 rebuild application\_is project 即可確定執行該 example。

### **4.2**    外設範例程式

外設範例程式可以幫我們測試 AmebaPro 周邊功能，外設範例位於

SDK/project/realtek\_amebapro\_v0\_example/example\_sources 中。

在每個外設範例資料夾裡分別有 main.c 與 readme.txt，main.c 是每一個外設範例的主程式名稱，readme.txt 裡面說明了外設範例的功能與參數設定或執行結果也會一併在 readme.txt 中說明。

想要執行外設範例只需要將相對應外設範例 main.c 附蓋掉原本 project 的 main.c(位於:SDK/project/realtek\_amebapro\_v0\_example/src 資料夾中)，如果有其它檔案位於資料夾中也需要一併複製過去，經過編譯後即可執行。

### 4.3 Wi-Fi 範例程式

#### 4.3.1 使用 AT command 來做連線

AmebaPro 提供許多 AT command 給使用者來做測試與開發，透過在 console 下 command 的方式，讓使用者可以用 AT command 來做 wifi 的連線，AT command 的指令請參考 AN0025 Realtek at command.pdf。

目前 wi-fi direct GO 和 Concurrent mode 的功能還在驗證中，會在未來的 Release 開始支援。

#### 4.3.2 Wlan scenario example

AmebaPro 提供 wlan scenario 的 example 給使用者測試 wifi 的各種應用，example 的路徑在\component\common\example\wlan\_scenario\example\_wlan\_scenario.c，這個 example 提供了許多應用如 station mode，AP mode，Concurrent mode，WPS 和 P2P GO，詳細的細節以及 example 的使用方式可以參考路徑下的 readme.txt。目前 wi-fi direct GO 和 Concurrent mode 的功能還在驗證中，會在未來的 Release 開始支援。

### 4.4 Video 範例程式

SDK 有提供 Multimedia Framework v2，Video 的範例程式基於這個架構呈現。有關 Multimedia Framework v2 的架構以及使用範例請參考 UM0301。

## 5 記憶體配置與使用

本篇章節說明 AmebaPro 的各種記憶體的大小，包含 ROM, RAM, SRAM, TCM, DRAM，Flash，以及如何將程式配置在這些記憶體當中。有一些程式必須固定不可以挪動位置，也會在本章節中說明。其中 flash 的章節請參考 Flash Layout。



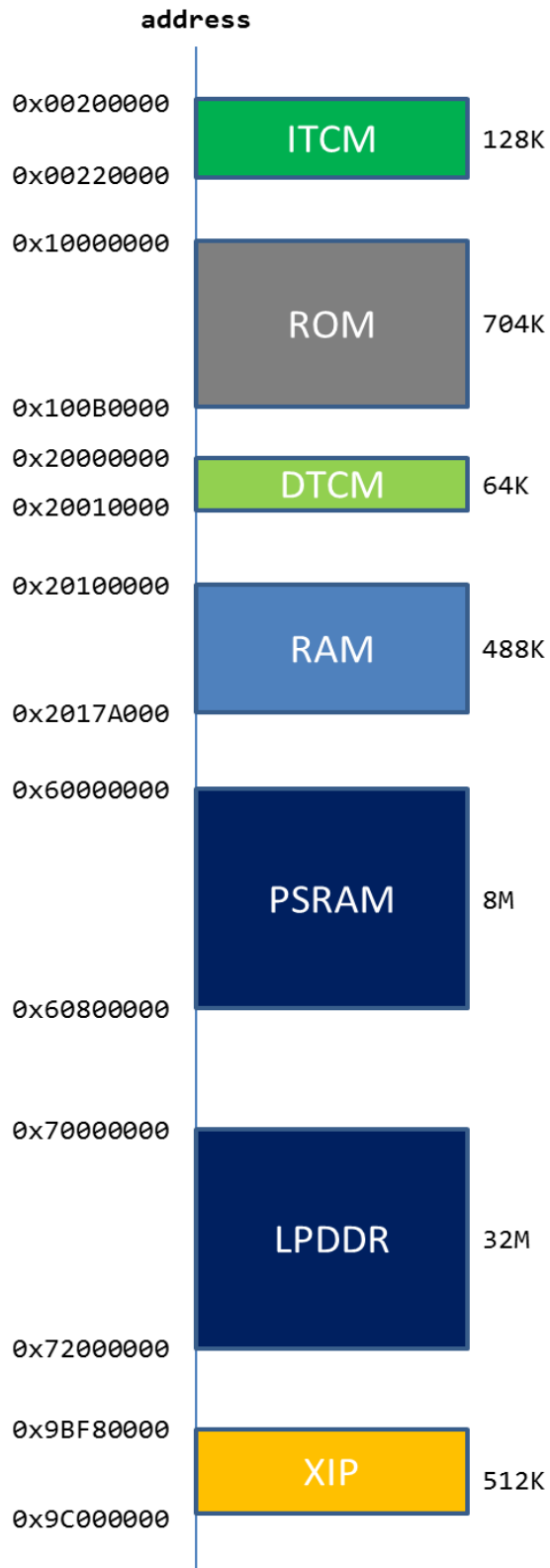
## 5.1 記憶體種類

### 5.1.1 AmebaPro 大核的記憶體大小與配置

AmebaPro 大核的記憶體大小與配置如下

	Size(bytes)	Description
<b>ITCM</b>	128K	可放置指令
<b>ROM</b>	704K	
<b>DTCM</b>	64K	可放置讀寫的資料
<b>RAM</b>	488K	即 SRAM。使用者可以使用 128K
<b>PSRAM</b>	8M	PSRAM 與 LPDDR 只能擇一使用。目前公板包裝使用 LPDDR。
<b>LPDDR</b>	32M	PSRAM 與 LPDDR 只能擇一使用。目前公板包裝使用 LPDDR。LPDDR 又稱之為 DRAM
<b>XIP</b>	512K	Execute In Place, Flash 的 text section 可放在 XIP

AmebaPro 大核的記憶體位址如下圖：

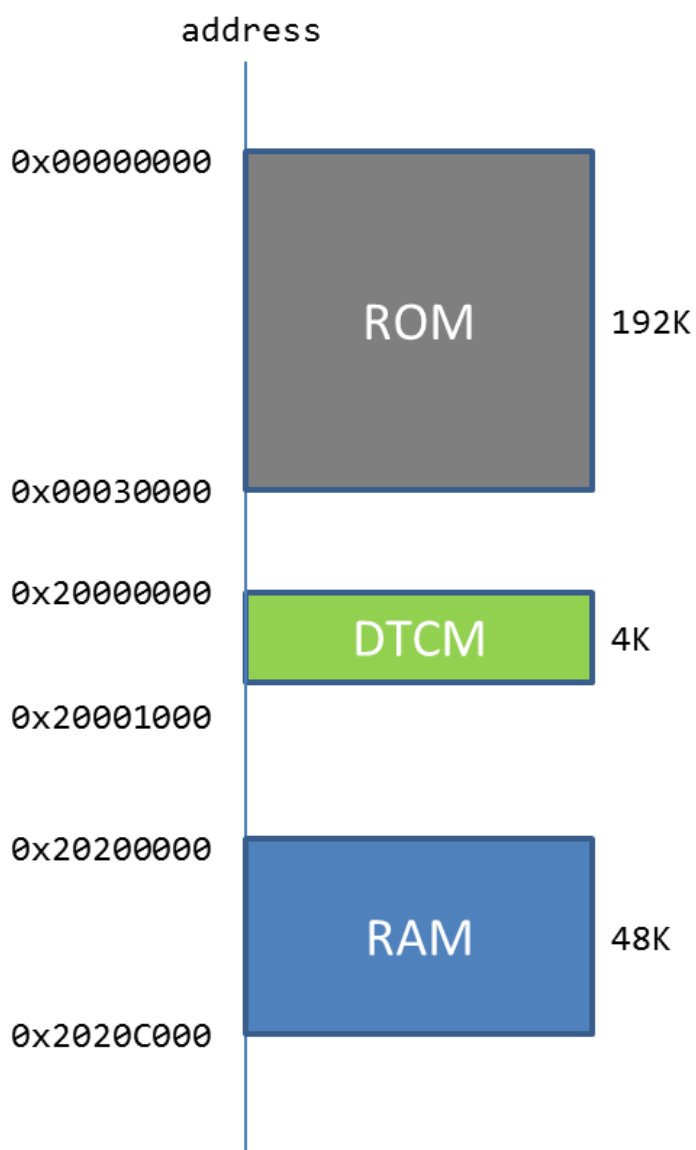


### 5.1.2 AmebaPro 小核的記憶體大小與配置

AmebaPro 小核的記憶體大小與配置如下

	Size(bytes)	Description
<b>ROM</b>	192K	
<b>DTCM</b>	4K	可放置讀寫的資料
<b>RAM</b>	48K	即 SRAM

AmebaPro 小核的記憶體位址如下圖:

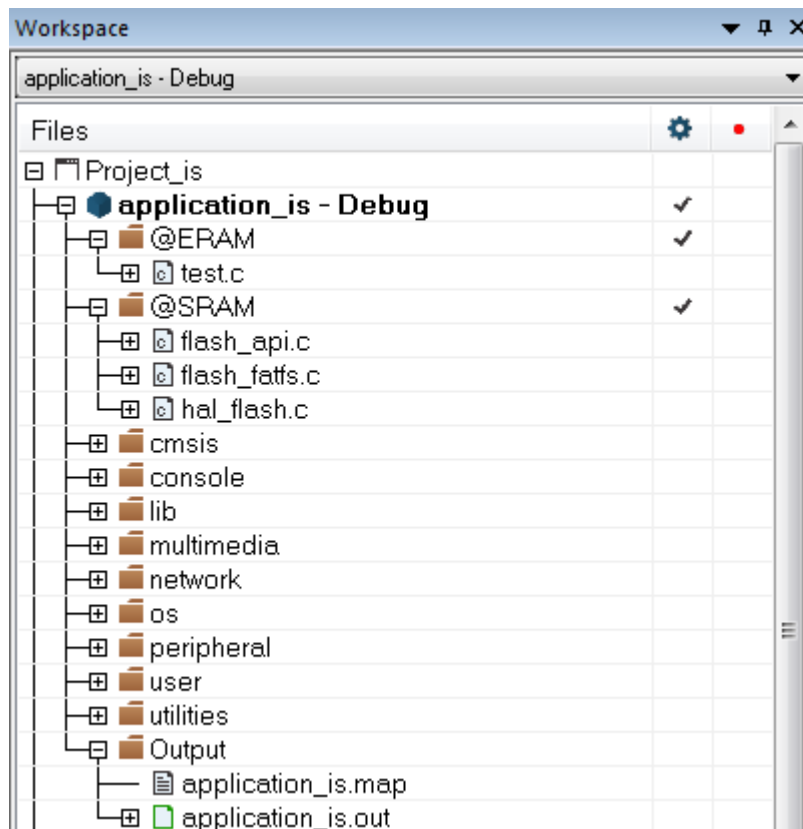


## 5.2 記憶體配置

### 5.2.1 在 IAR 環境裡配置記憶體

在 Workspace 裡, 裡面有 “@ERAM” 與 “@SRAM” 的 group, 其中 “@ERAM” 代表 External RAM, 即 PSRAM 或 LPDDR, “@SRAM” 代表 SRAM, 不在這兩個 group 的 text section 預設會被放置於 XIP 裡。

如果想將特定的 source file 的 text section 放置於 PSRAM/LPDDR, 將檔案拖曳至



“@ERAM” 即可。如圖中的 “test.c” 它的 text section 會被放至 PSRAM/LPDDR 裡。

如果想將特定的 source file 的 text section 放置於 SRAM, 要將檔案拖曳至 “@SRAM” 即可。如圖中的 “flash\_api.c”, “flash\_fatfs.c”, “hal\_flash.c” 會被放至 SRAM 裡。

### 5.2.2 在 ICF 檔案裡配置記憶體

IAR 使用 ICF (IAR Configuration File) 檔案來描述與配置記憶體。AmebaPro 大核的 ICF 檔位在:

```
"SDK/project/realtek_amebapro_v0_example/EWARM-RELEASE/  
application_is.icf"
```

使用文字編輯器打開 "application\_is.icf", 在檔案前面已經定義好一些 memory regions。其中可供使用者擺放的包括:

- ITCM\_RAM\_region
- DTCM\_RAM\_region
- RAM\_region
- RAM\_NC\_region
- ERAM\_region
- XIP\_FLASH\_region

至於 ICF 的格式與撰寫規定，請參考 IAR 的說明文件

### 5.2.3 記憶體超出範圍

由於目前 text section 預設擺放至 XIP 區塊裡，如果遇到 XIP 空間不足, 在 linking 時將會出現底下的錯誤

```
Error[Lp011]: section placement failed  
unable to allocate space for sections/blocks with a total estimated minimum  
size of 0xa0051 bytes (max align 0x8) in <[0x9bf80140-0x9bffffff]> (total uncommitted  
space 0x7fec0).
```

可以看見錯誤的位置發生在 XIP 的位置，解決方式是將部份程式移至其它 region

### 5.3 Video 使用 DRAM

Video 相關的範例會使用到大量的記憶體, 以底下的情況為例：

- Stream 1: H264 1080p, 15fps, bitrate 2M + 8K AAC
- Stream 2: 720p, 30fps, bitrate 1M + 8K AAC
- Snapshot mode: 720p, JPEG Level 5

舉例: Video 總共使用的 DRAM 為 **30.58MB**:

- 1080p H264: Encoder: 6.54MB, ISP buffer:  $2.97 * 3 = 8.91\text{MB}$ ; Encoder buffer pool: 2.97MB , **total 18.42MB**
- 720p H264: Encoder: 2.92MB, ISP buffer:  $1.32 * 4 = 5.28\text{MB}$ ; Encoder buffer pool: 1.32MB , **total 9.52MB**
- 720p JPEG: Encoder: 3.21KB, ISP buffer: 1.32 MB; Snapshot buffer: 1.32MB , **total 2.64MB**

### 5.4 不可移動配置的程式

#### 5.4.1 與 XIP 相關的 flash api

由於 XIP 使用 flash 介面, 因此 flash 相關的 api 目前已經被放置於 SRAM, 這些檔案不可移動或更改記憶體配置。這些檔案包括:

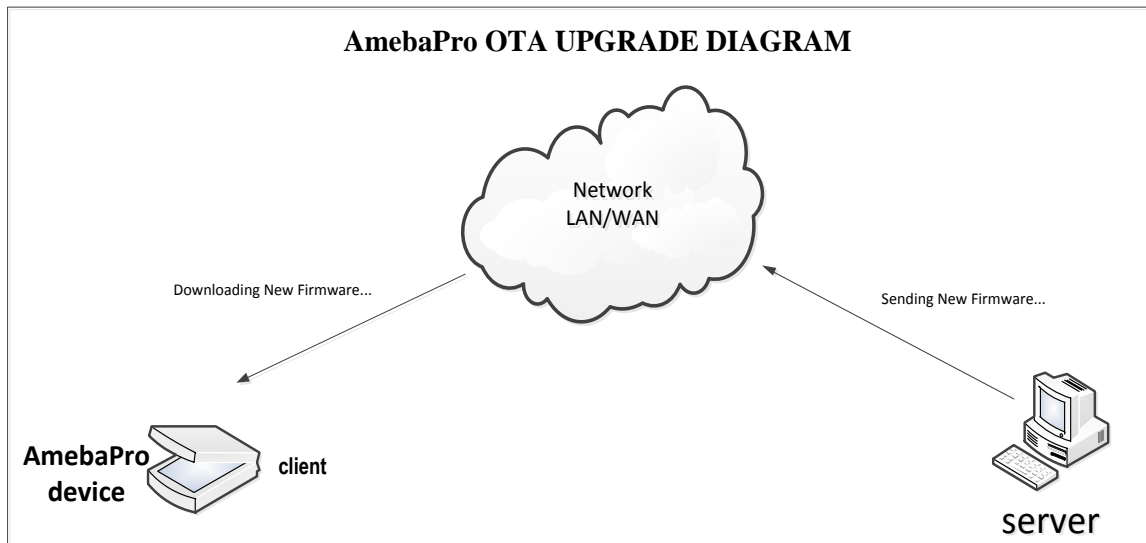
- flash\_api.c
- flash\_fatfs.c
- hal\_flash.c

### 5.5 計算系統記憶體使用量

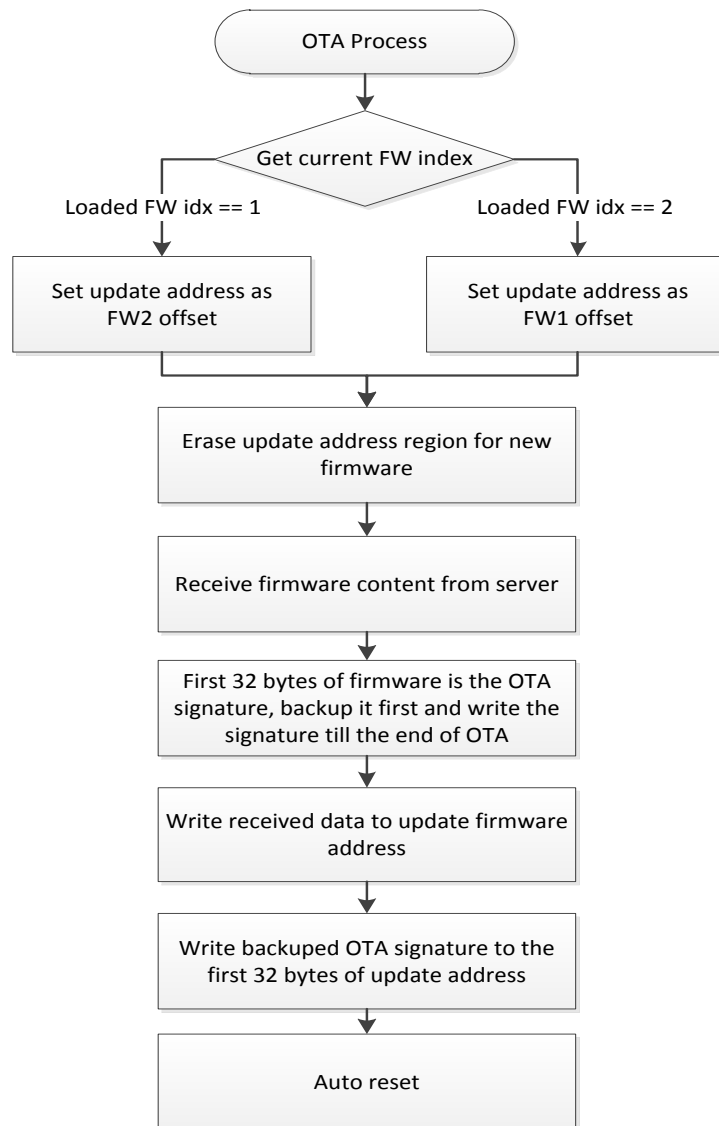
請參考 UM0070.

## 6 OTA

Over-the-air (OTA) 提供了一種經由 TCP/IP 網路連線更新裝置固件的方式。



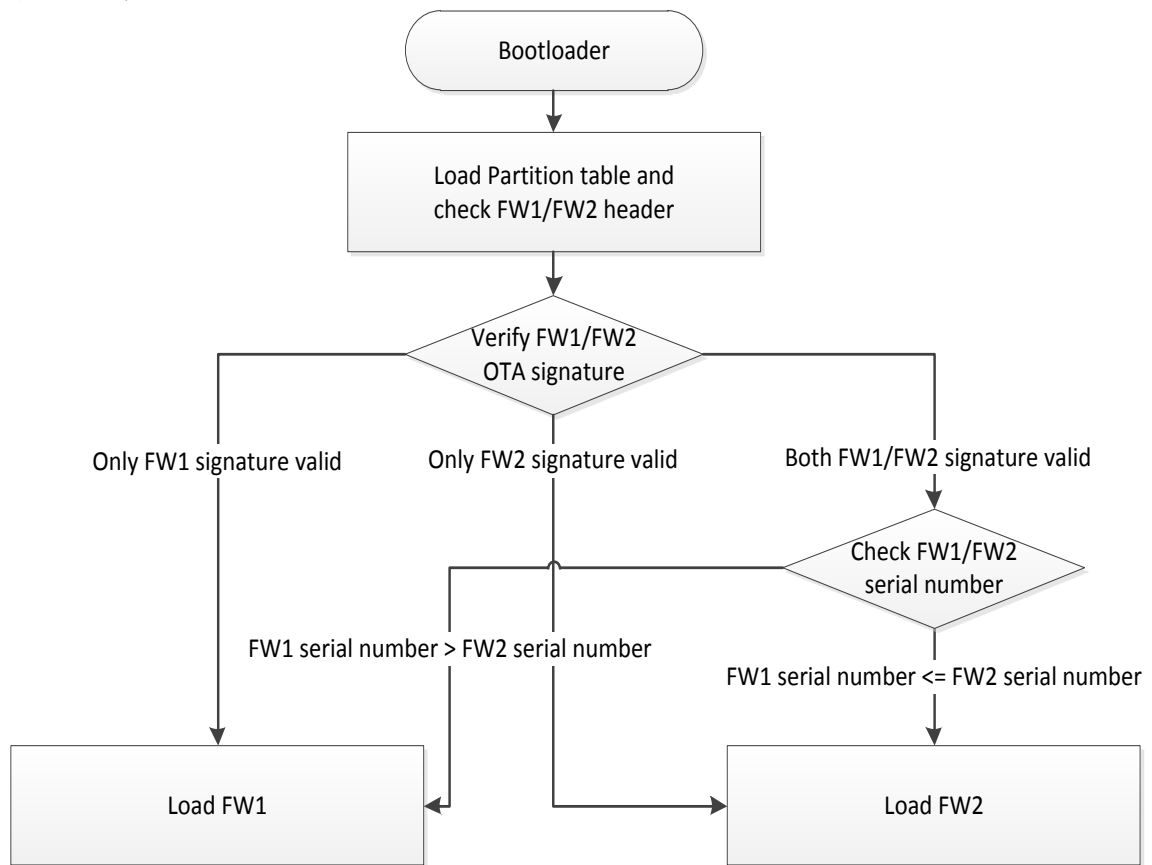
## 6.1 OTA 執行流程



 在步驟” Write received data to update firmware address”中，32 bytes 長的 OTA signature 需先設為非法值 0xff，正確的 OTA signature 需要在整個 OTA 流程結束時才做寫入，以避免裝置由不完整的固件開機而造成錯誤。

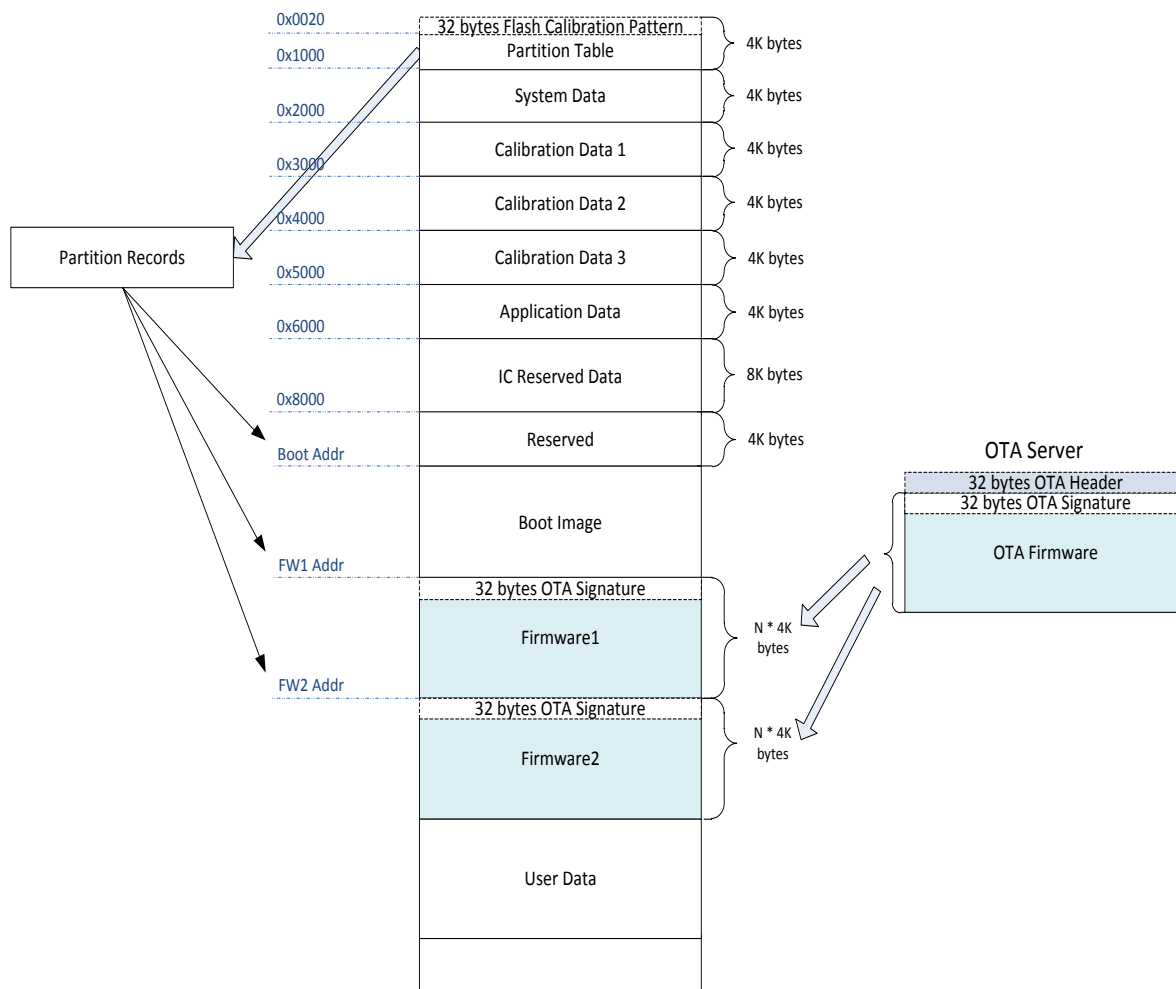


## 6.2 裝置開機流程



Bootloader 會依據 serial number 選擇最新的固件做開機。

### 6.3 目標更新區塊



在 AmebaPro OTA 更新流程中，Firmware1 與 Firmware2 會做交替更新，此兩固件的起始位址記錄在 **partition records** 內，可在 `project\realtek_amebapro_v0_example\EWARM-RELEASE\partition.json` 內找到其定義，並依據您的固件大小做調整，確保兩固件在 **flash** 上不會互相重疊。另外由於 AmebaPro 使用 XIP remapping 機制，請確保兩固件起始位址為 256KB aligned 位址，以避免出現 XIP 錯誤，例如 0x40000 或 0x240000 皆為 256KB aligned。

```

"fw1":{
  "start_addr" : "0x40000",
  "length" : "0x200000",
  "type": "FW1",
  "dbg_skip": false,
  "hash_key": "000102030405060708090A0B0C0D0E0F101112131415161718191A1B1C1D1E5F"
},

```

```
"fw2":{
  "start_addr" : "0x240000",
  "length" : "0x200000",
  "type": "FW2",
  "dbg_skip": false,
  "hash_key": "000102030405060708090A0B0C0D0E0F101112131415161718191A1B1C1D1E5F"
}
```

## 6.4 生成 OTA 固件

在 AmebaPro 專案編譯成功後，會生成 `ota_is.bin`，此固件即為上述的 OTA Firmware，在 OTA 流程中遠端 OTA 伺服器所傳送的資料即為該固件的檔案內容，裝置在執行 OTA 時即會判斷欲更新的區塊而燒錄對應的 OTA Firmware 至 flash。

### 6.4.1 OTA 固件格式

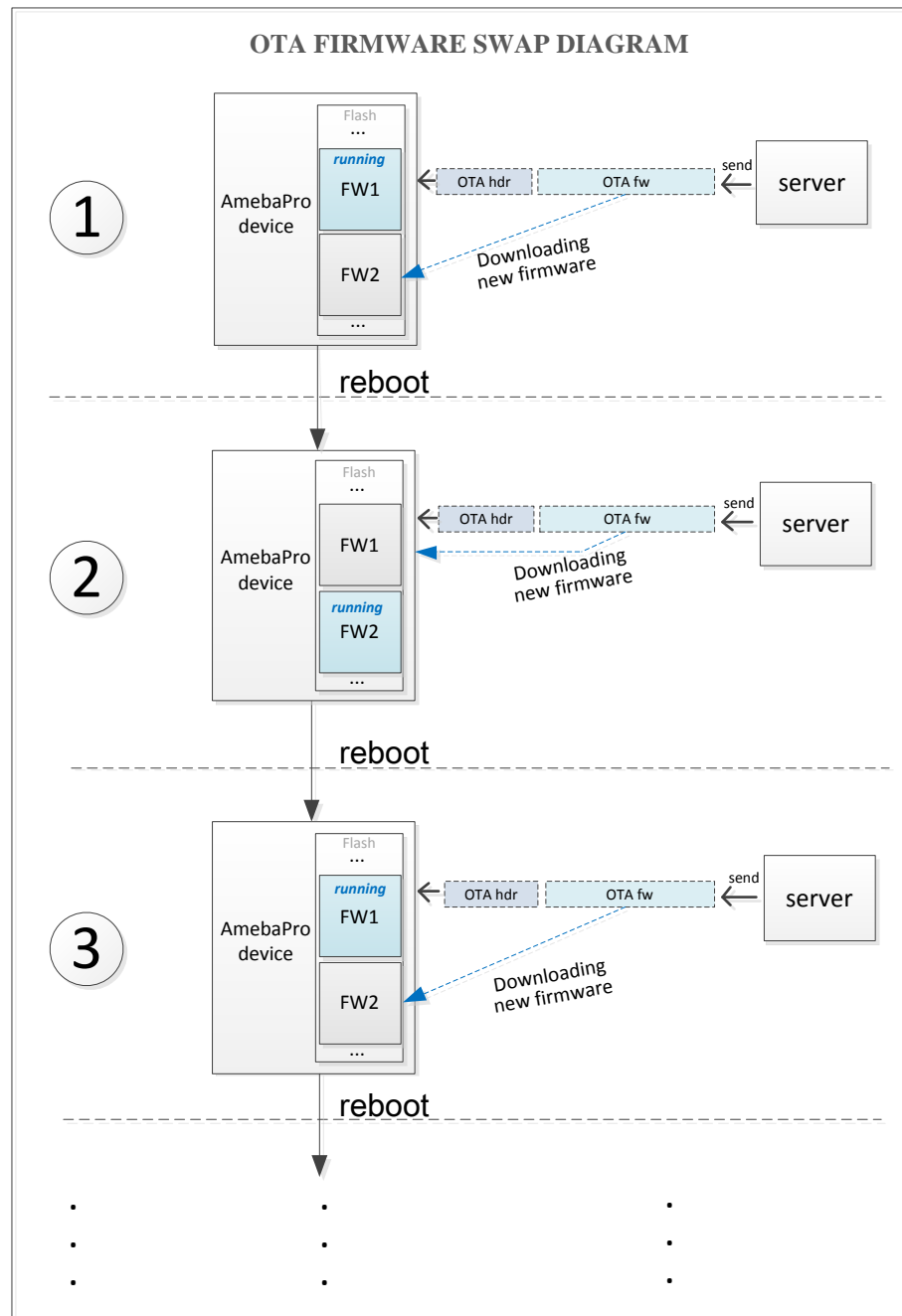
OTA 伺服器使用的 `ota_is.bin` 格式如下：



`ota_is.bin` 包含了 OTA 升級的固件 OTA Firmware，並在前頭帶上了 32 bytes 長度的 OTA Header，目前 OTA Header 皆為 reserved 區域，可作為未來擴充使用。

### 6.4.2 OTA 更新切換固件行為

裝置執行 OTA 更新時，固定會更新至非目前執行的 OTA 區塊，若更新後的固件皆使用較新的 serial number 值，重覆執行 OTA 更新應會如下圖行為。



### 6.4.3 OTA 固件編譯設定

裝置開機時會依據 OTA Firmware 的 serial number 決定開機順序，在編譯專案生成 OTA 固件時需對此做設定，確保裝置更新後會以新的固件開機。

#### 6.4.3.1 Serial number

AmebaPro 在開機時會依據固件的 serial number 大小決定以哪塊固件做開機，因此在編譯專案時，請先確認 serial number 有做正確設定。設定 serial number 方式如下：

**Step 1:** 固件的 serial number 配置會以固件內第一塊 image 的 serial number 設定值為依據，固件內的 image 排放順序可參考

*project\realtek\_amebapro\_v0\_example\EWARM-RELEASE\amebapro\_firmware\_is.json* 。

```
"FIRMWARE":{
  "images":[
    {"img": "XIP", "offset":"0x00"},
    {"img": "ISP", "offset":"0x00"},
    {"img": "CINIT", "offset":"0x00"},
    {"img": "FWLS", "offset":"0x00"},
    {"img": "FWHS", "offset":"0x00"},
    {"img": "WLAN", "offset":"0x00"},
    {"img": "WOWLAN", "offset":"0x00"}
  ]
}
```

以上圖為例，XIP image 在 images 序列最上方，因此此固件的 serial number 設置與 XIP image 內的 serial number 配置相同。

**Step 2:** 修改第一塊 image 的 serial number，如上例需將正確的 serial number 值修改至 XIP image 設定內。

```
"XIP": {
  "source": "Debug/Exe/application_is.out",
  "header": {
    "next": null,
    "__comment_type": "Support
Type:PARTAB,BOOT,FWHS_S,FWHS_NS,FWLS,ISP,VOE,WLN,DTCM,ITCM,SRAM,ERAM,XIP,MO,CPFW",
    "type": "XIP",
    "enc": false,
    "__comment_pkey_idx": "assign by program, no need to configure",
    "serial": 100
  },
}
```

Serial number 為 4 byte 大小且由數值 0 開始代表有效值，請將此值依據您預期的版號自行做修改。

Step 3: 編譯專案後，資料夾下應自動生成 OTA Firmware 固件

*SDK\_folder/project/project\_name/EWARM-RELEASE/Debug/Exe/ota\_is.bin*，serial number 設定也包含在此固件中。

## 6.5 透過 Wi-Fi 實作 OTA 更新

### 6.5.1 基於 socket 的 OTA 更新範例

此範例示範裝置如何透過網路 socket 執行 OTA 更新。  
在此範例中，請確保裝置與電腦皆連上相同區域網路。

#### 6.5.1.1 生成 OTA 範例固件

##### 開啟 OTA 指令

指令開關定義在 `\project\realtek_amebapro_v0_example\inc\platform_opts.h`。

```
#define CONFIG_OTA_UPDATE 1
```

##### 確認當前固件 index 並取得預計更新位址

```
/* ota_8195b.c */
uint32_t update_ota_prepare_addr(void){
    uint32_t NewFWAddr;
    fw_img_export_info_type_t *pfw_image_info;

    pfw_image_info = get_fw_img_info_tbl();

    printf("WnWr[%s] Get loaded_fw_idx %dWnWr", __FUNCTION__, pfw_image_info->loaded_fw_idx);
    if(pfw_image_info->loaded_fw_idx == 1)
        NewFWAddr = pfw_image_info->fw2_start_offset;
    else if(pfw_image_info->loaded_fw_idx == 2)
        NewFWAddr = pfw_image_info->fw1_start_offset;
    else {
        printf("WnWr[%s] Unexpected index %d", __FUNCTION__, pfw_image_info->loaded_fw_idx);
        return -1;
    }

    printf("WnWr[%s] NewFWAddr %08XWnWr", __FUNCTION__, NewFWAddr);
    return NewFWAddr;
}
```

### 6.5.1.2 設置 local download server

Step 1: 生成目標更新文件 ota\_is.bin 並放在 tools\DownloadServer 資料夾下。

Step 2: 修改 start.bat 檔：Port = 8082, file = ota\_is.bin

```
@echo off
DownloadServer 8082 ota_is.bin
set /p DUMMY=Press Enter to Continue ...
```

Step 3: 執行 start.bat。

```
c():checksum 0x84dd63b
Listening on port (8082) to send ota_is.bin (1372256 bytes)

waiting for client ...
```

### 6.5.1.3 執行 OTA 更新流程

裝置連線至 AP 後，輸入指令：ATWO=IP[PORT]

```
#ATWO=192.168.0.107[8082]
[ATWO]: _AT_WLAN_OTA_UPDATE_

[MEM] After do cmd, available heap 33446656

#
[update_ota_local_task] Update task start
[update_ota_prepare_addr] Get loaded_fw_idx 1
[update_ota_prepare_addr] NewFWAddr 00240000
[update_ota_local_task] Read info first
[update_ota_local_task] info 12 bytes
[update_ota_local_task] tx file size 0x14f060
[update_ota_erase_upg_region] NewFWLen 1372224
[update_ota_erase_upg_region] NewFWBlkSize 336 0x150
[update_ota_local_task] Start to read data 1372224 bytes
[update_ota_local_task] sig_backup for 32 bytes from index 0
.....
.....
.....
.....
Read data finished

[update_ota_signature] Append OTA signature
[update_ota_signature] signature:
 3C 9D D9 9F E9 30 C1 17 D5 97 E1 9B 35 46 09 77
 5B D4 FD B0 96 7A 81 31 1E 69 B3 F4 BD FE D2 A5
[update_ota_local_task] Update task exit
[update_ota_local_task] Ready to reboot
== Rtl8195bh IoT Platform ==
```



Local download server 成功訊息視窗：

[illegible]

在正確更新固件後，裝置會自動重新開機，此時 **bootloader** 會以新版固件開機。

## 6.5.2 基於 HTTP 的 OTA 更新範例

此範例示範裝置如何透過 HTTP 協議執行 OTA 更新，在此範例中 HTTP server 會在 HTTP response 內將固件內容作為 data 區塊傳至裝置。

在此範例中，請確保裝置與電腦皆連上相同區域網路。

### 6.5.2.1 生成 OTA 範例固件

#### 開啟 OTA 範例

此範例開關定義在 `\project\realtek_amebapro_v0_example\inc\platform_opts.h` 與 `\component\soc\realtek\8195b\misc\platform\ota_8195b.h`。

```
/* platform_opts.h */
#define CONFIG_OTA_UPDATE      1
#define CONFIG_EXAMPLE_OTA_HTTP 1
```

```
/* ota_8195b.h */
#define HTTP_OTA_UPDATE
```

#### 定義 Server IP 與 Port

(In `\component\common\example\ota_http\example_ota_http.c`)

```
#define PORT      8082
#define IP        "192.168.0.107"
#define RESOURCE  "ota_is.bin"
```

Example:

SERVER: <http://m-apps.oss-cn-shenzhen.aliyuncs.com/051103061600.bin>

Setting:        `#define PORT 80`  
                 `#define HOST "m-apps.oss-cn-shenzhen.aliyuncs.com"`  
                 `#define RESOURCE "051103061600.bin"`

**確認當前固件 index 並取得預計更新位址**

```
/* ota_8195b.c */
uint32_t update_ota_prepare_addr(void){
    uint32_t NewFWAddr;
    fw_img_export_info_type_t *pfw_image_info;

    pfw_image_info = get_fw_img_info_tbl();

    printf("WnWr[%s] Get loaded_fw_idx %dWnWr", __FUNCTION__, pfw_image_info->loaded_fw_idx);
    if(pfw_image_info->loaded_fw_idx == 1)
        NewFWAddr = pfw_image_info->fw2_start_offset;
    else if(pfw_image_info->loaded_fw_idx == 2)
        NewFWAddr = pfw_image_info->fw1_start_offset;
    else {
        printf("WnWr[%s] Unexpected index %d", __FUNCTION__, pfw_image_info->loaded_fw_idx);
        return -1;
    }

    printf("WnWr[%s] NewFWAddr %08XWnWr", __FUNCTION__, NewFWAddr);
    return NewFWAddr;
}
```

**與 HTTP download server 溝通**

1. 在 http\_update\_ota\_task() 函式中，裝置會傳送 HTTP request “GET /RESOURCE HTTP/1.1\r\nHost: host\r\n\r\n” 至 server。
2. Local download server 在收到此 request 後，會傳回 response 並在此 response 中將固件大小作為 “Content-Length”，而固件內容則是放在 data 區塊。
3. 裝置收到 HTTP response 後，會依據 content length 決定當前固件傳輸是否完成。

### 6.5.2.2 設置 local HTTP download server

Step 1: 生成目標更新文件 firmware\_is.bin 並放在 tools\DownloadServer(HTTP)資料夾下。

Step 2: 修改 start.bat 檔：Port = 8082, file = ota\_is.bin。

```
@echo off
DownloadServer 8082 ota_is.bin
set /p DUMMY=Press Enter to Continue ...
```

Step 3: 執行 start.bat。

```
<Local HTTP Download Server>
Listening on port (8082) to send ota_is.bin (1365984 bytes)

waiting for client ...
```

### 6.5.2.3 執行 OTA 更新流程

將裝置重新開機並連上 AP，一分鐘過後裝置應會自動執行 HTTP OTA 更新流程。

```
#
[update_ota_prepare_addr] Get loaded_fw_idx 1
[update_ota_prepare_addr] NewFWAddr 00240000

[http_update_ota] Download new firmware begin, total size : 1365984
[update_ota_erase_upg_region] NewFWLen 1365952
[update_ota_erase_upg_region] NewFWBlkSize 334 0x14e.
[http_update_ota] sig_backup for 32 bytes from 0 index
.....
[http_update_ota] Download new firmware 1365952 bytes completed

[update_ota_signature] Append OTA signature
[update_ota_signature] signature:
47 8C 7E E0 31 01 F1 FA 5E 81 58 88 B9 70 20 65
D5 91 B1 CA 3A 2E F1 9B D5 BD 13 54 09 F1 11 5A
[http_update_ota_task] Update task exit
[http_update_ota_task] Ready to reboot
== Rt18195bh IoT Platform ==
```

Local download server 成功訊息視窗：

[illegible]

在正確更新固件後，裝置會自動重新開機，此時 bootloader 會以新版固件開機。

## 6.6 OTA signature

透過 UART AT 指令清除或回復 OTA signature 部分請參考 AN0025 文件。

## 7 電源管理

### 7.1 AmebaPro Power Save Modes

AmebaPro 提供多種電源模式，表 1.1 描述三種電源模式之情形 DeepSleep，Standby 和 SleepPG：

Mode	DeepSleep	Standby	SleepPG
Initiator/domain	LS	LS	HS
WLAN wakeup	No	Yes	Yes
STimer wakeup	Yes	Yes	No
GTimer wakeup	No	Yes	Yes
HSTimer wakeup	No	Yes	No
GPIO wakeup	Yes	Yes	Yes
ADP wakeup	Yes	No	No
RTC wakeup	Yes	No	No
PWM wakeup	No	Yes	Yes
UART wakeup	No	Yes	Yes
MII wakeup	No	No	No
I2C wakeup	No	Yes	Yes
ADC wakeup	No	Yes	Yes
COMP wakeup	No	Yes	No
USB wakeup	No	No	Yes
SDIO wakeup	No	No	Yes
SGPIO wakeup	No	Yes	Yes

Table 7.1 AmebaPro Power mode and wakeup source

有一些功能需要注意：

- DeepSleep 可在所有電源模式中節省最多電量
- 在大多數情況下，SleepPG 功耗比 Standby 略高。但 Standby 和 SleepPG 是相容的電源模式。
- 醒來後 DeepSleep、Standby 和 SleepPG 從初始運行代碼，而不是從之前呼叫睡眠程序的位置運行代碼。

### **7.1.1 DeepSleep**

DeepSleep 可在所有電源模式中節省最多電量。HS 已關閉，LS 僅保留喚醒源所需的資源。需要從 LS 調用 DeepSleep。如果用戶想要從 HS 調用 DeepSleep，他需要設計自己的 ICC 命令/消息並實做相關代碼。

### **7.1.2 Standby**

在待機模式下 HS 關閉，LS 僅保留喚醒源所需的資源。

除 WLAN 之外的大多數被喚醒的 Source，功耗是穩定的，並且可以從具有低取樣率的電流表測量。

如果用戶選擇從 WLAN 喚醒，用戶需要在呼叫待機前配置 WLAN 部分。有關更多信息，請參閱 “[Wakeup from WLAN](#)”。

需要從 LS 調用備用。如果用戶想要從 LS 調用 Standby，他需要設計自己的 ICC 命令/消息並實現相關代碼。

### **7.1.3 SleepPG**

在 SleepPG 模式下，HS 和 LS 保留喚醒源所需的資源。與待機模式相比，SleepPG 為喚醒不同 Source 保留了一些 HS 功能。Standby 和 SleepPG 之間的功耗相容。用戶可以選擇哪一個滿足他的需求，特別是 Standby 和 SleepPG 都支援從 WLAN 喚醒。如果用戶選擇從 WLAN 喚醒，用戶需要在呼叫 SleepPG 之前配置 WLAN。更多信息請參閱 “[Wakeup from WLAN](#)”。需要從 HS 下使用 SleepPG。

### **7.1.4 Wakeup from WLAN**

如果使用者選擇在待機模式或 SleepPG 模式下從 WLAN 喚醒，則需要在調用 Standby 或 SleepPG 之前配置 wlan。

用戶配置 wlan 並調用 Standby 或 SleepPG 後，系統將進入掛起狀態。在這種狀態下，LS MCU 會定期喚醒/掛起以檢查 wlan 狀態並決定是否需要喚醒 HS MCU。在 wlan 接收到與喚醒模式匹配的喚醒數據包之後，LS MCU 將喚醒 HS 和

完整流程如下圖所示：

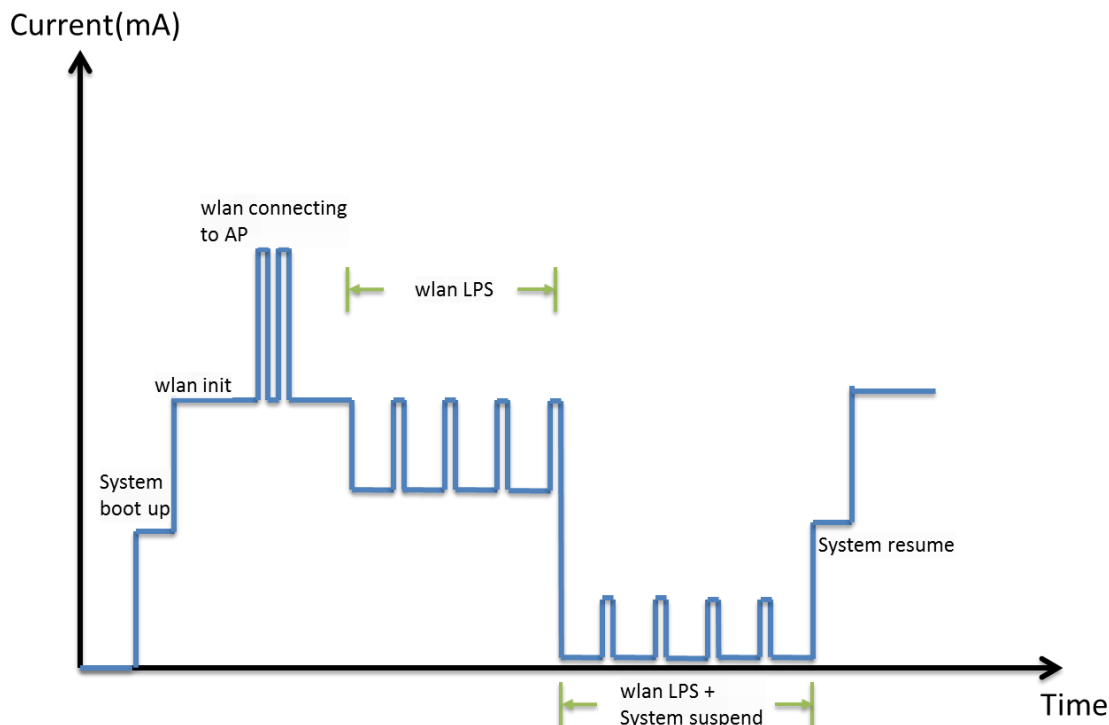


Diagram 1.1 power consumption of wake on wlan

1. 首先啟動系統，初始化 wlan，連接到 AP。
2. 連接到 AP 後，如果沒有繁重的數據流量，wlan 將進入 LPS 狀態。在 LPS 狀態下，wlan 將每隔 100ms 監聽訊號（如果 DTIM 為 1）。所以你可以看到每 100 毫秒的功耗上升。在 wlan 接收到信標並且 TIM 段沒有該設備的數據包之後功耗將下降，然後 wlan 將關閉 RF 並嘗試保持低功率狀態。
3. 如果用戶試圖透過 wlan associate idle 使系統節省更多電量，可以調用 Standby 或 SleepPG。可以看到系統掛起的 wlan LSP 中的功耗下降更多。

請注意，如果想測量系統在使用 wlan LPS 時暫停時的功耗，您必須確保電源或電流表的穩壓器能夠處理電壓降並在數百微安和幾十毫安之間上升。

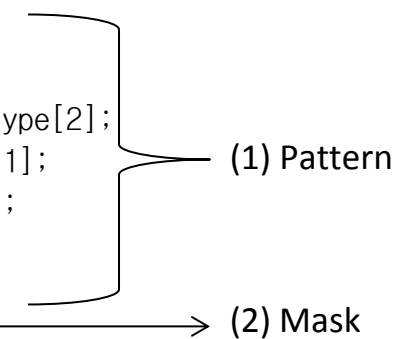
### 7.1.5 遠端喚醒功能

當用戶需要使用遠端喚醒功能，讓系統能在 wlan 接收到匹配的數據包時脫離 SleepPG 模式，SDK 預設已配置 ICMP Pattern 喚醒，並支援用戶設置自訂 Pattern。Wakeup pattern 比對的部分包含 MAC Header 中的 Destination、BSSID、Source 及從 LLC Header 的 Protocol Type 到 IP Header 的 Destination IP Address 這串數據。若要



設置自訂 Pattern，用戶需要設置(1)Pattern 內容和(2)Mask: Pattern 內容中要比對的 Byte，以上兩項需設置在 wowlan\_pattern\_t 結構中:

```
typedef struct wowlan_pattern {  
    unsigned char eth_da[6];  
    unsigned char eth_sa[6];  
    unsigned char eth_proto_type[2];  
    unsigned char header_len[1];  
    unsigned char ip_proto[1];  
    unsigned char ip_sa[4];  
    unsigned char ip_da[4];  
    unsigned char mask[5];  
} wowlan_pattern_t;
```

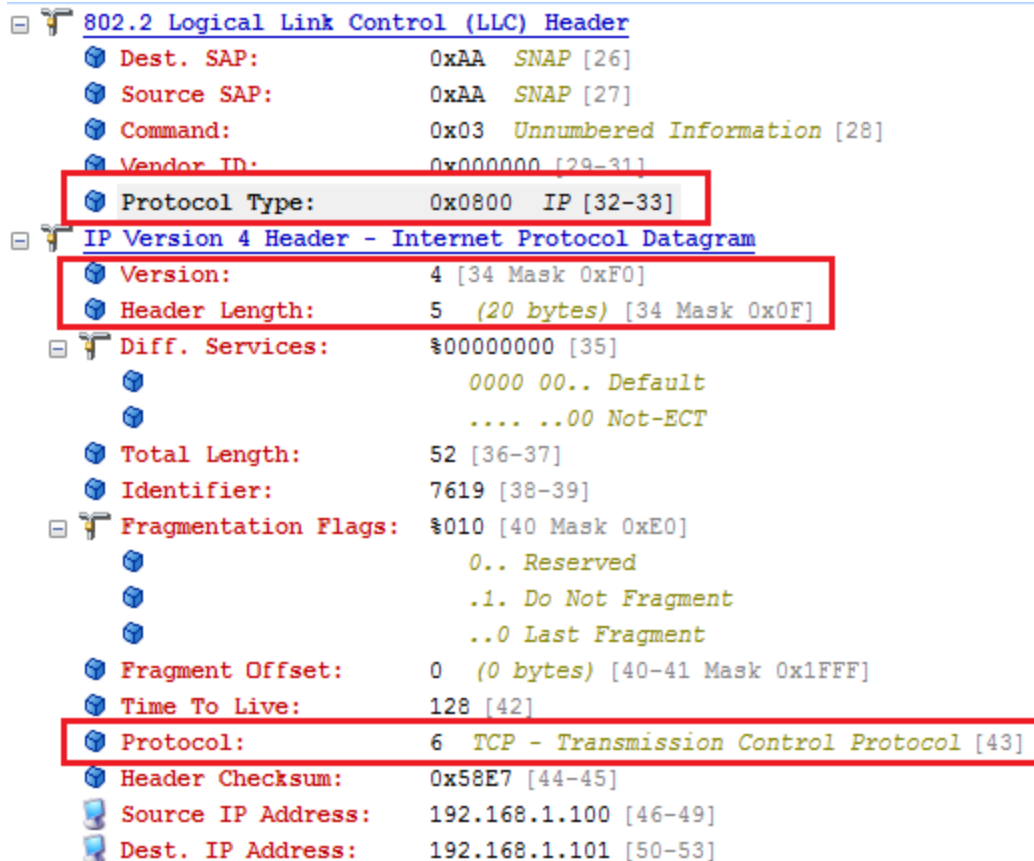


(1) Pattern

(2) Mask

設置完 pattern 及 mask 後，需要使用 wifi\_wowlan\_set\_pattern API 設定到 wlan。

以 TCP 數據包為例，假設 Ameba MAC address 為 00:E0:4C:87:00:00，以下說明設定接收者為 Ameba 的 TCP Unicast 數據包做為喚醒包的方式(完整 Example 可參考 7.2.2 Example: Custom wake on wlan pattern)。首先，需要比對數據包 MAC Destination 為 Ameba，因此把 wowlan\_pattern\_t 的 eth\_da 欄位設置為 00:E0:4C:87:00:00。接下來設定 LLC Header 中的 Protocol type 為 IP Protocol: {0x08, 0x00}，Version+Length: {0x45}，IP Header 的 Protocol type 為 TCP: {0x06}，並把 Destination IP 設置為 Ameba 的 IP。這些欄位可參考 TCP 封包格式:



以上欄位設置後會被轉換為 HW 比對的格式，如下

eth_da (6)	eth_sa (6)	eth_proto_type (2)	header_len (1)	Rsvd (8)	ip_proto (1)	Rsvd (2)	ip_sa (4)	ip_da (4)
---------------	---------------	-----------------------	-------------------	-------------	-----------------	-------------	--------------	--------------

因此此例 TCP Pattern 轉換後的 HW Pattern 為:

00 e0 4c	00 00 00	08 00	45	00 00 00 00	06	00 00	00 00 00 00	c0 a8 01 65
87 00 00	00 00 00			00 00 00 00				

接下來用戶需設定 Mask，Mask 中的 1 bit 對應 HW pattern 的 1 byte，Mask 為 1 的 bit 對應到的 byte 才會加入比對。以下說明 Mask 的組成方式：

- 先用 bit sequence mask 出需要比對的 Byte:

111111	000000	11	1	00000000	1	00	0000	1111
--------	--------	----	---	----------	---	----	------	------

- 將這個 bit sequence 每 8 bit 組成 1byte:

11111100	00001110	00000001	00000011	11
----------	----------	----------	----------	----

- HW 是從每個 byte 的 bit0 開始比對，因此每個 byte 的 bit 順序要反過來

00111111	01110000	10000000	11000000	00000011
----------	----------	----------	----------	----------

- 由第 3 步轉換為 Hex: {0x3f, 0x70, 0x80, 0xc0, 0x03}，得到最後的 Mask

## 7.2 Examples

### 7.2.1 Example: power\_save

#### 7.2.1.1 Abstract

此範例在既有的 AT command 裡新加了 “PS”, 讓使用者可以下 PS 來做 Deepsleep, Standby, SleepPG, wake on wlan, tcp keep alive, 以及檢查醒來的原因

#### 7.2.1.2 Setup example

範例位於:

“\project\realtek\_amebapro\_v0\_example\example\_sources\power\_save\”

將 HS 和 LS 文件夾複製到項目文件夾，編譯 LS 和 HS 代碼並下載程序。

#### 7.2.1.3 Deepsleep

在 HS 輸入底下的 command

PS=deepsleep

在 LS 的 log 裡會出現

```
deepsleep wake event:0x0001
```

此時如果有將開發板接上電流計，將會看到電流變化, 在 60 秒鐘後系統會醒來, HS 與 LS 都像是被重啟般從頭開始執行。LS 的 log 裡, wake event 代表此次設置的喚醒源, 請參考 “power\_mode\_api.h” 參考對應的喚醒源。

在 HS 輸入底下的 command

PS=deepsleep,stimer=10

此為設置 Deepsleep 由 timer 喚醒, 時間是 10 秒

在 HS 輸入底下的 command

PS=deepsleep,gpio

此為設置 Deepsleep 由 GPIOA\_13 喚醒

#### 7.2.1.4 Standby

在 HS 輸入底下的 command

PS=standby

在 LS 的 log 裡會出現

```
Standby wake event:0x0001
```

此時如果有將開發板接上電流計，將會看到電流變化，在 60 秒鐘後系統會醒來，HS 與 LS 都像是被重啟般從頭開始執行。LS 的 log 裡，wake event 代表此次設置的喚醒源，請參考“power\_mode\_api.h”參考對應的喚醒源。

系統醒來後，LS 的 log 裡會顯示醒來的原因

```
wake from AON_TIMER
```

在 HS 輸入底下的 command

```
PS=standby,stimer=10
```

此為設置 Standby 由 timer 喚醒，時間是 10 秒

在 HS 輸入底下的 command

```
PS=standby,gpio=2
```

此為設置 Standby 由 GPIOA\_2 喚醒

#### **7.2.1.5LS wake reason**

當系統從 Standby 睡下去之後，醒來時，HS 也許需要知道是被什麼喚醒源喚醒，可以在 HS 輸入底下的 command

```
PS=ls_wake_reason
```

在 HS 的 log 會顯示

```
wake from AON_TIMER
```

#### **7.2.1.6SleepPG**

在 HS 輸入底下的 command

```
PS=sleeppg
```

此時如果有將開發板接上電流計，將會看到電流變化，在 60 秒鐘後系統會醒來，HS 與 LS 都像是被重啟般從頭開始執行。

#### **7.2.1.7Wake on wlan**

在 HS 輸入底下的 command

```
PS=wowlan,your_ssid,your_pw
```

系統會嘗試連線至指定的 ssid，連線上後約 16 秒會進入 wake on wlan 模式，目前預設使用 Standby 並且喚醒源是 WLAN。

進入 wake on wlan 模式後，LS 會不斷被重啟，這是對應系統需要聽 AP 的 beacon。

當 wlan 收到喚醒的封包後(預設是 PING)，會將系統喚醒。

### 7.2.1.8 TCP keep alive

在 HS 輸入底下的 command 可以設置 TCP keep alive

PS=tcp\_keep\_alive,192.168.1.100,5566

後面兩個參數是 tcp server 的 IP 與 port, 請依據實際情況填寫。設置完後, 它會在系統進 wake on wlan 之後才會生效, 所以使用者仍需要再下

“PS=wowlan,your\_ssid,your\_pw”才會生效

## 7.2.2 Example: Custom wake on wlan pattern

### 7.2.2.1 Abstract

在此範例中 HS 啟動一個線程以連接到 AP。連接到 AP 後 HS 將先設置自訂喚醒 pattern(TCP packets to destination port 80), 等待 4 秒後將 default pattern(ICMP)及前面設置的自訂 pattern(TCP, port 80)設定到 wlan, 並在 SleepPG 中進入系統掛起。

### 7.2.2.2 Setup example

範例位於

project\realtek\_amebapro\_v0\_example\example\_sources\pm\_wake\_on\_wlan\_pattern\  
將 HS 文件夾複製到項目文件夾。

燒錄及上傳程式至 AmebaPro 之後, 你將可以在 console 看到底下的 log:

```
wait for wifi connection...  
please use AT commands (ATW0, ATWC) to make wifi connection
```

請用 AT command 做連線, 完成連線後 4 秒系統便會進入 wake on wlan mode, 並看到 log 停在

```
RTL871X: -rtw_hal_set_fw_wow_related_cmd()-
```

此時可以發 TCP 測試封包給 Ameba, 應該可以看到 Ameba 被喚醒。

### 7.2.2.3 測試方式

以下提供幾種發測試封包的方式。

- 使用瀏覽器

此範例設定的 pattern 是 TCP, destination port 80 的封包, 也就是 HTTP 封包, 因此可以在 PC 瀏覽器網址列輸入 Ameba 的 IP address, 即可發送 HTTP 封包到 Ameba。

- 使用 Packet Sender 工具

當設定比較複雜的 pattern 時, 可下載 Packet Sender 工具:

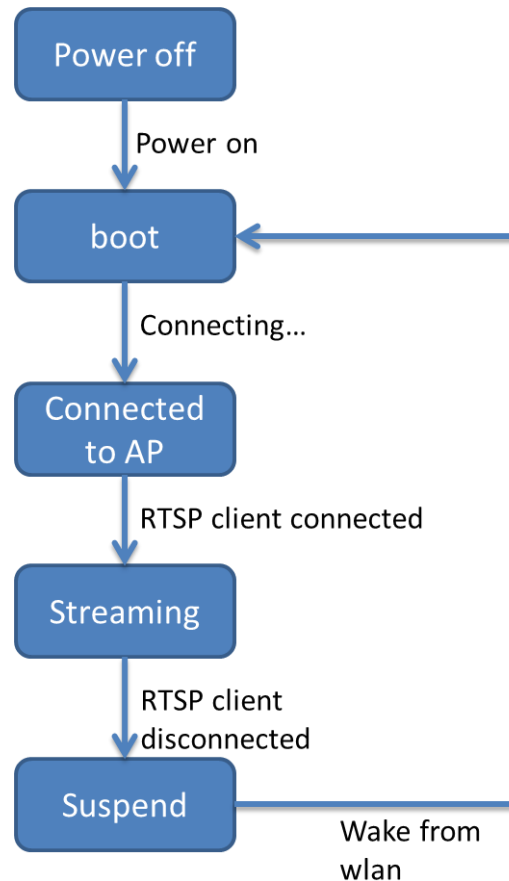
<https://packetsender.com/>, 發送自訂內容的封包。

### 7.2.3 Example: system suspend with wake on wlan after streaming stop

#### 7.2.3.1 Abstract

這個範例表示了(1)如何在啟動/恢復後獲得第一個 video frame，以及(2)如何使系統暫停並能夠從 wlan 喚醒。

Life cycle 如下圖所示：



- 首先，系統從上電啟動或從 wlan 喚醒（稍後描述）
- AmebaPro 嘗試通過快速連接功能或 AT 命令連接到 AP。
- AmebaPro 連接到 AP 後，AmebaPro 將啟動 RTSP 服務器並等待 RTSP 客戶端。
- 用戶可以使用 VLC 或其他 RTSP 客戶端連接到 AmebaPro。用戶應該看到啟動後 buffer 的串流內容。因此，用戶可以評估從啟動到獲取第一幀的時間。
- 用戶停止 VLC 客戶端后，AmebaPro 進入系統掛起 wlan 相關空閒。
- 用戶可以通過向 AmebaPro 發送 wlan unicast 來喚醒 Ameba。（例如 Ping 可以完成這個工作）

### 7.2.3.2 Setup example

修改文件 “platform\_opts.h” （放在 “project \ realtek\_amebapro\_v0\_example \ inc \ platform\_opts.h” 中）

並啟用這些選項：

可以參考範例 “media\_framework” （在 “component \ common \ example \ media\_framework” 中）

```
#define CONFIG_EXAMPLE_MEDIA_FRAMEWORK 1
#if CONFIG_EXAMPLE_MEDIA_FRAMEWORK
#define FATFS_DISK_SD 1
#define ISP_BOOT_MODE_ENABLE 1
#if ISP_BOOT_MODE_ENABLE
#define ISP_BOOT_MP4 0
#define ISP_BOOT_RTSP 1
#if (ISP_BOOT_MP4 == 1 && ISP_BOOT_RTSP == 1) || (ISP_BOOT_MP4 == 0 && ISP_BOOT_RTSP == 0)
#error "It only can select the mp4 or rtsp"
#endif
#endif
#endif
#endif
```

這將啟用 media framework 範例。您可以引用 “example\_media\_framework.c” （放在 “\ component \ common \ example \ media\_framework \ example\_media\_framework.c” 中）。

在編譯和載入映像檔後，啟動 AmebaPro 後可以看到如下訊息：

```
WIFI initialized

init_thread(53), Available heap 0x9b0f60
use ATW0, ATW1, ATWC to make wifi connection
wait for wifi connection...
```

然後使用 AT 命令連接到 AP。

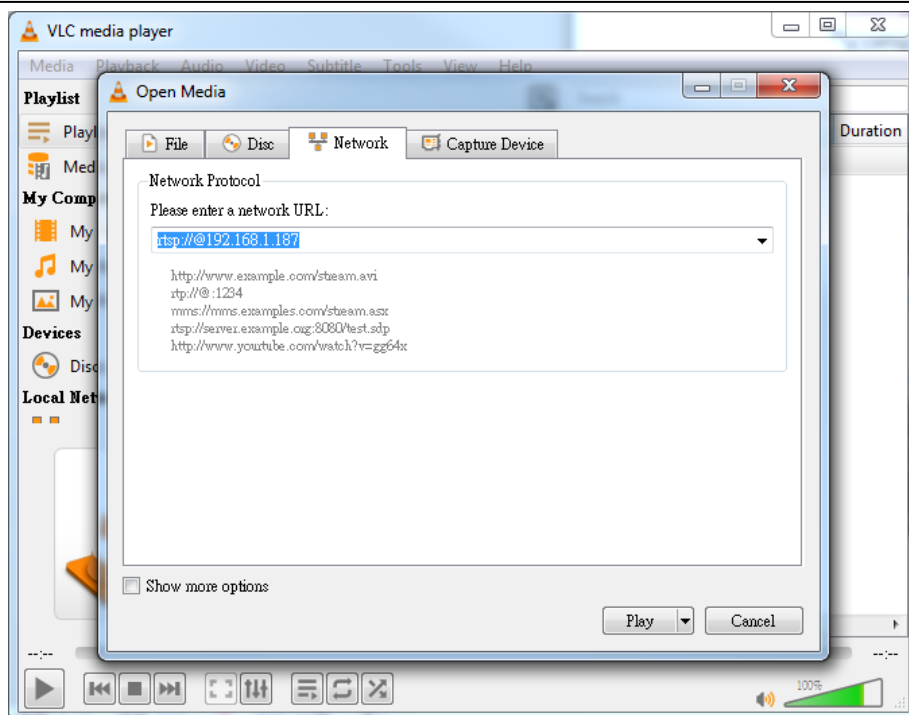
連接到 AP 後 AmebaPro 將啟動 RTSP Server。

```
RTSP[0] port: 554
time_sync_enable
connect successful sta mode

rtsp stream enabled
```

您可以使用 ping 命令 (1) 測試 AmebaPro 的連接，(2) 更新 PC 或智能手機的 ARP 表

然後打開 VLC 作為 RTSP 客戶端並連接到 AmebaPro：



在連接 RTSP 客戶端后，應該看到串流傳輸，當串流停止傳輸後系統將進入省電狀態。預設情況下 AmebaPro 是由 wlan unicast 喚醒的，所以可以透過再次 ping AmebaPro 來恢復它。恢復後，AmebaPro 就像開機啟動一樣，所以你可以再次檢查這個範例。

## 8 系統

### 8.1 ICC (Inter CPUs Communication)

RTL8195B 平台上有 2 個 CPU，HP（高功率）CPU 和 LP（低功耗）CPU。ICC (Inter CPUs Communication) 是為了使 2 個 CPU 可以相互溝通而設計。

#### 8.1.1 Example: ICC

##### 8.1.1.1 Abstract

此範例顯示：

1. 如何在 HS 和 LS 兩平台間相互收送 ICC cmd。



2. ICC message 循環回來。ICCs message 數據從 HS 發送到 LS，然後 LS 再將 ICC message 循環發送到 HS。

#### 8.1.1.2 Setup example

範例位於：

“\project\realtek\_amebapro\_v0\_example\example\_sources\icc\”

將 HS 和 LS 文件夾複製到項目文件夾，編譯 LS 和 HS 代碼並下載程序。

## 8.2 System reset

### 8.2.1 ls\_sys\_reset

```
/* Reset LS platform via ICC command*/  
void ls_sys_reset( void )
```

### 8.2.2 sys\_reset

```
/* Reset some register status and do HS watchdog reset */  
void sys_reset( void )
```

## 9 硬體周邊

### 9.1 GTimer

- HS 支持 16 個 Gtimer，LP 支持 8 個 Gtimer
- Source clock 20MHz, moderate accuracy 32KHz

#### 9.1.1 gtimer\_rtc

在此示範例中述如何使用 gtimer API 來實現軟體 RTC

gtimer\_rtc 範例位於

project\realtek\_amebapro\_v0\_example\example\_sources\gtimer\_rtc 中

### 9.1.2 SNTP

在此示範例中述如何從 NTP 伺服器抓取系統時間

sntp\_showtime 範例位於 component\common\example\sntp\_showtime 中

#### 9.1.2.1 Software Setup

在(project)\inc\platform\_opts.h 中配 SNTP 示例設置：

```
/* For sntp show time example */  
#define CONFIG_EXAMPLE_SNTP_SHOWTIME 1
```

### 9.2 RTC

在此範例中 LS 註冊一個 RTC，設定起始值，讀取時間。

RTC 範例位於 project\realtek\_amebapro\_v0\_example\example\_sources\rtc 中

### 9.3 PWM

- HS 和 LP 分別支持最多 8 個 PWM
- Duty 可配置 0~100%
- 使用選定的 Gtimer 中斷作為 counter source

### 9.4 Efuse

- LS efuse
  - Logical area : 0x0 ~ 0x1CF , size: 464 bytes
  - Reserved area : 0x1D0 ~ 0x1FF , size: 48 bytesTotal size : 512 bytes
- HS efuse
  - Logical area : 0x0 ~ 0x10F , size: 272 bytes
  - OTP : 0x110~0x12F = 32 bytes
  - security area 0x130~0x1AF = 128 bytes
    - ◆ security key: 0x130~0x14F
    - ◆ writable security zone : 0x150~0x16F
    - ◆ super security key: 0x170~0x18F
    - ◆ reserved: 0x190~0x1AF

■ wlan hidden area : 0x1B0 ~ 0x1FF = 80 bytes

Total size : 512 bytes

#### 9.4.1 User OTP

User OTP : 0x110~0x12F = 32 bytes

efuse\_api

```
/**
 * @brief Read efuse OTP content
 * @param address: Specifies the offset of the OTP.
 * @param len: Specifies the length of readback data.
 * @param buf: Specified the address to save the readback data.
 * @retval 0: Success
 * @retval -1: Failure
 */
int efuse_otp_read(u8 address, u8 len, u8 *buf);

/**
 * @brief Write user's content to OTP efuse
 * @param address: Specifies the offset of the programmed OTP.
 * @param len: Specifies the data length of programmed data.
 * @param buf: Specified the data to be programmed.
 * @retval 0: Success
 * @retval -1: Failure
 */
int efuse_otp_write(u8 address, u8 len, u8 *buf);
```

## 10 檔案系統

AmebaPro 額外支援以 flash 和以 SD card 為儲存媒介的檔案系統，且 AmebaPro 允許兩個同時存在。

### 10.1 FAT Filesystem on Flash

Flash 文件系統示例位於 component \ common \ example \ fatfs 中

#### 10.1.1 Software Setup

首先在(project)\inc\platform\_opts.h 中配置 FATFS 示例設置：

```
/* For FATFS example*/
```

```
#define CONFIG_EXAMPLE_FATFS          1
#if CONFIG_EXAMPLE_FATFS
#define CONFIG_FATFS_EN      1
#if CONFIG_FATFS_EN
// fatfs version
#define FATFS_R_10C
// fatfs disk interface
#define FATFS_DISK_USB      0 // Not supported on AmebaPro
#define FATFS_DISK_SD      0
#define FATFS_DISK_FLASH   1
#endif
#endif
```

再來修改 `component \ common \ file_system \ fatfs \ r0.10c \ include \ ffconf.h` 中的參數：

```
...
#define _USE_MKFS      1//0    /* 0:Disable or 1:Enable */
...
...
#define _MAX_SS      4096//512
...
```

請注意在 Flash FATFS 範例中使用的 flash filesystem 的 flash memory base 在文件 `component \ common \ file_system \ fatfs \ disk_if \ src \ flash_fatfs.c` 中定義：

```
...
#define FLASH_APP_BASE 0x180000
...
```

最後重新編譯專案並將應用程序載入到 DEV 板。

## 10.2 Dual FAT Filesystem - File system on both SD Card and Flash

Dual file system 範例位於 `component \ common \ example \ fatfs`

### 10.2.1 Hardware Setup

請將 Ameba DEV 板連接上 SD/MMC 卡，如有需要請參考 UM0073

### 10.2.2 Software Setup

首先在 `(project) \ inc \ platform_opts.h` 中配置 FATFS 範例的設置：

```
/* For FATFS example*/
#define CONFIG_EXAMPLE_FATFS          1
#if CONFIG_EXAMPLE_FATFS
#define CONFIG_FATFS_EN      1
#if CONFIG_FATFS_EN
// fatfs version
#define FATFS_R_10C
// fatfs disk interface
```

```
#define FATFS_DISK_USB      0 // Not supported on AmebaPro
#define FATFS_DISK_SD      1
#define FATFS_DISK_FLASH   1
#endif
#endif
```

接下來修改 **ffconf.h** 中的參數：

```
...
#define _USE_MKFS          1
...
#define _VOLUMES           2
...
#define _MAX_SS            4096
...
```

請注意在 Flash FATFS 範例中使用的 flash filesystem 的 flash memory base 在文件 **component \ common \ file\_system \ fatfs \ disk\_if \ src \ flash\_fatfs.c** 中定義：

```
...
#define FLASH_APP_BASE     0x180000
...
```

最後重新編譯專案並將應用程序載入到 DEV 板。

THIS SOFTWARE AND DOCUMENT ARE PROVIDED “AS IS” WITHOUT ANY WARRANTIES OF ANY KIND. REALTEK MAY MAKE IMPROVEMENTS AND/OR CHANGES TO THIS THE SOFTWARE AND DOCUMENT AT ANY TIME AND AT ITS SOLE DISCRETION. WITH RESPECT TO THE SOFTWARE; DOCUMENT; INFORMATION; MATERIALS; SERVICES; AND ANY IMPROVEMENTS AND/OR CHANGES THERETO PROVIDED BY REALTEK, REALTEK DISCLAIMS ALL WARRANTIES, WHETHER EXPRESS, IMPLIED OR OTHERWISE, INCLUDING, WITHOUT LIMITATION, IMPLIED WARRANTIES OF MERCHANTABILITY OR FITNESS FOR A PARTICULAR PURPOSE, AND NON-INFRINGEMENT.