52)ľV1

S2D1V2

52 DIV3

S2D2VI

S2 D2V2

52 D2V3 St.

S2 D3VI

S2)3V3

52D3V3

52 D4V 1

52 D4 V2 -/all some S2D5V1

S 2D5V2 d mems in S2D5V3