```
%pgocount = load i64, ptr getelementptr inbounds ([3 x i64], ptr
                                                                                                             ... @__profc_main, i32 0, i32 2), align 8
                                                                                                              \%1 = add i64 \% pgocount, 1
                                                                                                              store i64 %1, ptr getelementptr inbounds ([3 x i64], ptr @ profc main, i32
                                                                                                              ... 0, i32 2), align 8
                                                                                                              %2 = alloca i32, align 4
                                                                                                              %3 = alloca [10 x i32], align 16
%4 = alloca [10 x i32], align 16
                                                                                                              %5 = alloca i32, align 4
                                                                                                              \%6 = \text{alloca i}32, align 4
                                                                                                              store i32 0, ptr %2, align 4
                                                                                                              call void @llvm.memcpy.p0.p0.i64(ptr align 16 %3, ptr align 16
                                                                                                              ... @_const.main.A, i64 40, i1 false)
                                                                                                              call void @llvm.memset.p0.i64(ptr align 16 %4, i8 0, i64 40, i1 false)
                                                                                                              store i32 0, ptr %6, align 4
                                                                                                              store i32 0, ptr %5, align 4 br label %7
                                                                                                                                %7:
                                                                                                                                 %8 = load i32, ptr %5, align 4
                                                                                                                                 \%9 = icmp slt i32 \%8, 10
                                                                                                                                 br i1 %9, label %10, label %40, !prof!36
                                                               %10:
                                                                %11 = load i32, ptr %6, align 4
%12 = sext i32 %11 to i64
                                                                %13 = getelementptr inbounds [10 x i32], ptr %3, i64 0, i64 %12
                                                                %14 = load i32, ptr %13, align 4
                                                               %15 = mul nsw i32 %14, 23
                                                                %16 = load i32, ptr %5, align 4
                                                                                                                                                              %40:
                                                               %17 = add nsw i32 %15, %16
                                                                                                                                                              40:
                                                                %18 = load i32, ptr %5, align 4
                                                                                                                                                              ret i32 0
                                                                %19 = \text{sext i} 32 \% 18 \text{ to i} 64
                                                                %20 = getelementptr inbounds [10 x i32], ptr %4, i64 0, i64 %19
                                                               store i32 %17, ptr %20, align 4 %21 = load i32, ptr %5, align 4
                                                                %22 = srem i32 %21, 8
                                                                %23 = icmp eq i32 %22, 0
                                                               br i1 %23, label %24, label %27, !prof !37
                                                                                                                     F
%24:
                                                                                         %27:
24:
                                                                                          27:
%pgocount1 = load i64, ptr getelementptr inbounds ([3 x i64], ptr
                                                                                          %pgocount2 = load i64, ptr @__profc_main, align 8
... @__profc_main, i32 0, i32 1), align 8
                                                                                          %28 = add i64 %pgocount2, 1
%25 = add i64 \%pgocount1, 1
                                                                                          store i64 %28, ptr @__profc_main, align 8
store i64 %25, ptr getelementptr inbounds ([3 x i64], ptr @ profc main, i32
                                                                                          %29 = load i32, ptr \%5, align 4
... 0, i32 1), align 8
                                                                                          %30 = add nsw i32 %29, 1
store i32 %30, ptr %6, align 4
%26 = load i32, ptr %5, align 4
store i32 %26, ptr %6, align 4
                                                                                          br label %31
br label %31
                                                                       %31:
                                                                       31:
                                                                       %32 = load i32, ptr %5, align 4
%33 = sext i32 %32 to i64
                                                                       %34 = getelementptr inbounds [10 x i32], ptr %4, i64 0, i64 %33
                                                                       %35 = load i32, ptr %34, align 4
                                                                       %36 = call i32 (ptr, ...) @printf(ptr noundef @.str, i32 noundef %35)
                                                                       br label %37
                                                                                                                %37:
                                                                                                                 %38 = load i32, ptr %5, align 4
                                                                                                                 %39 = add nsw i32 %38, 1
                                                                                                                 store i32 %39, ptr %5, align 4 br label %7, !llvm.loop !38
```