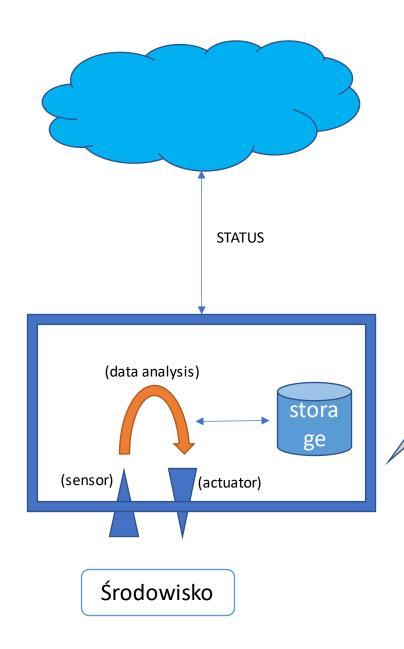


Real Internet of Things Operating System (RIOT-OS)

Krzysztof Pachowicz— <u>k.pachowicz@tele.pw.edu.pl</u> 2022/05/17, PSIR 2021Z



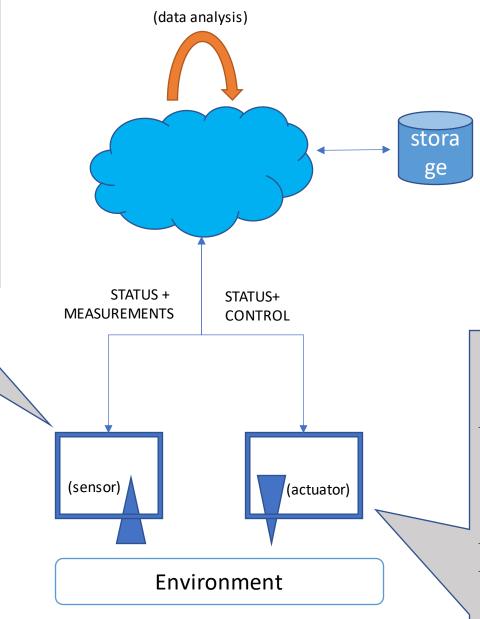


#### Co jest w środku:

- Sterowniki sensorów
- Sterowniki aktuatorór
- Algorytm kontroli w czasie rzeczywistym
- Sterownik pamięci zewnętrznej
- System plików
- Sterownik modemu
- Zdalne monitorowanie (status)

#### Co jest w środku:

- Sterowniki sensorów
- Sterowniki aktuatorór
- Algorytm kontroli w czasie rzeczywistym
- Sterownik pamięci zewnętrznej
- System plików
- Sterownik modemu
- Zdalne monitorowanie (status)

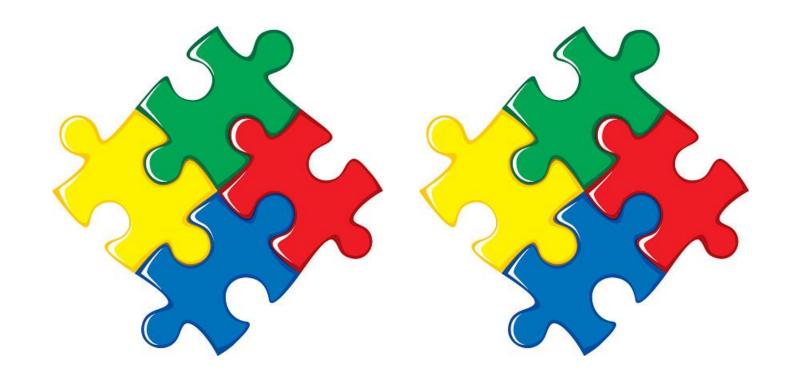


#### Co jest w środku:

- Sterowniki sensorów
- Sterowniki aktuatorór
- Algorytm kontroli w czasie rzeczywistym
- Sterownik pamięci zewnętrznej
- System plików
- Sterownik modemu
- Zdalne monitorowanie (status)

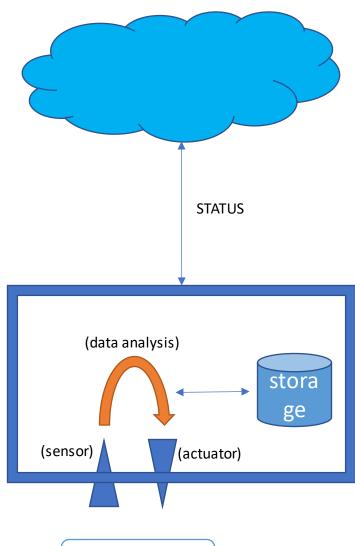
# Pattern – Cloud Computing

Modułowość i ponowne wykorzystanie oprogramowa nia

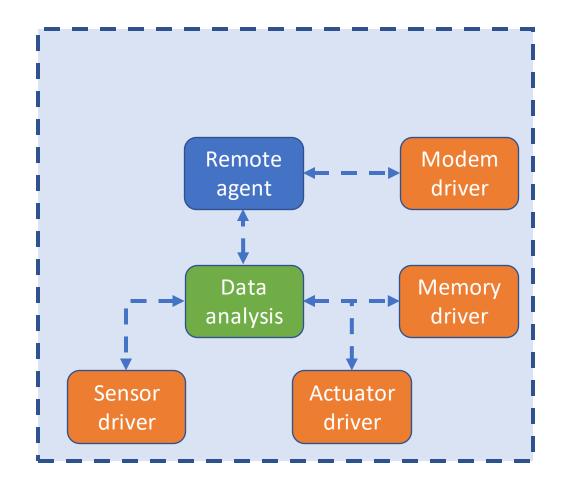


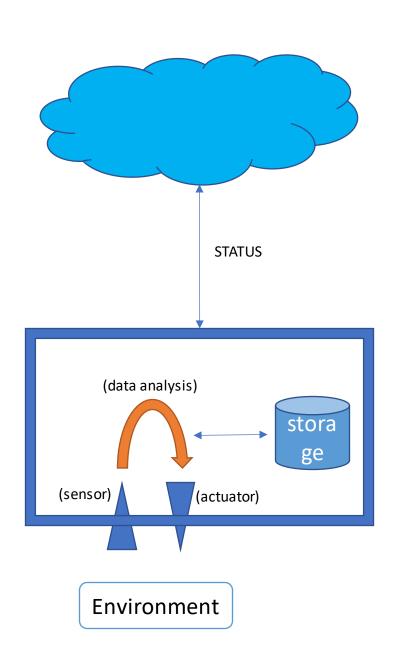
#### Tasks and resources

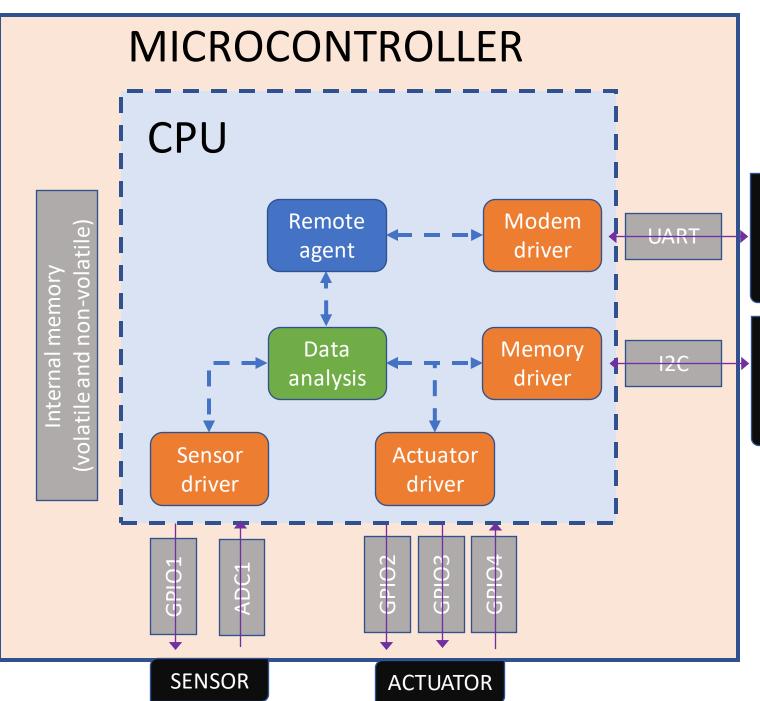
Service/Task	Peripheral access	Real-time response	Large memory	CPU calculations
	_			
Sterowniki sensorów	✓			
Sterowniki aktuatorów	✓	✓		
Sterownik modemu	<b>✓</b>			
Sterowniki radia	✓			
Networking stack				✓
Zdalny nadzór (status)				
Zdalne raportowanie (sensor)			<b>✓</b>	
Zdalna kontrola (aktuator)				



Environment







### Operating Systems

#### OS Theory

PROCESSES AND THREADS

INPUT/OUTPUT

**MEMORY MANAGEMENT** 

FILE SYSTEMS





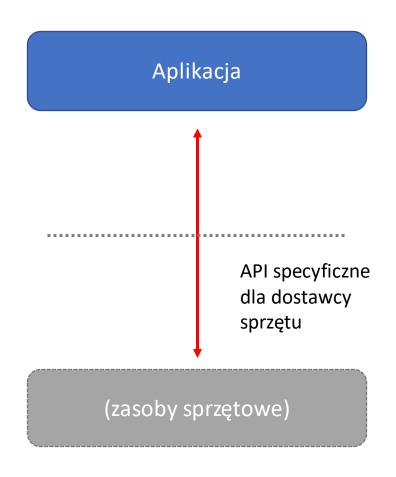


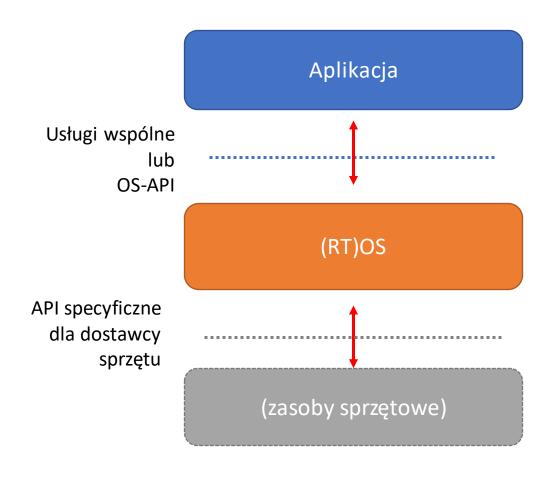
#### (Real-Time) Operating Systems

- System operacyjny (OS) to oprogramowanie systemowe, które zarządza sprzętem komputerowym i zasobami oprogramowania oraz zapewnia typowe usługi dla programów komputerowych.
- System operacyjny czasu rzeczywistego (RTOS) to system operacyjny (OS)
   przeznaczony do obsługi aplikacji czasu rzeczywistego, które
   przetwarzają dane w miarę ich pojawiania się, zazwyczaj bez opóźnień
   buforowania. Wymagania dotyczące czasu przetwarzania (w tym opóźnienia
   systemu operacyjnego) są mierzone w dziesiątych częściach sekundy lub
   krótszych odstępach czasu

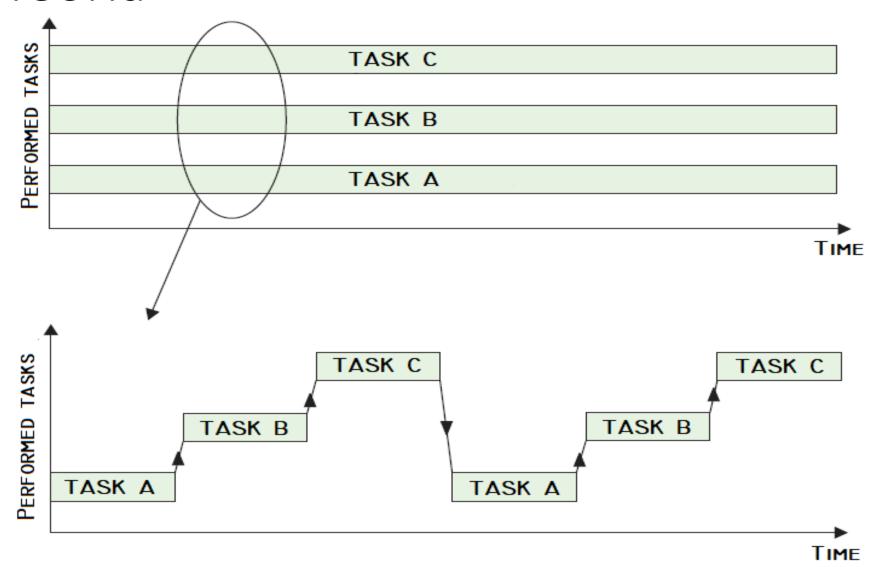
#### Without OS

#### With OS





#### OS - Teoria



#### Microkernel Basic Functionality

#### Planowanie wątków (Threads Scheduling)

- Umożliwia wykonanie kilku wątków
- Izoluje przełączanie wątków od implementacji wątków
- Izoluje każdą implementację wątku

+ Obsługa przerwań + Obsługa wyjątków (obsługiwane przez kontroler)

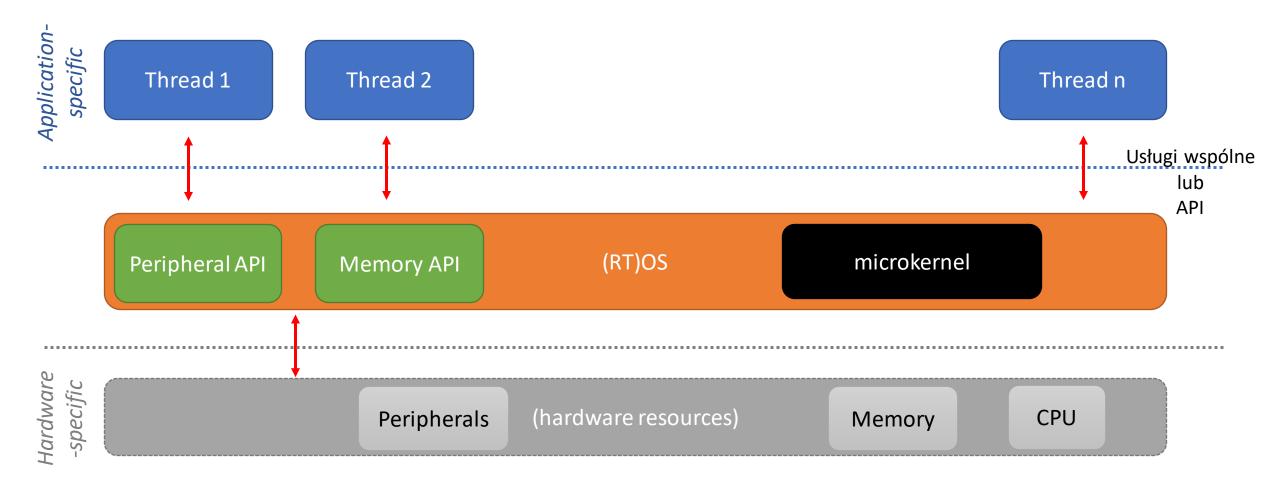
#### Komunikacja międzywątkowa

- Umożliwia przekazywanie wiadomości między wątkami
  - Kolejki
  - Kolejki priorytetowe
  - Semafory



```
RIOT's Microkernel (core)
       1009 24 maj
                     2016 atomic.c
                    2016 bitarithm.c
                    2016 c11_atomic.c
       4447 15 gru 16:24 kernel_init.c
                    2016 lifo.c
       1383 19 sty
     11344 24 maj
                    2016 msq.c
       4151 24 maj
                    2016 mutex.c
                    2016 panic.c
      1992 24 maj
       2178 19 sty
                    2016 priority_queue.c
       3507 19 sty
                    2016 ringbuffer.c
                    2016 sched.c
                    2016 thread.c
                    2016 thread_flags.c
```

#### OS in IoT



<sup>\*</sup> Applications, processes, threads, threads

#### ZADANIE

Importowanie projektu RIOT OS do Eclipe IDE

→ Zadanie na komputerze

→ Instrukcja PDF

## Wątki w RIOT-OS



#### Stack

```
0x2000002C ...

0x2000002D my_var

0x20000034 my_var2

0x20000038 (empty)
```

#### Thread B Implementation

```
Void thread_B_main_loop(void) {
   int my_var = 0;
   if(1) {
      int my_var2 = 0;
      ...
   }
   ...
}
```

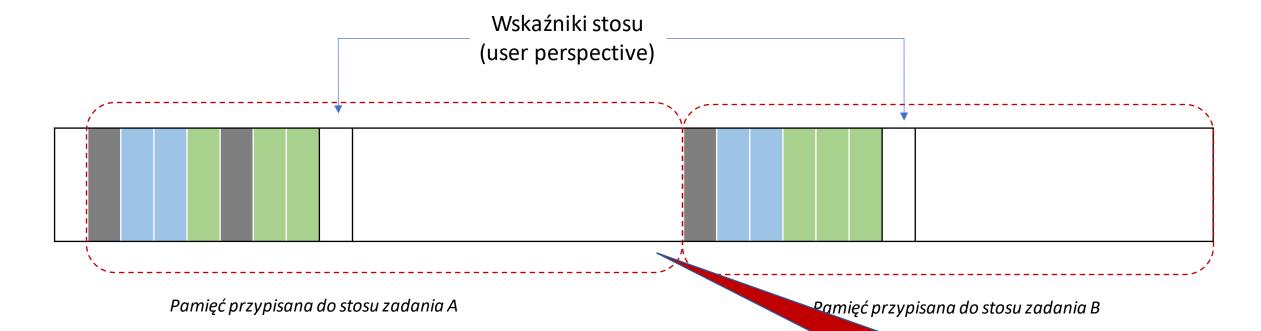
0x20000000	CPU registers (RO-R3, R12, LR, PC, xPSR)
0x20000020	Stack pointer (Function SP)
0x20000024	Unsaved CPU registers (R4-R11)
0x2000002C	Exception return value (LR)
0x2000002D	(main local variables)
0x20001000	CPU registers (RO-R3, R12, LR, PC, xPSR)
0x20001020	Stack pointer (Function SP)
0x20001024	Unsaved CPU registers (R4-R11)
0x2000102C	Exception return value (LR)
0x2000102D	(empty)

# (manually stored)

#### Thread B Implementation

```
Void thread_B_main_loop(void){
    ...
    while(1){
        function_1_of_B_();
        ...
    }
    ...
}
```

#### OS z wywłaszczaniem



Za duży stos => strata pamięci Za mały stos => uszkodzenie pamięci W praktyce pamięć przypisana do stosów wątków może nie być ciągła (zmienne globalne mogą znajdować się pomiędzy) Ile pamięci powinienem przypisać do mojego wątku?

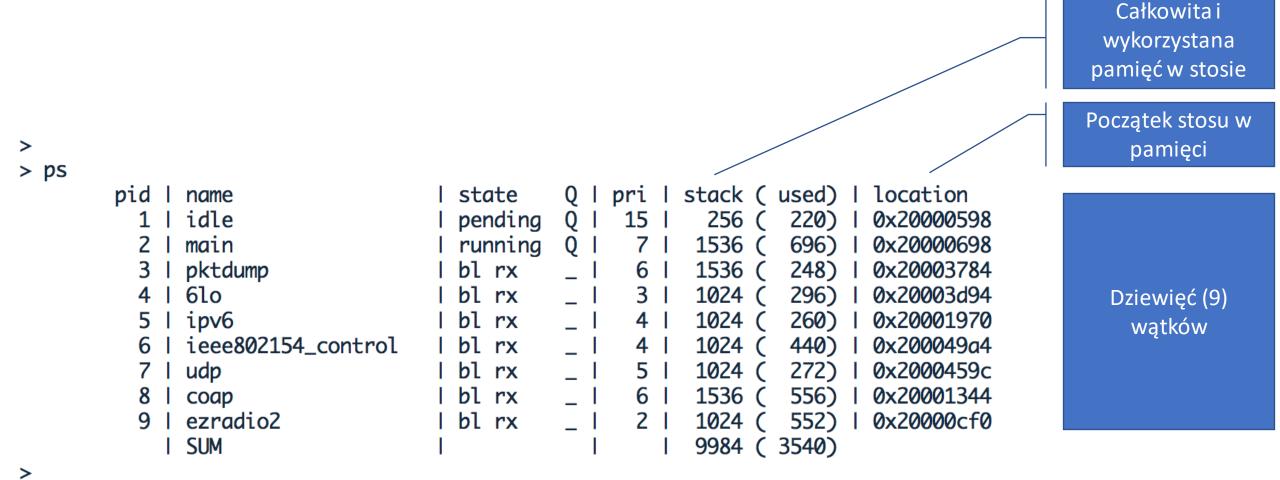
#### Zależy od

- liczba funkcji ułożonych na stos
- liczba zmiennych lokalnych używanych w każdej z tych funkcji
- zastosowanie arytmetyki zmiennoprzecinkowej
- Wystrzegaj się
  - funkcji printf (i podobne funkcje formatowania ciągów)

W praktyce 500 KB – 3 KB na wątek



#### A view on RIOT's console



Obiekty Internetu Rzeczy, 2020 lato

#### Creating a thread

#### ZADANIE

Tworzenie wątków

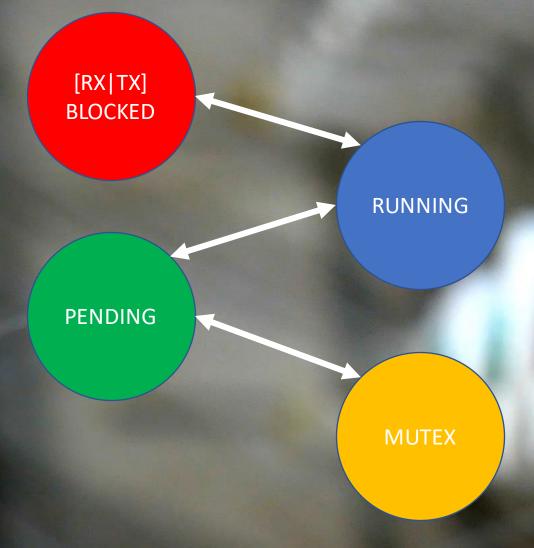
→ Zadanie na komputerze

→ Instrukcja PDF



# Threads Scheduling

#### Thread's state



Stan wątku nie może być zmieniony bezpośrednio przez API wysokiego poziomu...

DISCLAIMER: These are only the most used ones in RIOT-OS

#### Klasyfikacja planowania OS

#### Planowanie współdzielcze

- Każdy wątek decyduje, kiedy oddać kontrolę nad wykonaniem do innych wątków
- Po przerwaniu system wraca do tego samego wątku
- Może spowodować zagłodzienie wątku
  - Źle zaimplementowany wątek może się zawieść i nigdy nie dać kontroli

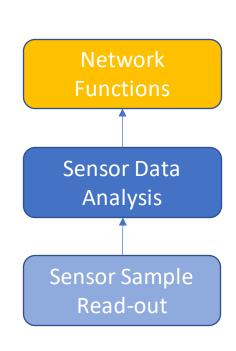
#### Planowanie z wywłaszczaniem

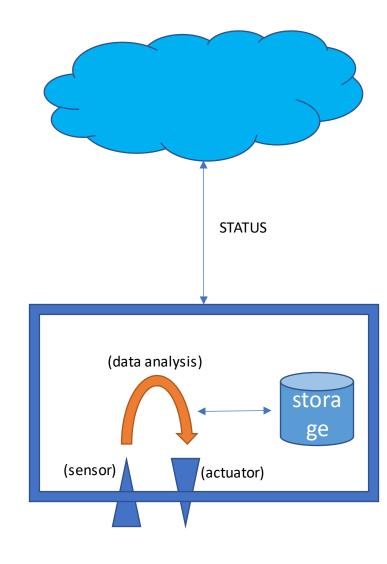
- Wykonanie wątku może zostać przejęte z bieżącego wątku i przekazane innemu przez system operacyjny w dowolnym momencie,
- Po przerwaniu system może powrócić do innego wątku
- OS MUSI przechowywać stos wywołań każdego wątku przed wywłaszczaniem (przełączanie)
- Zwykle wymaga więcej pamięci i energii
  - Każdy wątek ma osobny stos pamięci, który zwykle jest przydzielany statycznie

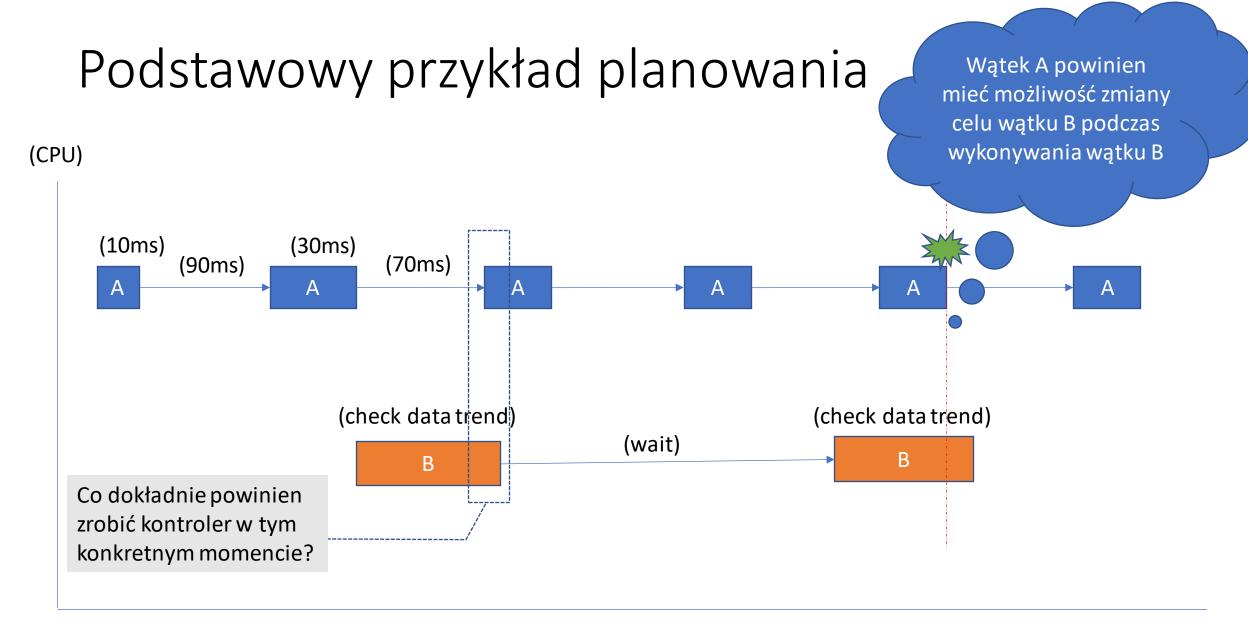
Podstawowy przykład planowania – scenariusz

Proces pomiarowy pierścienia Micromole

- Dwa wątki:
  - Wątek A: Odczyt danych z sensora
    - Odczyt próbki co 100 ms
    - Pomiar zawiera się między 10 a 30 ms
    - Wysyła wartość pomiaru do Wątku B
  - Wątek B: Analiza danych z sensora
    - Sprawdzenie trendu z ostatnich N próbek trwa 80 ms
    - Jeśli ostatnia próbka jest poza trendem, wyślij powiadomienie

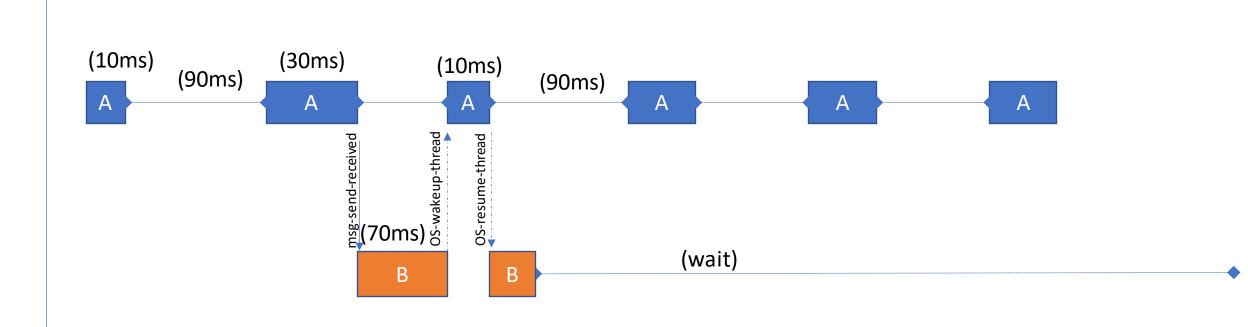






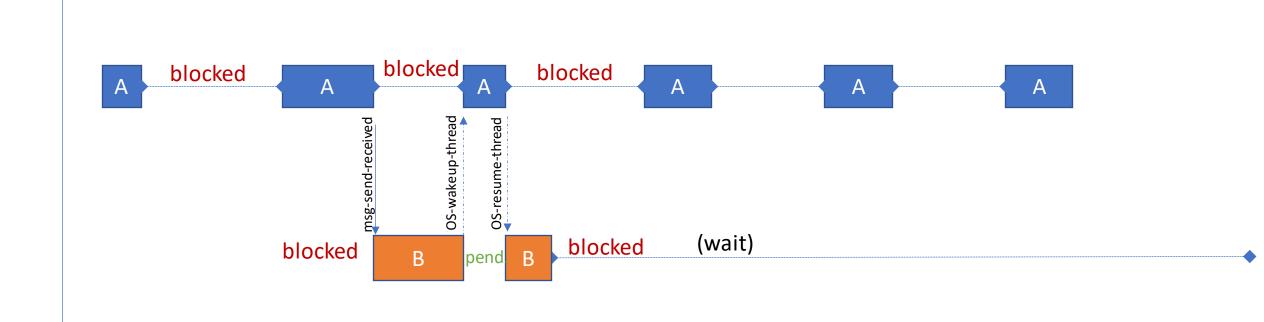
#### (Oparte na priorytetach) Planowanie z wywłaszaniem

(Priority)



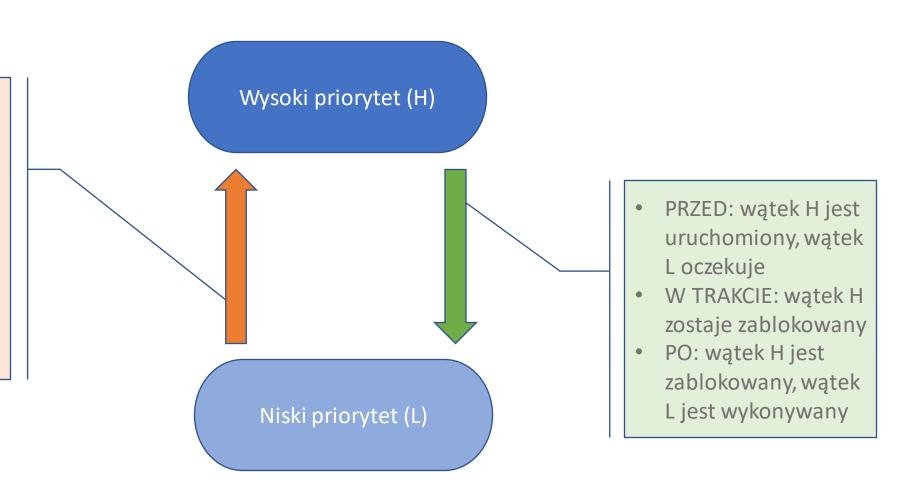
#### (Oparte na priorytetach) Planowanie z wywłaszaniem

(Priority)

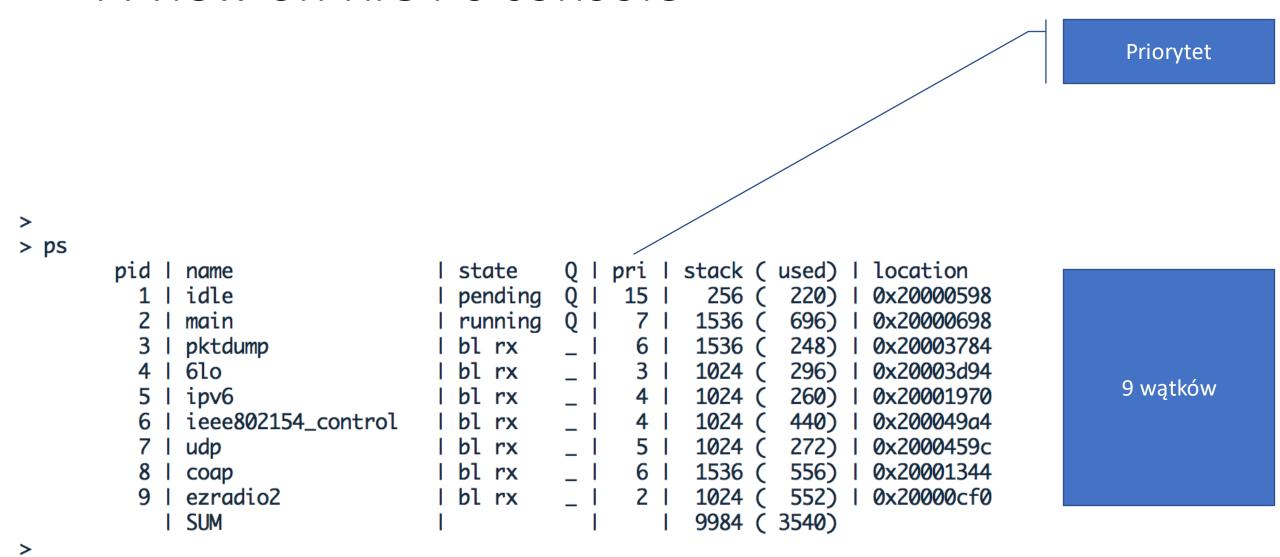


#### Zasady przełączania kontekstu ...

- PRZED: wątek H jest zablokowany, wątek L jest wykonywany
- W TRAKCIE: wątek L (lub ISR) bezpośrednio lub pośrednio odblokowuje H
- PO: wątek L oczekuje na wykonanie, wątek H jest wykonywany



#### A view on RIOT's console



# Interruptions Obiekty Internetu Rzeczy, 2019 zima

# Wątek A – Unikaj używania czujnika przy niskiej mocy

```
while(1){
// Function is blocking (10 ms)
  value = read_sample();
  msg_t msg;
  msg.type = MSG_TYPE_MEASUREMENT;
  msg.content.value = value;
  msg_send(&msg, pid_thread_B);
  thread_sleep(90ms);
}
```

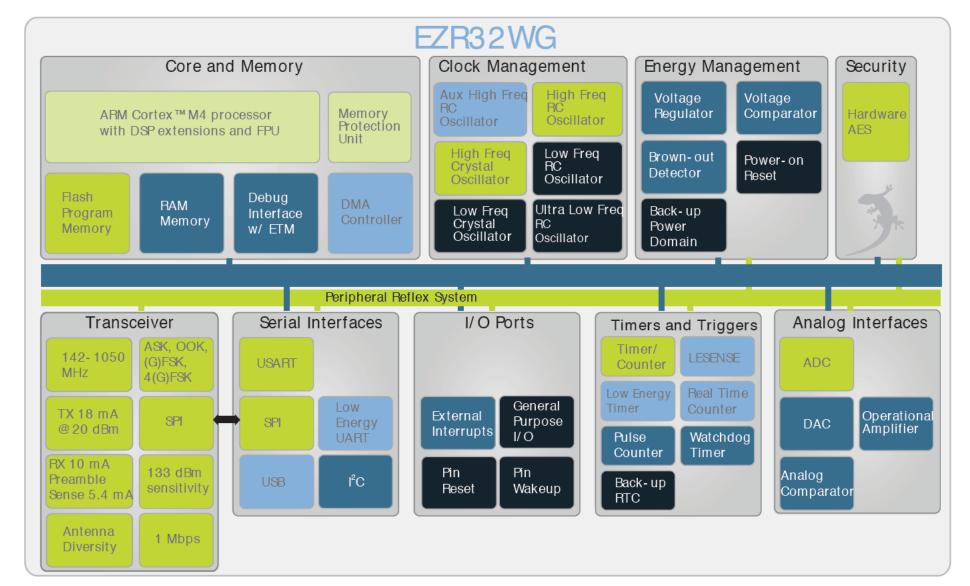
```
while(1){
    if(GPIO->PORTA == 0){
    // Function is blocking (10 ms)
        msg_t msg;
        msg.type = MSG_TYPE_MEASUREMENT;
        msg.content.value = value;
        msg_send(&msg, pid_thread_B);
    }
    else{
        notify_low_voltage();
    }
    thread_sleep(90ms);
}
Jeśli pin jest in podczas uś
```



Odczytuje wartość pinu A1 kontrolera

Jeśli pin jest ustawiony nisko podczas uśpienia wątku, powiadomienie zostanie opóźnione o max. 90 ms

#### Peripherals in EZR32WG



# Wątek A – Unikaj używania czujnika przy niskiej mocy #LowBattery

```
while(1){
  if(is_battery_low == 0){
   // Function is blocking (10 ms)
    value = read_sample();
   msg_t msg;
   msg.type = MSG_TYPE_MEASUREMENT;
   msg.content.value = value;
   msg_send(&msg, pid_thread_B);
  }
  thread_sleep(90ms);
}
```

void isr gpio(void){

if(is battery low == 1){

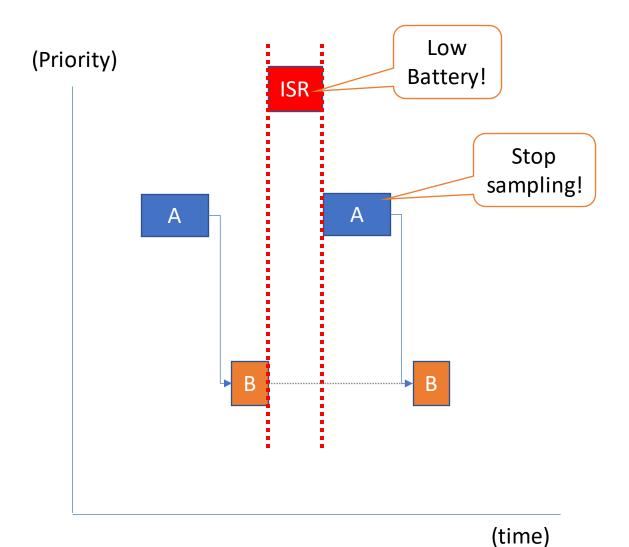
notify low voltage();

is battery low = GPIO->PORTA;



Ta funkcja jest wywoływana automatycznie, gdy tylko kontroler wykryje zmianę stanu pinu w sprzęcie

# ISR in pre-emptive OS



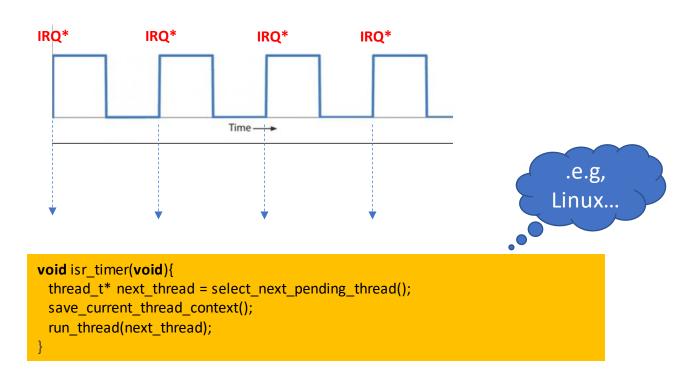
```
while(1){
  if(is_battery_low == 0){
    // Function is blocking (10 ms)
    value = read_sample();
    msg_t msg;
    msg.type = MSG_TYPE_MEASUREMENT;
    msg.content.value = value;
    msg_send(&msg, pid_thread_B);
  }
  thread_sleep(90ms);
}
```

```
void isr_gpio(void){
  is_battery_low = GPIO->PORTA;
  if(is_battery_low == 1){
     notify_low_voltage();
  }
}
```

## System Timer and Thread Scheduling

A Simple OS Thread Scheduler





# Inne przykłady procesów sterowanych przerwaniami

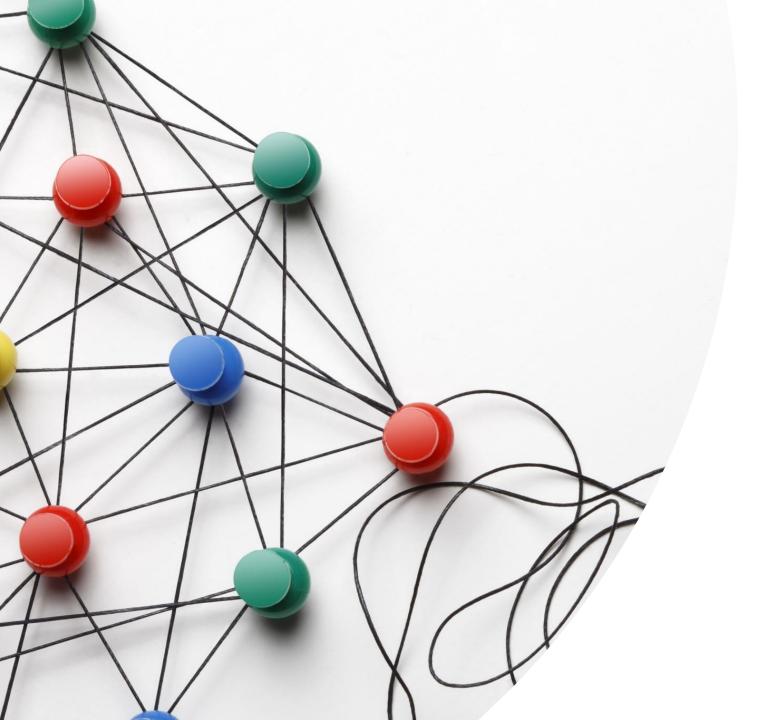
- Odczytywanie wejścia UART (np. wejście konsoli klawiatura)
- Wysyłanie danych do UART (np. wyjście z konsoli wyświetlenie na ekranie)
- Pobieranie próbki analogowej za pomocą ADC
- Wysyłanie/odbieranie danych przez magistralę komunikacyjną (I2C, SPI, USB, CAN itp.)
- Wykonywanie szyfrowania/odszyfrowywania AES-128 lub AES-192
- Generuj sygnału pulsującego (PWM) na pinie uC
- Odczyt/zapis z pamięci RAM za pomocą DMA

• ...

#### ZADANIE

Obsługa przerwania, odmierzanie czasu

→ Zadanie na komputerze



Synchronizacja Między Wątkami

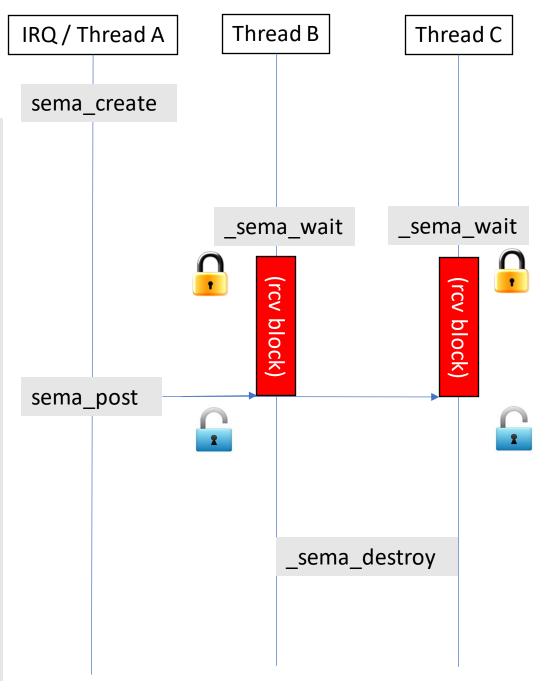
Service/Task	GPIO	SPI	UART	Dostęp do pamięci	Dostęp do CPU
Sterowniki sensorów	<b>✓</b>	<b>✓</b>			
Sterowniki aktuatorów	<b>✓</b>	<b>✓</b>			
Sterownik modemu	<b>✓</b>	<b>✓</b>		<b>✓</b>	<b>~</b>
Sterowniki radia	✓	<b>✓</b>			<b>✓</b>
Networking stack					<b>✓</b>

# Mechanizmy do komunikacji pomiędzy zadaniami (lub przerwaniami i zadaniami) oraz do zabezpieczania zasobów mikrokontrolera

- 1.Semafory
- 2. Muteksy
- 3. Wiadomości
- 4. Kolejki

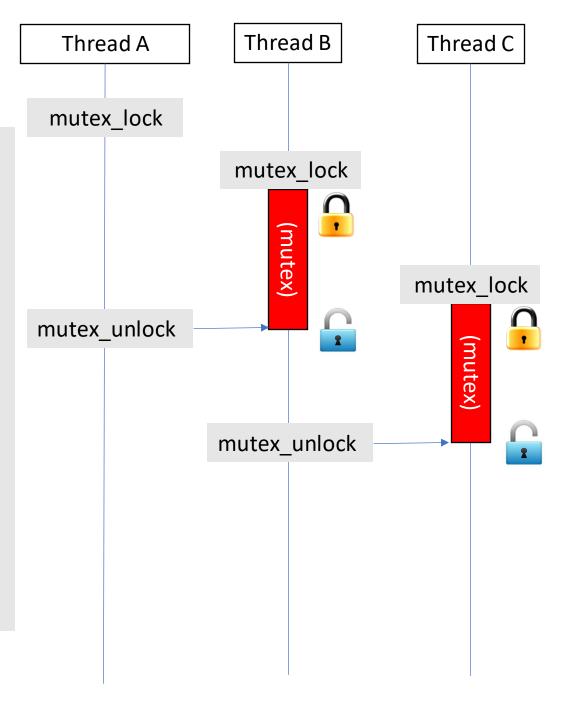
# Semafory

```
void sema create (sema_t *sema, unsigned int value)
void sema destroy (sema_t *sema)
static unsigned sema_get_value (const sema_t *sema)
int sema wait ztimer (sema_t *sema, int block,
  ztimer clock t *clock, uint32 t timeout)
static int sema wait (sema_t *sema)
static int sema try wait (sema_t *sema)
static int sema wait timed (sema_t *sema, uint64_t timeout)
static int sema wait timed ztimer (sema_t *sema,
  ztimer clock t *clock, uint32 t timeout)
int sema post (sema_t *sema)
```



# Muteksy

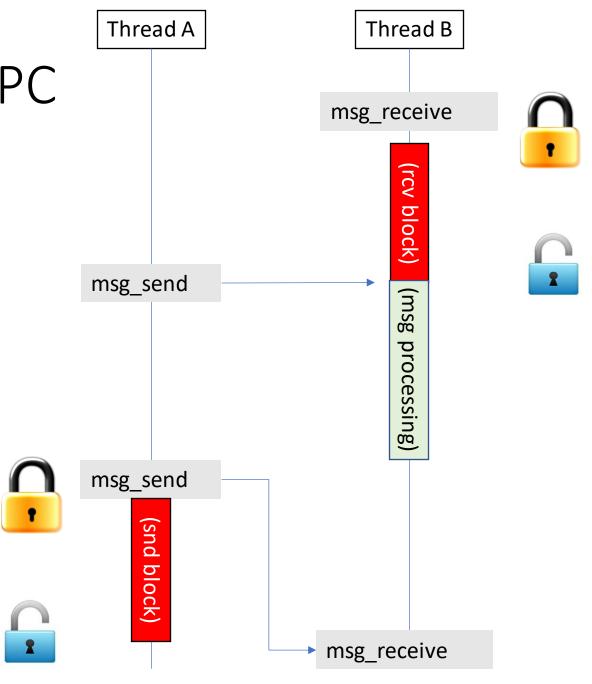
```
static void mutex init (mutex_t *mutex)
static mutex_cancel_t mutex_cancel_init (mutex_t *mutex)
int mutex trylock ffi (mutex t *mutex)
static int mutex trylock (mutex t *mutex)
void mutex lock (mutex t *mutex)
int mutex_lock_cancelable (mutex_cancel_t *mc)
void mutex_unlock (mutex_t *mutex)
void mutex unlock and sleep (mutex t *mutex)
void mutex_cancel (mutex_cancel_t *mc)
```



# Synchronizacja blokująca IPC

int msg\_send(msg\_t \*m, kernel\_pid\_t
 target\_pid

int msg\_receive(msg\_t \*m)



#### **ZADANIE**

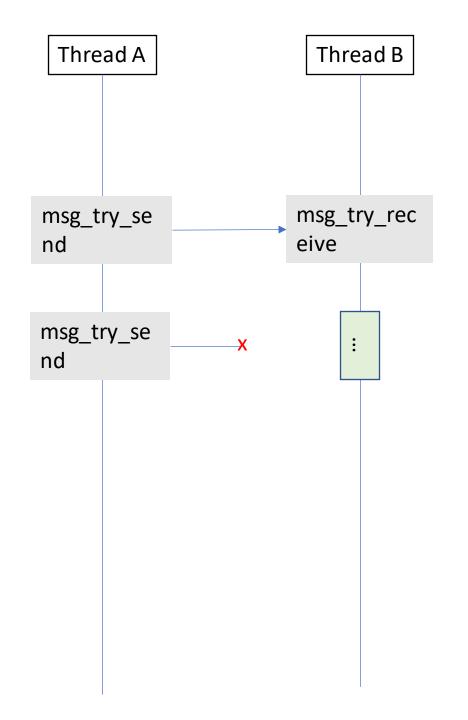
Mutexy

→ Zadanie na komputerze

# Synchronizacja nieblokująca IPC

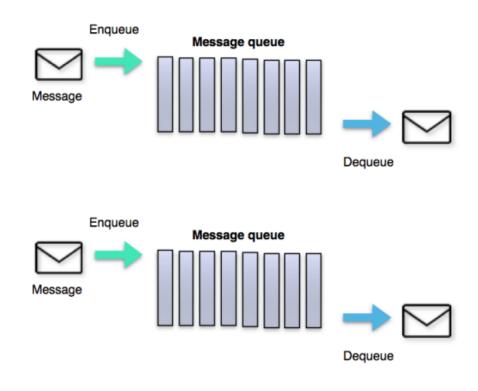
```
int msg_try_send(msg_t *m, kernel_pid_t
    target_pid
```

int msg\_try\_receive(msg\_t \*m)



# Kolejka wiadomości

- Wątek ma wydzieloną część pamięci dla wiadomości przychodzących z innych wątków
- Wątki mogą dodawać nowe wiadomości do kolejek innych wątków
- Wątki mogą "blokować"
   oczekiwanie na nową
   wiadomość jeśli używane jest
   blokujące API



# Komunikacja asynchroniczna IPC

```
static msg_t rcv_queue[RCV_QUEUE_SIZE];

void * thread_B_function(void * arg){
   msg_t msg;

(void)arg;
   msg_init_queue(rcv_queue, RCV_QUEUE_SIZE);
   while (1) {
       msg_receive(&msg);
      ...
   }
   return NULL;
}
```

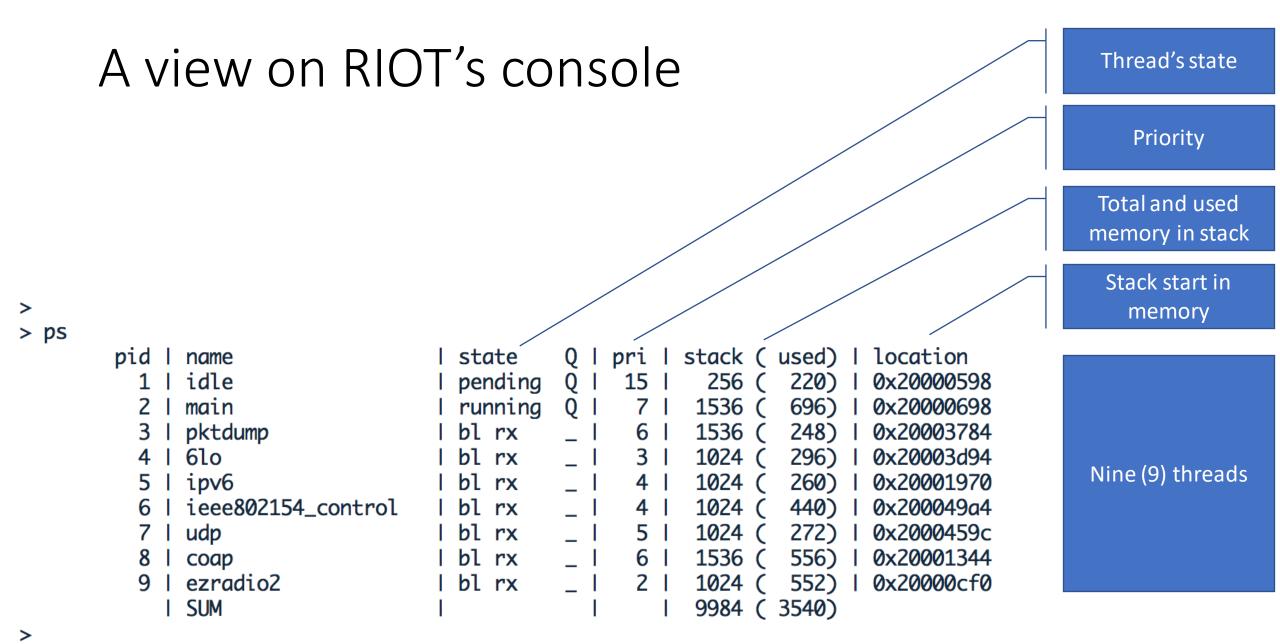
Thread A Thread B msg receive msg\_send pro cessing) msg send msg\_receive processing)

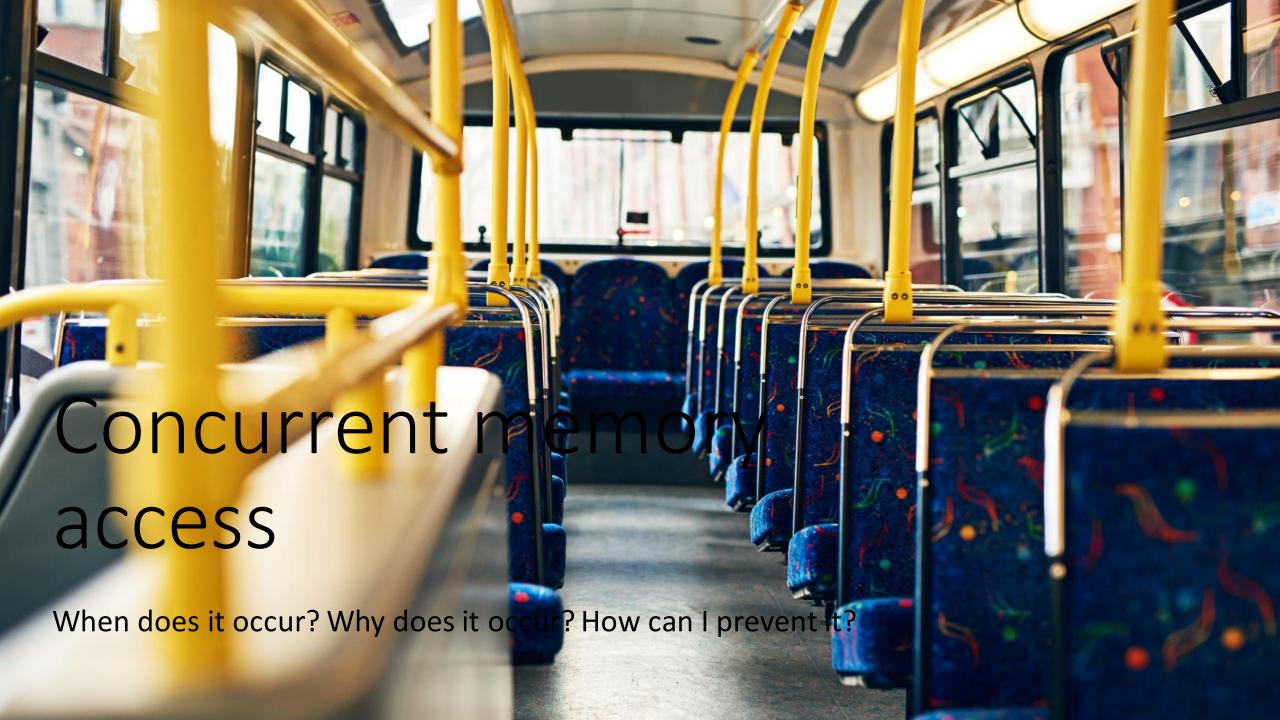
WYKORZYSTYWANE W WIĘKSZOŚCI WĄTKÓW OBSŁUGUJĄCYCH ZDARZENIA!

#### ZADANIE

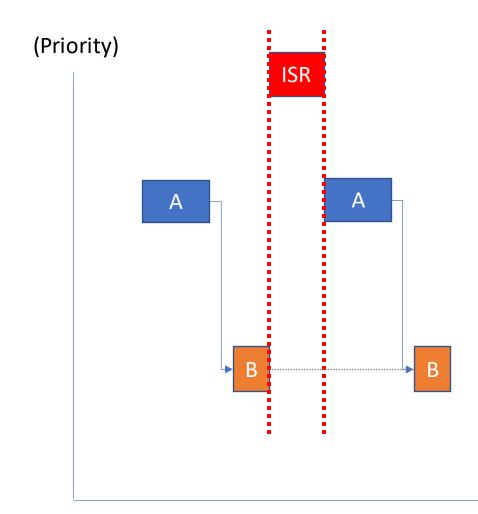
Komunikacja między wątkami

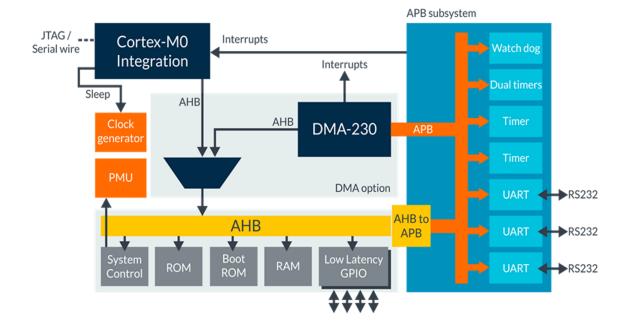
→ Zadanie na komputerze

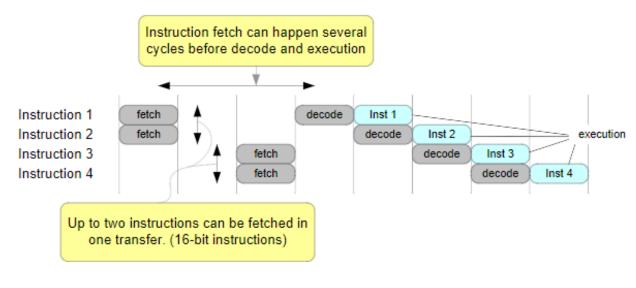




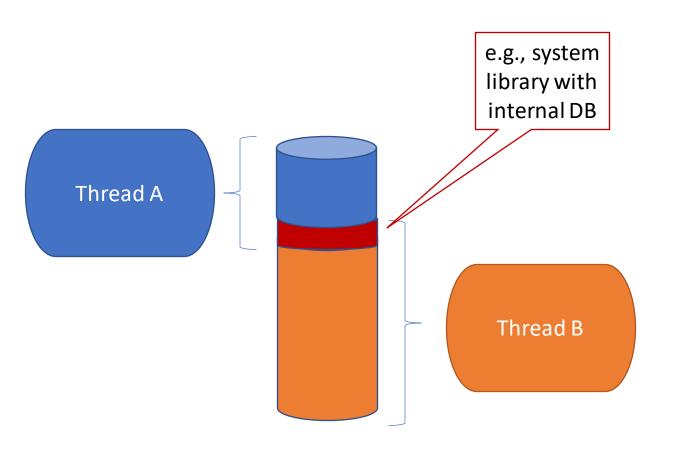
If there is only one CPU, is it possible to have concurrent memory access?







#### Thread-thread data access collision



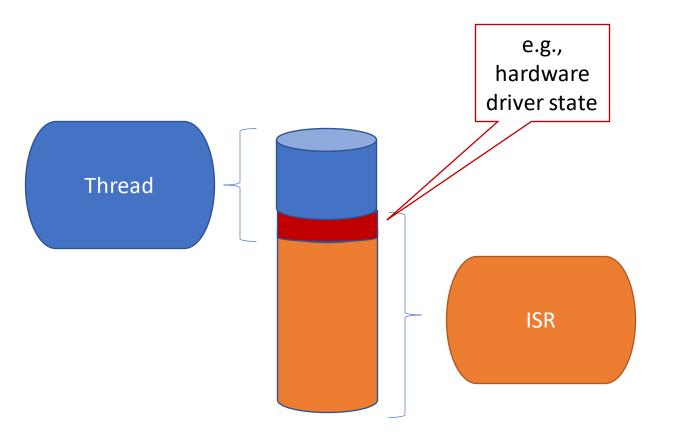
#### SOLUTION

```
mutex_t table_lock; (global variable)

static void* _find_client(int id) {
    void* result;
    mutex_lock(&table_lock);
    // Find in table
    mutex_unlock(&table_lock);
    return result;
}

static void _add_client(int id, void* details) {
    mutex_lock(&table_lock);
    // Modify table
    mutex_unlock(&table_lock);
}
```

### Data access collision involving (at least 1) ISR



#### SOLUTION

```
static void* _find_client(int id) {
    void* result;
    unsigned int irq_state = irq_disable();
    // Find in table
    irq_restore(state);
    return result;
}

static void _add_client(int id, void* details) {
    unsigned int irq_state = irq_disable();
    // Modify table
    irq_restore(state);
}
```

NO IRQs WILL BE PROCESSED DURING THIS TIME!!

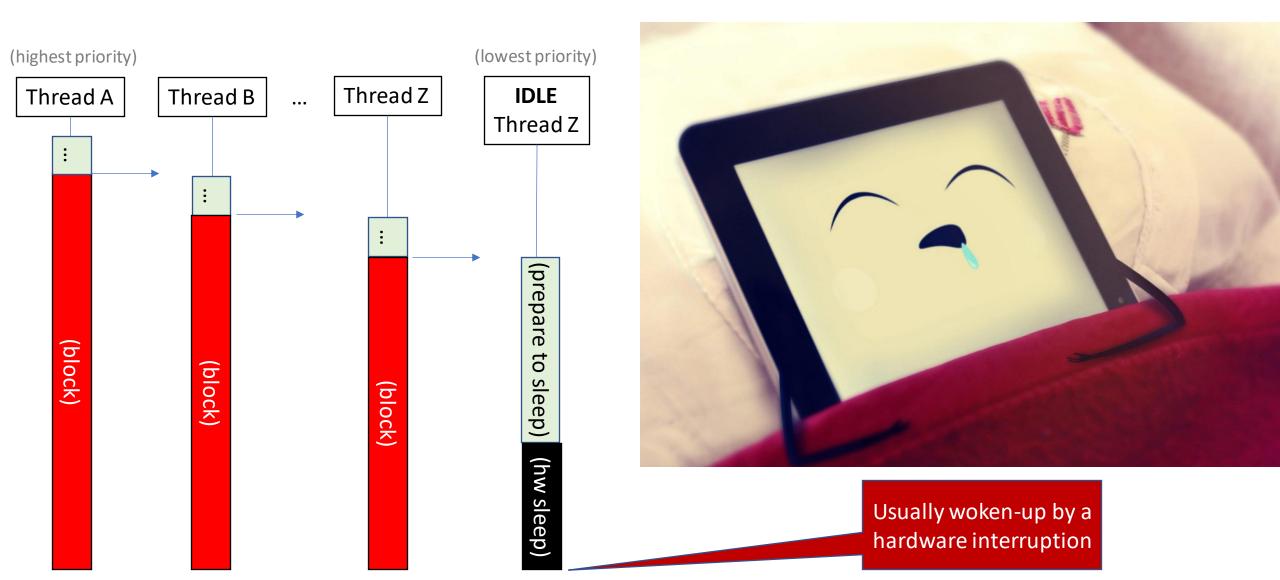
#### ZADANIE

Dostęp do pamięci

→ Zadanie na komputerze



# Condition for hw sleeping



#### A view on RIOT's console

> ps

pid I name	state	0 1	pri	stack (	used) l	location
1   idle	l pending	QI	15 I	256 (	220)	0x20000598
2 I main	l running	QΙ	7 I	1536 (	696) l	0x20000698
3 l pktdump	l bl rx	_ 1	6 I	1536 (	248) I	0x20003784
4   6lo	l bl rx	_	3 I	1024 (	296) I	0x20003d94
5   ipv6	l bl rx	_ 1	4	1024 (	260) I	0x20001970
6   ieee802154_control	l bl rx	_ 1	4	1024 (	440) I	0x200049a4
7 l udp	l bl rx	_ 1	5 I	1024 (	272) I	0x2000459c
8 I coap	l bl rx	_ 1	6 I	1536 (	556) I	0x20001344
9 l ezradio2	l bl rx	_ 1	2	1024 (	552) I	0x20000cf0
I SUM	1	- 1	- 1	9984 (	3540)	

#### Usypianie wątku

- RTOS zwykle używa tylko jednego uruchomionego timera sprzętowego (oszczędzanie energii)
- Zegar sprzętowy służy do emulacji kilku zegarów programowych
- Wątek może przejść w tryb uśpienia na określony czas



```
void send_frame_tsch(void *frame, uint32_t
timestamp){
    uint32_t gap = timestamp - xtimer_now();
    xtimer_usleep(gap);
    send_frame(frame);
}
```

#### **PREZENTACJA**

Dostęp do pamięci

→ Zadanie na komputerze