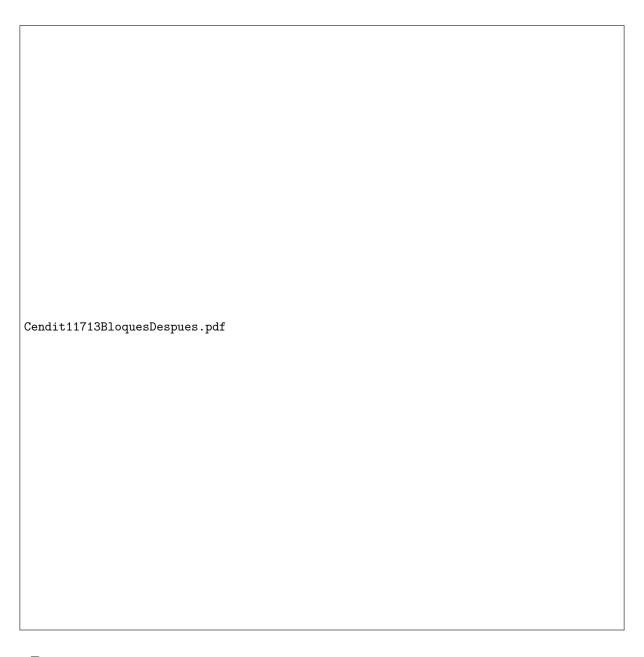
1 Propuesta de cambios en TEG

1.1	Cambios en diseño del dispositivo Cendit11713
	Cendit11713BloquesAntes.pdf

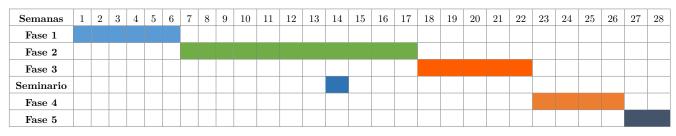


1.2 Pautas

- 1. Una solución de tipo "quick and dirty" para el dispositivo electrónico. Esta es la solución para la UCV. Se realizará una tarjeta madre PCB los más simple posible, tal vez empleando un integrado de tipo thru-hole (no de montaje superficial) en donde reside el micro central acompañado de varios conectores (tiras de pines pin headers) en cada uno de sus puertos. En estas tiras de pines por medio de cable de cinta se conectará en uno un teclado matricial simple (de 4 x 4), en los otros se conectan las tarjetas expansoras, una de ellas con los transceptores para el bus GPIB.
- 2. Una aplicación del mismo tipo, "quick and dirty", únicamente con cuatro pantallas para cada proceso de medición, configuración y calibración para: medición de figura de ruido, medición de potencia de ruido, medición de ganancia, configuración. Esta aplicación es para la UCV. En principio no posee capacidad para corrección por medio de parámetros S de los dispositivos de conexión ni capacidad de simulación. Estas características se agregaran si hay tiempo y una vez completada las tarjetas PCB.
- 3. Me preocupa el desarrollo del bus GPIB, en cuanto no he podido conseguir los IC transceivers de bus. Además,

la documentación que he conseguido en superficial, a nivel de usuario, no detalla la capa de comunicaciones (señales + diagramas de tiempo.). La especificación de este bus IEEE-488 no se consigue de forma libre, hay que pagar por ella. En cambio, para el controlador LAN, en la página de Microchip abunda la información.

1.3 Cronograma inicial TEG



Fecha de inicio: 6 de Marzo de 2017.

Jornada de 8 horas diarias, lunes a viernes, de 8:00 AM a 12:00 M y de 1:30 PM a 4:30 PM.

1.4 Contabilidad horaria

