



UNIVERSIDADE DO ESTADO DO RIO DE JANEIRO  
FORMULÁRIO DE IDENTIFICAÇÃO DE DISCIPLINA



<b>UNIDADE:</b> Faculdade de Engenharia			
<b>DEPARTAMENTO:</b> Engenharia de Sistemas e Computação			
<b>DISCIPLINA:</b> Fundamentos de Computadores I			
<b>CH. TOTAL</b>		<b>CRÉDITOS:</b> 4	<b>CÓDIGO:</b> FEN 06-XXXXX
<b>ALUNO</b>	<b>PROFESSOR</b>		
60h	60h		

**MODALIDADE DE ENSINO:** ☐ PRESENCIAL ☒ SEMIPRESENCIAL ☐ A DISTÂNCIA

**TIPO DE APROVAÇÃO:** ☐ FREQUÊNCIA ☒ FREQUÊNCIA E NOTA

STATUS		CURSO(S) / HABILITAÇÃO(ÕES) / ÊNFASE(S):
<input checked="" type="checkbox"/>	OBRIGATÓRIA	Engenharia de Computação
<input type="checkbox"/>	ELETIVA RESTRITA	
<input checked="" type="checkbox"/>	ELETIVA DEFINIDA	Engenharia Elétrica/Eletrônica/ Elétrica/Telecomunicações
<input type="checkbox"/>	ELETIVA UNIVERSAL	

**QUADRO DE DISTRIBUIÇÃO DE CARGA HORÁRIA / CRÉDITO**

TIPO DE AULA	CRÉDITO	CH SEMANAL	CH TOTAL
TEÓRICA	2	2h	30h
PRÁTICA / TRABALHO DE CAMPO / PRÁTICA COMO COMPONENTE CURRICULAR	0	0h	0h
LABORATÓRIO	2	2h	30h
ESTÁGIO	0	0h	0h
EXTENSÃO	0	0h	0h
<b>TOTAL</b>	4	4h	60h

**EMENTA:** Representação numérica. Operações lógicas e aritméticas. Códigos e detecção de erros. Circuitos combinacionais. Circuitos sequenciais. Processador. Memória. Periféricos. Estruturas de interconexão. entrada e saída. Arquitetura do conjunto de instruções.

**OBJETIVOS:** Ao final do período, o aluno deverá ter assimilado os conceitos de sistemas digitais e as características lógicas e físicas de um processador.



UNIVERSIDADE DO ESTADO DO RIO DE JANEIRO  
FORMULÁRIO DE IDENTIFICAÇÃO DE DISCIPLINA



PRÉ-REQUISITO 1: Algoritmos Computacionais I	CÓDIGO: FEN 06-xxxx
PRÉ-REQUISITO 2: Lógica e Circuitos Digitais	CÓDIGO: FEN 04-xxxx
CÓ-REQUISITO:	CÓDIGO:
PRÉ-CÓ-REQUISITO:	CÓDIGO:
TRAVA DE CRÉDITOS/HORAS:	

DISCIPLINA(S) CORRESPONDENTE(S)	CÓDIGO(S):
---------------------------------	------------

**BIBLIOGRAFIA:**

- [1] J.P. Uyemura. *Sistemas digitais, Uma Abordagem Integrada*. Thomson Pioneira, 2002. ISBN: 9788522102686.
- [2] Behrooz Parhami. *Arquitetura de computadores: de microprocessadores a supercomputadores*. Prentice Hall, 2008. ISBN: 9788577260256.
- [3] W. Stallings. *Arquitetura e organização de computadores*. Prentice Hall, 2010. ISBN: 9788576055648.
- [4] A.S. Tanenbaum. *Organização estruturada de computadores*. Prentice Hall, 2007. ISBN: 9788576050674.
- [5] David A. Patterson e John L. Hennessy. *Organização e Projeto de Computadores: A Interface Hardware/software*. Campus, 2013. ISBN: 978-85-352-3585-2.

**SITUAÇÕES ESPECIAIS**

PERMITE SITUAÇÃO "EM PREPARO" DE ACORDO COM A DELIBERAÇÃO 27/03:

☐

SIM

☒

NÃO

PERMITE MAIS DE UM DOCENTE EM UM MESMO TEMPO DE AULA:

☐

SIM

☒

NÃO

PERMITE HORÁRIOS INCOMPLETOS NO PT:

☐

SIM

☒

NÃO

PERMITE CHOQUE DE HORÁRIOS COM OUTRA DISCIPLINA:

☐

SIM

☒

NÃO

PODE SER OFERECIDA COMO DISCIPLINA ISOLADA:

☐

SIM

☒

NÃO



UNIVERSIDADE DO ESTADO DO RIO DE JANEIRO  
FORMULÁRIO DE IDENTIFICAÇÃO DE DISCIPLINA



PROFESSOR PROPONENTE	
<b>DATA</b>  10 de dezembro de 2024	<b>ASSINATURA/MATRÍCULA/CARIMBO</b>    Luiza de Macedo Mourelle - Mat. 7058-1