



UNIVERSIDADE DO ESTADO DO RIO DE JANEIRO  
FORMULÁRIO DE IDENTIFICAÇÃO DE DISCIPLINA



<b>UNIDADE:</b> Faculdade de Engenharia			
<b>DEPARTAMENTO:</b> Engenharia de Sistemas e Computação			
<b>DISCIPLINA:</b> Redes de Interconexão			
<b>CH. TOTAL</b>		<b>CRÉDITOS:</b> 4	<b>CÓDIGO:</b> FEN 06-XXXXX
<b>ALUNO</b>	<b>PROFESSOR</b>		
60h	60h		

**MODALIDADE DE ENSINO:** ☐ PRESENCIAL ☒ SEMIPRESENCIAL ☐ A DISTÂNCIA

**TIPO DE APROVAÇÃO:** ☐ FREQUÊNCIA ☒ FREQUÊNCIA E NOTA

STATUS		CURSO(S) / HABILITAÇÃO(ÕES) / ÊNFASE(S):
<input type="checkbox"/>	OBRIGATÓRIA	
<input checked="" type="checkbox"/>	ELETIVA RESTRITA	Engenharia de Computação
<input checked="" type="checkbox"/>	ELETIVA DEFINIDA	Engenharia Elétrica/Eletrônica e Elétrica/Telecomunicações
<input type="checkbox"/>	ELETIVA UNIVERSAL	

**QUADRO DE DISTRIBUIÇÃO DE CARGA HORÁRIA / CRÉDITO**

TIPO DE AULA	CRÉDITO	CH SEMANAL	CH TOTAL
TEÓRICA	2	2h	30h
PRÁTICA / TRABALHO DE CAMPO / PRÁTICA COMO COMPONENTE CURRICULAR	0	0h	0h
LABORATÓRIO	2	2h	30h
ESTÁGIO	0	0h	0h
EXTENSÃO	0	0h	0h
<b>TOTAL</b>	4	4h	60h

**EMENTA:** Computação paralela e redes. Arquiteturas de computadores paralelos. Considerações sobre o projeto de redes de interconexão. Classificação das redes de interconexão. Redes de meio compartilhado. Redes diretas. Redes indiretas. Redes híbridas. Chaveamento de mensagem. Algoritmos de roteamento.

**OBJETIVOS:** Ao final do período, o aluno deverá ter assimilado as características lógicas e físicas das redes de interconexão em sistemas computacionais paralelos.



UNIVERSIDADE DO ESTADO DO RIO DE JANEIRO  
FORMULÁRIO DE IDENTIFICAÇÃO DE DISCIPLINA



PRÉ-REQUISITO 1: Arquitetura de Computadores A	CÓDIGO: FEN 06-xxxx
PRÉ-REQUISITO 2:	CÓDIGO:
CÓ-REQUISITO:	CÓDIGO:
PRÉ-CÓ-REQUISITO:	CÓDIGO:
TRAVA DE CRÉDITOS/HORAS: 170	

DISCIPLINA(S) CORRESPONDENTE(S)	CÓDIGO(S):
---------------------------------	------------

**BIBLIOGRAFIA:**

- [1] J.L. Hennessy e D.A. Patterson. *Arquitetura de computadores: uma abordagem quantitativa*. Campus, 2013. ISBN: 978-85-352-6122-6.
- [2] Behrooz Parhami. *Arquitetura de computadores: de microprocessadores a supercomputadores*. Prentice Hall, 2008. ISBN: 9788577260256.
- [3] J. Duato, S. Yalamanchili e L.M. Ni. *Interconnection Networks: An Engineering Approach*. The Morgan Kaufmann Series in Computer Architecture and Design Series. Morgan Kaufmann, 2003. ISBN: 9781558608528.

**SITUAÇÕES ESPECIAIS**

PERMITE SITUAÇÃO "EM PREPARO" DE ACORDO COM A DELIBERAÇÃO 27/03:

☐

SIM

☒

NÃO

PERMITE MAIS DE UM DOCENTE EM UM MESMO TEMPO DE AULA:

☐

SIM

☒

NÃO

PERMITE HORÁRIOS INCOMPLETOS NO PT:

☐

SIM

☒

NÃO

PERMITE CHOQUE DE HORÁRIOS COM OUTRA DISCIPLINA:

☐

SIM

☒

NÃO

PODE SER OFERECIDA COMO DISCIPLINA ISOLADA:

☐

SIM

☒

NÃO



UNIVERSIDADE DO ESTADO DO RIO DE JANEIRO  
FORMULÁRIO DE IDENTIFICAÇÃO DE DISCIPLINA



PROFESSOR PROPONENTE	
<b>DATA</b>  8 de dezembro de 2024	<b>ASSINATURA/MATRÍCULA/CARIMBO</b>  Luiza de Macedo Mourelle - Mat. 7058-1