



UNIVERSIDADE DO ESTADO DO RIO DE JANEIRO
FORMULÁRIO DE IDENTIFICAÇÃO DE DISCIPLINA



| | | | |
|--|------------------|-----------------------|--------------------------------|
| UNIDADE: Faculdade de Engenharia | | | |
| DEPARTAMENTO: Engenharia de Sistemas e Computação | | | |
| DISCIPLINA: Sistemas Embutidos | | | |
| CH. TOTAL | | CRÉDITOS: 4 | CÓDIGO: FEN 06-XXXXX |
| ALUNO | PROFESSOR | | |
| 60 | 60 | | |

MODALIDADE DE ENSINO: ☐ PRESENCIAL ☒ SEMIPRESENCIAL ☐ A DISTÂNCIA

TIPO DE APROVAÇÃO: ☐ FREQUÊNCIA ☒ FREQUÊNCIA E NOTA

| STATUS | | CURSO(S) / HABILITAÇÃO(ÕES) / ÊNFASE(S): |
|-------------------------------------|-------------------|---|
| <input checked="" type="checkbox"/> | OBRIGATÓRIA | Engenharia de Computação |
| <input type="checkbox"/> | ELETIVA RESTRITA | |
| <input checked="" type="checkbox"/> | ELETIVA DEFINIDA | Eng. Elétrica/Eletrônica e Eng. Elétrica/Telecomunicações |
| <input type="checkbox"/> | ELETIVA UNIVERSAL | |

QUADRO DE DISTRIBUIÇÃO DE CARGA HORÁRIA / CRÉDITO

| TIPO DE AULA | CRÉDITO | CH SEMANAL | CH TOTAL |
|--|---------|------------|----------|
| TEÓRICA | 2 | 2h | 30h |
| PRÁTICA / TRABALHO DE CAMPO / PRÁTICA COMO COMPONENTE CURRICULAR | 0 | 0h | 0h |
| LABORATÓRIO | 2 | 2h | 30h |
| ESTÁGIO | 0 | 0h | 0h |
| EXTENSÃO | 0 | 0h | 0h |
| TOTAL | 4 | 4h | 60h |

EMENTA: Representação do sistema, níveis de abstração, modelos e arquiteturas, linguagens de especificação, particionamento do sistema, estimativa de qualidade do projeto, refinamento da especificação, metodologia de projeto do sistema.

OBJETIVOS: Ao final do período, o aluno deverá estar capacitado a especificar, modelar, validar e sintetizar sistemas embutidos.



UNIVERSIDADE DO ESTADO DO RIO DE JANEIRO
FORMULÁRIO DE IDENTIFICAÇÃO DE DISCIPLINA



| | |
|--|---------------------|
| PRÉ-REQUISITO 1: Arquitetura de Computadores A | CÓDIGO: FEN 06-xxxx |
| PRÉ-REQUISITO 2: | CÓDIGO: |
| CÓ-REQUISITO: | CÓDIGO: |
| PRÉ-CÓ-REQUISITO: | CÓDIGO: |
| TRAVA DE CRÉDITOS/HORAS: | |

| | |
|---------------------------------|------------|
| DISCIPLINA(S) CORRESPONDENTE(S) | CÓDIGO(S): |
|---------------------------------|------------|

BIBLIOGRAFIA:

- [1] A.S. de Oliveira e F.S. de Andrade. *Sistemas embarcados: hardware e firmware na prática*. Editora Érica Ltda, 2006. ISBN: 9788536501055.
- [2] R. D'Amore. *VHDL: descrição e síntese de circuitos digitais*. LTC, 2012. ISBN: 978-85-216-2054-9.

Referências

- [3] M.J. Flynn e W. Luk. *Computer System Design: System-on-Chip*. John Wiley & Sons, 2011. ISBN: 9781118009918.
- [4] S. Pasricha e N. Dutt. *On-Chip Communication Architectures: System on Chip Interconnect*. ISSN. Elsevier Science, 2010. ISBN: 9780080558288. URL: <https://books.google.com.br/books?id=uR3Vw9mYtpIC>.
- [5] T. Noergaard. *Embedded Systems Architecture: A Comprehensive Guide for Engineers and Programmers*. Embedded technology series. Elsevier Science, 2005. ISBN: 0750677929.
- [6] C. Rowen. *Engineering the Complex SOC: Fast, Flexible Design with Configurable Processors*. Prentice Hall modern semiconductor design series. Prentice Hall, 2004. ISBN: 9780131455375.
- [7] W. Wayne. *FPGA-Based System Design*. Pearson Education, 2004. ISBN: 9788131724651.
- [8] Arnold S. Berger. *Embedded Systems Design: An Introduction to Processes, Tools, and Techniques*. CMP Books. Taylor & Francis, 2002. ISBN: 9781578200733.
- [9] Z. Navabi. *VHDL: Analysis and Modeling of Digital Systems*. Electrical & electronic technology series. McGraw-Hill, 1998. ISBN: 9780070464797.
- [10] D. Gajski, N. Vahid F. and Sanjiv e J. Gong. *Specification and Design of Embedded Systems*. Pearson Education, 1994. ISBN: 9788131716120.

SITUAÇÕES ESPECIAIS

PERMITE SITUAÇÃO "EM PREPARO" DE ACORDO COM A DELIBERAÇÃO 27/03:

☐

SIM

☒

NÃO



UNIVERSIDADE DO ESTADO DO RIO DE JANEIRO
FORMULÁRIO DE IDENTIFICAÇÃO DE DISCIPLINA



PERMITE MAIS DE UM DOCENTE EM UM MESMO TEMPO DE AULA:

☐

SIM

☒

NÃO

PERMITE HORÁRIOS INCOMPLETOS NO PT:

☐

SIM

☒

NÃO

PERMITE CHOQUE DE HORÁRIOS COM OUTRA DISCIPLINA:

☐

SIM

☒

NÃO

PODE SER OFERECIDA COMO DISCIPLINA ISOLADA:

☐

SIM

☒

NÃO

| PROFESSOR PROPONENTE | |
|-----------------------|--|
| DATA | ASSINATURA/MATRÍCULA/CARIMBO |
| 1 de dezembro de 2024 | Luiza de Macedo Mourelle - Mat. 7058-1 |