

UNIVERSIDADE DO ESTADO DO RIO DE JANEIRO FORMULÁRIO DE IDENTIFICAÇÃO DE DISCIPLINA



| UNIDADE: Faculdade de Engenharia | | | | | | | | |
|--|-------------|------------|--------------------------|---|--|--|--|--|
| DEPARTAMENTO: Engenharia de Sistemas e Computação | | | | | | | | |
| DISCIPLINA: Fundamentos de Computadores I | | | | | | | | |
| | CH. T | OTAL | CRÉDITOS: | CÓDIGO: | | | | |
| AL | UNO | PROFESSOR | 4 | FEN 06-XXXXX | | | | |
| 60h | | 60h | | | | | | |
| MODALIDADE DE ENSINO: | | | PRESENCIAL | X SEMIPRESENCIAL A DISTÂNCIA | | | | |
| TIPO DE APROVAÇÃO: | | | FREQUÊNCIA | X FREQUÊNCIA E NOTA | | | | |
| STATUS | | | CURSO(S) / HABILITAÇÃ | O(ÕES) / ÊNFASE(S): | | | | |
| X | OBRIGATÓRIA | | Engenharia de Computação | | | | | |
| ELETIVA RESTRITA | | A RESTRITA | | | | | | |
| X ELETIVA DEFINIDA | | A DEFINIDA | Engenharia Elétrica/Elet | Engenharia Elétrica/Eletrônica/ Elétrica/Telecomunicações | | | | |
| ELETIVA UNIVERSAL | | UNIVERSAL | | | | | | |

QUADRO DE DISTRIBUIÇÃO DE CARGA HORÁRIA / CRÉDITO

| TIPO DE AULA | CRÉDITO | CH SEMANAL | CH TOTAL |
|---|---------|------------|----------|
| TEÓRICA | 2 | 2h | 30h |
| PRÁTICA / TRABALHO DE CAMPO / PRÁTICA COMO COMPONENTE CURRICULAR | 0 | 0h | 0h |
| LABORATÓRIO | 2 | 2h | 30h |
| ESTÁGIO | 0 | 0h | 0h |
| EXTENSÃO | 0 | 0h | 0h |
| TOTAL | 4 | 4h | 60h |

EMENTA: Representação numérica. Operações lógicas e aritméticas. Códigos e detecção de erros. Circuitos combinacionais. Circuitos sequenciais. Processador. Memória. Periféricos. Estruturas de interconexão. entrada e saída. Arquitetura do conjunto de instruções.

OBJETIVOS: Ao final do período, o aluno deverá ter assimilado os conceitos de sistemas digitais e as características lógicas e físicas de um processador.



UNIVERSIDADE DO ESTADO DO RIO DE JANEIRO FORMULÁRIO DE IDENTIFICAÇÃO DE DISCIPLINA



SIM

SIM

NÃO

NÃO

| CSTADO V | | | | | | |
|--|---|---------------------|---|-----|--|--|
| PRÉ- | REQUISITO 1: Algoritmos Computacionais I | CÓDIGO: FEN 06-xxxx | | | | |
| PRÉ- | REQUISITO 2: Lógica e Circuitos Digitais | CÓDIGO: FEN 04-xxxx | | | | |
| CÓ-R | EQUISITO: | CÓDIGO: | | | | |
| PRÉ- | CÓ-REQUISITO: | CÓDIGO: | | | | |
| TRA | /a de créditos/horas: | | | | | |
| | | | | | | |
| DISC | IPLINA(S) CORRESPONDENTE(S) | CÓDIGO(S): | | | | |
| BIBL | IOGRAFIA: | | | | | |
| [1] | [1] J.P. Uyemura. Sistemas digitais,Uma Abordagem Integrada. Thomson Pioneira, 2002. ISBN: 9788522102686. | | | | | |
| [2] | [2] Behrooz Parhami. Arquitetura de computadores: de microprocessadores a supercomputadores. Prentice Hall, 2008. ISBN: 9788577260256. | | | | | |
| [3] | [3] W. Stallings. Arquitetura e organização de computadores. Prentice Hall, 2010. ISBN 9788576055648. | | | | | |
| [4] | [4] A.S. Tanenbaum. <i>Organização estruturada de computadores</i> . Prentice Hall, 2007. ISBN 9788576050674. | | | | | |
| [5] | [5] David A. Patterson e John L. Hennessy. Organização e Projeto de Computadores: A Interface Hardware/software. Campus, 2013. ISBN: 978-85-352-3585-2. | | | | | |
| SITUAÇÕES ESPECIAIS | | | | | | |
| | | | | | | |
| PERMITE SITUAÇÃO "EM PREPARO" DE ACORDO COM A DELIBERAÇÃO 27/03: SIM X | | | | | | |
| PERMITE MAIS DE UM DOCENTE EM UM MESMO TEMPO DE AULA: | | | | NÃO | | |
| PERN | MITE HORÁRIOS INCOMPLETOS NO PT: | SIM | X | NÃO | | |

PERMITE CHOQUE DE HORÁRIOS COM OUTRA DISCIPLINA:

PODE SER OFERECIDA COMO DISCIPLINA ISOLADA:



UNIVERSIDADE DO ESTADO DO RIO DE JANEIRO FORMULÁRIO DE IDENTIFICAÇÃO DE DISCIPLINA



| PROFESSOR PROPONENTE | | | | |
|--------------------------|--|--|--|--|
| DATA | ASSINATURA/MATRÍCULA/CARIMBO | | | |
| 1 de dezembro de 2024 | | | | |
| | Luiza de Macedo Mourelle - Mat. 7058-1 | | | |