**Configurare registre MIPS32 Pipeline – varianta 2**

Se introduc pe coloane numele utilizate în codul VHDL pentru semnalele de date și control implementate ca registre, pe categorii. În paranteză se introduce dimensiunea în biți.

|  |  |  |  |
| --- | --- | --- | --- |
| **IF/ID** | **ID/EX** | **EX/MEM** | **MEM/WB** |
| Instr\_IF\_ID(32) | RD1\_ID\_EX(32) | Branch\_EX\_MEM(1) | MemToReg\_MEM\_WB(1) |
| PC4\_IF\_ID(32) | RD2\_ID\_EX(32) | MemWrite\_EX\_MEM(1) | RegWrite\_MEM\_WB(1) |
|  | Ext\_Imm\_ID\_EX(32) | MemToReg\_EX\_MEM(1) | ALURes\_MEM\_WB(32) |
|  | func\_ID\_EX(6) | RegWrite\_EX\_MEM(1) | MemData\_MEM\_WB(32) |
|  | sa\_ID\_EX(5) | Zero\_EX\_MEM(1) | WA\_MEM\_WB(5) |
|  | rt\_ID\_EX(5) | BrAddress\_EX\_MEM(32) |  |
|  | rd\_ID\_EX(5) | ALURes\_EX\_MEM(32) |  |
|  | PC4\_ID\_EX(32) | WA\_EX\_MEM(5) |  |
|  | RegDest\_ID\_EX(1) | RD2\_EX\_MEM(32) |  |
|  | ALUSrc\_ID\_EX(1) |  |  |
|  | Branch\_ID\_EX(1) |  |  |
|  | ALUOp\_ID\_EX(2) |  |  |
|  | MemWrite\_ID\_EX(1) |  |  |
|  | MemToReg\_ID\_EX(1) |  |  |
|  | RegWrtie\_ID\_EX(1) |  |  |