8022 | DE LILLE -, SHARON URSULA | Y2725698M | Valencia ARTES

DATOS PERSONALES

Nombre: Sharon Vysula DNI: Y177691M

Apellidos: De Lille

	· · · · · · · · · · · · · · · · · · ·	CONVOCATIONA
GRADO EN INGENIERÍA INFORMÁTICA (PLAN 2013)	1211000002 TECNOLOGÍA DE COMPUTADORES	Ordinaria Número periodo 3288
A CALIBERT	MODELO	MEMIXE HED DEADURE
18-20/02/2022	Modelo - A	Valencia

Grado en Ingeniería Informática (Plan 2013) | 3288

1211000002.- Tecnología de Computadores | 3288



INSTRUCCIONES GENERALES

- 1. Ten disponible tu documentación oficial para identificarte, en el caso de que se te solicite.
- 2. Rellena tus datos personales en todos los espacios fijados para ello y lee atentamente todas las preguntas antes de empezar.
- 3. Las preguntas se contestarán en la lengua vehicular de esta asignatura.
- 4. Si tu examen consta de una parte tipo test, indica las respuestas en la plantilla según las características de este.
- 5. Debes contestar en el documento adjunto, respetando en todo momento el espaciado indicado para cada pregunta. Si este es en formato digital, los márgenes, el interlineado, fuente y tamaño de letra vienen dados por defecto y no deben modificarse. En cualquier caso, asegúrate de que la presentación es suficientemente clara y legible.
- 6. Entrega toda la documentación relativa al examen, revisando con detenimiento que los archivos o documentos son los correctos. El envío de archivos erróneos o un envío incompleto supondrá una calificación de "no presentado".
- 7. Durante el examen y en la corrección por parte del docente, se aplicará el Reglamento de Evaluación Académica de UNIR que regula las consecuencias derivadas de las posibles irregularidades y prácticas académicas incorrectas con relación al plagio y uso inadecuado de materiales y recursos.

Código de examen: 10070473

Puntuación

PREGUNTAS A DESARROLLAR				
Puntuación máxima 10.00 puntos				
ı				
				-
		NO UTILIZAR E PARTE DE LA H		
		PARTE DE LA F	10JA	
	•			
<u> </u>			 -	 <u> </u>

Código de examen: 10070473

DATOS PERSONALES	FIRMA
Nombre: Showon Unsula DNI: 427156981 Apellidos: De Wile	
Desarrolla las siguientes preguntas	~

1. Dada la siguiente función lógica, se pide:

 $F(A, B, C) = \prod (1, 2, 4, 5, 6, 7)$

- a) Representar la tabla de verdad de la función (0.5 PUNTOS).
- b) Escribir las formas canónicas POS y SOP (0.5 PUNTOS).
- c) Simplificar la función (0.5 PUNTOS).
- d) Dibujar con puertas lógicas la función simplificada (0.5 PUNTOS).

NO UTILIZAR ESTA PARTE DE LA HOJA

. 3

F(A,B,C)= [(1,2,4,5,6,7) SOP(sum of products) - Minterns; Á $F(A,B,C) = \Sigma(0,3)$ 100100000 = (ABC) + (ABC) 1 1 0 0 0 1 POS (product of sums)-Maxterns; F(A,B,C)= M(1,2,4,5,6,7) = (AB+C) (A+B+C) (A+B+C) (A+B+C) (A+B+C) (A+B+C) Me interisa por cantidad de 5 mar prominteurs. ABI 10 - Por Karnaugh no sepuede simplificar mas F(ABC) = ABC + ABC ĀBO

- 2. Dado un sistema con las siguientes características:
- Sistema de memoria y de bus con acceso a bloques de entre 32 palabras de 32 bits.
- Bus síncrono de 64 bits a 100 MHz, en el que tanto una transferencia de 64 bits como el envío de la dirección a memoria requieren 1 ciclo de reloj.
- Se necesitan 2 ciclos de reloj entre dos operaciones de bus (se supondrá el bus libre antes de cada acceso).
- El tiempo de acceso a memoria para las 4 primeras palabras es de 120 ns; cada grupo adicional de cuatro palabras se lee en 50 ns.

Se pide:

- a) Calcular el ancho de banda mantenido (1 PUNTO).
- b) Calcular la latencia para la lectura de 256 palabras (1 PUNTOS).
- c) Calcular el número de transacciones de bus por segundo (0.5 PUNTOS).

NO UTILIZAR ESTA PARTE DE LA HOJA

Nombre: Sharon (1) Sula DNI: y 272569811 Salto
Apellidos: 12 Wille ()
Deloque: 32 palabra = 32 bits = 4 bytes
frecuención: 100 MHz => tiempo ciclo: 10 NS (100x10
<u>cidos</u> : dirección a memoria: 1 ciclo
<u>Ciclos</u> : dirección a memoria: 1 ciclo (T): transferencia 64 bits: 1 ciclo (2 palabras)
· lotre operaciones: 2 ciclos
· acceso memoria (4 prim): (=AM) -0 16 ciclos \frac{120 ns}{10ns} = 12 ciclos 4 palabras: -0 2 ciclos
T=2 (iclos (7x) $\frac{50 \text{ NS}}{10 \text{ NS}} = 5 \text{ ciclos}$
DIR AM TO TO TO TO TO TO TRANS ENTRE TOTAL AC 4P AM AM AM AM AM AM 4P(8) OPER. CICLOSI 12C 5C 6C
podria meter uno mar, considero que no se puede transferir ya polabras a las que au no has accedido en minoria.
Matercia: 520 por cada bloque -0 256 palabrar son 8 bloques: 4 16 ciclos a 10 NS por ciclo: 4160 NS
(52x8)

Código de examen: 10070473

transaccioner = bla	
8 bloques	-> 4160 NS -
8 bl.	1 NG
4160 x 10°	3 W
= 192307 Claridos A	L'4 transacciones por siguido nilliones)
ancho de banda:	8 bloques x 32 palabras x 4 b
	4160 × 10 -9
=	246153846, 2 bytes
· = ((dividir por 10242) = 234,75 MB

DATOS PERSONALES	FIRMA		
Nombre: Sharon UZSUDNI: 42715698H			
Apellidos: De Will	The second		
h themade. The Wilder			
3. Una memoria caché asociativa por conjuntos consta de 64 particiones divididas en 4 particiones/conjunto. La memoria principal contiene 4K bloques de 128 palabras/bloque. Definir el formato de dirección de la memoria principal (2 PUNTOS).			
_			
NO UTILIZAR ESTA			
PARTE DE LA HOJA			
	1		
	<u> </u>		

	DNI: 421-25698M	FIRMA
3) 64 particione		· ·
memoria pri	ncipal = 4 K (x) FACT(4096) \rightarrow	$nton \rightarrow FACT(16)$ = 4 24 $1024) = 4096By$ 2^{12}
palabrar =	128 por bloque Fact (128) = 2	4
ETIQUETA 1 bits	CONJUNTO 4 bits	PALABRA 7 bits
=>12 (principal	2)-4-7=1	<i>→</i>

	ntas: ¿qué es una CPU? ¿Qué partes tienes	una CPU? ¿Qué tareas llev
o cada una de las partes de	ia CPU? (2 PUNTOS)	
	•	
	NO UTILIZAR ESTA	
	PARTE DE LA HOJA	

DATIOS PERSONALES Nombre: Staron Ursula DNI: y 172569707
Apellidos: De VIIIe

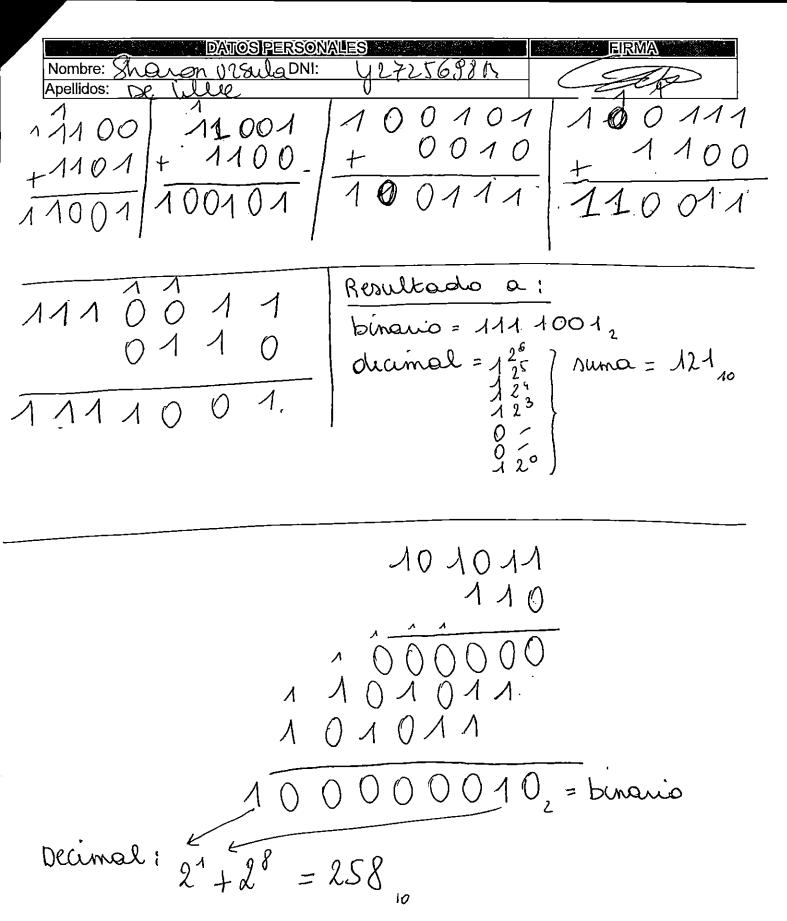
CPU er la unidad Central de procesamiento del computador. El corazón de la maquina que existe de les séguintes partes: ALU y CU, sus regution como memoria enterna y un sistema de enter conexion. La Alu (animetric and logic unit) hace las quaciones arimetricos (+1-1×/1) y. logicos (ANDIOR/comparar). Es la unidad que llæva a cabo los procesos de CPU. La unidad de control (CU) dirige las operaciones y vigila que todo sale bien en una manera ordenada. En caso de errores lo comunica y lo gestiona. Los régistros de CPU fuicionan Como menoria donde se guardan las datas necesarios para poder govar. Entre todos las pontes del CPU existe un sistema de interconexión para que todos trabajar. Huntos. El CPV puede recibir renales de interrupción de los EIS, datos y instrucciones y el puede mandoir sinales de control, direcciones y dator.

El CPU. Coordina la computadora es su unidad Completo.

DATOS PERSONALES	FIRMA
Nombre: Than on UZSula DNI: 9271569817 Apellidos: De Lille	Ata
5. Realiza las siguientes operaciones aritméticas binarias dando el resultad	lo en base decimal y binaria.

- a) 1100 + 1401 + 1100 + 0010 + 1100 + 0110 (0.75 PUNTOS) b) 101011 x 110 (0.75 PUNTOS)

NO UTILIZAR ESTA PARTE DE LA HOJA



NO UTILIZAR ESTA PARTE DE LA HOJA

on Ursupni: 42725698M Nombre: Apellidos:

BORRADOR PÁGINA NO VÁLIDA PARA RESPONDER

Código de examen: 10070473

Pay and the second