FIRMA
THOWA
Atan

ESTUDIO	ASIGNATURA	CONVOCATORIA
INTORMATICA (PLAN 2013)	1211000002 TECNOLOGÍA DE COMPUTADORES	
FECHA	MODELO	CIUDAD DEL EXAMEN
18-20/02/2022	Modelo - A	LEÓN

Etiqueta identificativ

Grado en Ingeniería Informática (Plan 2013) | 3288

1211000002.- Tecnología de Computadores | 3288



INSTRUCCIONES GENERALES

- 1. Ten disponible tu documentación oficial para identificarte, en el caso de que se te solicite.
- 2. Rellena tus datos personales en todos los espacios fijados para ello y lee atentamente todas las preguntas antes de empezar.
- 3. Las preguntas se contestarán en la lengua vehicular de esta asignatura.
- 4. Si tu examen consta de una parte tipo test, indica las respuestas en la plantilla según las características de este.
- 5. Debes contestar en el documento adjunto, respetando en todo momento el espaciado indicado para cada pregunta. Si este es en formato digital, los márgenes, el interlineado, fuente y tamaño de letra vienen dados por defecto y no deben modificarse. En cualquier caso, asegúrate de que la presentación es suficientemente clara y legible.
- 6. Entrega toda la documentación relativa al examen, revisando con detenimiento que los archivos o documentos son los correctos. El envío de archivos erróneos o un envío incompleto supondrá una calificación de "no presentado".
- 7. Durante el examen y en la corrección por parte del docente, se aplicará el Reglamento de Evaluación Académica de UNIR que regula las consecuencias derivadas de las posibles irregularidades y prácticas académicas incorrectas con relación al plagio y uso inadecuado de materiales y recursos.

Puntuación

PREGUNTAS A DESARROLLAR Puntuación máxima 10.00 puntos NO UTILIZAR ESTA PARTE DE LA HOJA

	FIRMA	
Nombre: MIRIAN Apellidos: GARLLA	DNI: 71511966-K	Ma

Desarrolla las siguientes preguntas

1. Dada la siguiente función lógica, se pide:

 $F(A, B, C) = \prod (1, 2, 4, 5, 6, 7)$

- a) Representar la tabla de verdad de la función (0.5 PUNTOS).
- b) Escribir las formas canónicas POS y SOP (0.5 PUNTOS).
- c) Simplificar la función (0.5 PUNTOS).
- d) Dibujar con puertas lógicas la función simplificada (0.5 PUNTOS).

F= (A,B,C) = TT (1,2,4,5,6,7) = & (0,3)

(F)	TABLA	DE	VEROAD
()	1		-

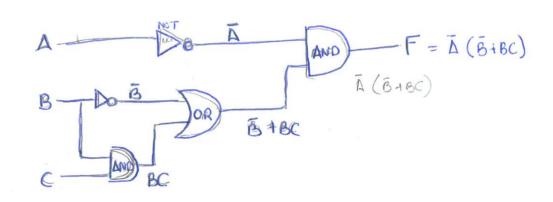
A	1B	10) F	D
0	0	0	1.	0
0	0	1	0	1.
0	1	0	0	2
0	4	1	4.	3
1	0	0	0	4 -
1	0	1	0	5.
1	1	6	0	6
1	1	1	0	7

0 3	2	FORMAS CANONICAS
$F_{\text{POS}} = \overline{\Delta BC} + \overline{\Delta BC}$ $F_{\text{POS}} = \overline{(\Delta + B + C)} (\overline{A + B} + \overline{B})$	+ ()	(T+B+C)
(A + B + C) (A + B		
5 6		7

3 SIMPUL FICACIÓN

CABI	00	01	11	10	1
06	A				1
40		1			1
18/	1/1	1			
Kø	VI	10	1	360	7

PUERTAS LOGICAS



(PAIADO A LIMPIO EN LA OTRA HOID)

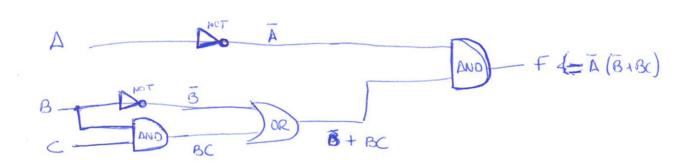
DATOS PERSONALES			FIRMA		
Nombre:	MIRIAM		DNI:	71511966	11.6
Apellidos:	GARCIA	GARUA			NO

b)
$$F_{SOP} = \overrightarrow{ABC} + \overrightarrow{ABC}$$

 $F_{POS} = (A+B+C) + (A+B+C)(\overline{A+B+C})$
 $(\overline{A}+B+C)(\overline{A}+\overline{B}+C)(\overline{A+B+C})$
 S

$$F = \overline{AB} + \overline{ABC} = \overline{A} (\overline{B} + BC)$$

0)



- 2. Dado un sistema con las siguientes características:
- Sistema de memoria y de bus con acceso a bloques de entre 32 palabras de 32 bits.
- Bus síncrono de 64 bits a 100 MHz, en el que tanto una transferencia de 64 bits como el envío de la dirección a memoria requieren 1 ciclo de reloj.
- Se necesitan 2 ciclos de reloj entre dos operaciones de bus (se supondrá el bus libre antes de cada acceso).
- El tiempo de acceso a memoria para las 4 primeras palabras es de 120 ns; cada grupo adicional de cuatro palabras se lee en 50 ns.

Se pide:

- a) Calcular el ancho de banda mantenido (1 PUNTO).
- b) Calcular la latencia para la lectura de 256 palabras (1 PUNTOS).
- c) Calcular el número de transacciones de bus por segundo (0.5 PUNTOS).

DAT	OS PERSONALES	FIRMA
Nombre: MIRIAM	DNI: 71511966 K	NA COOD
Apellidos: GAPCIA GE	BCID	

-> bloques 32 polobias - 32 bits -> 64 bits = 100 MHz -> 200000 enter ops - tore = 120 ms

- (10) CALCULO PERIODO = 1 100H2. 10° = 10 ns / wido
- (29) ANVIO 156/32 polobras/bbyse
- (3°) Envio DE 4 PALASAS -> 64 bits 1 ciclo = 2 polobons
 - 2 viclos = 4 polobras tacceso = 120 ns = 12 ciclos - adicional = 50 ns = 5 cides 10 ns

Tidas totals => 1+12+(5 x7)+2+2=52 cides PIRECC 12C 10 1.60ic

se solapan

1 polb= 32 bits = 4 bytes

256 polobies. Ubytes 1 polobie = 234, 75 HB/s (a) GNA OPS / divido who

- (b) 8 blogues. 52 cicles. 10 ns = 4.160 ns de latencia
- 8 56 gues = 1923,076 = 1,9 millous hous/sq 4160 ns. 10-9 sq

		DATOS PERSONALES	FIRMA
Nombre:	MIRIAM	DNI: 71511966-14	1000
Apellidos:	GARCIA	COARCIA	1975

3. Una memoria caché asociativa por conjuntos consta de 64 particiones divididas en 4 particiones/conjunto. La memoria principal contiene 4K bloques de 128 palabras/bloque. Definir el formato de dirección de la memoria principal (2 PUNTOS).

	DATOS PERSONALES			FIRMA	
Nombre:	MIRIAM	C	DNI:	7151196614	1600
Apellidos:	GARCIA	GARCIA			

responder a las siguientes preguntas: ¿qué es una CPU? ¿Qué partes tienes una CPU? ¿Qué tareas lleva a cabo cada una de las partes de la CPU? (2 PUNTOS)		
	NO UTILIZAR ESTA PARTE DE LA HOJA	

4. En menos de 200 palabras, y de forma debidamente redactada, explica qué es una CPU. Deberás

Nombre: MIRIAM DNI: 71511966

Apellidos: GARCIA GARCIA

La CPU es un elemento del computador energodo del control del sistemo y del procesado de la información.

Está firmada por una unidad de control, una unidad antimético logica, a por registros de memoria y ex por ele sistema de intercovexiones els.

El control e bace a terres de instrucciones y de bas que procesa. La taxes de operaciones de tectera, escritura cry templementa de deter entre los componentes de unidad de centrol => se encargo del control de los componentes y de controler las operaciones (pr ejemplo envia direct de para indicar dende debe leur, occinibir, etc)

Inside antimético-logico (ALU) => se encargo del tos operaciones antimético-logicas

Inside de memoria => se encargo del control de información de información de componentes procesarios de memoria => se encargo de del macemor de información componentes procesarios de memoria. Els >> se encargon de canetar los deferentes componentes procesarios de memoria.

Il moder a cabo has operaciones. (Insuferencia, terres, comunicación, etc)

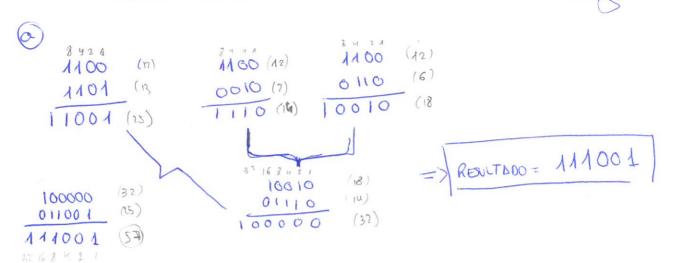
		DATOS PE	RSONA	ALES	FIRMA
Nombre:	MIRIAM	C	DNI:	71511966 K	Ma
Apellidos:	GARCIA	GARUA			

- 5. Realiza las siguientes operaciones aritméticas binarias dando el resultado en base decimal y binaria.
- a) 1100 + 1101 + 1100 + 0010 + 1100 + 0110 (0.75 PUNTOS)
- b) 101011 x 110 (0.75 PUNTOS)

	NO UTILIZAR ESTA PARTE DE LA HOJA	

Código de examen: 10070473

	ı	FIRMA	
Nombre:	MIRIAH	DNI: 71511966	
Apellidos:	BARCIA	BARCIA	



101010 (u3)
1000000
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101011
101

	DATOS	FIRMA		
Nombre: MIR	iAH	DNI:	71511966K	Mag
Apellidos: GA	RUA GARIA	1		

64 particions divididos en 4

4K bloges 188 p/bloge

4 Kyldyts - 4096 bits

8421 1,400 - 12 1,400 - 12 1,400 - 12 1,400 - 12 1,400 - 12 0110 - 6 BORRADOR RESPONDER
PÁGINANO VÁLIDA PARA RESPONDER

B O R R A D O R

PÁGINA NO VÁLIDA PARA RESPONDER