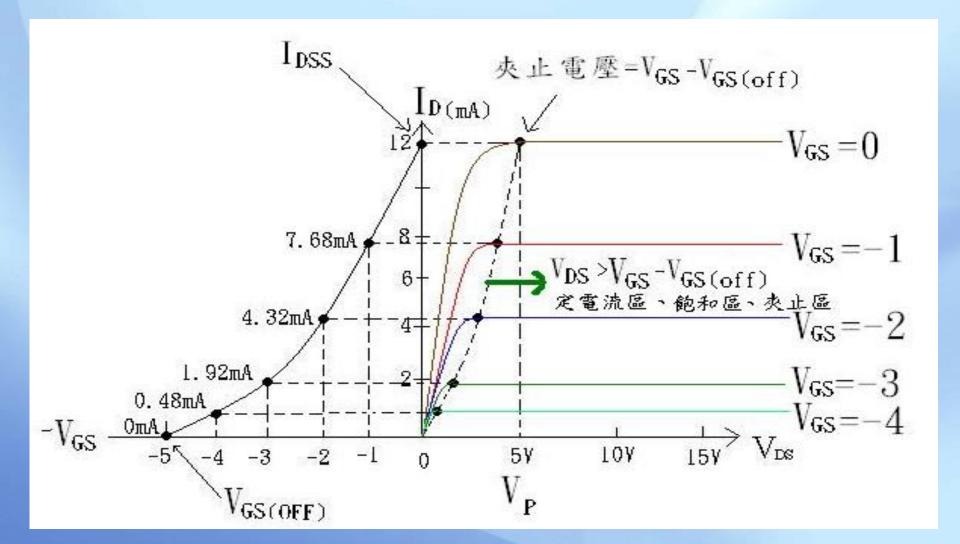
National Taiwan Normal University

講師:鄭沂承

○ N通道JFET特性曲線



○ JFET與雙極性電晶體不同之處

- 1.雙極性電晶體以電流IB控制IC
- 2.單極性電晶體以電壓VGS控制ID

3.雙極性電晶體IB=0,不導通,IC=0

4.單極性電晶體VGS=0時,導通ID=IDss

○ JFET相關的重要公式

1. D=gm*VGS

註: ID->汲極端電流。 gm->為順向轉換互導。 VGS->閘極和源極電壓差

2.ID = IDSS(1-VGS/VGS(off))

註: IDSS->當VGS=0時汲源極飽和電流最大, 以IDSS示之,每一個FET都有特定的IDSS, 此IDSS與外接電路無關。

VGS(off)-> VGS之截止電壓以VGS(off)表示。

○ JFET相關的重要公式

$$g_{m} = \frac{dI_{D}}{dV_{GS}} = \frac{2I_{DSS}}{-V_{GS(off)}} \left(1 - \frac{V_{GS}}{V_{GS(off)}}\right) \cancel{\sharp}$$

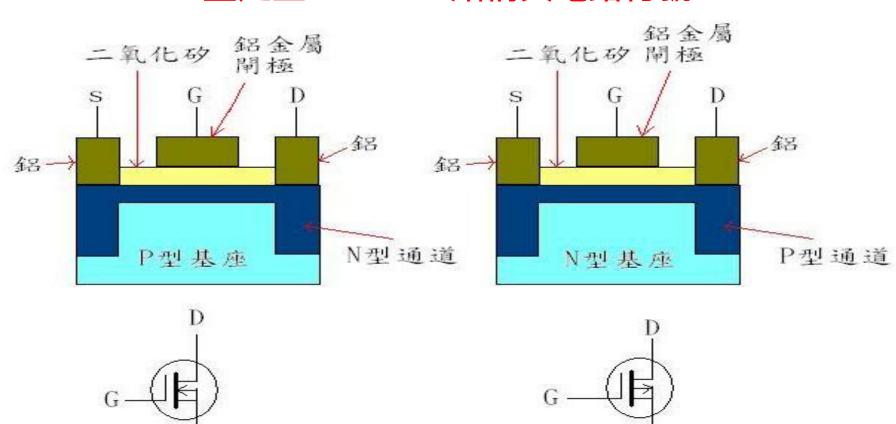
$$g_{m} = g_{mo} \left(1 - \frac{V_{GS}}{V_{GS(off)}}\right) \cancel{\sharp} + g_{mo} = \frac{2I_{DSS}}{-V_{GS(off)}}$$

■ MOSFET特性與參數

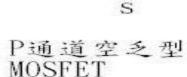
有先前所敘,JFET正常使用時,閘源極間應處於逆向偏壓,所以閘極電流幾乎為0。閘極與通道間幾乎絕緣,既然如此,有人就想到以金屬做閘極,再以二氧化矽當絕緣體,隔開閘極與通道,就成了金屬氧化物半導體場效應電晶體(metal oxide semiconductor fieldeffect transistor)簡稱MOSFET。



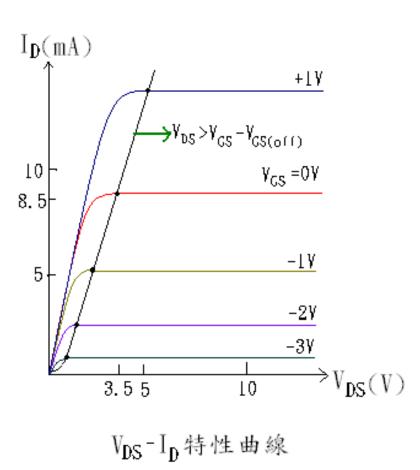
空乏型MOSFET結構與電路符號

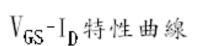


N通道空乏型 MOSFET



N通道空乏型MOSFET特性曲線





-17

空乏區

 $I_{\mathbf{D}}(\mathbf{m}\mathbf{A})$

5

 $V_{GS}(V)$

- 1.當VGS=0時,因其結構已有通道的存在,只要加入 適當的VDS,便有ID在流動,此電流稱為IDSS。
- 2.當VGS<0時,此一負電位會驅離N通道中的電子載子,使得通道導電性變差,通道電阻變大,ID因而降低,如上圖所示之空乏區。
- 3.當VGS>0時,此一正電位會吸引電子載子,增加了 N通道中的電子載子數量,使得通道導電性變好, 通道電阻變小,ID因而增大,如上圖所示之增強區。

O D-MOSFET相關的重要公式

$$I_{D} = I_{DSS} (1 - \frac{V_{GS}}{V_{GS(off)}})^{2}$$

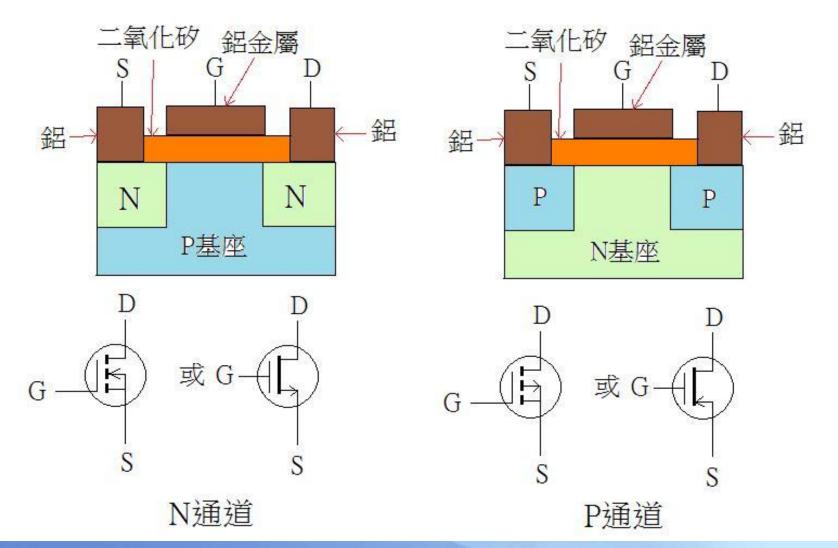
$$g_{m}=g_{mo}(1-\frac{V_{GS}}{V_{GS(off)}})$$
其中 $g_{mo}=\frac{2I_{DSS}}{-V_{GS(off)}}$

註:ID->汲極端電流。 $g_{m-}>$ 為順向轉換互導。VGS-> 間極和源極電壓差

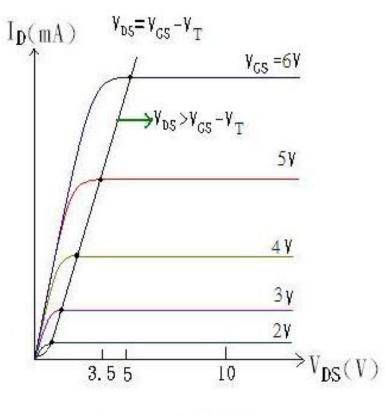
IDSS->當VGS=0時汲源極飽和電流最大,以IDSS示之,每一個FET都有特定的IDSS,此IDSS與外接電路無關。

VGS(off)-> VGS之截止電壓以VGS(off)表示。

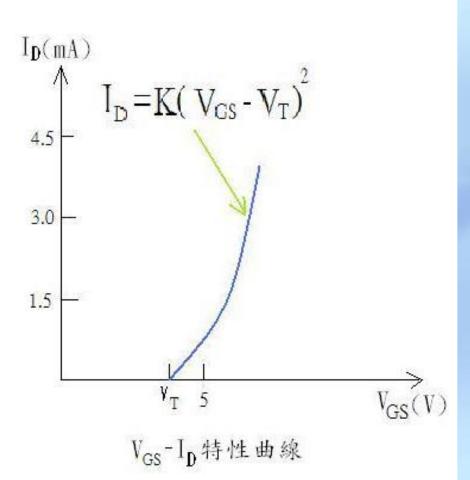
增強型MOSFET結構與電路符號



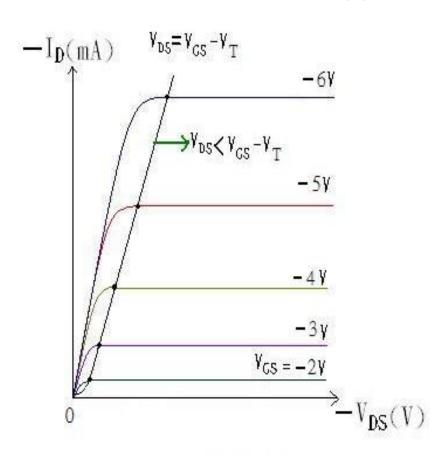
N通道增強型MOSFET特性曲線

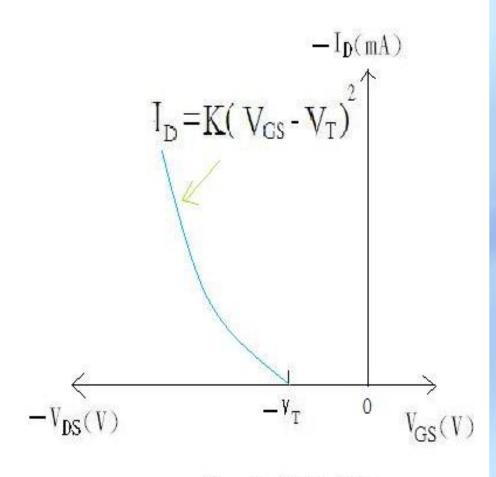


VDS-ID特性曲線



P通道增強型MOSFET特性曲線





VDS-ID特性曲線

V_{GS}-I_D特性曲線

○ E-MOSFET相關的重要公式

- 1.ID=K*(VGS-VT)²
- 2.gm=dID/dVGS=2K*(VGS-VT)

註:K->為一常數,其單位為mA/V。VT->臨界電壓。

以上所討論的各型FET,其閘極與通道間不是接逆向偏壓就是隔著二氧化矽絕緣體,所以閘極沒有電流流動,其電阻幾乎是無限大(故IG電流為零),這是雙及性電晶體所不能及的。

FET特性曲線的比較

