



[GNU Make] Makefile 教學:使用條件編譯建立



開源教學 (https://opensourcedoc.com/)

/ Makefile (https://opensourcedoc.com/gnu-make/)

/ 使用條件編譯建立靈活的 Makefile 回首頁 (/)



參數化,通用性改善一些,但仍然有一些小缺失, 每次要換編譯器時都要修改檔案;另外,

是我們想在編譯函式庫時想加入 -g 參數,也是要

我們希望 Makefile 保留足夠的彈性,不用時時修改 Makefile 就能夠符合我們的需求。

我們將前文的 Makefile 加入條件編譯及一些小的語法特性後修改如下:

贊助商連結



贊助商連結





ifndef CC CC=gcc endif ifndef CFLAGS

ifeq (\$(TARGET), Debug)

-g -std=c99

CFLAGS=-Wall -Wextra -02 -std=c99

endif # TARGET

回夏福任 gnu-makg/carditional-

compilation/#main-content) OBJS=test_deque_int.o deque_int.o

回首章() TEST_PROG=test_deque_int.out



test clean

c deque_int.c

o libalgodeque.so deque int.o

static: deque int.o

\$(AR) rcs -o libalgodeque.a deque_int.o

test: \$(TEST PROG) ./\$(TEST_PROG) echo \$\$?

\$(TEST_PROG): \$(OBJS)

\$(CC) \$(CFLAGS) -o \$(TEST_PROG) \$(OBJS)

贊助商連結



🔐 # Pattern rules.

%.o: %.c

\$(CC) \$(CFLAGS) -c \$<

clean:

\$(RM) \$(TEST_PROG) *.o *.so *.a

E這個專案中,除了原先的使用方式外,新增的使用方式如下文所述。

E命令列中修改 *CC* 參數時,可指定所用的 C 編譯器:

\$ make CC=clang static

E本指令中,我們用 Clang 製作靜態函式庫。

E命令列中指定 TARGET 為 Debug 時,會加入 -g 參數:

\$ make CC=gcc-4.9 TARGET=Debug

E本指令中,我們用 GCC-4.9 製作帶有除錯訊息的動態函式庫。







最高\$8,000

\$ make CC=clang CFLAGS="-Wall -Wextra -g -Werror" test

<u>在本指令中,我們使用 Clana 編譯後執行測試程式,並採用更嚴格的參數 (-</u>

接著,我們來看實作的部分。首先,來看 *CC* 的設定:

回頁頂 (/gnu-make/conditional-

commpication in the color frame color frame color frame.

回**看**(/)

ifndef CC

「行內是註解,註解是給程式設計者閱讀的,這個部

為空值,因為 *CC* 預設為 cc,但我們不想使用這 個預設值,故將其清空。接著,我們使用條件編譯在 *CC* 為空時將其設為

gcc, 在類 Unix 系統上, 這是一個合理的預設值。

如果我們在命令列加入 CC 的值,則 make 會按照該值所設定的 C 編譯器來編 譯程式;反之,則使用 gcc 來編譯程式。在這樣的設置下,缺點在於使用者設 定的環境變數會無效,因為在 Makefile 中清空了。

贊助商連結

如果想使用先前設置的環境變數,可參考以下指令:

贊助商連結

新申辦刷卡禮

最高\$8,000



b著,來看 *CFLAGS* 的設定:

ifndef CFLAGS

ifeq (\$(TARGET), Debug)

CFLAGS=-Wall -Wextra -g -std=c99

CFLAGS=-Wall -Wextra -02 -std=c99

endif # TARGET

endif # CFLAGS

E這裡,我們使用巢狀條件編譯。條件如下:

使用者在命令列設置 CFLAGS 則直接使用

如果使用者未自行設置 CFLAGS 時

- 若使用者將 TARGET 設為 Debug · 則使用適合於除錯的 CFLAGS ·
- 。 在其他情形,使用適合於發布的 CFLAGS

髮過這樣的設置,我們就不會將 CFLAGS 寫死,較先前更靈活。

.PHONY: all dynamic static test clean

.PHONY的意思是說,該任務不代表某個檔案,所以一定會執行。基本上,非 檔案名稱的任務都應設置此項目。如果刻意將某個檔案名稱設為 .PHONY 則該

ு рацентule,先前沒有此項設置: 女广水,找门倡

回東頂(attribernake/volueditionalcompilation/#main-content) \$(CC) \$(CFLAGS) -c \$< 回首頁(/)

Pattern rule 算是 Makefile 中的通用規則;在本例中,代表每個 .o 檔案都對應

\$< 指向某個來源檔案, 在本例中即為某個 .c 吏 Makefile 更通用,但也會較難閱讀。

這個 Makefile 比先前來得靈活一些,我們不需要 可以直接透過命令列更改 make 的行為。如果專案 動態修正 make 的行為是更合理的使用方式。

分享本文

f (https://www.facebook.com/sharer.php?

u=https%3a%2f%2fopensourcedoc.com%2fgnu-make%2fconditional-compilation%2f)

(https://twitter.com/intent/tweet?url=https%3a%2f%2fopensourcedoc.com%2fgnumake%2fconditional-

compilation%2f&text=%5bGNU%20Make%5d%20Makefile%20%e6%95%99%e5%ad%b8%ef%bc%9a%e

贊助商連結

in (https://www.linkedin.com/shareArticle?

pilation%2f&title=%5bGNU%20Make%5d%20Makefile%20%e6%95%99%e5%ad% (https://lineit.line.me/share/ui?url=https%3a%2f%2fopensourcedoc.com%2fgnute%2fconditional-

pilation%2f&text=%5bGNU%20Make%5d%20Makefile%20%e6%95%99%e5%ad% (https://web.skype.com/share?url=https%3a%2f%2fopensourcedoc.com%2fgnu ke%2fconditional-

pilation%2f&text=%5bGNU%20Make%5d%20Makefile%20%e6%95%99%e5%ad% (http://www.evernote.com/clip.action?

https%3a%2f%2fopensourcedoc.com%2fgnu-make%2fconditional-

pilation%2f&title=%5bGNU%20Make%5d%20Makefile%20%e6%95%99%e5%ad% (https://mail.google.com/mail/?

/=cm&to=&su=%5bGNU%20Make%5d%20Makefile%20%e6%95%99%e5%ad%b89 'ce%2fconditional-compilation%2f) \text{Y!} (http://compose.mail.yahoo.com/? ksubject=%5bGNU%20Make%5d%20Makefile%20%e6%95%99%e5%ad%b8%ef%b :e%2fconditional-compilation%2f) (mailto:?

贊助商連結



(https://twitter.com/openSourceDok)



來做第一個留言的人吧!

Copyright (c) 2014-2022 Michelle Chen. All Rights Reserved.

贊助商連結



贊助商連結

