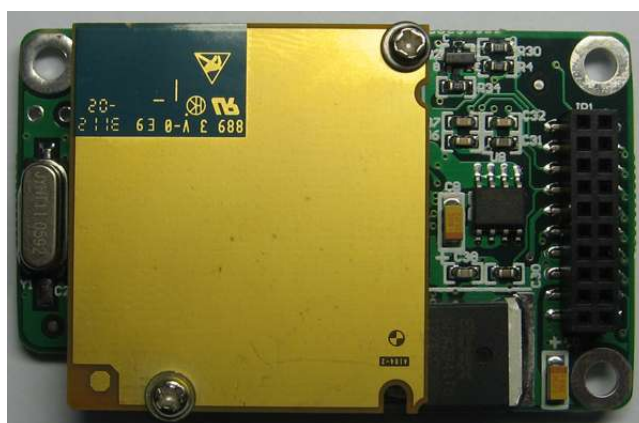
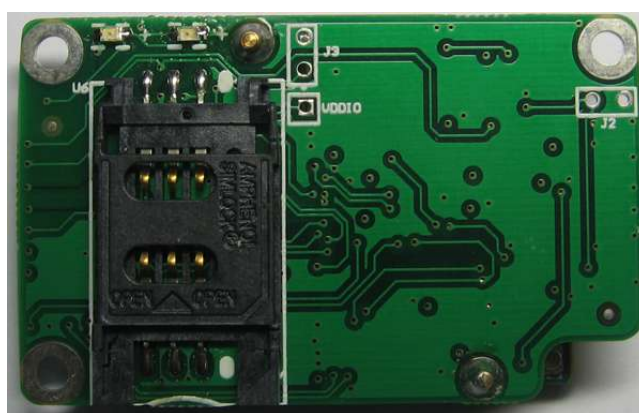


JYC331D 系列设备

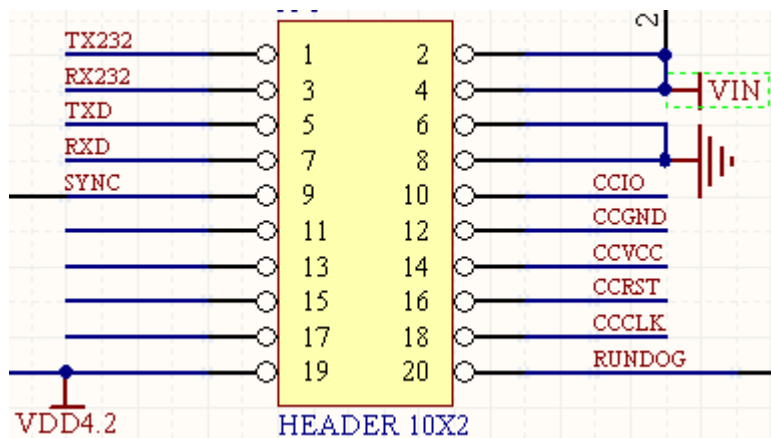
硬件集成手册



排针接口图

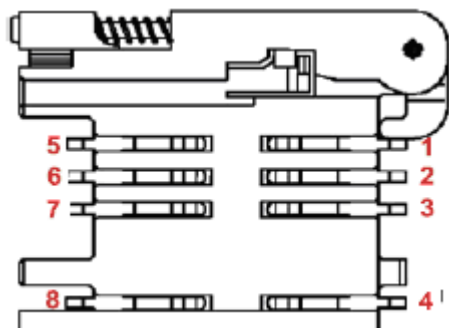
硬件接口采用的是 2.0 间距的排针排母接口。

排母接口定义：



名称	I/O	功能
TX232	O	RS232 电平
RX232	I	
TXD	O	TTL 电平，电平电压范围是 2.7V~5V（RS232 和 TTL 电平不同时使用）
RXD	I	
SYNC		是网络模块指示灯信号
RUNDOG		模块运行指示灯
VDD4.2		模块提供的 4.2V 电压
VIN		5~12V 的输入电压
GND		电源地
CCIO, CCGN, CCVCC, CCRST, CCCLK		是外接 SIM 卡的接口电路。如果不外接 SIM 卡，管脚悬空

如果需要外接 sim 卡，参照下图

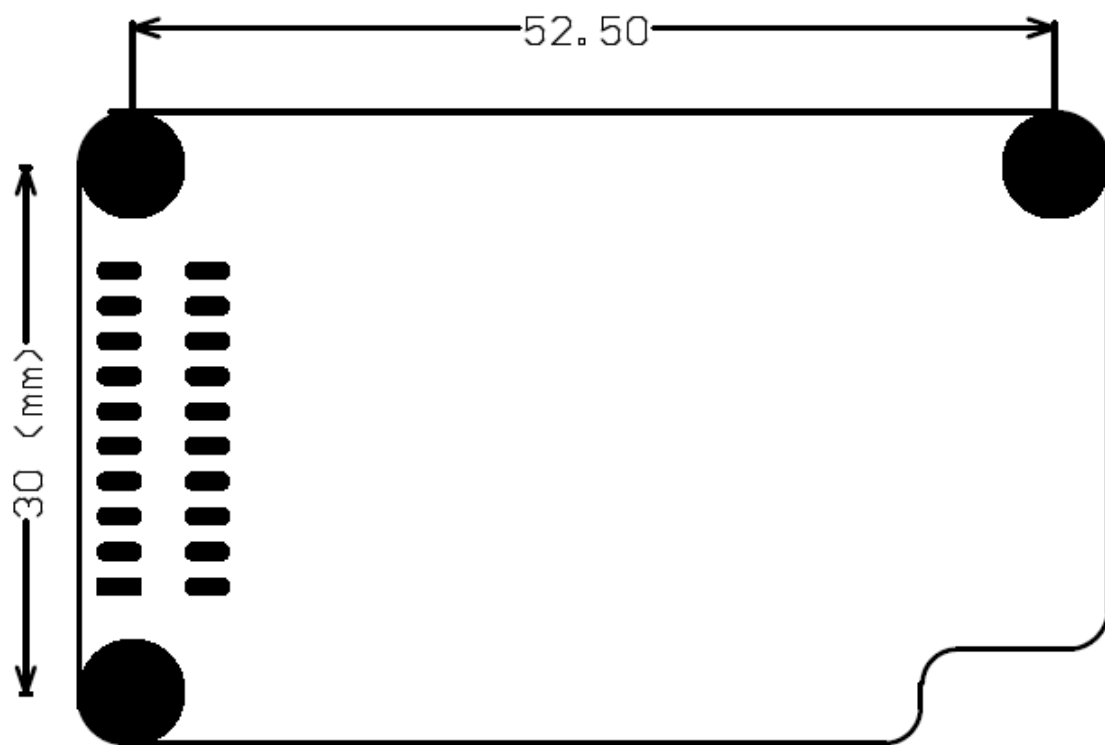


接口背面电路板如图：

编号	名称
1	CCVCC
2	CCRST
3	CCCLK
4	CCIN
5	CCGND
6	CCVPP
7	CCIO
8	CCVCC

SIM 卡的第 4、8 个 sim 卡的管脚空闲。

模块尺寸图



固定螺丝选用 3mm 的螺丝。

详细尺寸资料，可参考 Demo 板子电路图。

Demo 板有详细的封装和尺寸。

