

Układy Cyfrowe i Systemy Wbudowane 2

Projekt Synthesia

Jan Luch
Dawid Aksamski

2017-05-21

Spis treści

1	Wstęp	1
1.1	Cel i zakres	1
1.2	Sprzęt	1
1.3	Protokoły	1
1.4	Interfejsy	1
1.5	Algorytmy	1
2	Projekt	1
2.1	Hierarchia	1
2.1.1	Schemat	1
2.1.2	Submoduły	1
3	Moduły	1
3.1	Generator Dźwięku	1
3.1.1	Symbol	1
3.1.2	Porty	1
3.1.3	Najważniejsze sygnały i procesy	1
3.1.4	FSM	1
3.1.5	Symulacja	1
3.2	VGA Driver	1
3.3	Synthesia	1
4	Implementacja	1
4.1	Rozmiar	1
4.2	fmax	2
4.3	Podręcznik użytkownika urządzenia	2
5	Podsumowanie	2
5.1	Ocena krytyczna	2
5.2	Kierunki dalszych prac	2
6	Literatura	2

1 Wstęp

1.1 Cel i zakres

1.2 Sprzęt

1.3 Protokoły

1.4 Interfejsy

1.5 Algorytmy

2 Projekt

2.1 Hierarchia

Krótką proza

2.1.1 Schemat

2.1.2 Submoduły

3 Moduły

3.1 Generator Dźwięku

3.1.1 Symbol

3.1.2 Porty

3.1.3 Najważniejsze sygnały i procesy

3.1.4 FSM

Graf i opis kodu

3.1.5 Symulacja

3.2 VGA Driver

3.3 Synthesia

4 Implementacja

4.1 Rozmiar

LUT, BRAM

Rysunek 1: Sample figure

Tablica 1: Sample table

4.2 fmax

4.3 Podręcznik użytkowania urządzenia

(Zdjęcia)

5 Podsumowanie

5.1 Ocena krytyczna

5.2 Kierunki dalszych prac

6 Literatura

Spis rysunków

1	Sample figure	2
---	-------------------------	---

Spis tablic

1	Sample table	2
---	------------------------	---