기초전자공학실험 Lab07 보고서

: LTspice를 이용한 단위 응답 실험 실습



전산전자공학부

21700034 곽영혜

* 단위 응답 실험(시간영역 특성 측정)

1. 다음과 같이 R-C회로를 구성하시오. V1은 EEBoard의 AWG1을 이용하여 구현한다. AWG1에 구형파를 선택하고 출력 주파수 50Hz, 진폭은 0.5V에서 offset 0.5V로 설정한다.

스크린샷, 앉아있는, 모니터이(가) 표시된 사진

자동 생성된 설명

1. Scope의 Channel 1을 input 노드, Channel 2를 out 노드에 연결하고 0.5V/DIV, 5ms/DIV 조건에 맞추고 Trig 소스를 Channel 1 그리고 Trigger Level을 0.5V로 설정하여 측정한다.

모니터, 검은색, 앉아있는, 화면이(가) 표시된 사진

자동 생성된 설명

1. 측정 결과에서 Waveform의 View/Measure를 이용하여 Rising Time을 측정한다.

스크린샷이(가) 표시된 사진

자동 생성된 설명

1. 측정결과를 Export한다.

스크린샷이(가) 표시된 사진

자동 생성된 설명