

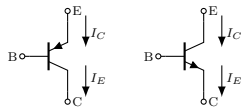
Electrónica de Circuitos

3º Ingeniería de Telecomunicaciones — UPV/EHU

"Under-promise and over-deliver."

Javier de Martín – 2016/17

Transistor BJT



Parámetros

$h_{ix}(\Omega)$: Impedancia de entrada

h_{rx} : Reverse voltage ratio

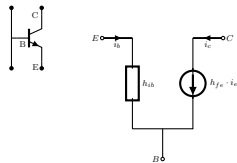
h_{fx} : Forward current transfer ratio

$h_{ox}(\Omega^{-1})$: Admitancia de salida

Base Común	Emisor Común	Colector Común
$h_{ib} = \frac{v_{eb}}{i_e}$	$h_{ie} = \frac{v_{be}}{i_b} = \frac{V_T \beta}{I_C}$	$h_{ic} = \frac{v_{bc}}{i_b}$
$h_{rb} = \frac{v_{cb}}{i_c}$	$h_{re} = \frac{v_{be}}{i_c}$	$h_{rc} = \frac{v_{bc}}{i_c}$
$h_{fb} = \frac{i_c}{i_e}$	$h_{fe} = \frac{i_c}{i_b}$	$h_{fc} = \frac{i_e}{i_b}$
$h_{ob} = \frac{i_c}{v_{cb}}$	$h_{oe} = \frac{i_c}{v_{ce}}$	$h_{oc} = \frac{i_e}{v_{ec}}$

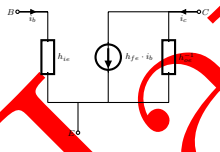
Configuraciones de Montaje

Base Común



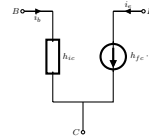
Baja impedancia de entrada, alta impedancia de salida, ganancia unidad, o menor, de corriente y ganancia alta de tensión.

Emisor Común



Impedancia de entrada media, impedancia de salida media, alta ganancia de corriente y alta ganancia de tensión.

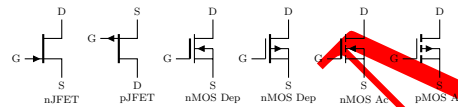
Colector Común



Alta impedancia de entrada, muy baja impedancia de salida, alta ganancia de corriente y unidad, o menor, ganancia de tensión.

Transistor FET

$$g_m = \frac{2}{|V_T|} \sqrt{I_D \cdot I_{DSS}}$$



$$I_D = I_{DSS} \left(1 - \frac{V_{gs}}{V_{gs_{off}}} \right)^2$$

Equivalencias



Resolución de Ejercicios con Transistores

Puntos de Polarización

1. Poner v_i , y a veces v_o , a cero voltios.
2. Buscar rama de diferencial → Corriente de referencia.

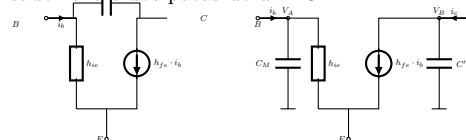
Pequeña Señal

1. **Localizar entradas inversora y no inversora:**
Recorrer el camino desde la entrada hasta la salida:

- $E.C.$ o $S.C$ → cambiar el signo
- $B.C$ o $G.C$ → mantener el signo
- $C.C$ o $D.C$ → mantener el signo

- Modo Diferencial → $v_i/2$ y puntos de unión a tierra.
- Modo Común → v_i y puntos de unión mediante R a tierra.

Condensador entre dos patas de un BJT.



$$\frac{1}{2\pi \cdot f \cdot C} = (\text{Componentes en paralelo con el C})$$

$$C_M = C \left(1 - \frac{V_B}{V_A} \right) \quad C' = C \left(1 - \frac{V_A}{V_B} \right)$$

Si entre dos ramas del circuito hay:

- **Condensador:** En pequeña señal y para el análisis en frecuencia colocarlo como $2C$.
- **Resistencia:** En pequeña señal colocar $R/2$.

Impedancias de Entrada y Salida

Factor de Rechazo al Modo Común

$$CMRR = 20 \cdot \log_{10} \left| \frac{g_D}{g_C} \right|$$

Para mejorar CMRR → disminuir la ganancia en el modo común → incrementar R_E . Sustituir las resistencias por cargas activas (fuentes de corriente que en alterna se comportan como resistencias).

Resolución de Ejercicios con Opamps

1. Identificar redes de realimentación → camino que une la salida de una etapa con la entrada.

2. **Identificar el tipo de alimentación:**

a) Entrada:

- 1) **Serie:** El camino de realimentación **no está** directamente unido a la **entrada** de la etapa.
- 2) **Paralelo:** El camino de realimentación **está** unido a la **entrada** de la etapa.

b) Salida:

- 1) **Serie:** El camino de realimentación **no está** directamente unido a la **salida** de la etapa.
- 2) **Paralelo:** La red de realimentación **está** directamente unida a la **salida** de la etapa.

Entrada (Muestreo) $\begin{cases} \text{Serie} \rightarrow \text{Tensión} \\ \text{Paralelo} \rightarrow \text{Corriente} \end{cases}$

Salida (Realimentación) $\begin{cases} \text{Serie} \rightarrow \text{Corriente} \\ \text{Paralelo} \rightarrow \text{Tensión} \end{cases}$

3. **Asignar signos a las entradas del OPAMP:**

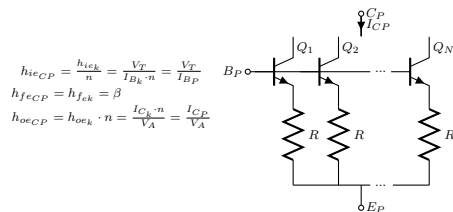
Suponer que la salida del OPAMP aumenta y recorrer el camino hasta la entrada del OPAMP. Si al llegar a la entrada la señal sigue aumentando – y si la señal disminuye +.

4. **Punto de trabajo de los transistores:** Deducir que las entradas están a 0V y que por las redes de realimentación no circula corriente. Lo normal es que la red de realimentación una la entrada con la salida del circuito, así que la salida es probable que esté también a 0V.

5. **Ganancia en tensión:** Cuando hay más de una red de realimentación, hay una que engloba a las demás. Resolver primero las más pequeñas para que cuando se resuelva la externa se pueda sustituir cada una de ellas por un amplificador equivalente → Dibujar la red β y sacar el valor (depende de cada configuración).

1. Etapas de Dos Transistores

Configuración en Paralelo

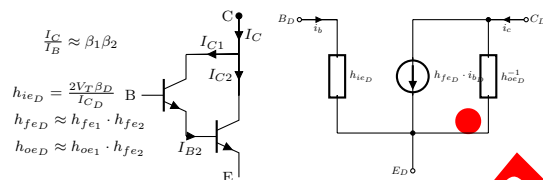


Se comporta como un **único transistor**, necesita una resistencia R (ballast resistor) para estabilizar el reparto de corriente entre los transistores. Permite trabajar en **altas corrientes**.

Las resistencias de emisor permiten estabilizar el circuito tensión.

$$I_{CN} = \frac{I_{CP}}{N} \quad V_{BE_N} + I_{C_N}$$

Configuración Darlington

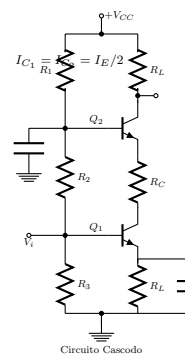
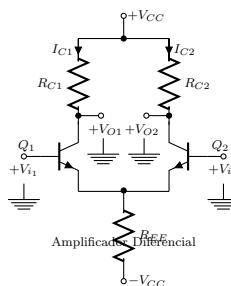


$$h_{ieD} = h_{ie1} (1 + h_{fe1}) \cdot h_{ie2}$$

Gran ganancia de corriente pero baja impedancia de salida. Las fugas del primer transistor son amplificadas por el segundo, sólo es aconsejable en agrupaciones de 2 transistores.

$$\beta_T \approx \beta_1 \cdot \beta_2 \approx \frac{I_C}{I_B}$$

Amplificador Diferencial



Circuito Cascodo: Permite trabajar con **mayores tensiones de salida**. Buen comportamiento en **alta frecuencia**. Se utiliza como etapa de entrada, no intermedia.

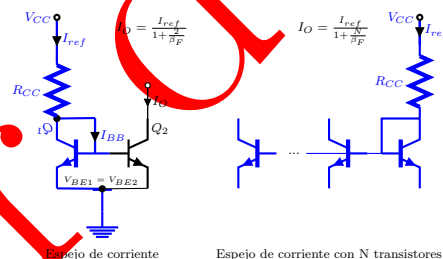
4. Fuentes de Corriente y Cargas Activas

La **figura de mérito** de un amplificador es el producto de la ganancia por el ancho de banda.

$$GB = |A_M| BW$$

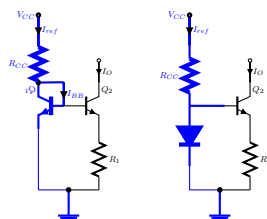
Configuraciones de Fuentes de Corriente

Espejo de Corriente: Permite obtener una corriente constante (fuente de corriente).



Fuente Widlar

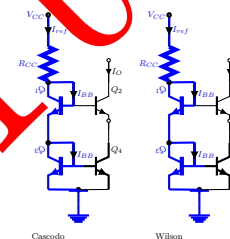
Variación del circuito anterior con una resistencia en el emisor del transistor de salida para obtener corrientes pequeñas constantes en la salida.



$$I_0^{(k+1)} = \frac{V_T}{R_E} \ln \left(\frac{I_{ref}}{I_0^{(k)}} \right)$$

Fuente de Cascodo

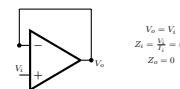
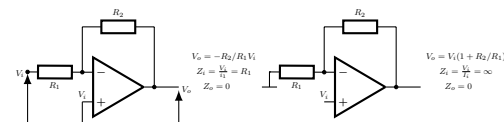
Proporciona impedancia de salida alta, mucho mayor que en las otras fuentes.



Wilson: Permite obtener alta ganancia de corriente e impedancia de salida elevada.

6. Amplificador Operacional

Impedancia de entrada infinita, impedancia de salida nula, ganancia diferencial infinita, CMRR infinito y margen dinámico $\pm V_{CC}$.



Topologías

