



**UNIVERSIDAD POLITÉCNICA DE MADRID**  
**ESCUELA TÉCNICA SUPERIOR DE INGENIEROS**  
**DE TELECOMUNICACIÓN**

**MÁSTER UNIVERSITARIO EN INGENIERÍA DE  
TELECOMUNICACIÓN**

**DESARROLLO Y PUESTA EN FUNCIONAMIENTO DE UN  
SISTEMA DE ADQUISICIÓN EEG CON CAPACIDADES DE  
PROCESADO**

**Autor: Javier Benavides Caro**

**Director: Juan Manuel López Navarro**

**Madrid, 2018**



**DESARROLLO Y PUESTA EN FUNCIONAMIENTO DE UN  
SISTEMA DE ADQUISICIÓN EEG CON CAPACIDADES DE  
PROCESADO**

Autor: Javier Benavides Caro  
Director: Juan Manuel López Navarro

DEPARTAMENTO DE INGENIERÍA TELEMÁTICA Y ELECTRÓNICA

# Dicatoria

TODO: Dicatoria.

Lorem ipsum dolor sit amet, consectetur adipiscing elit. Phasellus laoreet dolor at sodales porta. Morbi facilisis hendrerit lacus vel sollicitudin. Aenean eleifend urna metus, eget vestibulum libero dictum tincidunt. Curabitur quis ultrices lorem. Duis ultricies, eros eget condimentum pharetra, tellus eros lobortis nulla, vel mattis nibh dui et felis. Interdum et malesuada fames ac ante ipsum primis in faucibus. Nam non lorem et ligula condimentum molestie. Fusce quis dolor non metus suscipit commodo. Praesent vel pulvinar lectus. Nullam ac dui eget magna accumsan volutpat. Aliquam sed purus quis lorem dictum rutrum auctor eu enim. Pellentesque a urna ac ligula cursus lacinia. Aenean sodales justo massa, vel imperdiet justo imperdiet ut. Nulla euismod pulvinar arcu eu convallis. Vivamus a tempus nunc, et vulputate nulla.

Sed dapibus aliquam imperdiet. Vivamus est quam, fermentum vitae augue id, ultricies tincidunt massa. Praesent tincidunt ex sem, ut aliquet nulla imperdiet eu. Duis ac ultricies lorem. Aenean consequat ipsum nec arcu aliquam, sit amet interdum quam tempus. In justo odio, bibendum vel nulla nec, aliquet tristique justo. In vel metus ut libero suscipit ultricies.

Class aptent taciti sociosqu ad litora torquent per conubia nostra, per inceptos himenaeos. Proin urna elit, iaculis id quam at, pretium laoreet ipsum. Phasellus ultricies faucibus ex et eleifend. Quisque facilisis erat dolor, ac rhoncus erat convallis et. Aliquam semper eleifend imperdiet. Sed eros ipsum, sagittis in pellentesque vel, vestibulum a augue. Duis sapien mauris, fringilla a tortor ut, sollicitudin volutpat nunc. Pellentesque vestibulum vel arcu in molestie. Nullam fermentum dolor luctus metus efficitur pulvinar. Pellentesque risus enim, tempus id ullamcorper in, maximus id nisl. Cras rhoncus consequat augue eu gravida. Ut efficitur mauris vitae orci dignissim sagittis. Suspendisse vitae massa eget nunc bibendum interdum.



# Agradecimientos

TODO: Agradecimientos.

Lorem ipsum dolor sit amet, consectetur adipiscing elit. Phasellus laoreet dolor at sodales porta. Morbi facilisis hendrerit lacus vel sollicitudin. Aenean eleifend urna metus, eget vestibulum libero dictum tincidunt. Curabitur quis ultrices lorem. Duis ultricies, eros eget condimentum pharetra, tellus eros lobortis nulla, vel mattis nibh dui et felis. Interdum et malesuada fames ac ante ipsum primis in faucibus. Nam non lorem et ligula condimentum molestie. Fusce quis dolor non metus suscipit commodo. Praesent vel pulvinar lectus. Nullam ac dui eget magna accumsan volutpat. Aliquam sed purus quis lorem dictum rutrum auctor eu enim. Pellentesque a urna ac ligula cursus lacinia. Aenean sodales justo massa, vel imperdiet justo imperdiet ut. Nulla euismod pulvinar arcu eu convallis. Vivamus a tempus nunc, et vulputate nulla.

Sed dapibus aliquam imperdiet. Vivamus est quam, fermentum vitae augue id, ultricies tincidunt massa. Praesent tincidunt ex sem, ut aliquet nulla imperdiet eu. Duis ac ultricies lorem. Aenean consequat ipsum nec arcu aliquam, sit amet interdum quam tempus. In justo odio, bibendum vel nulla nec, aliquet tristique justo. In vel metus ut libero suscipit ultricies.

Class aptent taciti sociosqu ad litora torquent per conubia nostra, per inceptos himenaeos. Proin urna elit, iaculis id quam at, pretium laoreet ipsum. Phasellus ultricies faucibus ex et eleifend. Quisque facilisis erat dolor, ac rhoncus erat convallis et. Aliquam semper eleifend imperdiet. Sed eros ipsum, sagittis in pellentesque vel, vestibulum a augue. Duis sapien mauris, fringilla a tortor ut, sollicitudin volutpat nunc. Pellentesque vestibulum vel arcu in molestie. Nullam fermentum dolor luctus metus efficitur pulvinar. Pellentesque risus enim, tempus id ullamcorper in, maximus id nisl. Cras rhoncus consequat augue eu gravida. Ut efficitur mauris vitae orci dignissim sagittis. Suspendisse vitae massa eget nunc bibendum interdum.



# Resumen

***Resumen*** —

No debe superar las 500 palabras.

***Palabras clave*** — TODO: Palabras clave en español, separadas por coma.



# Abstract

*Abstract* —

No debe superar las 500 palabras.

*Key words* — TODO: Palabras clave en inglés, separadas por coma.



# Índice general

<b>1. Introducción</b>	<b>1</b>
1.1. Alcance y estructura del proyecto . . . . .	3
1.2. Base teórica . . . . .	4
1.3. Tipos de electrodos . . . . .	7
1.3.1. Electrodos húmedos . . . . .	7
1.3.2. Electrodos secos . . . . .	9
<b>2. Estado del Arte</b>	<b>11</b>
2.1. Dispositivos similares . . . . .	12
2.1.1. Proyectos personales . . . . .	12
2.1.2. Proyectos docentes . . . . .	14
2.1.3. Comerciales . . . . .	14
<b>3. Diseño</b>	<b>15</b>
3.1. Diseño base . . . . .	15
3.1.1. Adquisición de datos . . . . .	16
3.1.2. Transmisión de datos . . . . .	17
3.2. Diseño final . . . . .	20
3.2.1. Selección del microcontrolador . . . . .	21
3.2.2. Alimentación . . . . .	23
3.3. Circuito electrónico y esquemáticos . . . . .	25
3.3.1. Circuito de alimentación . . . . .	26
3.3.2. Microcontrolador . . . . .	27
3.3.3. Interfaz inalámbrica . . . . .	29
<b>4. Implementación de la PCB</b>	<b>31</b>
4.1. Limitaciones del fabricante . . . . .	32
4.2. Componentes y librerías . . . . .	35
4.2.1. Asignación de footprint . . . . .	35
4.3. PCBnew . . . . .	38
4.4. Diseño final de la PCB . . . . .	40
4.4.1. Alimentación . . . . .	41
4.4.2. Microcontrolador . . . . .	41
4.4.3. Interfaz inalámbrica . . . . .	42

## ÍNDICE GENERAL

---

4.5. Resultados . . . . .	44
4.5.1. Previsualización 3D vs resultado final . . . . .	45
<b>5. Implementación del software</b>	<b>47</b>
5.1. Microcontrolador STM32F4 . . . . .	47
5.1.1. Configuración inicial . . . . .	49
5.1.2. Implementación del firmware . . . . .	55
5.2. Interfaz inalámbrica . . . . .	72
5.2.1. Arduino . . . . .	72
5.2.2. Configuración . . . . .	73
5.2.3. Firmware . . . . .	74
5.3. LabView . . . . .	81
5.3.1. Interfaz gráfica . . . . .	81
5.3.2. Comunicación WiFi . . . . .	83
5.3.3. Conversión de datos . . . . .	84
5.3.4. Alternativa UDP . . . . .	84
<b>6. Resultados</b>	<b>85</b>
6.1. Funcionamiento del ADS . . . . .	85
6.2. Medidas sobre señales reales . . . . .	87
6.3. Filtrado de la señal . . . . .	88
6.4. Medida de un EEG real . . . . .	92
6.5. Transmisión de datos por WiFi . . . . .	93
<b>7. Conclusiones</b>	<b>95</b>
<b>Bibliografía</b>	<b>101</b>
<b>Apéndices</b>	<b>103</b>
<b>A. Ejemplos de bloques y comandos útiles en LaTeX</b>	<b>105</b>
A.1. Ejemplo de sección . . . . .	105
A.2. Bill Of Material (BOM) . . . . .	110

# Índice de figuras

1.1. Ejemplo de anatomía humana . . . . .	2
1.2. Ejemplo de ECG . . . . .	3
1.3. Sinapsis neuronal [1] . . . . .	4
1.4. Ondas delta [2] . . . . .	4
1.5. Ondas theta [2] . . . . .	5
1.6. Ondas alfa [2] . . . . .	5
1.7. Ondas beta [2] . . . . .	6
1.8. Esquema de colocación de los electrodos . . . . .	6
1.9. Electrodos de en un sistema de adquisición [2] . . . . .	7
1.10. Esquema de un electrodo húmedo [2] . . . . .	8
1.11. Medida de un EEG usando electrodos húmedos [2] . . . . .	8
1.12. Electrodo seco real(izquierda) y representación 3D (derecha) [2] . . . . .	9
2.1. Esquema electrónico casero para la captura de un EEG [3] . . . . .	12
2.2. Elementos que conforman OpenEEG . . . . .	13
2.3. Beanie en funcionamiento . . . . .	14
3.1. Placa final del proyecto base . . . . .	15
3.2. Esquema del proyecto base . . . . .	16
3.3. Convertidor Analógico-Digital ADS1299 . . . . .	16
3.4. ESP8266 . . . . .	18
3.5. Resumen de todas las Entradas/Salidas del ESP12-E [6] . . . . .	19
3.6. Simblee™ RFD77101 [7] . . . . .	19
3.7. Esquema del proyecto final . . . . .	20
3.8. Principales fabricantes contemplados . . . . .	21
3.9. Placa de desarrollo STM32F4 Discovery . . . . .	22
3.10. Esquema de alimentación a 3.3V . . . . .	23
3.11. Esquema de alimentación a 5V . . . . .	24
3.12. Esquema general del sistema . . . . .	25
3.13. Esquemático final del circuito de alimentación . . . . .	26
3.14. Esquemático del microcontrolador . . . . .	27
3.15. Detalle del circuito asociado al oscilador externo . . . . .	28
3.16. Condensadores Bulk (C11) y de desacoplo . . . . .	28
3.17. Esquemático del ESP-12E . . . . .	29
3.18. Esquemático del dispositivo Bluetooth Simblee . . . . .	30

## ÍNDICE DE FIGURAS

---

4.1.	Gestor de proyectos de KiCad . . . . .	32
4.2.	Tipos de vías . . . . .	34
4.3.	Reglas de diseño en KiCad . . . . .	34
4.4.	Resistencia en formato 0603 [12] . . . . .	35
4.5.	<i>Footprint</i> modificado para adaptarlo al ESP12-E . . . . .	36
4.6.	Herramienta cvpcb asociando a un componente su <i>footprint</i> . . . . .	37
4.7.	Herramienta PCBnew tras finalizar el proyecto . . . . .	38
4.8.	Ejemplo de planos, <i>keep out area</i> y y pistas en la PCB . . . . .	39
4.9.	Distintas partes que componen la PCB. Alimentación (rojo), microcontrolador (blanco), interfaz inalámbrica (azul). . . . .	40
4.10.	Detalle de la alimentación de la placa . . . . .	41
4.11.	Detalle del microcontrolador y los componentes asociados . . . . .	42
4.12.	Detalle de los módulos WiFi y Bluetooth . . . . .	43
4.13.	<i>Layout</i> en KiCad (a) e impresión final (b) de la capa superior . . . . .	44
4.14.	<i>Layout</i> en KiCad (a) e impresión final (b) de la capa inferior . . . . .	45
4.15.	Modelo 3D del sistema (arriba) y placa final (abajo) . . . . .	46
5.1.	IDEs alternativos disponibles [13] . . . . .	48
5.2.	Ejemplo de IDE alternativo . . . . .	49
5.3.	Inicializador de proyectos STM32CubeMX . . . . .	49
5.4.	Espacio de trabajo del STM32CubeMX . . . . .	50
5.5.	Configuración del reloj del microcontrolador . . . . .	51
5.6.	Configuración de las interfaces de comunicación . . . . .	52
5.7.	Detalle de la configuración de las interfaces de comunicación . . . . .	52
5.8.	Calculadora del consumo del microcontrolador . . . . .	53
5.9.	Resumen del funcionamiento y características del HAL [14] . . . . .	55
5.10.	Estructura del programa . . . . .	56
5.11.	Esquema de comunicaciones SPI . . . . .	57
5.12.	Escritura de dos registros del ADS [4] . . . . .	59
5.13.	Lectura de dos registros del ADS [4] . . . . .	60
5.14.	Modo de uso del comando RDATA . . . . .	64
5.15.	Transmisión de datos en modo continuo . . . . .	65
5.16.	Diagrama de bloques del filtrado de una señal $x[n]$ . . . . .	67
5.17.	Respuesta en frecuencia del filtro definido con fir1 . . . . .	68
5.18.	Respuesta en frecuencia del filtro FIR definido con FIRFILT [16] . . . . .	69
5.19.	Herramienta de programación a través de UART . . . . .	71
5.20.	Arduino IDE utilizado para la programación del ESP . . . . .	72
5.21.	Importar librerías en Arduino . . . . .	73
5.22.	Instalar librerías para nuevas placas . . . . .	73
5.23.	Maquina de estados del ESP . . . . .	74
5.24.	Proceso de división y ensamblado de float para su transmisión . . . . .	76
5.25.	Logotipo de LabView . . . . .	81
5.26.	Interfaz de LabView: Representación de la información . . . . .	81

---

---

## ÍNDICE DE FIGURAS

5.27. Interfaz de LabView: Configuración del ADS . . . . .	82
5.28. LabView: Transmisión y recepción de datos a través de TCP . . . . .	83
5.29. Bloques para ignorar errores conocidos . . . . .	83
5.30. Extracción y conversión de datos . . . . .	84
5.31. Recepción de datos a través de UDP . . . . .	84
6.1. Comparativa entre la señal test y su amplitud teórica . . . . .	86
6.2. Señal de test medida usando LabView . . . . .	86
6.3. Señal real triangular generada con Arduino . . . . .	87
6.4. Simulación del efecto del filtro Notch a 50Hz . . . . .	88
6.5. Implementación real del efecto del filtro Notch a 50Hz . . . . .	89
6.6. Señal de 5Hz filtrada . . . . .	89
6.7. Señal de 10Hz filtrada . . . . .	90
6.8. Señal de 50Hz filtrada . . . . .	90
6.9. Señal de 65Hz filtrada . . . . .	91
6.10. EEG abriendo los ojos . . . . .	92
6.11. EEG con los ojos cerrados . . . . .	92
6.12. Sistema de medida utilizado para la adquisición del EEG . . . . .	93
6.13. Comparativa entre los distintos retardos y el porcentaje de paquetes perdidos	94
A.1. Logo de la Universidad Politécnica de madrid. . . . .	106



# Índice de tablas

3.1.	Tabla de registros de la familia ADS [4] . . . . .	17
3.2.	Modos de arranque del ESP12-E [5] . . . . .	18
3.3.	Comparativa entre distintos MCUs . . . . .	22
3.4.	Rangos de alimentación de todos los elementos . . . . .	23
4.1.	Restricciones de ITEAD para la fabricación de una PCB . . . . .	33
5.1.	Equivalencia de voltaje ideal de entrada y código de salida . . . . .	61
5.2.	Comandos del ADS1299 . . . . .	63
5.3.	Representación de datos usando client.print() . . . . .	79



# 1

## Introducción

Desde el principio de los tiempos la humanidad se ha esforzado por comprender el entorno que le rodea, aprender de él y usarlo en su propio beneficio para conseguir así hacer su vida más fácil. Por el momento hemos conseguido hacer volar aviones gracias a la observación de los pájaros o crear sistemas de sonar que se asemejan al sistema que utilizan los murciélagos para orientarse. Pero irónicamente, a pesar del esfuerzo invertido, nuestro propio cuerpo sigue albergando secretos que desentrañar que podrían facilitarle la vida a un gran número de personas.

El estudio del cuerpo humano ha sido uno de los temas más polémicos y que más ha evolucionado desde que hay registro. Aunque al comienzo estuvo muy marcado por la superstición y la religión, achacando la mayoría de las dolencias y efectos científicos a la magia, con el paso del tiempo aparecieron personas como Hipócrates y Aristóteles que fueron capaces de aportar un nuevo enfoque basado en la observación y estudio de lo que les rodeaba, asentando unas bases que, posteriormente, serían aprovechadas y mejoradas hasta convertirse en lo que conocemos hoy en día como método científico.

El estudio del cuerpo humano ha seguido diferentes fases a lo largo de la historia. Comparar el cuerpo humano con animales fue uno de los primeros pasos para descubrir cómo estábamos formados por dentro. Posteriormente, aprovechando los cuerpos de personas ya fallecidas se estudió la anatomía humana, permitiendo así crear mapas y dibujos de la estructura del cuerpo humano y sus órganos bastante detallados.

## CAPÍTULO 1. INTRODUCCIÓN

---

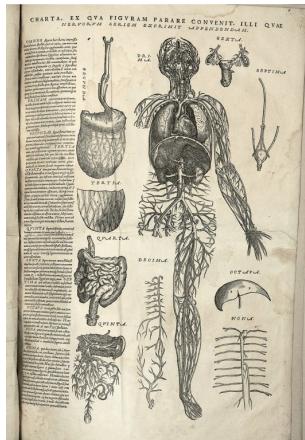


Figura 1.1: Ejemplo de anatomía humana.

Pese a todo, estudiar cuerpos inertes tiene sus limitaciones de modo que durante un tiempo se realizaron vivisecciones para poder comprender mejor como funcionaban todos aquellos órganos, músculos y nervios que ya habían visto con anterioridad. Con el paso del tiempo este sistema fue descartado ya que es una práctica que ponía en peligro la vida del sujeto, haciéndolo pasar por una experiencia terrible en el mejor de los casos.

En la actualidad, gracias al conocimiento acumulado de muchos años y a los avances en otros campos de la ciencia, se han desarrollado dispositivos y técnicas que permiten el estudio en vivo del comportamiento del cuerpo humano de forma no invasiva. Es posible utilizar ecografías para ver el estado del corazón, radiografías para diagnosticar un hueso roto e incluso técnicas más avanzadas como la medicina nuclear que permiten saber que partes del cerebro se activan frente a determinados estímulos sin necesidad de interactuar físicamente con él.

Si bien todas las técnicas anteriores han supuesto auténticos hitos en la medicina moderna y han permitido diagnosticar un gran número de enfermedades así como mejorar la calidad de vida de muchas personas, la mayoría presenta inconvenientes que hacen improbable su uso a nivel personal o docente debido al tamaño de los equipos necesarios para su realización o el coste muy elevado del procedimiento (sin contar con el conocimiento necesario para la realización correcta de la prueba).

Teniendo en mente esta problemática se han desarrollado dispositivos capaces de medir pequeñas las variaciones de voltaje que se producen en el interior de nuestro cuerpo haciendo uso de unos dispositivos denominados electrodos.

De esta forma es posible, con un coste muy reducido y un equipamiento relativamente asequible, conseguir inferir que procesos químicos y físicos se están produciendo en el interior de nuestro cuerpo.

Haciendo uso de este sistema y en función del origen de dichas señales dichos registros reciben distintos nombres: electrocardiograma (ECG) para las señales originadas por las contracciones del corazón; electromiograma (EMG) para las generadas en los músculos; electroencefalograma (EEG) para aquellas generadas en el cerebro, etc.



Figura 1.2: Ejemplo de ECG

## 1.1. Alcance y estructura del proyecto

El objetivo de este proyecto es realizar un sistema capaz de captar señales de electroencefalogramas (EEG) manteniendo una buena relación prestaciones/coste. El sistema estará compuesto de dos tarjetas, una de acondicionamiento y de adquisición de datos basada en el circuito integrado ADS1299 y otra de procesamiento y transmisión de dicha información. Esta última es el objetivo del presente proyecto. La plataforma de procesamiento estará basada en un procesador de altas prestaciones, dispondrá de interfaces Wifi, Bluetooth y almacenamiento USB para la transmisión y almacenamiento de los datos respectivamente.

En la primera fase del proyecto se seleccionará el microcontrolador más adecuado entre los existentes en el mercado analizando características como: capacidad de procesado, interoperación con otros dispositivos, prestaciones...

Se compararán los microcontroladores ofrecidos por los distintos fabricantes (ST Microelectronics, Texas instruments, etc) y finalmente, se escogerá aquel que mejor se adecúe a las necesidades del proyecto siendo los principales candidatos los de la familia ARM-M4 STM32F4x por su excelente relación prestaciones-coste.

Se valorará también la posibilidad de utilizar diferentes herramientas para la programación del microcontrolador y las alternativas open source en caso de existir.

Una vez hecho el diseño eléctrico de la tarjeta se procederá al diseño de una PCB, la cual se implementará utilizando tecnología SMD en su mayor parte. Para el diseño de la placa se utilizará KiCad por las numerosas ventajas que presenta al ser software libre y la gran cantidad de información que se puede encontrar sobre el funcionamiento del mismo. Tras depurar la PCB, se implementará un sencillo firmware que permita testear el hardware diseñado y hacer una adquisición básica utilizando la tarjeta SAD utilizando los distintos interfaces implementados.

Adicionalmente se pondrá en marcha un programa para el ordenador basado en LabView donde presentar los datos recibidos.

## 1.2. Base teórica

Antes de empezar a desarrollar el dispositivo ya mencionado es indispensable realizar una investigación previa del origen de las señales que se quieren adquirir, haciendo especial hincapié en las características de las mismas.

En el cerebro se realizan **millones de conexiones** diarias entre las células que la conforman. Dichas células reciben el nombre de **neuronas**. La comunicación entre ellas se realiza mediante el **intercambio de neurotransmisores**, proceso que recibe el nombre de sinapsis y que provoca una corriente eléctrica de mayor o menor intensidad que permite la inhibición o activación de las distintas neuronas.

La suma de todas las corrientes eléctricas conforma lo que se denomina **actividad bioeléctrica cerebral**. Mediante el uso de sensores es posible medirla y representarla.

Las señales del EEG dependen del estado de conciencia del usuario y se pueden clasificar en función de su amplitud y frecuencia. Las principales ondas son las siguientes<sup>1</sup>:

- **Ondas delta** (hasta 3.5 Hz). Término introducido por W. G. Walter en 1937 para describir a estas ondas de baja frecuencia y alta intensidad (unos centenares de  $\mu\text{V}$ ). Tienen lugar en niños de corta edad y en adultos sólo en estado de sueño profundo, inconsciencia o situaciones que aumenten la presión intercraneal como tumores cerebrales.

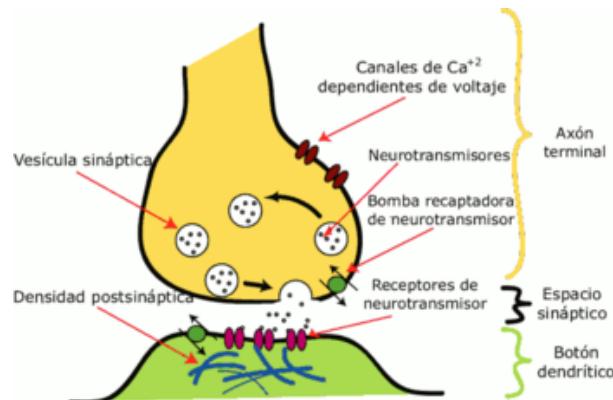


Figura 1.3: Sinapsis neuronal [1]

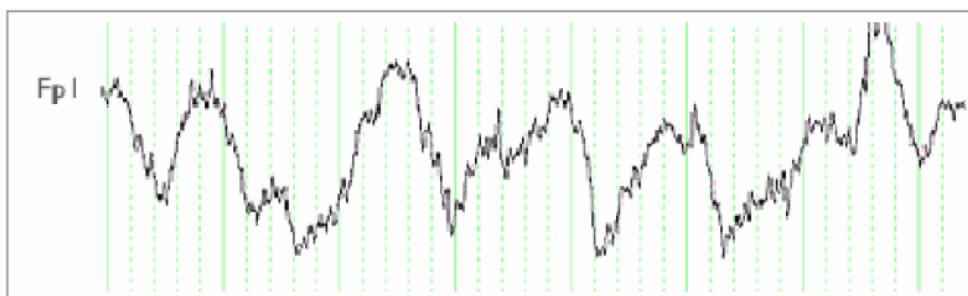


Figura 1.4: Ondas delta [2]

<sup>1</sup>Contenido obtenido de [2]

- **Ondas theta** (3.5 - 7.5 Hz). Término también usado por Walter aunque mucho más tarde, en 1953. Estas ondas de amplitud inferior a  $20 \mu\text{V}$  se dan durante el proceso de maduración en toda la corteza cerebral, aunque predominan en la región occipital y temporal y es más rápida en la zona frontal. Dominante en niños entre 5 y 7 años y aún quedan rastros en la juventud. En adultos y adolescentes se asocia a situaciones emocionales y pensamientos de tipo creativo, a estrés o a desordenes psíquicos.

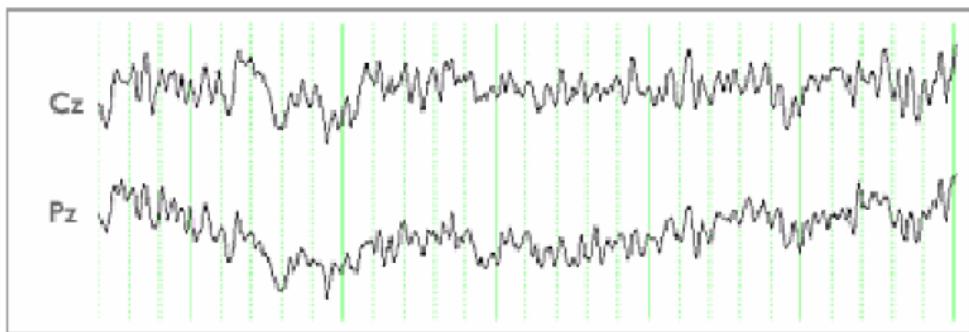


Figura 1.5: Ondas theta [2]

- **Ondas alfa** (7.5 - 12.5 Hz). Berger utilizó el término de ritmo alfa para ráfagas de 20-100  $\mu\text{V}$  de amplitud y gran periodicidad a esas frecuencias predominantes sobre la región occipital pero que aparecen en todo el córtex. Se asocian a estados de relajación, de inactividad y son muy patentes en ausencia de estímulos visuales. Existe mucha variabilidad interpersonal en el ritmo alfa.

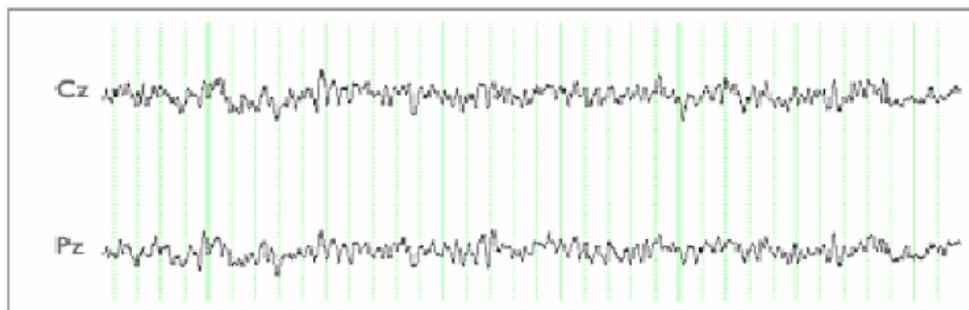


Figura 1.6: Ondas alfa [2]

- **Ondas beta** (12.5 - 30 Hz). Estas señales de pequeña amplitud, por debajo de  $20\mu\text{V}$ , son bastante comunes y predominan durante la edad adulta. Suele dividirse en beta baja, beta media y beta alta. El ritmo beta bajo se suele localizar en los lóbulos frontal y occipital y los otros dos están menos localizados. Más irregular que el ritmo alfa, se asocia a actividad psicofísica, estados de agitación, alerta o la actividad mental que se realiza en la resolución de problemas.

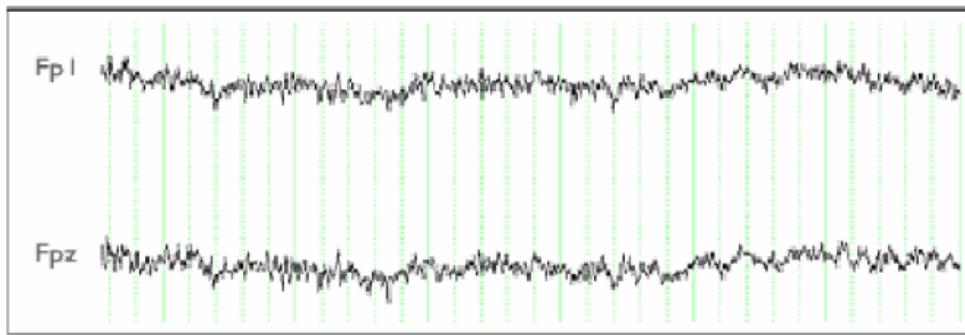


Figura 1.7: Ondas beta [2]

- **Ondas gamma** (12.5 - 30 Hz). Esta banda tiene un pico de resonancia, similar a los ritmos alfa, cercano a 40Hz al que se da el nombre de épsilon que se asocia a actividad mental abstracta que interviene en percibir como único por ejemplo el olor, los rasgos de la cara, la personalidad y la voz de una persona. Actualmente hay quien habla de ondas de frecuencias superiores a 50 Hz, son las hipergamma hasta 100 Hz y las lambda hasta 200 Hz, se dice aparecen en los monjes tibetanos en estados de meditación profunda

Para la realización de un electroencefalograma existe una disposición estándar en la colocación de los sensores denominada **sistema 10-20**. Se trata de un sistema internacional que indica la posición en la que se deben colocar los electrodos para una medición del EEG. Este sistema separa el cuero cabelludo en torno a un eje Z, colocando los electrodos numerado de manera par a la derecha y los impares a la izquierda (tal y como se puede ver en la figura ??).

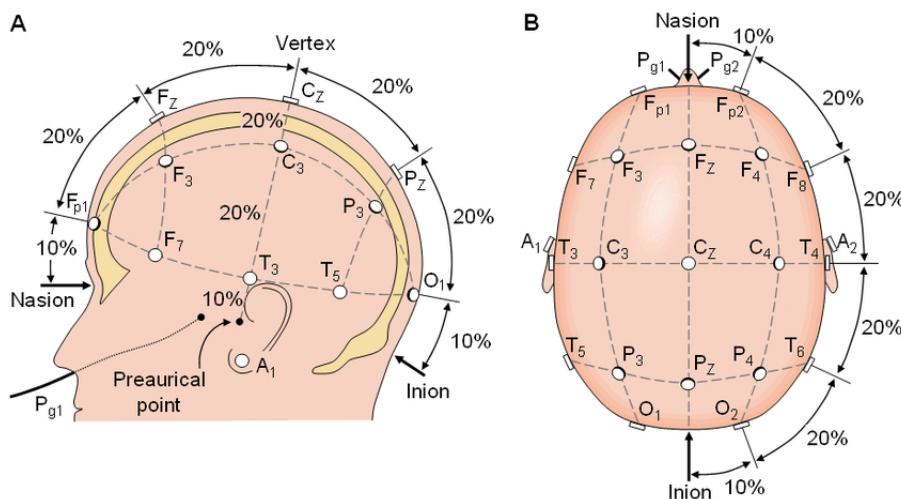


Figura 1.8: Esquema de colocación de los electrodos

Dependiendo del tipo de electrodo que se utilice para captar las señales se hablará de dispositivos basados en electrodos húmedos o en electrodos secos.

### 1.3. Tipos de electrodos

Los electrodos hacen la función de interfaz adaptadora entre los distintos medios por los que se transmiten las señales permitiendo así obtener una señal de mejores características. Este es un funcionamiento similar al de los huesos del oído, pues estos adaptan la señal acústica para que la señal percibida en la coclea tenga unas características determinadas. El funcionamiento de la mayoría de los dispositivos de adquisición de señales en el cuerpo humano depende de estos elementos y hacen uso de dos tipos principales, de trabajo y auxiliar.

El electrodo denominado “de trabajo” (*working electrode*) es el que adquiere la señal de interés. El otro, denominado auxiliar, es el encargado de crear una referencia. El esquema de la figura 1.9 muestra un esquema básico de funcionamiento:

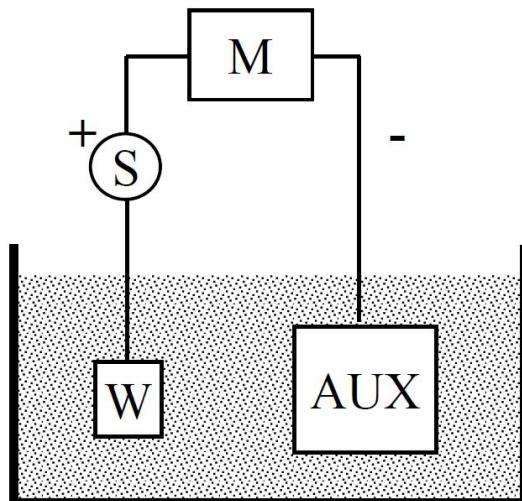


Figura 1.9: Electrodos de en un sistema de adquisición [2]

En función del método utilizado por el electrodo para hacer la interfaz con el cuerpo humano estos electrodos se pueden dividir en dos grandes grupos, cada uno con sus ventajas e inconvenientes.

#### 1.3.1. Electrodos húmedos

Los electrodos húmedos se caracterizan por utilizar algún material acuoso para realizar la interfaz entre el dispositivo y el cuerpo humano. Al estar conformados por varios materiales de distinta naturaleza estos electrodos suelen ser de construcción compleja. La figura 1.10 muestra el esquema de un electrodo húmedo.

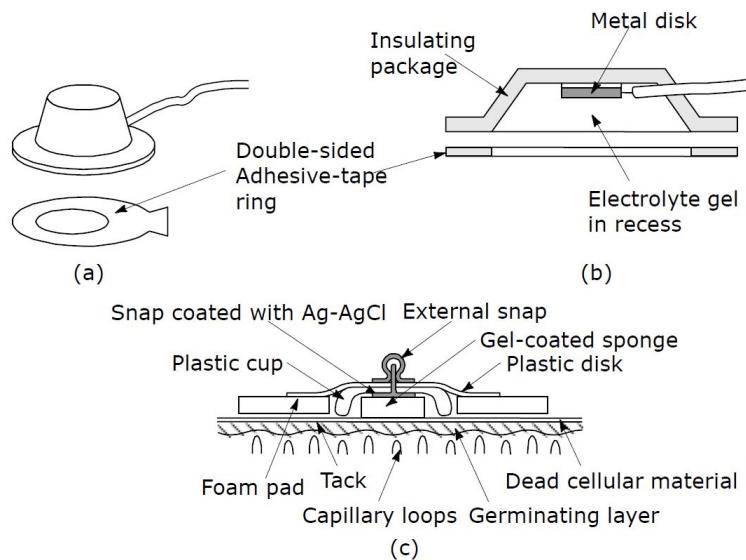


Figura 1.10: Esquema de un electrodo húmedo [2]

Estos dispositivos suelen dar muy buen resultado, consiguiendo señales con una buena amplitud y SNR pero el material utilizado como interfaz suele ser desechable lo que obliga a usar electrodos de usar y tirar o a tener que dedicar mucho tiempo en la preparación y rellenado con gel de la cámara interior del dispositivo. Además, desde el punto de vista de la comodidad del usuario, la utilización de electrodos húmedos puede resultar incómoda al obligarlo a lavar la zona antes y después de su utilización.

La figura 1.11 muestra un ejemplo de adquisición de EEG utilizando electrodos húmedos.



Figura 1.11: Medida de un EEG usando electrodos húmedos [2]

### 1.3.2. Electrodos secos

Los electrodos secos utilizan materiales sólidos cuya interacción con el cuerpo humano resulta favorable. Al realizar una interfaz con materiales sólidos las señales se transmiten con mayor dificultad, pero este sistema resulta mucho más cómodo para el usuario y los electrodos son de fabricación más sencilla y reutilizables. La figura 1.12 muestra una representación 3D de un electrodo seco (derecha) y un electrodo seco real junto con sus correspondientes conectores (izquierda).



Figura 1.12: Electrodo seco real(izquierda) y representación 3D (derecha) [2]

Por comodidad durante la realización de este proyecto se utilizarán principalmente electrodos secos pero la posibilidad de usar electrodos húmedos se mantendrá, pues la utilización de unos u otros afecta al usuario final y a los resultados pero apenas al equipo encargado de su adquisición.



# 2

## Estado del Arte

Con el paso del tiempo se ha demostrado que una de nuestras mayores virtudes como seres humanos es la habilidad de aprovechar el saber cultivado por otras personas para realizar nuevos descubrimientos con mayor facilidad. En la actualidad con la ayuda de Internet esta ventaja se ha visto potenciada hasta límites insospechados.

Como se ha mencionado con anterioridad en el capítulo 1, a lo largo de los años se han desarrollado numerosas alternativas a los dispositivos presentes en los hospitales y laboratorios utilizados normalmente para el estudio del cerebro. Aunque se han invertido muchos recursos en estos dispositivos, el objetivo es permitir ampliar el número de personas capaces de estudiar el cerebro humano, consiguiendo así aumentar las posibilidades de mejorar nuestro conocimiento sobre el mismo.

De esta forma debería ser más fácil realizar nuevos descubrimientos como, por ejemplo, encontrar nuevas formas de diagnosticar enfermedades o de realizar una comunicación hombre-máquina para aquellas personas que por un motivo u otro no pueden utilizar los medios convencionales.

## 2.1. Dispositivos similares

A lo largo de este capítulo se presentarán algunos de los dispositivos capaces de capturar un EEG haciendo uso de electrodos, algunos a nivel personal, otros enfocados a la docencia y, por supuesto, algunos diseñados por empresas con el fin de realizar un producto final que vender a terceros.

### 2.1.1. Proyectos personales

En internet se pueden encontrar algunos ejemplos de personas que han dedicado su tiempo a crear dispositivos capaces de captar un EEG.

#### Instructables

La página web **instructables.com** ha propuesto a sus usuarios la creación de un sistema de adquisición de EEG y ECG sencillo y barato. El dispositivo final resulta muy interesante, pues con unas pocas resistencias, condensadores y un par de amplificadores operacionales son capaces de montar un dispositivo funcional. La figura ?? muestra el esquemático final del dispositivo.

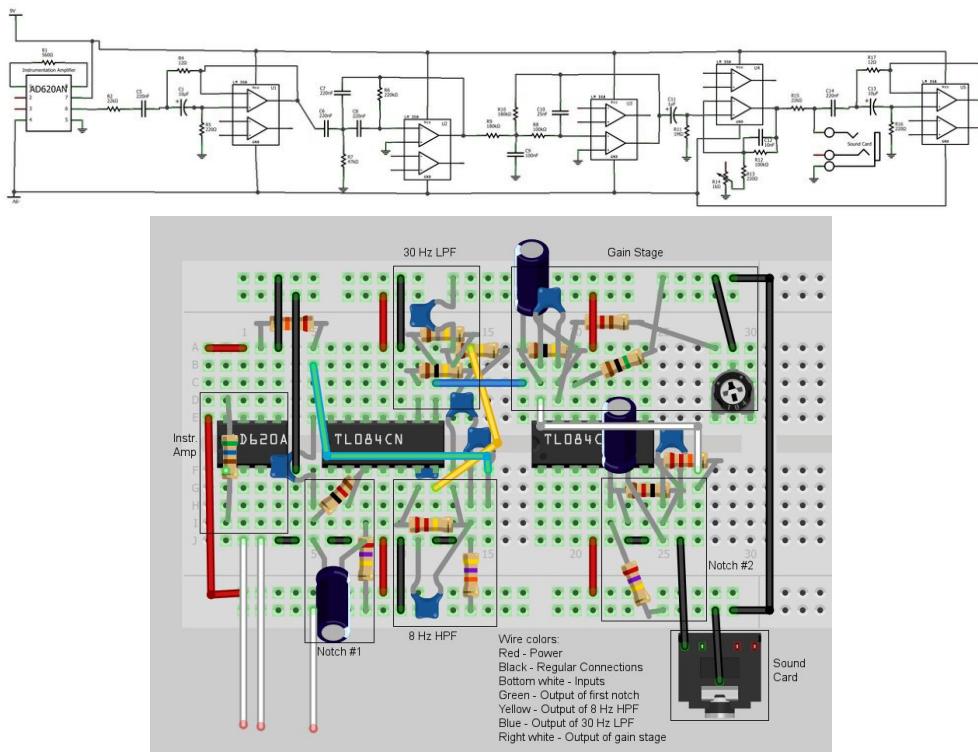
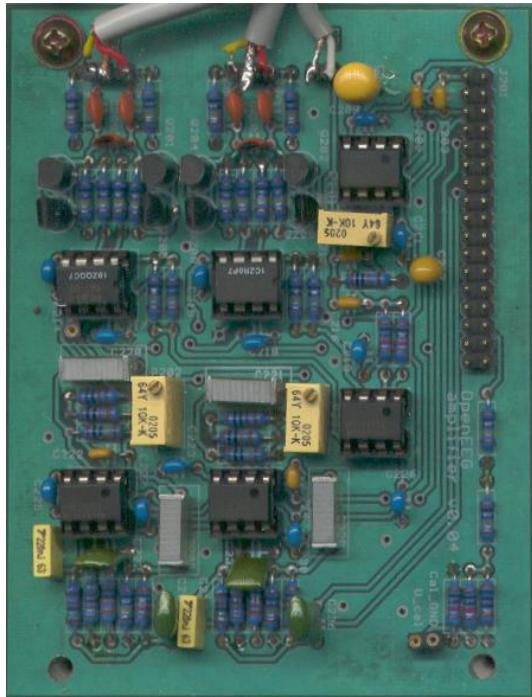


Figura 2.1: Esquema electrónico casero para la captura de un EEG [3]

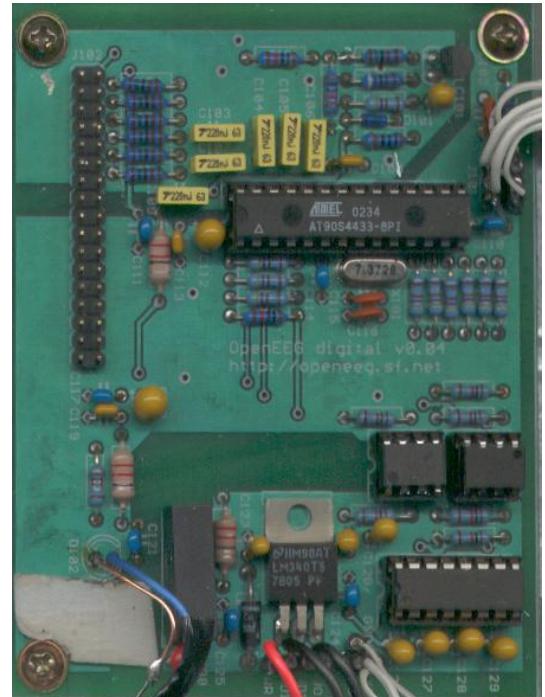
Este sistema es muy interesante y para fines educativos cumple perfectamente su

función pero tiene en cuenta el ruido que afecta a la señal ni otras características importantes como son el aislamiento del paciente de la red eléctrica.

### OpenEEG



(a) Tarjeta de adquisición



(b) Tarjeta de procesado

Figura 2.2: Elementos que conforman OpenEEG

### Beanie

Esta curiosa iniciativa utiliza un analizador de EEG acoplado a un gorro para que este se ilumine en función del estado y concentración de la persona.



Figura 2.3: Beanie en funcionamiento

## CAPÍTULO 2. ESTADO DEL ARTE

---

El funcionamiento es muy similar al resto de dispositivos ya explicados: se adquieren señales desde electrodos situados en la cabeza, se filtra la señal para eliminar el ruido y se presenta al usuario.

Para la adquisición de la señal utiliza un chip de la compañía Neurosky llamado ThinkGear ASIC Module que tiene integrado un sistema de adquisición y filtrado de señales. Posteriormente está se transfiere a un módulo TinyLily de Arduino que se encargará de realizar un segundo procesado para iluminar el pompón del gorro de la forma deseada.

El dispositivo se monta con relativa facilidad (1-2 días) y su precio ronda los 130€.

Hablar de los códigos accesibles en distintas páginas web, github y otros sitios.

Explicar que me he basado en ellos para agilizar el diseño ya que las definiciones de los distintos registros son similares.

### 2.1.2. Proyectos docentes

Hablar del de Nerea, como se ha trabajado con el y en que se basa.

### 2.1.3. Comerciales

Ejemplos comerciales como zanna u otras empresas.

Sistemas BCI comerciales.

Claramente todos los ejemplos anteriores presentan un coste bastante dispar entre ellos costando desde los cientos de euros de los proyectos personales y docentes hasta algunos miles de euros en el caso de productos comerciales.

Historia procesadores (Gráfica de procesadores) Antecedentes de la placa (Open BCI)

# 3

## Diseño

Este proyecto consiste en una ampliación y cambio de enfoque de otro proyecto llevado a cabo de manera simultánea por una alumna de la Universidad Politécnica de Madrid llamada Nerea Urrestarazu que a su vez se basa en el Kit de demostración de rendimiento del ADS1299 proporcionado por Texas Instrument.



Figura 3.1: Placa final del proyecto base

### 3.1. Diseño base

El proyecto original trata sobre el diseño y desarrollo de una placa de adquisición de EEG haciendo uso de los integrados ADS1299 junto con un sistema de transmisión hacia el ordenador tanto inalámbricamente como a través de USB. La figura 3.2 muestra las partes que componen dicho diseño.

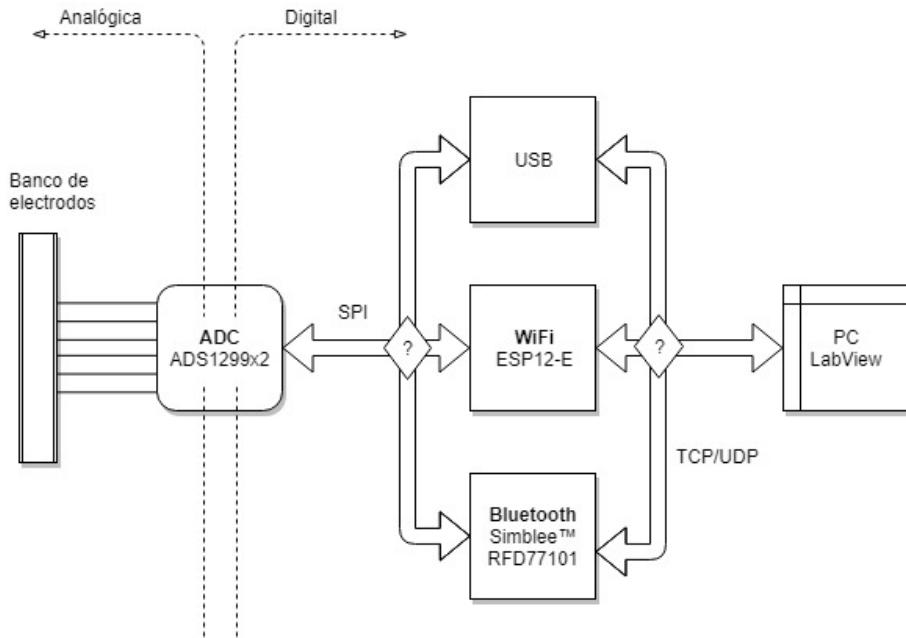


Figura 3.2: Esquema del proyecto base

### 3.1.1. Adquisición de datos

La parte encargada de la adquisición está compuesta por un par de bancos de electrodos dispuestos en los laterales de la placa seguidos de un filtro paso-bajo con frecuencia de corte de 6.79kHz encargado de eliminar las componentes de frecuencias muy altas, no deseadas en el estudio de un EEG. A continuación se encuentran conectados a sus respectivos bancos los ADC ADS1299.

Estos convertidores son capaces de adquirir información de forma independiente o en modo “Daisy Chain” y transmitirla a través de SPI hacia otros dispositivos cuya misión será gestionarla.



Figura 3.3: Convertidor Analógico-Digital ADS1299

El SPI presente en el convertidor permite leer todos los registros del ADS y escribir la gran mayoría. Aunque normalmente se leen los relacionados con los datos convertidos, también es posible saber el estado de los GPIO o el identificador único del dispositivo leyendo su registro asociado.

La configuración del ADS se realiza mediante la escritura de ciertos registros, cada uno asociado a un parámetro específico. La tabla 3.1 muestra los registros disponibles, tanto de lectura como de configuración, una descripción básica y la dirección de memoria asociada a los mismos.

ADDRESS	REGISTER	DEFAULT SETTING	REGISTER BITS									
			7	6	5	4	3	2	1	0		
<b>Read Only ID Registers</b>												
00h	ID	xxh	REV_ID[2:0]			1	DEV_ID[1:0]		NU_CH[1:0]			
<b>Global Settings Across Channels</b>												
01h	CONFIG1	96h	1	DAISY_EN	CLK_EN	1	0	DR[2:0]				
02h	CONFIG2	C0h	1	1	0	INT_CAL	0	CAL_AMPO	CAL_FREQ[1:0]			
03h	CONFIG3	60h	PD_REFBUF	1	1	BIAS_MEAS	BIASREF_INT	PD_BIAS	BIAS_LOFF_SENS	BIAS_STAT		
04h	LOFF	00h	COMP_TH[2:0]			0	ILEAD_OFF[1:0]		FLEAD_OFF[1:0]			
<b>Channel-Specific Settings</b>												
05h	CH1SET	61h	PD1	GAIN1[2:0]			SRB2	MUX1[2:0]				
06h	CH2SET	61h	PD2	GAIN2[2:0]			SRB2	MUX2[2:0]				
07h	CH3SET	61h	PD3	GAIN3[2:0]			SRB2	MUX3[2:0]				
08h	CH4SET	61h	PD4	GAIN4[2:0]			SRB2	MUX4[2:0]				
09h	CH5SET <sup>(1)</sup>	61h	PD5	GAIN5[2:0]			SRB2	MUX5[2:0]				
0Ah	CH6SET <sup>(1)</sup>	61h	PD6	GAIN6[2:0]			SRB2	MUX6[2:0]				
0Bh	CH7SET <sup>(2)</sup>	61h	PD7	GAIN7[2:0]			SRB2	MUX7[2:0]				
0Ch	CH8SET <sup>(2)</sup>	61h	PD8	GAIN8[2:0]			SRB2	MUX8[2:0]				
0Dh	BIAS_SENSP	00h	BIASP8 <sup>(2)</sup>	BIASP7 <sup>(2)</sup>	BIASP6 <sup>(1)</sup>	BIASP5 <sup>(1)</sup>	BIASP4	BIASP3	BIASP2	BIASP1		
0Eh	BIAS_SESN	00h	BIASN8 <sup>(2)</sup>	BIASN7 <sup>(2)</sup>	BIASN6 <sup>(1)</sup>	BIASN5 <sup>(1)</sup>	BIASN4	BIASN3	BIASN2	BIASN1		
0Fh	LOFF_SENSP	00h	LOFFP8 <sup>(2)</sup>	LOFFP7 <sup>(2)</sup>	LOFFP6 <sup>(1)</sup>	LOFFP5 <sup>(1)</sup>	LOFFP4	LOFFP3	LOFFP2	LOFFP1		
10h	LOFF_SESN	00h	LOFFM8 <sup>(2)</sup>	LOFFM7 <sup>(2)</sup>	LOFFM6 <sup>(1)</sup>	LOFFM5 <sup>(1)</sup>	LOFFM4	LOFFM3	LOFFM2	LOFFM1		
11h	LOFF_FLIP	00h	LOFF_FLIP8 <sup>(2)</sup>	LOFF_FLIP7 <sup>(2)</sup>	LOFF_FLIP6 <sup>(1)</sup>	LOFF_FLIP5 <sup>(1)</sup>	LOFF_FLIP4	LOFF_FLIP3	LOFF_FLIP2	LOFF_FLIP1		
<b>Lead-Off Status Registers (Read-Only Registers)</b>												
12h	LOFF_STATP	00h	IN8P_OFF	IN7P_OFF	IN6P_OFF	IN5P_OFF	IN4P_OFF	IN3P_OFF	IN2P_OFF	IN1P_OFF		
13h	LOFF_STATN	00h	IN8M_OFF	IN7M_OFF	IN6M_OFF	IN5M_OFF	IN4M_OFF	IN3M_OFF	IN2M_OFF	IN1M_OFF		
<b>GPIO and OTHER Registers</b>												
14h	GPIO	0Fh	GPIOD[4:1]				GPIOC[4:1]					
15h	MISC1	00h	0	0	SRB1	0	0	0	0	0		
16h	MISC2	00h	0	0	0	0	0	0	0	0		
17h	CONFIG4	00h	0	0	0	0	SINGLE_SHOT	0	PD_LOFF_COMP	0		

Tabla 3.1: Tabla de registros de la familia ADS [4]

Una descripción más detallada de cada uno de los bits de cada registro se puede encontrar en el *datasheet* del componente [4].

Como se puede ver en la tabla 3.1, los convertidores cuentan con una gran cantidad de opciones de configuración. Para el desarrollo de este proyecto se ha implementado un sistema de configuración que permite la lectura y escritura de todos los registros.

### 3.1.2. Transmisión de datos

Tras completar el proceso de adquisición de datos resulta necesario transmitir dicha información hacia un dispositivo capaz de procesarla. Para ello la placa original contaba con dos alternativas. La primera consiste en, mediante USB y acopladores aislantes, transmitir la información a un ordenador.

La segunda hace uso de dos tecnologías inalámbricas distintas que funcionan de forma excluyente y son seleccionables con un *jumper*: WiFi o Bluetooth.

## WiFi

Para la transmisión de datos a través de WiFi se seleccionó el módulo ESP12-E, basado en el SoC ESP2866, también conocido nodemcu.

Este cuenta con un microcontrolador (MCU) embebido de 32 bits (Tensilica L106) con una memoria RAM de 36kB y una velocidad de reloj de la CPU de hasta 80MHz, proporcionando suficiente potencia para las tareas básicas.

Así mismo se incluye montado en el mismo paquete una memoria flash de 4MB en la que almacenar el código de los programas que se ejecutarán y una antena embebida, dotando al módulo de conectividad en la banda de 2.4GHz.



Figura 3.4: ESP8266

A efectos de diseño es muy importante saber cuales serán las entradas/salidas del dispositivo así como los pines dedicados para su programación. La figura 3.5 muestra un resumen de todas las funciones de cada uno de los pines. Como se puede observar, el SPI hace uso de los pines 5, 6, 7 y 16. Por otro lado el UART, necesario para la programación del micro hace uso de los pines 16 y 17. Dichos pines deberán reservarse posteriormente en la fase de diseño de la PCB.

El dispositivo tiene tres modos de arranque dependiendo del sitio desde el que cargue el código y la selección de uno u otro modo viene determinada por los pines MTDO, GPIO0 y GPIO2.

La tabla 3.2 los distintos modos de arranque y el estado en el que deben estar de los pines para iniciar en dicho modo.

MTDO	GPIO0	GPIO2	Modo	Descripción
L	L	H	UART	Descarga el código desde UART
L	H	H	Flash	Carga desde memoria Flash a través de SPI
H	x	x	SDIO	Carga desde una tarjeta SD

Tabla 3.2: Modos de arranque del ESP12-E [5]

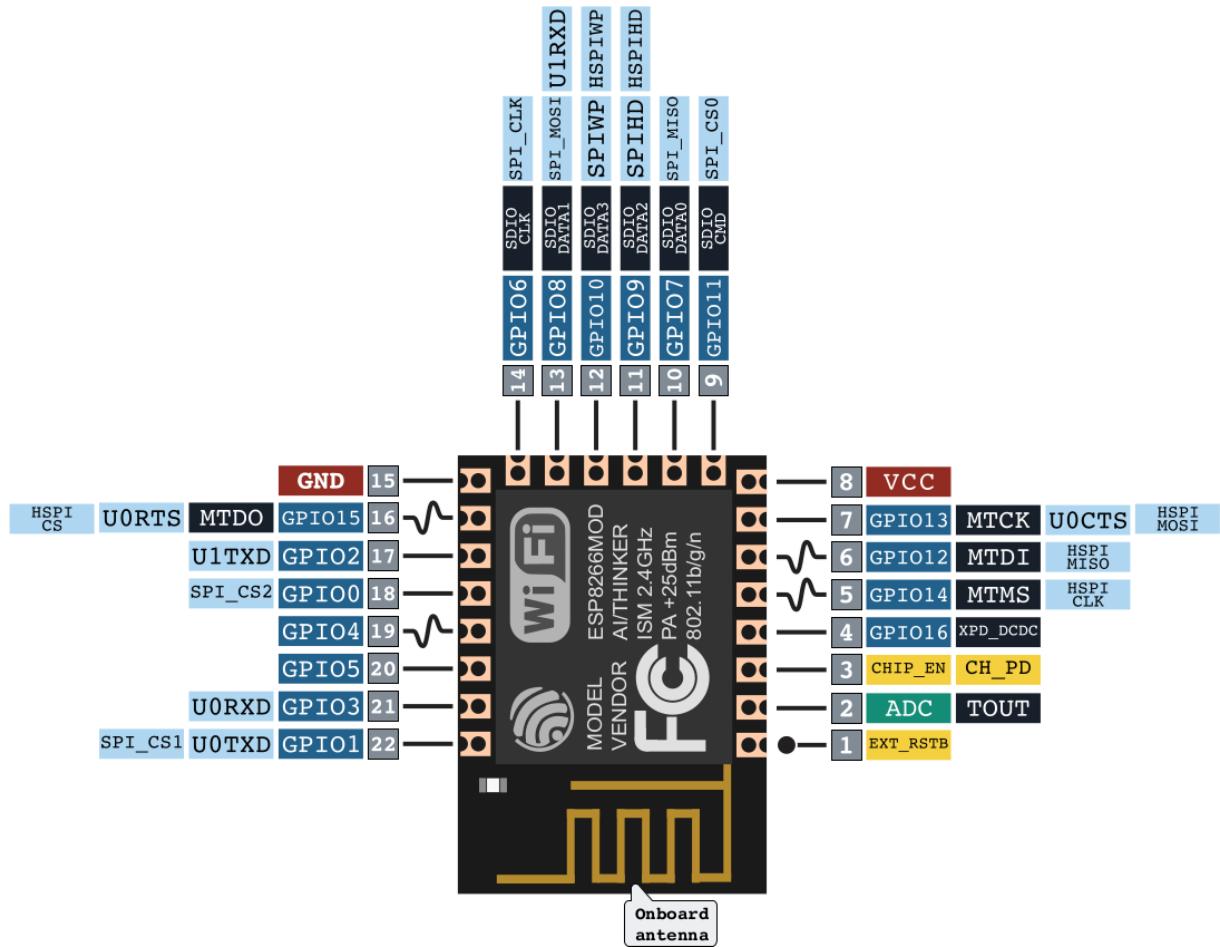


Figura 3.5: Resumen de todas las Entradas/Salidas del ESP12-E [6]

## Bluetooth

Para la transmisión de datos a través de Bluetooth se seleccionó el módulo Simblee™ RFD77101 ya que al igual que el módulo WiFi, cuenta con interfaces de comunicación a través de SPI para conectarse con el ADC (pines 21, 22, 31 y 32) y de UART para su programación posterior (pines 23 y 24).



Figura 3.6: Simblee<sup>TM</sup> RFD77101 [7]

El módulo presenta un ARM Cortex-M0 como CPU con 128KB de memoria Flash, 24KB de RAM y una frecuencia de reloj de 16MHz.

Todos los dispositivos de transmisión inalámbrica anteriormente mencionados permiten su programación utilizando el IDE de Arduino lo cual facilita sensiblemente el proceso de desarrollo y prototipado teniendo la ventaja adicional de que es Software Libre.

## USB

Como este proyecto tiene como objetivo independizar el sistema lo máximo posible del ordenador se ha optado por desestimar el sistema de transmisión por USB conservando solamente la interfaz inalámbrica.

### 3.2. Diseño final

Llegados a este punto se han analizado las características más importantes de cada uno de los elementos presentes en el sistema original, siendo los más importantes las distintas interfaces de comunicación y los pines de programación.

Con esta información ya es posible independizar cada uno de esos elementos y crear un nuevo diseño que cumpla con las especificaciones de este nuevo proyecto.

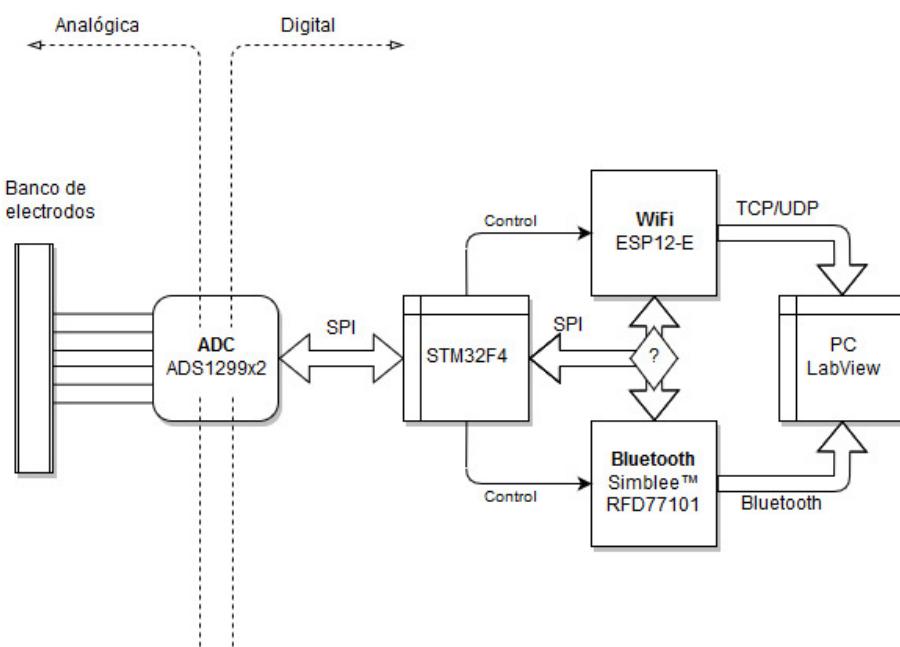


Figura 3.7: Esquema del proyecto final

El nuevo sistema estará compuesto por tres partes:

- En primer lugar etapa de adquisición compuesta de un banco de electrodos con sus correspondientes filtros analógicos y dos ADC.

- Posteriormente un microcontrolador se encargará de realizar el procesado de la señal y la gestión de los distintos elementos.
- Por último la transmisión de datos se realizará de forma inalámbrica a un ordenador u otro dispositivo mediante Bluetooth o WiFi.

Como se puede observar en la figura 3.7, el ordenador sigue estando presente en el sistema pero en esta ocasión su función se limita a mostrar la información siendo fácilmente sustituible en un futuro por un dispositivo menos potente y barato. Al utilizar un microcontrolador en la propia placa de adquisición se consigue aumentar la independencia del sistema y se dota de unas características muy interesantes, tanto de procesado de señal como de almacenaje de la misma o gestión del consumo.

### 3.2.1. Selección del microcontrolador

El microcontrolador es el núcleo del sistema. Para poder interactuar con todos los elementos anteriormente descritos deberá contar con las siguientes características:

- Bajo precio.
- Bajo consumo.
- Capacidad procesado de señal.
- Para poder utilizar el máximo de la velocidad de adquisición de los ADS (16kSPS) y evitar cuellos de botella, deberá contar con un Bus SPI de al menos 5.85Mb/s dedicados para la transmisión y la misma cantidad para recepción o dos buses.

$$\text{Tasa de transferencia} = 16k \text{ Muestras/s} * 8 \text{ canales} * 24\text{bits} * 2 \text{ ADS} = 5,85\text{Mb/s}$$

Hay una gran cantidad de microcontroladores en el mercado que podrían utilizarse para este proyecto pero, de entre todos los disponibles, aquellos con arquitectura **ARM** son los que mejor se adaptan a las especificaciones. Concretamente los más adecuados son aquellos englobados en la familia **Cortex M4** ya que están especialmente diseñados con DSP integrado para conseguir un rendimiento máximo minimizando el consumo.



(a) Logo de Texas Instrument



(b) Logo de STMicroelectronics

Figura 3.8: Principales fabricantes contemplados

## CAPÍTULO 3. DISEÑO

---

La tabla 3.3 muestra varios dispositivos de esa familia vendidos por Texas Instrument o STMicroelectronics y un resumen de sus características principales.

	Texas Instruments	STMicroelectronics		
	TM4C123GH6PM	TM4C1294NCPDT	STM32F405	STM32F469
FCPU [MHz]	80	120	168	180
Flash [kB]	256	1024	1024	2048
RAM [kB]	32	256	192	384
SPI	x4	x4	x2 + 1	x6
Precio [€]	8,72	12,74	9,24	13,48

Tabla 3.3: Comparativa entre distintos MCUs

Todos los dispositivos anteriormente contemplados tienen DSP integrados así como una Unidad de Punto Flotante (FPU) que permite realizar operaciones matemáticas avanzadas de forma óptima.

Entre los dispositivos anteriores, los pertenecientes a la familia STM presentan mejor relación coste/prestaciones, pero el verdadero factor diferenciador son las herramientas dispuestas para la comunidad por parte del fabricante.

En la página web se pueden encontrar distintas aplicaciones y documentación que facilitan sensiblemente el proceso de desarrollo para esta plataforma.

Finalmente se seleccionó el MCU STM32F405 en el formato LQFP64 ya que sus características se ajustan perfectamente a las especificaciones, manteniendo unas muy buenas prestaciones y un precio bastante bajo. Todo esto con el valor añadido de que ya se contaba con la placa de desarrollo STM32F4 Discovery lo cual permitió comenzar con el aprendizaje y estudio del entorno sin la necesidad de esperar al diseño, impresión y soldado de la placa final.



Figura 3.9: Placa de desarrollo STM32F4 Discovery

El MCU cuenta con 3 buses SPI independientes que pueden funcionar en modo *Full Duplex*. El SPI<sub>1</sub> es capaz de funcionar hasta 42Mb/s mientras que los SPI<sub>2</sub> y SPI<sub>3</sub> pueden comunicar información hasta 21Mb/s. Los pines dedicados a dichos buses se pueden consultar en el *Datasheet* del componente [8].

Otra característica interesante de este MCU es la presencia de forma nativa de un gestor de USB On The Go (OTG) permitiendo así conectar un dispositivo USB para almacenar información a largo plazo.

### 3.2.2. Alimentación

Tras seleccionar todos los elementos se va a proceder a escoger una alimentación que permita a todos los dispositivos funcionar en condiciones óptimas.

La tabla 3.4 muestra un resumen de todos los elementos presentes en el sistema junto con los rangos de voltaje recomendados por los fabricantes para su alimentación.

Dispositivo	V <sub>min</sub> [V]	V <sub>max</sub> [V]
Simblee BT	1.8	3.6
ESP12-E	3.0	3.6
STM	1.8	3.6
ADS (Digital)	1.8	3.6
ADS (Analógica)	4.75	5.25
USB	5	5

Tabla 3.4: Rangos de alimentación de todos los elementos

De la tabla 3.4 se deduce que para que todos los dispositivos funcionen correctamente será necesario dotar a la placa de 5 voltios con los que se podrá alimentar la parte analógica del ADS así como el USB mientras que la parte digital se puede alimentar en el rango de 3V a 3.6V.

Por motivos de compatibilidad con el diseño anterior y tras comprobar que se cumple con los requisitos impuestos por los nuevos elementos del sistema se ha optado por mantener el mismo esquema de alimentación que en el proyecto base.

El sistema de alimentación se compone de dos partes principales, cada una encargada de proporcionar el voltaje deseado manteniendo el ruido generado por el mismo al mínimo.

#### Alimentación 3.3V

Para conseguir un voltaje de 3.3V estable se ha utilizado el regulador AZ1117C-3.3 ya que es capaz de conseguir una precisión para el voltaje de salida del  $\pm 1\%$  así como un ruido de salida de  $0.003\% V_{out}$  entre 10Hz y 10kHz. En la figura 3.10 se muestra el esquema eléctrico utilizado, que es una variación del circuito recomendado por el fabricante en su *datasheet* [9].

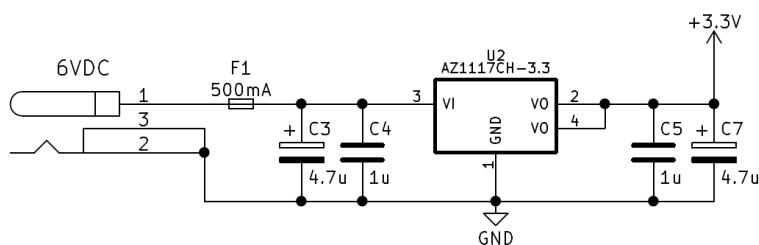


Figura 3.10: Esquema de alimentación a 3.3V

## Alimentación 5V

Los 5V serán utilizados por el dispositivo de almacenamiento USB para su alimentación y por el ADS para generar los distintos voltajes de referencia que necesita para operar correctamente. Al afectar de forma directa a las mediciones realizadas por el ADS la eliminación de variaciones en este voltaje es crucial, pues estas supondrán un ruido añadido a la señal final.

El regulador encargado de proporcionar 5V es el MCP1711. Este integrado está caracterizado por tener un rizado de salida menor al 1% del voltaje de salida así como de poseer una corriente en reposo muy baja. Este último parámetro facilitará el diseño de un sistema portátil alimentado por baterías aumentando la duración de la misma. La figura 3.11 muestra el esquema eléctrico utilizado.

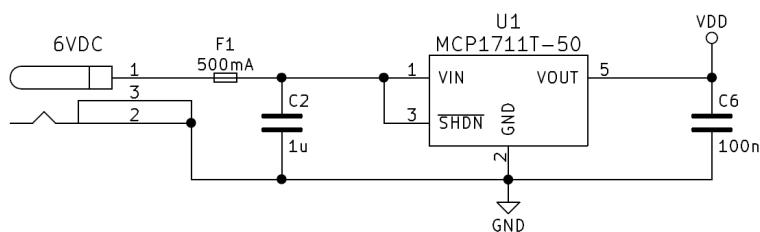


Figura 3.11: Esquema de alimentación a 5V

Para funcionar correctamente ambos integrados necesitan que el voltaje de entrada sea superior al voltaje de salida en un factor que en la documentación técnica recibe el nombre de “Tensión de Dropout”( $V_{DROP}$ ).

De acuerdo al *datasheet* de ambos reguladores,  $V_{DROP}$  es para 3.3V y 5V, 1.3V y 0.43V respectivamente. Con esa información se deduce que el integrado que limita el diseño es el regulador de 5V de modo que con una entrada de al menos 5.43V ambos reguladores deberían funcionar correctamente.

Finalmente se ha optado por una fuente de alimentación de 6V ya que esto permitirá hacer uso de pilas o baterías para alimentar el sistema, dotándolo de independencia de la red eléctrica y eliminando el riesgo de electrocución.

### 3.3. Circuito electrónico y esquemáticos

El último paso de la fase de desarrollo será generar un esquemático capaz de englobar todos los elementos anteriormente presentados, interconectarlos y dar como resultado un sistema funcional.

En este punto es importante valorar dos alternativas de diseño, cada una con sus ventajas e inconvenientes: implementación de todo el circuito de cero o crear una placa que se conecte a la ya existente.

Si bien es cierto que para un diseño final crear una placa que englobe todos los componentes sería lo ideal, pues presentaría un formato más compacto y mejor presentación, hacerlo también supone crear una placa más grande y desaprovechar aquellas ya construidas en proyectos anteriores.

Teniendo en cuenta que se cuenta con varias placas ya montadas y que el sistema está en fase de prototipo, se va a optar por la segunda opción, creando una segunda placa independiente en la que se incluirán todos los elementos correspondientes a la gestión de las señales digitales del sistema, dejando las señales analógicas en la otra placa. De esta forma la fase de diseño de la PCB y de montaje se simplifica considerablemente y se abaratan costes al reutilizarse componentes.

Para la conexión con la otra placa se aprovechará el espacio dejado por el módulo ESP12-E, pues al hacer uso de SPI es posible obtener todas las señales necesarias para interactuar con el ADS.

El sistema embebido en esta placa incluirá los elementos que se pueden ver en la figura 3.12

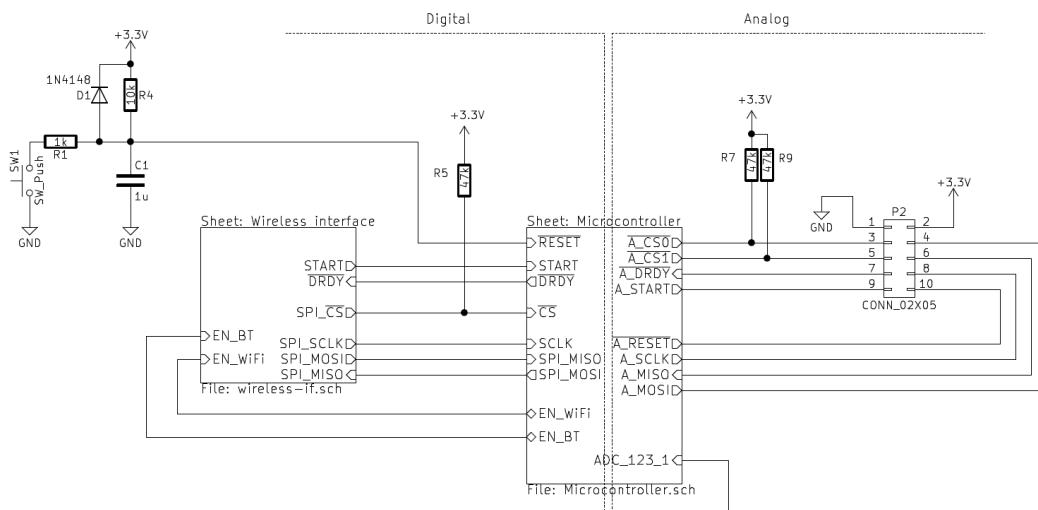


Figura 3.12: Esquema general del sistema

Se ha incluido en la placa un botón de reinicio con su correspondiente circuito electrónico así como una realimentación desde la alimentación hasta uno de los pines ADC el microcontrolador para poder monitorizar el estado de la batería.

### 3.3.1. Circuito de alimentación

Aunando los dos circuitos presentados en la sección 3.2.2 el resultado final es el obtenido en la figura 3.13.

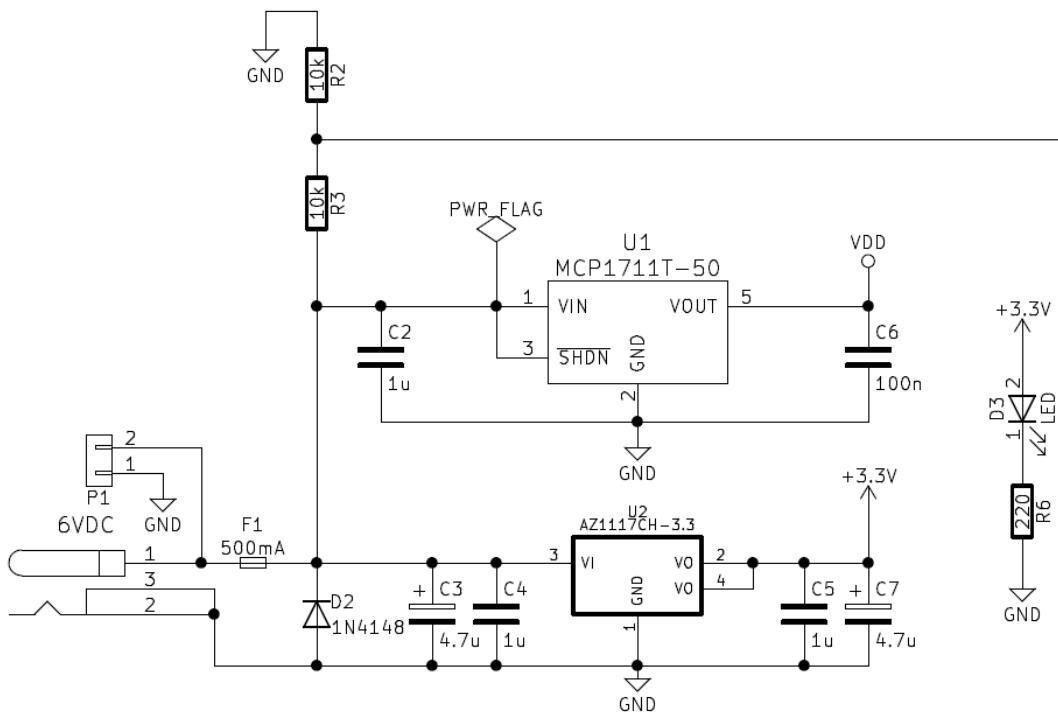


Figura 3.13: Esquemático final del circuito de alimentación

El fusible (F1) garantiza que la máxima corriente que consumirá el dispositivo es de 500mA, evitando así que el sistema o el paciente sufran daños en caso de un cortocircuito. Adicionalmente se ha incluido un diodo LED cuya función es indicar el estado de la placa. Si la placa ha encendido correctamente o si se encuentra en funcionamiento el LED se encenderá.

El diodo (D2) junto con el condensador (C3) evitarán que los transitorios afecten al voltaje de entrada asegurando así que la alimentación que recibirán ambos integrados será lo más estable posible.

Con el objetivo de monitorizar el estado de la batería se ha utilizado el ADC incorporado en el propio microcontrolador. Como la señal de entrada se encuentra fuera del rango soportado en las especificaciones del STM se ha optado por incorporar las resistencias R2 y R3 formando un divisor de tensión utilizando así la señal resultante para realizar las medidas.

### 3.3.2. Microcontrolador

El microcontrolador es el núcleo del sistema. Este hace de centro de control de todas las señales digitales que se transmiten así como de gestor de dispositivos, decidiendo que dispositivos se encuentran activos en cada momento. Para gestionar que dispositivos se encuentran habilitados se ha sustituido el *jumper* de la placa original por GPIO del microcontrolador. De esta forma se consigue mayor flexibilidad, automatización y se optimiza el consumo.

Adicionalmente se ha integrado un LED conectado al pin PA9 que dotará a la placa de indicadores visuales del estado en el que se encuentra.

La figura 3.14 muestra una representación del integrado junto con todos los elementos con los que está conectado.

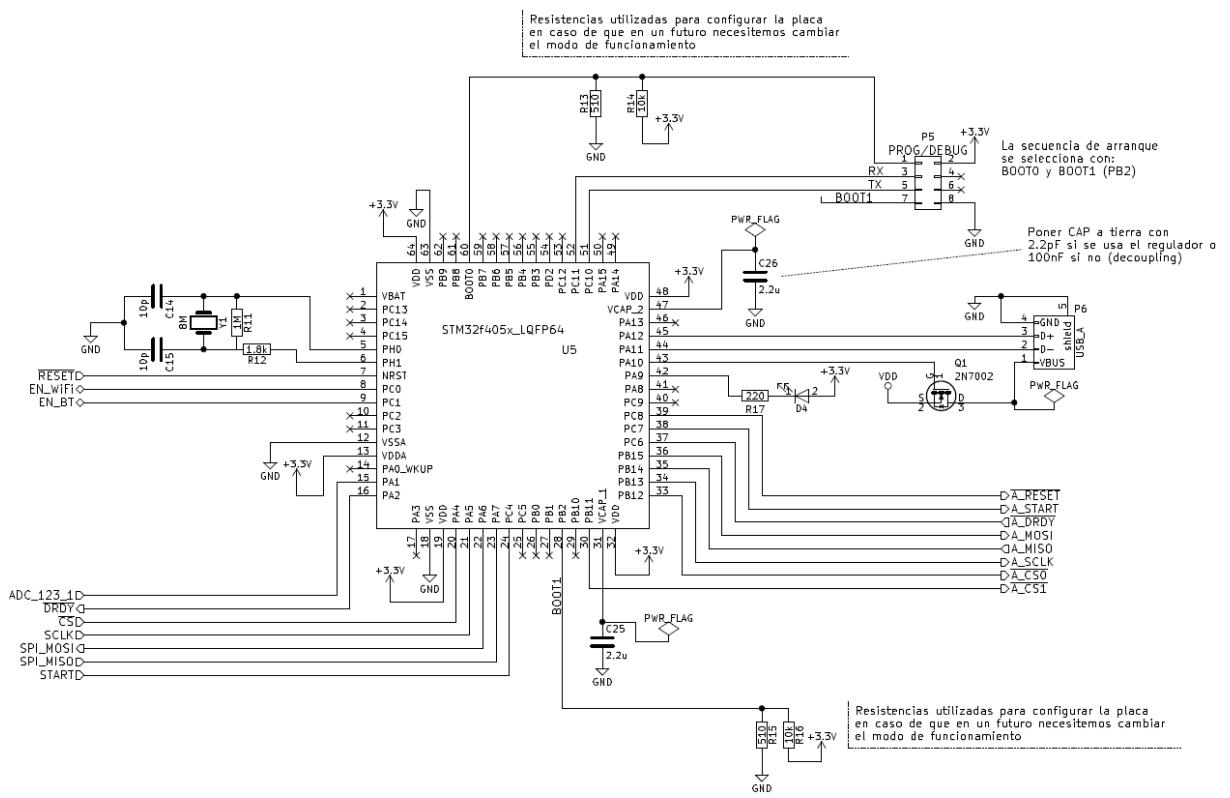


Figura 3.14: Esquemático del microcontrolador

El modo de arranque del dispositivo viene determinado por el estado de los pines Boot0 y Boot1. Haciendo uso de las resistencias R13, R14, R15 y R16 se consigue forzar que en condiciones normales de operación el STM arranque desde la memoria Flash integrada. Con el objetivo de reprogramar el microcontrolador se ha añadido el conector P5. Dicho conector permite alternar entre los distintos modos de arranque del STM e interactuar con él por UART. Esta última característica será la que permitirá subir el código a ejecutar pero también brinda funciones de *debug*.

## CAPÍTULO 3. DISEÑO

---

El sistema aprovecha dos de los 3 buses SPI. El bus SPI1, capaz de transmitir a 41Mb/s se ha reservado para la comunicación ESP12-E  $\leftrightarrow$  STM32F4 mientras que el utilizado para comunicarse con los ADS es el SPI2 con una velocidad de hasta 21Mb/s.

El MCU puede trabajar con un oscilador interno sin problemas pero la presencia de un oscilador externo basado en un cristal de cuarzo proporciona ciertas ventajas como son mayor precisión en el reloj y la posibilidad de usar PLL para aumentar la frecuencia de trabajo del procesador.

El circuito asociado al cristal se puede observar en la parte superior izquierda de la figura 3.14 pero se incluye a continuación para facilitar la lectura de este documento:

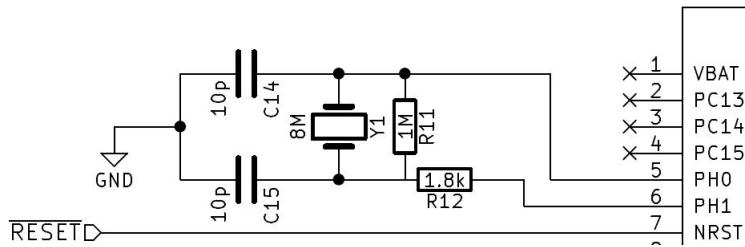


Figura 3.15: Detalle del circuito asociado al oscilador externo

Para realizar un diseño funcional del circuito del oscilador se ha utilizado el *datasheet* del dispositivo junto con una guía de buenas prácticas [10], ambos proporcionados por el fabricante. La configuración utilizada a nivel de software para la gestión de dicho reloj se explicará en mayor profundidad en el capítulo 5.

Se han añadido todos los condensadores recomendados por el fabricante. Algunos deben tener una capacidad determinada en función del modo de funcionamiento del microcontrolador (C25 y C26), otros, denominados condensadores de desacoplo, tienen como objetivo eliminar el ruido de altas frecuencias de la zona de alimentación. El condensador C11 es denominado Bulk y su función es garantizar una alimentación lo más estable posible.

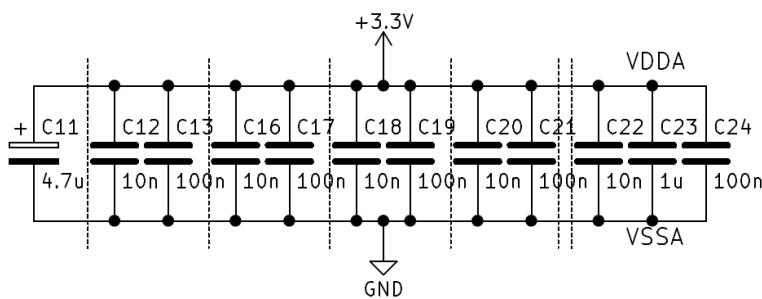


Figura 3.16: Condensadores Bulk (C11) y de desacoplo

Por simplicidad y legibilidad se han agrupado todos en una zona del esquemático pero a la hora de diseñar la PCB será necesario tener presente que para que el dispositivo funcione correctamente estos últimos deben localizarse lo más cerca posible de los pines de alimentación.

Finalmente, como el MCU tiene la capacidad de interactuar directamente con dispositivos USB, con el objetivo de implementar en un futuro características que aprovechen dicha capacidad se ha añadido un conector USB cuyo bus de alimentación se encuentra controlado por el propio MCU. De esta forma es posible habilitar y deshabilitar el dispositivo USB y reducir el consumo.

### 3.3.3. Interfaz inalámbrica

En comparación con el STM, los esquemáticos necesarios para hacer funcionar los dos microcontroladores encargados de transmitir la información a través de WiFi y Bluetooth son bastante sencillos.

ESP12-E

El ESP necesita, al igual que el STM, condensadores Bulk y de desacoplo. Ambos se pueden apreciar en la figura 3.17 en la parte inferior izquierda y deberán estar localizados en la PCB lo más cerca posible de los pines de alimentación.

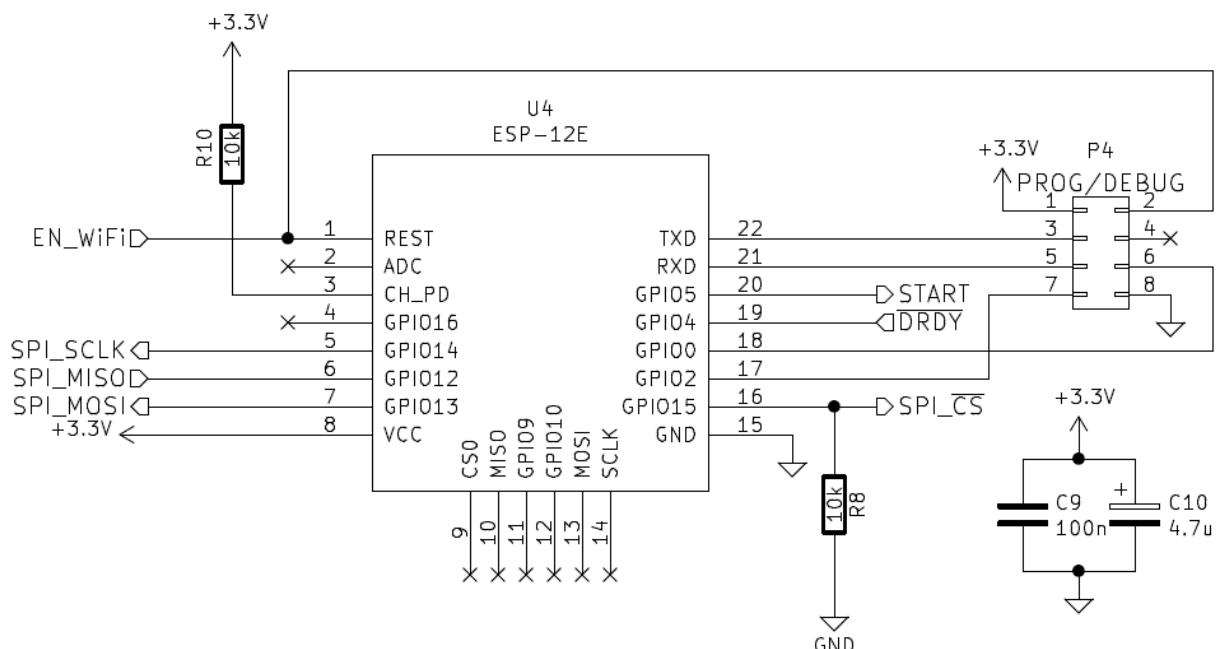


Figura 3.17: Esquemático del ESP-12E

La resistencia R10 fuerza al ESP a estar en un estado activo salvo que a través del pin “EN\_WIFI” el STM lo desactive.

El modo de arranque del STM viene definido por la resistencia R8 junto con el conector P4. Dicho conector permite poner el ESP en modo programación con sólo cortocircuitar los pines 6 y 8 e incluye acceso al bus UART a través de los pines 3 y 5.

## Bluetooth Simblee

Para el dispositivo Bluetooth se ha habilitado otro conector de programación. En esta ocasión con los pines 2, 3 y 4 es suficiente ya que el IDE de Arduino se encarga de gestionar el estado de los pines para forzar el modo programación.

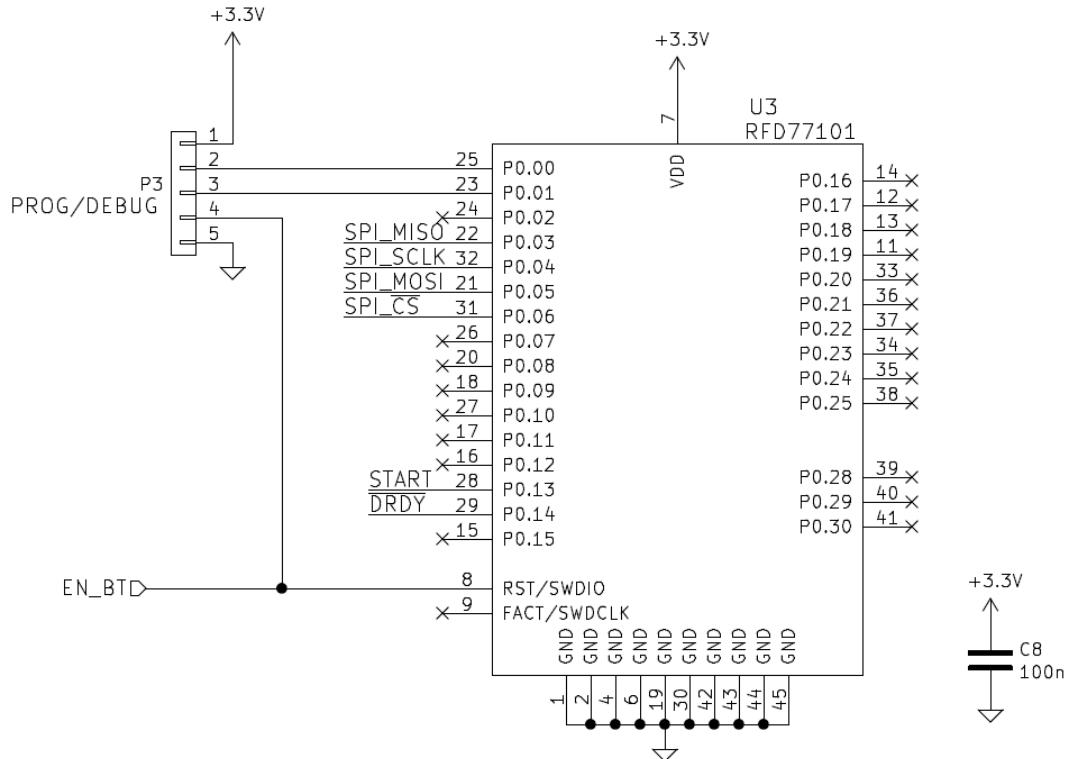


Figura 3.18: Esquemático del dispositivo Bluetooth Simblee

Se han habilitado los pines relacionados con el bus SPI así como los de DRDY y START, encargados de gestionar la transmisión de datos.

En esta ocasión se ha dejado sólo un condensador de desacoplo ,pues los de Bulk dispuestos para los otros dispositivos suplen la necesidad de utilizar otro para este.

Todos los esquemáticos presentados a lo largo de este apartado han sido generados haciendo uso de la herramienta Kicad. Al ser un esquemático su lectura e interpretación es independiente de la herramienta salvo por el caso del elemento “PWR\_FLAG” presente en algunas figuras. Dicho elemento es característico de esta herramienta y sirve para evitar errores, ya que todos los pines categorizados como pines de alimentación que no lleven un “PWR\_FLAG” provocarán una alerta al compilar y generar el esquemático.

# 4

## Implementación de la PCB

En el diseño e implementación de la PCB es muy importante tener presente que cualquier fallo a nivel de hardware supone una gran pérdida de tiempo y, por lo tanto, dinero. Desde que el diseño es terminado y se manda a producir la placa hasta que esta se recibe transcurre una media de dos semanas . Perder esa cantidad de tiempo por un fallo de diseño a nivel docente supone, en el peor de los casos, no entregar el proyecto en la fecha acordada pero a nivel empresarial puede significar perder la exclusividad del diseño cuando se compite con otras compañías.

Las revisiones manuales permiten evitar ciertos errores pero una buena herramienta bien configurada contribuye a prevenir dichos errores desde el principio. Como ya se ha mencionado en el capítulo 3, para la realización de este proyecto se ha utilizado la herramienta KiCad, no sólo por ser Software Libre sino porque presenta ciertas características muy interesantes:

- **Entorno de desarrollo integrado:**

Desde la propia herramienta se pueden hacer los esquemáticos, definir los componentes y librerías e incluso diseñar y previsualizar la PCB.

- **Multiplataforma:**

Disponible en Windows, Linux y Mac OS.

- **Respaldado por una gran comunidad**

Kicad tiene una gran comunidad que deja a disposición de los usuarios una documentación muy extensa.

- **Constante desarrollo**

Se liberan actualizaciones con regularidad.

Tras instalar y configurar KiCad, al abrir la herramienta se carga un gestor de proyectos desde el que se puede gestionar un gran número de elementos. La figura 4.1 muestra a modo de ejemplo el estado de KiCad al final del proyecto.

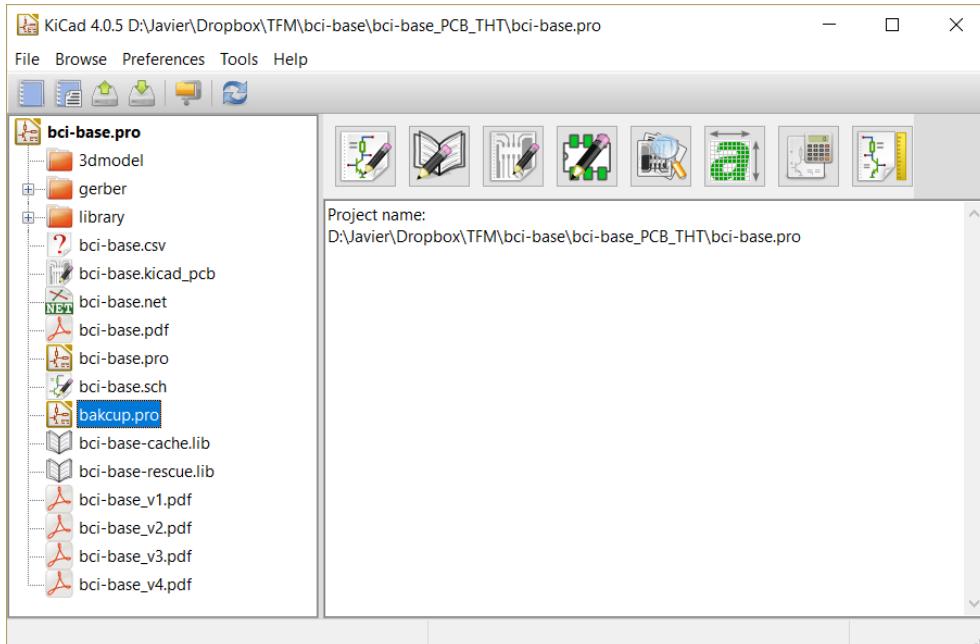


Figura 4.1: Gestor de proyectos de KiCad

Como se puede observar en la imagen, a la izquierda aparecen todos los archivos pertenecientes al proyecto mientras que en la parte superior hay un acceso directo a las distintas partes que componen KiCad (gestor de esquemáticos, librerías, modelos 3D, etc.).

Durante la fase de diseño y realización del esquemático, cada componente fue seleccionado de entre los disponibles preinstalados con la herramienta. Aunque los componentes más comunes como son las resistencias o los condensadores se pueden encontrar sin problemas, para trabajar con otros componentes como el ESP ha sido necesario crear una librería propia. Más adelante, cuando las especificaciones de diseño se hayan definido, se enlazará el símbolo que representa cada componente con el elemento físico que estará presente en la PCB, es decir, su *footprint* y su modelo 3D.

### 4.1. Limitaciones del fabricante

El diseño de la PCB tiene ciertas restricciones, algunas impuestas por el propio diseño del circuito (tipo de componentes, número de pistas, tamaño final, etc.), otras, como las tratadas en esta sección, serán impuestas por el propio fabricante de PCBs.

La mayoría de empresas fabricantes de PCBs del mercado dejan a disposición de sus clientes un listado de las limitaciones con las que cuentan, garantizando que cualquier diseño que se adecue a dichas especificaciones será impreso sin problemas.

De entre las disponibles en Internet se seleccionó la compañía ITEAD por presentar una buena relación prestaciones/precio, haberse contratado sus servicios previamente y un buen tiempo desde la impresión hasta la recepción de la placa.

En su página web [11], ITEAD ha preparado una tabla con un resumen de las características con las que se puede contar si se imprime una PCB en condiciones normales. Dicha tabla se recoge a continuación:

Característica	Valor
Layers	1 - 4
Material	FR-4
Board Dimension (max)	380mm X380mm
Board Dimension (min)	10mm X10mm
Outline Dimension Accuracy	±0.2mm
Board Thickness	0.40mm–2.0mm
Board Thickness Tolerance	±10 %
Dielectric Separation thickness	0.075mm–5.00mm
Conductor Width (min)	0.15mm (Recommend>8mil)
Conductor Space (min)	0.15mm (Recommend>8mil)
Outer Conductor thickness	35um
Inner Conductor thickness	17um–100um
Copper to Edge	>0.3mm
Plated Component	
Plated via Diameter(Mechanical)	0.3mm–6.30mm
Plated Hole Diameter Tolerance(Mechanical)	0.08mm
Unplated Hole Diameter Tolerance	0.05mm
Hole Space(min)	0.25mm
Hole to Edge	0.4mm
Annular Ring(min)	0.15mm
Solder Resist Type	Photosensitive ink
Solder Resist Color	Black, Green, White, Blue, Yellow
Solder Resist Clearance	0.1mm
Solder Resist Coverage	0.1mm
Plug Hole Diameter	0.3mm–0.65mm
Silkscreen line width (mim)	6mil

Tabla 4.1: Restricciones de ITEAD para la fabricación de una PCB

Aunque la lista de restricciones parece alta, la mayoría de ellas no supone un problema para un proyecto de estas dimensiones. Para comprobar si esta afirmación es correcta bastará con comprobar si la característica más restrictiva se cumple, es decir, comparar la separación mínima de los pads del módulo Bluetooth con la separación mínima entre conductores, denominada en la tabla 4.1 como *Conductor Space*. De acuerdo a su *datasheet*, la separación entre pines de este componente es de 9.84 mil (0.25 mm), valor muy superior a los 8 mil (0.2 mm) recomendados por el fabricante.

Adicionalmente, informan de que la utilización de *Buried vias* y *Blind vias* no es posible por el momento. En la figura 4.2, proporcionada por ITEAD en su página web, se ilustra como es cada tipo de vía.

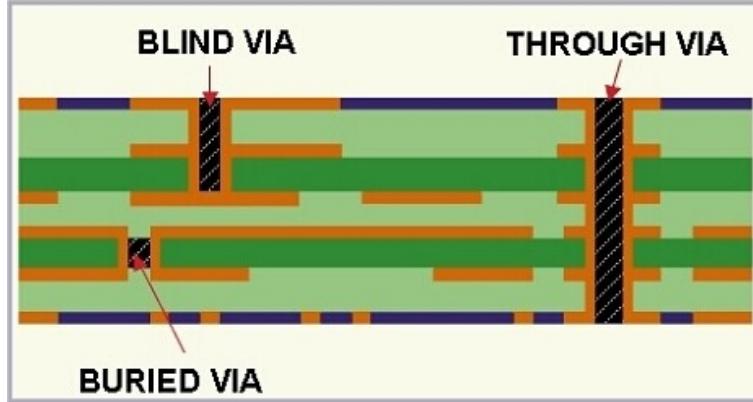


Figura 4.2: Tipos de vías

Con toda la información recopilada hasta el momento ya es posible configurar KiCad para forzar que dichas restricciones se cumplan en todo momento. El menú “*Design Rules*” permite configurar estos parámetros (ver fig. 4.3b) así como realizar ciertos ajustes dependiendo de la función que tendrá cada pista ( ver fig. 4.3a).

**(a) Condiciones especiales**

	Clearance	Track Width	Via Dia	Via Drill	uVia Dia	uVia Drill
<b>Default</b>	0.008	0.008	0.028	0.012	0.028	0.012
<b>POWER</b>	0.008	0.008	0.028	0.012	0.028	0.012
<b>Vdd</b>	0.008	0.0118110236	0.028	0.012	0.028	0.012

Botones: Add, Remove, Move Up

Membership:

Net Classes Editor Global Design Rules

**(b) Reglas de diseño en KiCad**

Net Classes Editor Global Design Rules

Via Options:

- Blind/buried Vias:
  - Do not allow blind/buried vias
  - Allow blind/buried vias
- Micro Vias:
  - Do not allow micro vias
  - Allow micro vias

Minimum Allowed Values:

- Min track width (""): 0.008
- Min via diameter (""): 0.028
- Min via drill dia (""): 0.012
- Min uvia diameter (""): 0
- Min uvia drill dia (""): 0

Custom Via Sizes:

Specific via diameters and track widths, which can be used to replace default Netclass values on demand, for arbitrary vias or track segments.

Drill value: a blank or 0 => default Netclass value

Custom Track Widths:

	Diameter	Width
<b>Track 1</b>		
<b>Track 2</b>		
<b>Track 3</b>		
<b>Track 4</b>		
<b>Track 5</b>		
<b>Track 6</b>		
<b>Track 7</b>		
<b>Track 8</b>		

Figura 4.3: Reglas de diseño en KiCad

En la figura 4.3 se puede observar como las restricciones de diseño anteriormente mencionadas ya se encuentran aplicadas.

## 4.2. Componentes y librerías

Aunque en el esquemático se escogieron los valores de todos los componentes, a la hora de realizar un diseño final hay que tener en cuenta otros muchos parámetros. ¿Qué tamaño tendrá el componente?, ¿cuál será su tolerancia?, ¿qué formato se ajusta mejor, THT o SMT? La respuesta a todas estas preguntas acabará definiendo el componente a elegir, su precio y su disponibilidad.

Utilizar componentes en el formato THT puede suponer una ventaja las primeras veces que se realiza una soldadura o al trabajar con electrónica de potencia. En ambos casos se aprovecha el grosor del conector y el hecho de que atraviese la placa para dar mayor comodidad al técnico y disminuir la resistividad de la unión respectivamente.

Por desgracia, al trabajar con electrónica digital o analógica que no involucra alta potencia, la utilización de dichos componentes limita el diseño e impone restricciones que mediante SMT se evitan con relativa facilidad. Un claro ejemplo es la imposibilidad de enrutar pistas bajo los conectores de dichos componentes THT.

A lo largo del diseño de la PCB se seleccionará en la medida de lo posible componentes en su formato SMT.

Por simplicidad y comodidad se ha escogido trabajar con una tamaño estándar de 0603 con medidas de 0.063" x 0.031" (1,6 mm x 0,8 mm) ya que, por un lado permiten su manejo y soldado sin necesidad de herramientas especiales, y por otro, son medidas muy comunes, facilitándose de esta forma la localización de componentes así como distribuidores primarios y secundarios.



Figura 4.4: Resistencia en formato 0603 [12]

### 4.2.1. Asignación de footprint

Tras decidir el tamaño de los componentes ha llegado el momento de enlazar cada uno de los símbolos presentes en el esquemático que se generó al comienzo del proyecto con un componente que contenga un *footprint* y, opcionalmente, un modelo 3D asociado.

Si bien el segundo elemento no es normalmente necesario el primero resulta imprescindible, pues contiene información básica sobre el componente (número de pads y conexiones, tamaño real, serigrafías, etc).

Como ya se ha mencionado anteriormente, KiCad se caracteriza por tener una gran comunidad que lo respalda. Esto se traduce en que la mayoría de los componentes del

mercado ya han sido incluidos en librerías de código abierto disponibles en Internet, lo cual supone un ahorro considerable de tiempo de cara a este o futuros proyectos. Por desgracia esto no es siempre suficiente de modo que KiCad ha sido diseñado para, en caso de ser necesario, crear una librería en la que almacenar los *footprints*, serigraffías y modelos 3D que hagan falta, conteniendo las herramientas con las que crear o editar uno ya existente para adaptarlo a las necesidades del proyecto.

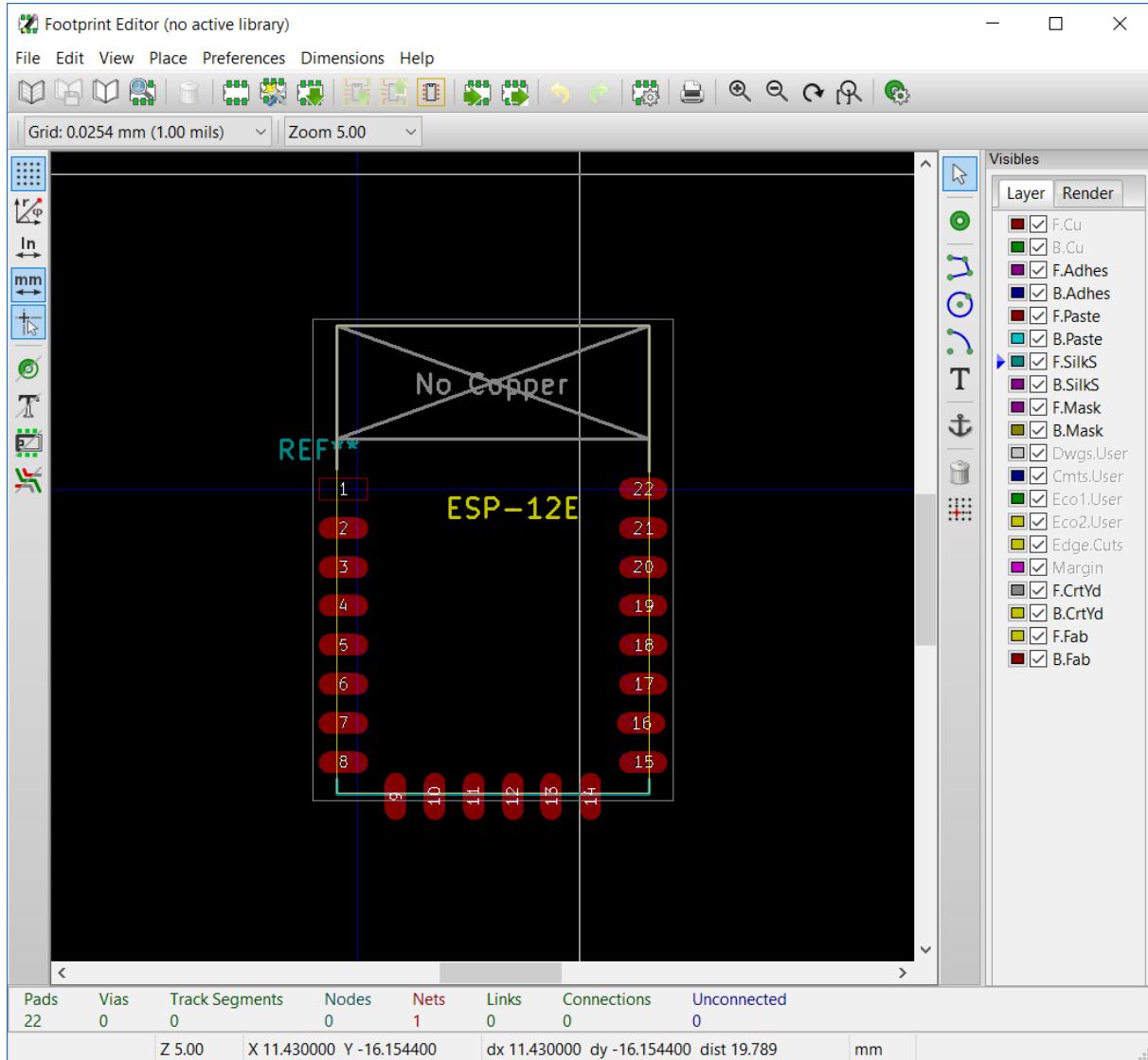


Figura 4.5: *Footprint* modificado para adaptarlo al ESP12-E

Una vez se han localizado o creado los *footprints* de todos los componentes es necesario asociarlos entre si. Esto permite que en la fase de diseño de la PCB, KiCad pueda cargar una representación física del componente. La asociación se realiza con el complemento CvPcb, accesible desde Eeschema. La figura 4.6 muestra la interfaz de usuario tras finalizar este proyecto.

A la izquierda aparecen todas las librerías disponibles, en la columna central los componentes de este proyecto y a la derecha los footprints contenidos en la librería seleccionada en la columna izquierda.

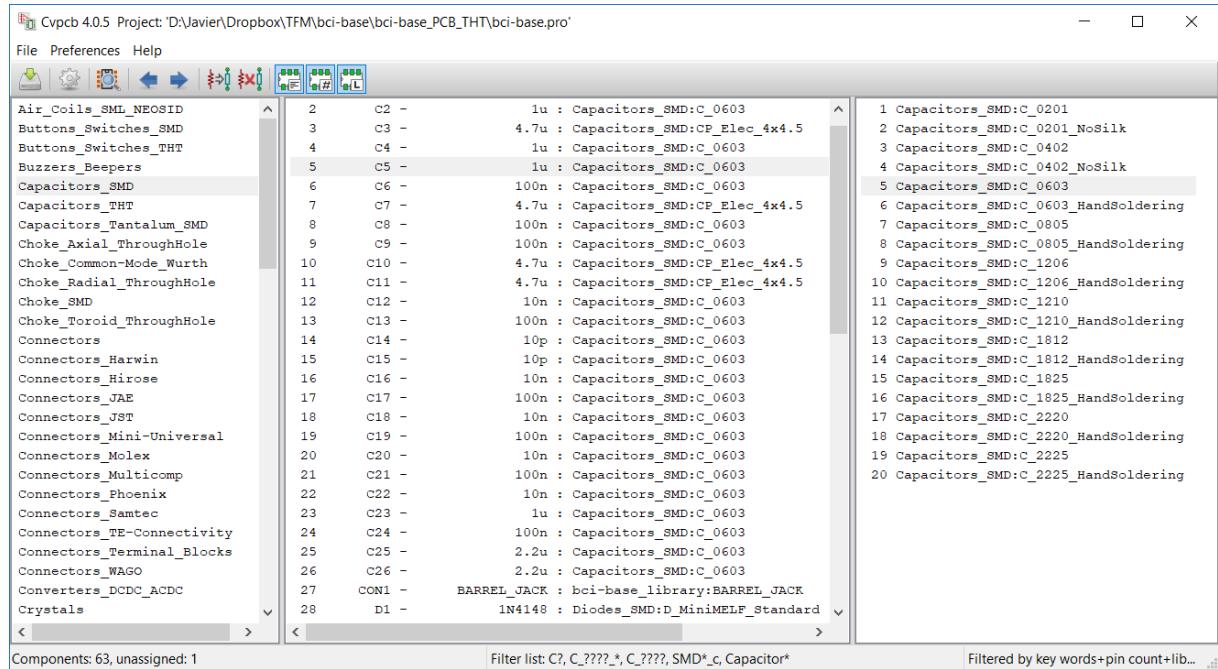
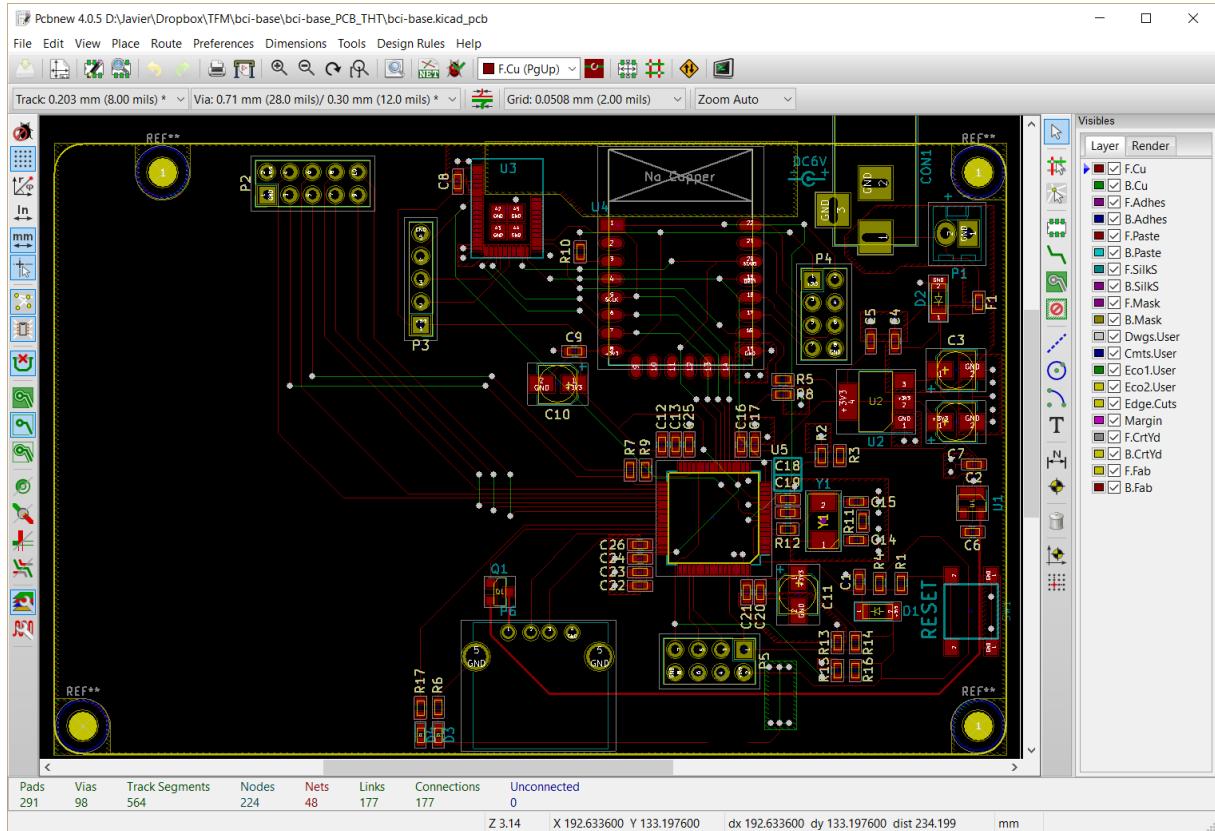


Figura 4.6: Herramienta cvpcb asociando a un componente su *footprint*

Es posible realizar búsquedas para agilizar el proceso haciendo uso de los tres botones situados en la parte superior derecha. De izquierda a derecha permiten filtrar por palabras clave extraídas del componente, por número de pines y por librería activa.

### 4.3. PCBnew

Eeschema da como salida dos tipos de archivos que representan la interconexión del los elementos del circuito. Por un lado, un archivo PDF destinado a su lectura por humanos, por otro, un fichero en formato NET. Este último será el fichero de entrada de la herramienta de diseño de PCB denominada PCBnew.



número de pistas, disminuir la resistividad de una conexión, consiguiéndose así que el voltaje sea lo más parecido posible en todo el sistema.

La definición de un plano no imposibilita el trazado de una pista que lo atraviese. Todas las pistas que atraviesan un plano son protegidas con una zona de guarda sin cobre que evita cortocircuitos y cuyo grosor viene definido en las reglas de diseño.

En ocasiones será necesario forzar que una parte de la placa no contenga ningún elemento conductor, bien para evitar apantallamientos como en el caso de las antenas, bien para forzar aislamientos entre dos zonas. Para estos casos se puede definir un plano especial denominado “*keep out area*”. Al contrario que los planos normales, las pistas no pueden atravesarlos.

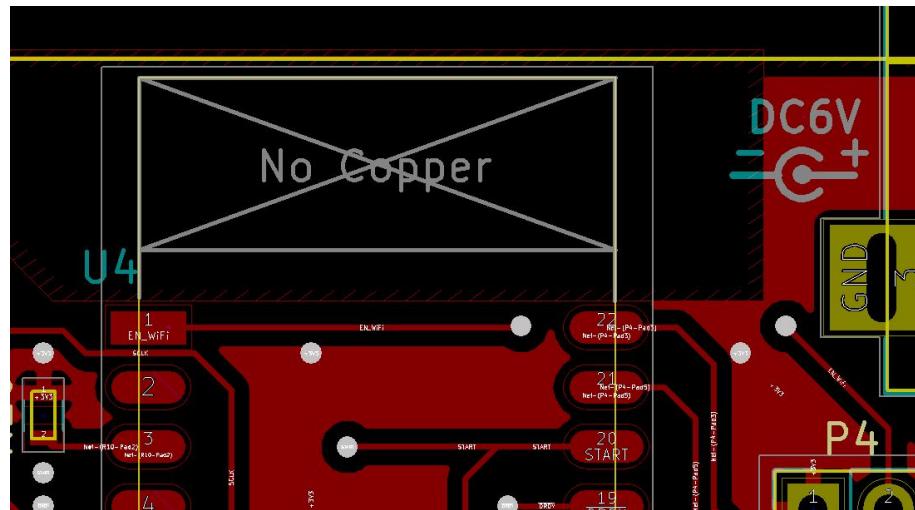


Figura 4.8: Ejemplo de planos, *keep out area* y pistas en la PCB

En ocasiones el propio sistema puede incluir tantos componentes, pistas y planos, que unos elementos acaban afectando a la visibilidad y ocultando otros. Para evitar estos problemas, en la parte derecha hay habilitado un panel que permite activar o desactivar el renderizado de ciertos objetos. Es posible ocultar cualquier grupo de elementos: planos, serigrafías, componentes, etc.

## 4.4. Diseño final de la PCB

El sistema seguido para la disposición de componentes en la PCB ha venido determinado en gran medida por la disposición de componentes en la tarjeta con la que deberá comunicarse. Con el objetivo de minimizar la distancia entre los conectores de ambas placas, la zona encargada de alimentar el sistema ha sido situada en la zona superior izquierda de la placa. La localización del conector que transmitirá las señales a la tarjeta de adquisición también ha sido escogida con esta premisa en mente. Una los elementos más problemáticos han sido situados el resto de los componentes se han posicionado intentando mantener el número de cruces de pistas al mínimo.

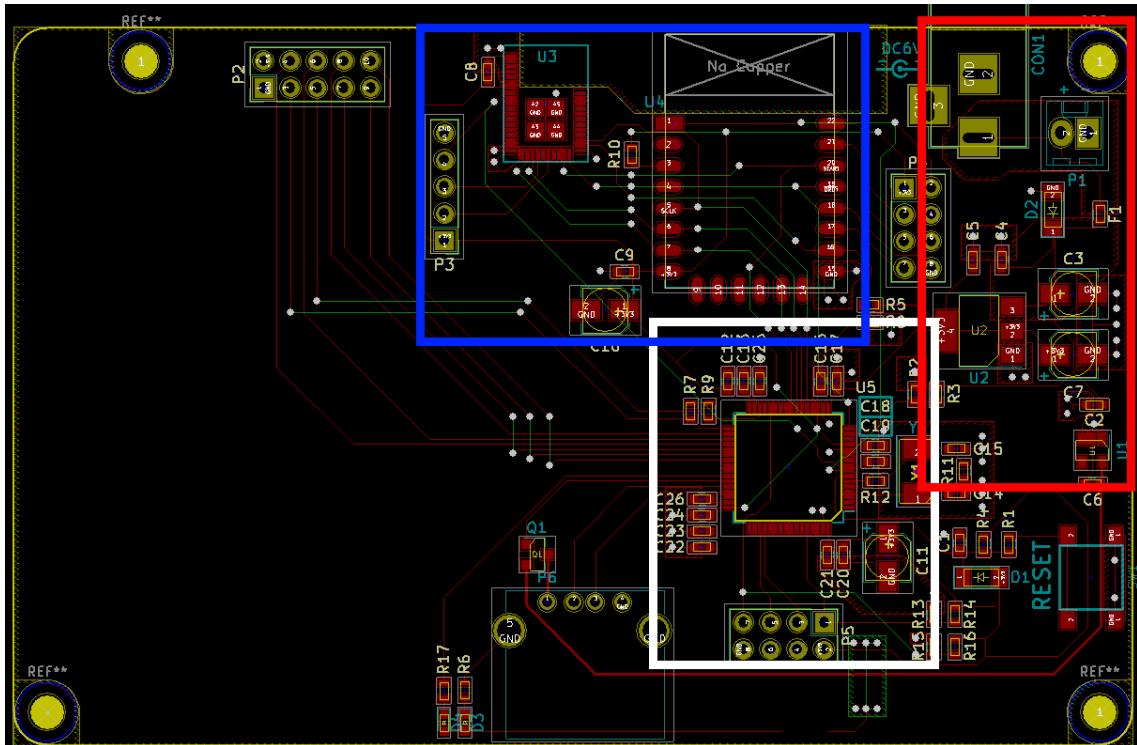


Figura 4.9: Distintas partes que componen la PCB. Alimentación (rojo), microcontrolador (blanco), interfaz inalámbrica (azul).

En las siguientes secciones se explicará con más detalle cada una de las partes de la PCB, haciendo una división en los tres grandes grupos que la componen: alimentación (rojo), microcontrolador (blanco) e interfaz inalámbrica (azul).

#### 4.4.1. Alimentación

La alimentación, ha sido agrupada para facilitar la localización de errores asociados a la misma a la vez que se simplifica la conexión con la tarjeta de adquisición. Los conectores se han situado en lugares en los que resulte cómodo realizar la interconexión a la par que se mantiene al mínimo el cable necesario para ello. Se ha posicionado el fusible de tal forma que en caso de ser necesaria su sustitución haya disponible suficiente espacio para maniobrar con comodidad.

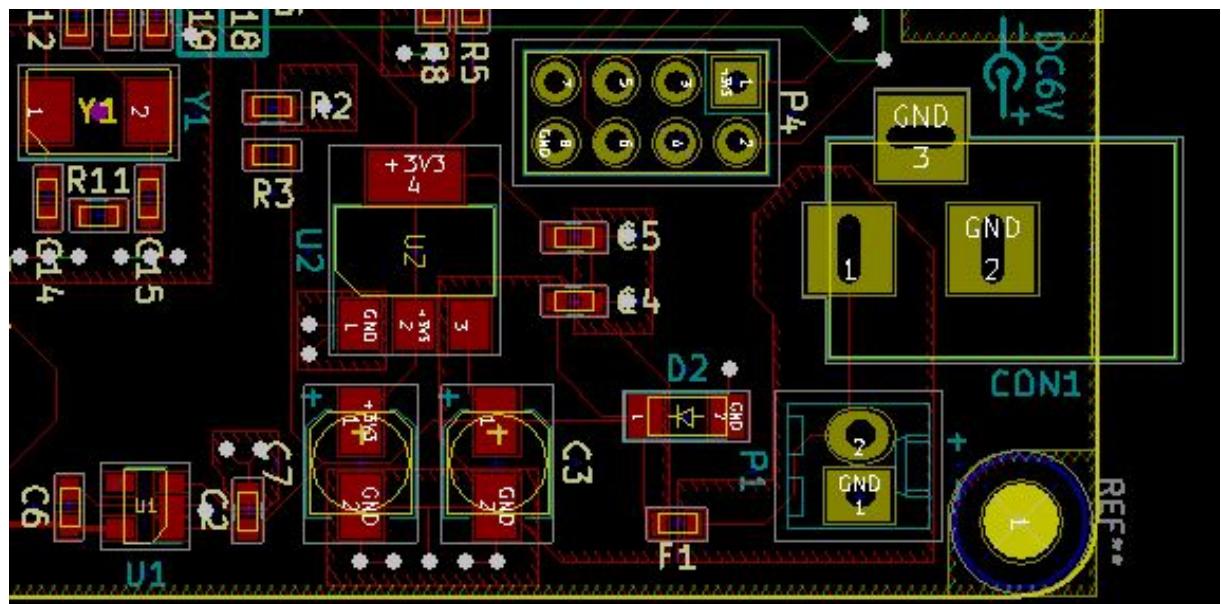


Figura 4.10: Detalle de la alimentación de la placa

#### 4.4.2. Microcontrolador

Durante el posicionado del microcontrolador es muy importante tener en cuenta las restricciones impuestas por el fabricante, pues algunas de estas no se ven reflejadas en la *netlist* ni en el esquemático. Los condensadores, tanto de desacoplo como bulk, han sido colocados lo más cerca posible de los pines de alimentación para asegurar el correcto funcionamiento del microcontrolador.

STM Electronics ha puesto a disposición de sus clientes un manual para el correcto diseño y puesta a punto del circuito resonador de un microcontrolador. Este documento no sólo recomienda los valores de los componentes a utilizar en dicho diseño, sino que propone pautas a la hora de disponer los componentes en la PBC. Algunas de las recomendaciones son aislar el circuito del oscilador del resto de la placa con un plano de tierra, forzar una distribución de los componentes lo más simétrica posible y, al igual que con los condensadores, colocar el circuito lo más cerca posible de los pines del microcontrolador.

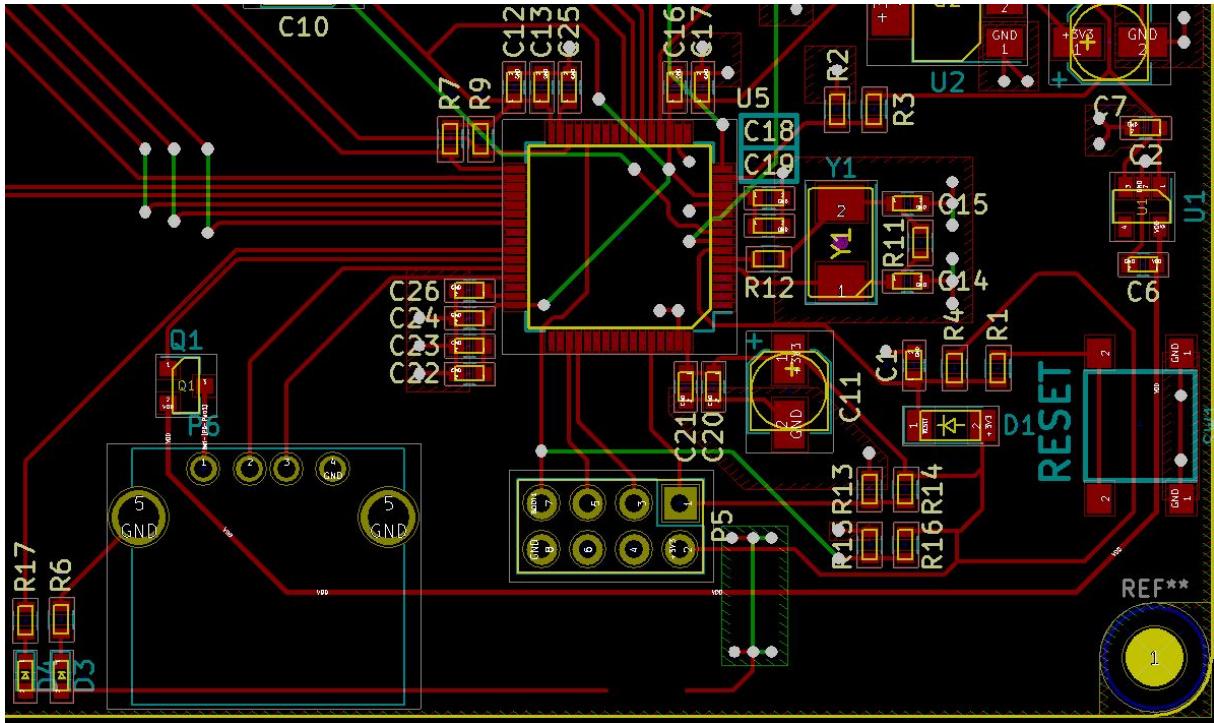


Figura 4.11: Detalle del microcontrolador y los componentes asociados

Se ha dotado a la placa de un circuito que fuerza el reinicio del controlador. Dicho circuito será especialmente útil posteriormente ya que, si este se programa correctamente, permitirá reiniciar todos los microcontroladores simultáneamente. Adicionalmente, durante el desarrollo del firmware del microcontrolador, se podrá forzar su arranque en modo reprogramación sin necesidad de recurrir a cortar la alimentación de todo el sistema.

#### 4.4.3. Interfaz inalámbrica

La zona de la PCB que corresponde a la interfaz inalámbrica ha sido configurada de tal forma que las antenas de los distintos módulos se quedan en la zona exterior de la placa. Además, para evitar apantallamientos, el plano que se encuentra bajo dichas antenas ha sido eliminado usando una “*keep out area*”. Ambos módulos están formados por microcontroladores de menor potencia que el presente en el STM de modo que los distintos condensadores de desacoplo y *bulk* han sido dispuestos de forma similar.

La localización de los conectores de programación de ambos módulos ha venido determinada por la posición de sus correspondientes pines. El objetivo ha sido aproximarlos al módulo correspondiente sin que por ello se produzcan cruces entre pistas. Al presentar unas restricciones de diseño leves por parte del fabricante, ha sido posible en ocasiones trazar pistas entre los pines del ESP lo cual ha facilitado sensiblemente la tarea de trazado de rutas y disposición de componentes.

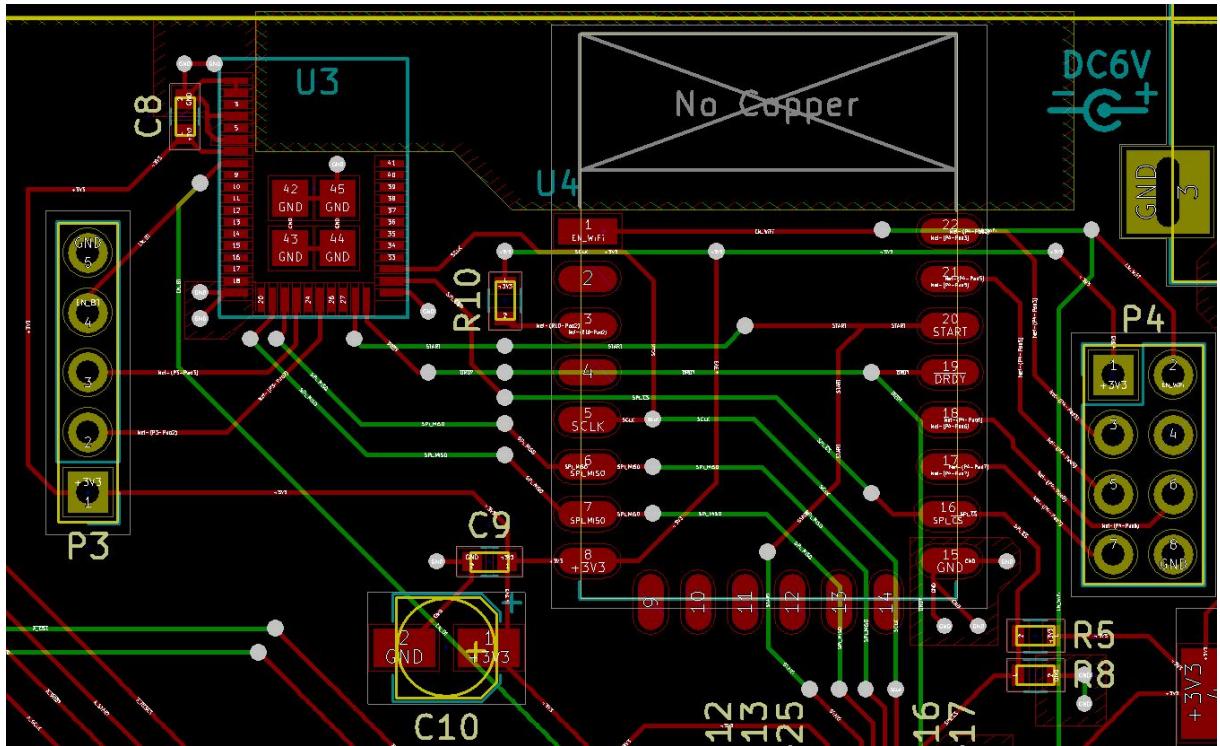


Figura 4.12: Detalle de los módulos WiFi y Bluetooth

Finalmente se han interconectado ambos módulos a través del bus SPI compartido así como con el microcontrolador y la alimentación. Con el objetivo de eliminar pistas y de unificar la alimentación se ha definido un plano de 3.3V en la parte superior de la placa y un plano de GND en la parte inferior.

Por desgracia, debido a la complejidad del diseño y a la cantidad de pistas trazadas, no todas las conexiones entre los elementos se han podido realizar en la capa superior. Por este motivo ha sido necesario hacer uso de vías, puentes y otras técnicas comunes en placas de dos o más capas.

## 4.5. Resultados

A continuación se presenta una comparativa entre el *layout* proyectado utilizando KiCad y el resultado final.

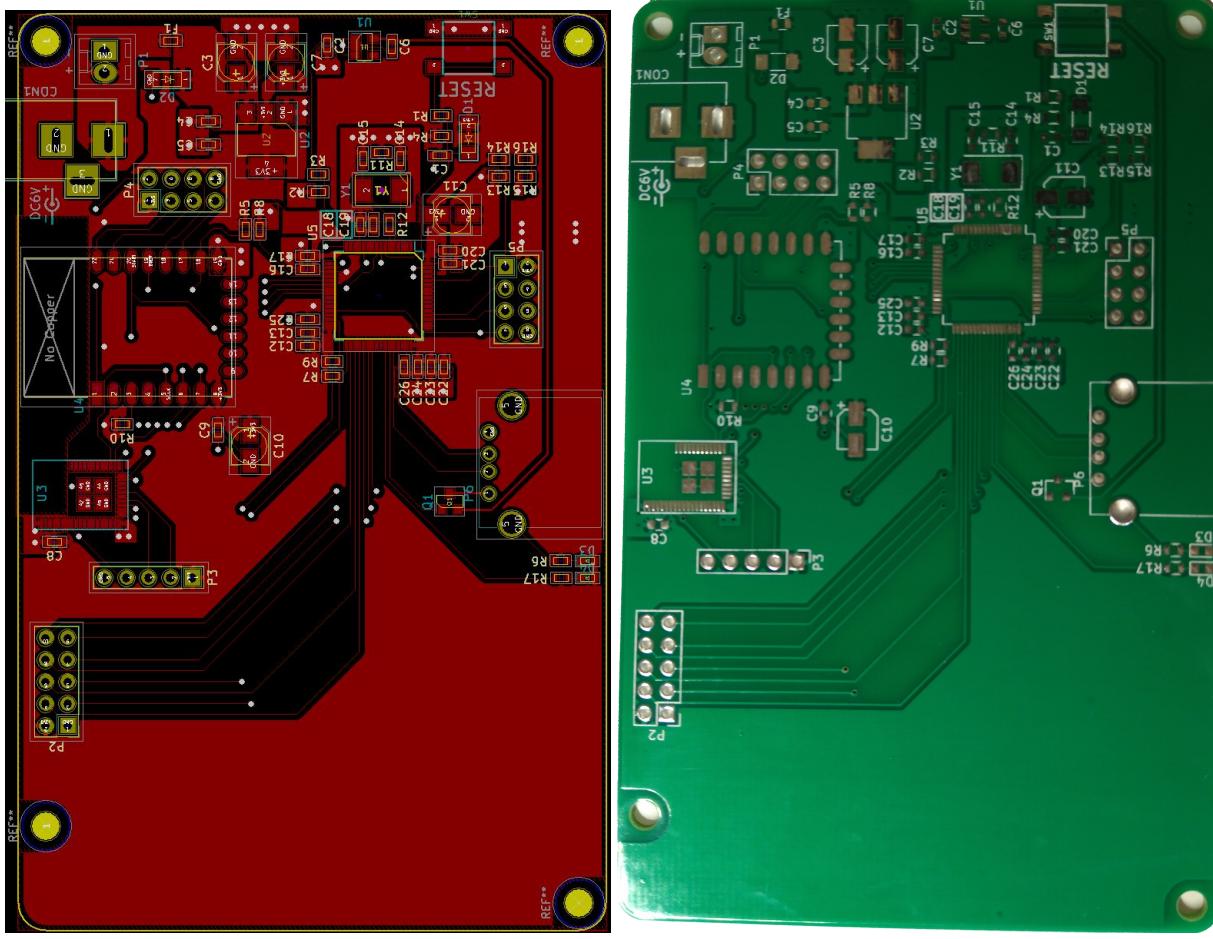


Figura 4.13: *Layout* en KiCad (a) e impresión final (b) de la capa superior

El resultado es bastante positivo. Al haberse respetado todas las restricciones de diseño impuestas por el fabricante, no hay ningún cortocircuito y todas las pistas se han impreso correctamente.

Aquellas zonas en las que no hay conductor en ninguno de los planos aún presenta un soporte físico de fibra de vidrio para dotar de consistencia a la placa.

La serigrafía que acompaña a los componentes así como la generada manualmente se aprecia con mayor claridad incluso que en la previsualización generada por KiCad.

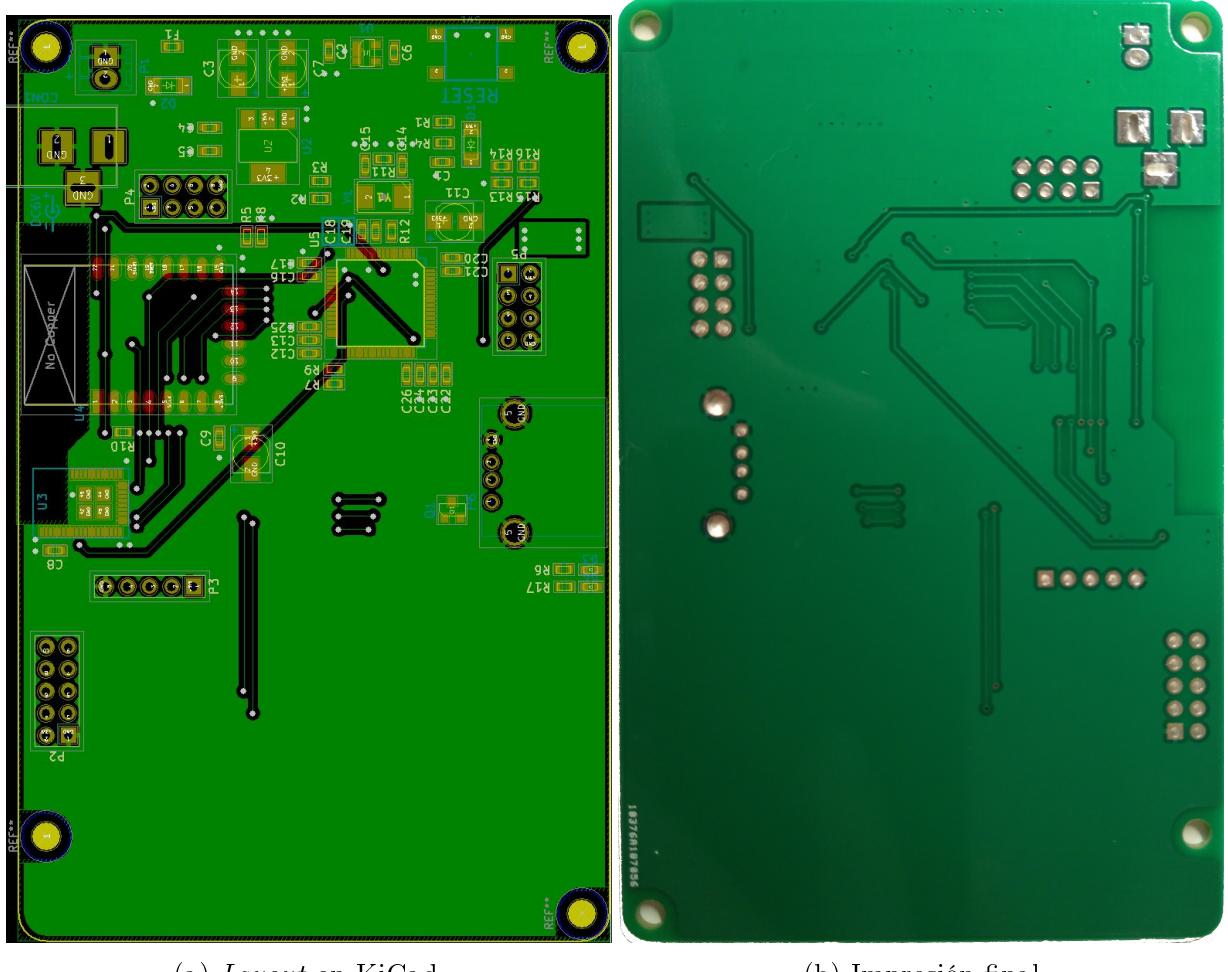


Figura 4.14: *Layout* en KiCad (a) e impresión final (b) de la capa inferior

Como se puede observar, la impresión real se encuentra en modo espejo con el *layout* de KiCad de la capa inferior. Este fenómeno ocurre debido a al trabajar con la capa inferior en KiCad se mantiene la vista cenital y las capas superiores simplemente no se renderizan. Con esto se consigue facilitar el proceso de diseño, no sólo por mantener un punto de referencia constante, sino porque al trazar pistas se puede pasar con comodidad entre unas capas y otras sin tener que cambiar el modo de vista.

#### 4.5.1. Previsualización 3D vs resultado final

Normalmente el *footprint* de un componente incluye una serigrafía que delimita la zona de la placa que ocupará, garantizando que dos componentes cuya serigrafía no se solape no causarán problemas en el montaje final.

Por desgracia, esto no siempre se cumple y en ocasiones puede ocurrir que dos componentes procedentes de una librería poco fiable contengan información errónea. Como ya se ha mencionado anteriormente, un fallo en la fase de diseño de la electrónica del sistema puede tener un coste muy elevado.

Para minimizar las posibilidades de error y asegurarse que el resultado final será el deseado KiCad permite realizar una representación 3D de todos los componentes así como su posición relativa en la placa.

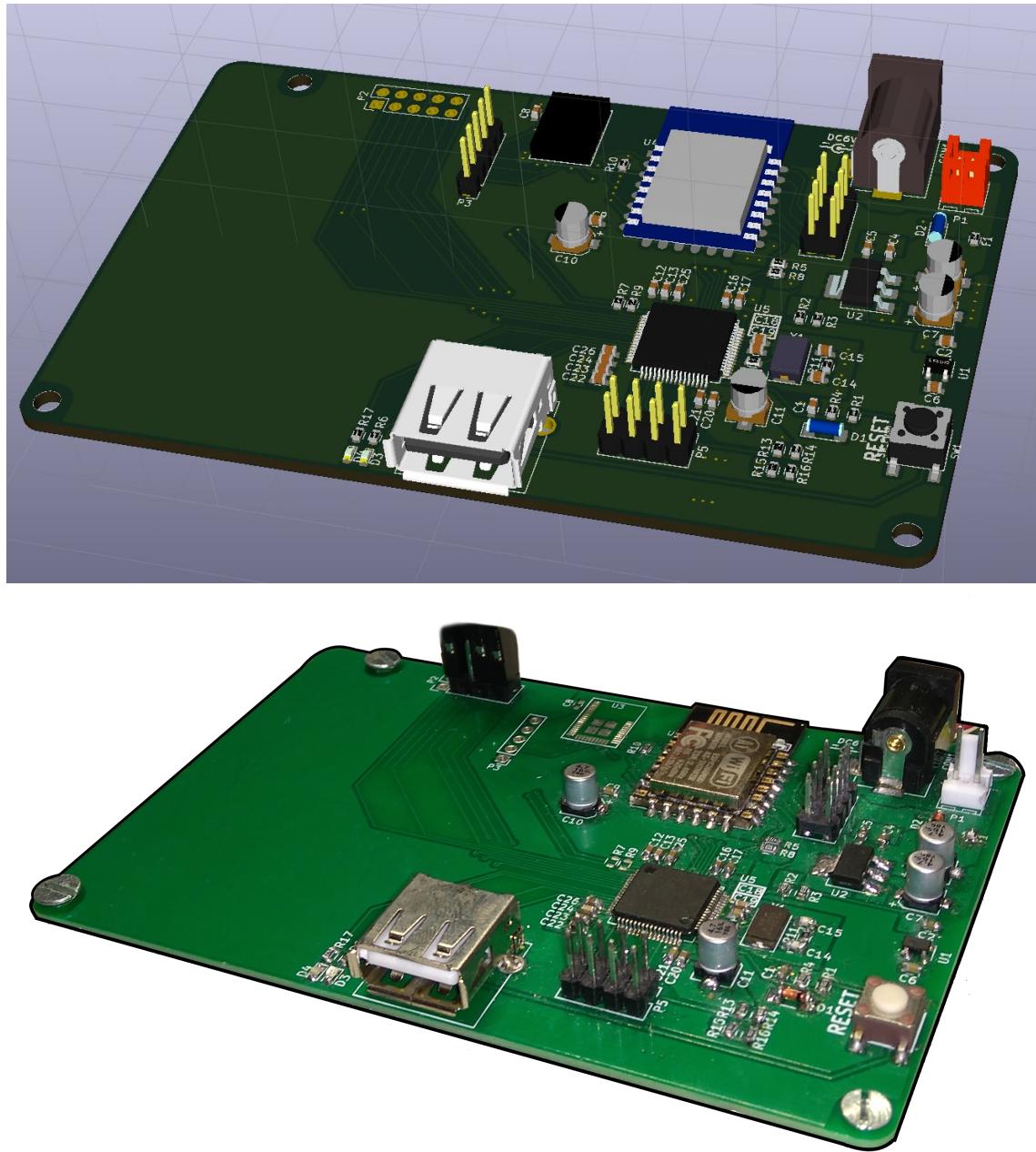


Figura 4.15: Modelo 3D del sistema (arriba) y placa final (abajo)

En la figura 4.15 se puede comprobar que, efectivamente, la representación 3D proyectada durante la fase de diseño ha resultado ser fiel al producto final obtenido.

# 5

## Implementación del software

Una vez finalizado el soporte físico del sistema, será necesario implementar a nivel de software todas las funciones deseadas.

El sistema está compuesto por tres microcontroladores, cada uno de ellos con sus propias características y métodos de programación. Debido a esto, a lo largo de este capítulo se explicará con detenimiento el software utilizado individualmente para ellos así como los distintos entornos de desarrollo (IDE) necesarios.

Los distintos elementos se presentarán siguiendo el mismo orden que la información que se desea adquirir. Este es: ADS ⇒ Microcontrolador ⇒ Interfaz inalámbrica ⇒ PC.

### 5.1. Microcontrolador STM32F4

Debido a la complejidad de los microcontroladores de la familia STM32, los desarrolladores han dedicado su tiempo y esfuerzo en crear herramientas que faciliten su programación. Estas herramientas llamadas IDE contienen una recopilación de funciones, utilidades y ejemplos que simplifican sensiblemente el proceso de diseño e implementación del software que ejecutará el microcontrolador.

Es tan grande la comunidad de desarrolladores que hay detrás del STM que numerosas empresas han visto como una oportunidad de negocio la creación de un IDE propietario.



Figura 5.1: IDEs alternativos disponibles [13]

La figura 5.1 muestra algunos entornos de desarrollo recomendados por el fabricante en su propia página web. Como se puede apreciar, en la imagen se hace distinción entre las opciones comerciales (azul) y las gratuitas (verde).

Uno de los objetivos de este proyecto era utilizar Software Libre en la medida de lo posible. Por ese motivo se probaron algunas de las alternativas presentes en la imagen anterior dando preferencia a aquellas basadas en Oracle como “System Workbench for STM32” (AC6). A continuación se presentan algunas de las utilizadas al comienzo del proyecto junto con sus características y el motivo de su descarte:

- **CooCox**

Presenta muchos ejemplos prácticos pero su interfaz es muy lenta. Necesita demasiado tiempo para iniciar.

- **Arduino**

Fase muy temprana de desarrollo.

- **System Workbench for STM32**

Buena comunidad pero incompatible con las herramientas de STM.

Finalmente se optó por armKeil, pues tiene una gran cantidad de ejemplos y librerías descargables desde la propia interfaz, contiene un gran número de funciones adicionales y la compatibilidad con las herramientas de STM es muy buena. Aunque en la figura 5.1 aparece entre las alternativas gratuitas se debe destacar que cuenta con dos versiones, una gratuita que permite realizar proyectos básicos y otra comercial destinada a aplicaciones de mayor envergadura. La limitación de la versión gratuita consiste en forzar un tamaño máximo de programa de 32KB. Si el código a compilar supera dicha longitud directamente no compilará.

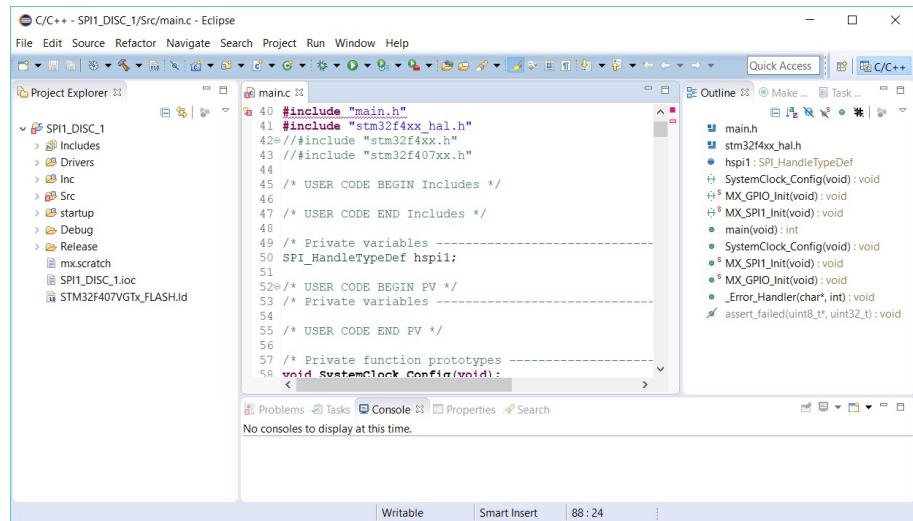


Figura 5.2: Ejemplo de IDE alternativo

### 5.1.1. Configuración inicial

Aunque Keil permite comenzar un proyecto utilizando como base algunos de los ejemplos que contiene, la configuración de las características del microcontrolador (reloj, interfaces, etc.) puede resultar una tarea muy compleja y tediosa, incluso para aquellos desarrolladores más experimentados. Con el objetivo de facilitar esta tarea, el fabricante ha creado un software con interfaz amigable que permite configurar de forma gráfica el procesador llamado STM32CubeMX que hace uso de un conjunto de elementos y *drivers* llamado HAL que se explicará con más detalle al comienzo del apartado 5.1.2.

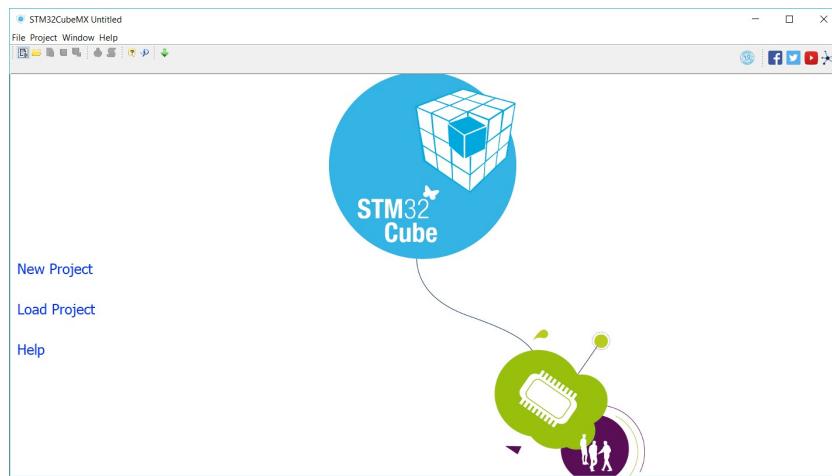


Figura 5.3: Inicializador de proyectos STM32CubeMX

La herramienta STM32CubeMX incluye una base de datos de todos los microcontroladores disponibles, permitiendo seleccionar el formato, encapsulado e incluso si se va a utilizar en su formato nucleo o en un kit de desarrollo. Incluye también documentación sobre cada microcontrolador y enlaces a distribuidores en caso de que el usuario final quiera comprarlo.

## Asignación de funciones

Tras seleccionar el microcontrolador, se presenta al usuario una zona de trabajo dividida en cuatro pestañas, cada una destinada a configurar un conjunto de características del microcontrolador: pines y sus funciones, reloj, interfaces de comunicación y consumo de energía.

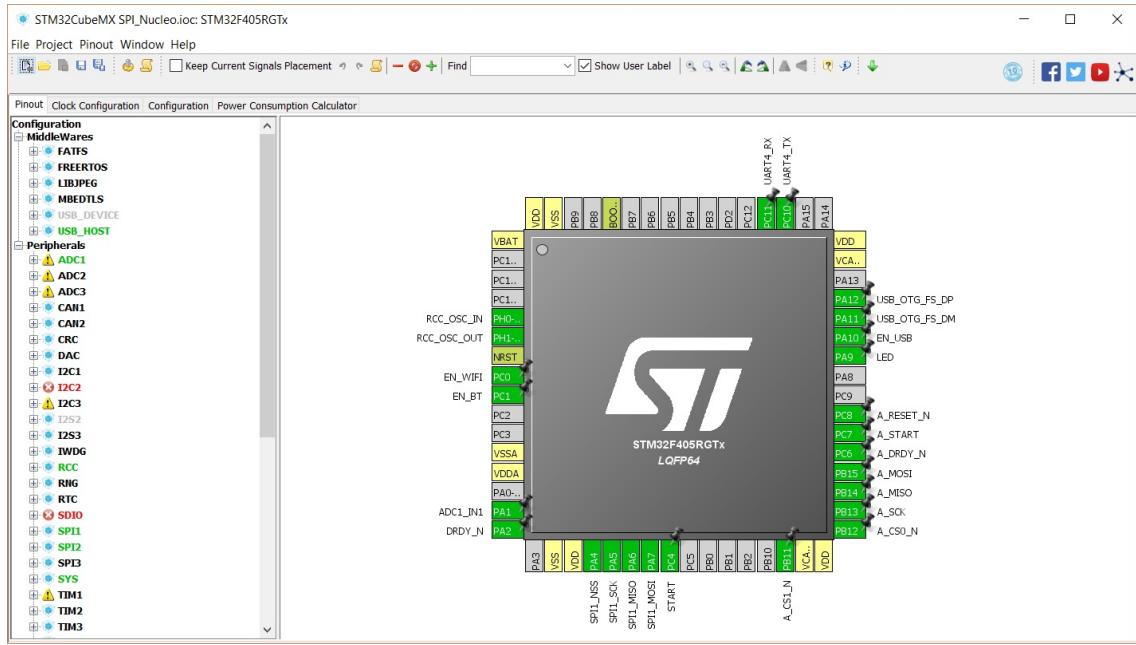


Figura 5.4: Espacio de trabajo del STM32CubeMX

La configuración de pines permite, no sólo ver de forma visual cada una de las funciones alternativas de cada pin, sino que además indica si alguna no está disponible y las alternativas si se da el caso.

En la figura 5.4 aparece la configuración utilizada en este proyecto. En la imagen se puede apreciar que todas las interfaces necesarias para llevar a cabo este proyecto ya han sido asociadas a su pin correspondiente y aún quedan libres casi la mitad de los pines. Esto es un indicador de la versatilidad de este dispositivo.

## Configuración de los relojes

Este apartado es el más importante, pues un reloj mal configurado puede provocar errores en la comunicación, una mala gestión del tiempo e incluso que el propio microcontrolador no arranque.

La interfaz desarrollada por STM muestra de forma visual todos los relojes que intervienen en el dispositivo así como las relaciones que hay entre ellos. De esta forma basta con seguir las líneas que conectan los distintos tipos de reloj para saber las dependencias que existen y los resultados que obtendrán en función de los valores escogidos.

En caso de que alguna configuración sea incorrecta la propia herramienta está preparada para ofrecer una solución que se acerque lo máximo posible a los resultados deseados.

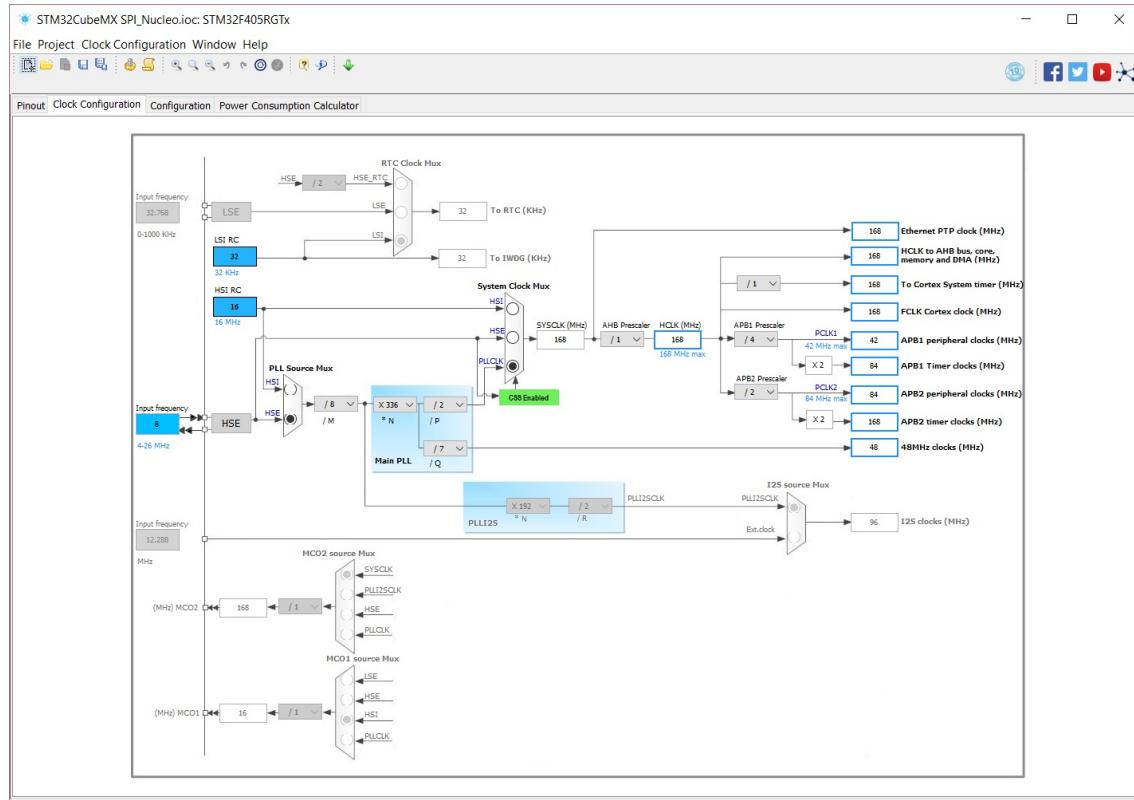


Figura 5.5: Configuración del reloj del microcontrolador

En la figura 5.5 representa la configuración aplicada al microcontrolador durante la realización de este proyecto. A la izquierda se muestran distintas fuentes disponibles mientras que a la derecha se ve la frecuencia final de reloj resultante en cada una de las partes del microcontrolador (periféricos, temporizadores, memoria, etc).

Como se puede ver, aprovecha ambos osciladores, el externo (HSE = 8MHz) y el interno (LSI = 16MHz) para, usando PLL, generar un reloj de una frecuencia mucho más elevada (168 MHz). Dicha frecuencia es, según el fabricante, la máxima frecuencia alcanzable por el dispositivo.

La función CSS garantiza que, en caso de fallo del reloj del microcontrolador, este generará una alerta y entrará en un modo seguro. Esta función es muy útil cuando se está trabajando con elementos en los que la seguridad de las personas depende directamente del correcto comportamiento microcontrolador.

## CAPÍTULO 5. IMPLEMENTACIÓN DEL SOFTWARE

### Configuración de los periféricos

La tercera pestaña permite configurar los periféricos, esto incluye interfaces de comunicación, puertos GPIO, USB, etc.

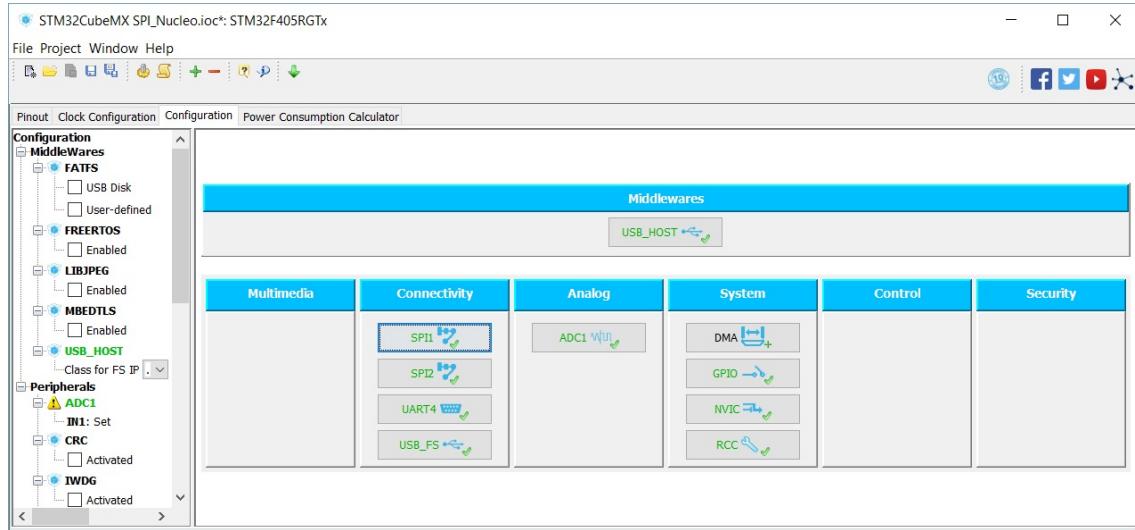


Figura 5.6: Configuración de las interfaces de comunicación

En función del estado del periférico, este aparecerá marcado con un *tick* verde indicando que todo está correctamente configurado o una cruz roja avisando que alguna característica podría no estar disponible. Además será posible modificar la mayoría de las opciones relacionadas con ese periférico de forma intuitiva.

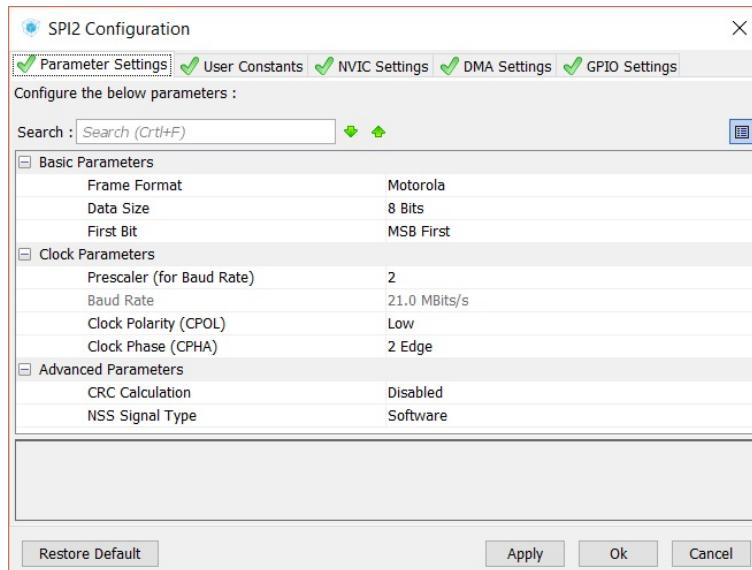


Figura 5.7: Detalle de la configuración de las interfaces de comunicación

En la figura 5.7 se muestran las opciones seleccionadas para el SPI que se comunicará con los ADS. Se puede cambiar la velocidad, el modo de transmisión e incluso si la gestión del pin “*Chip-Select*” se realizará de forma automática o manual.

## Calculo de consumo

La última pestaña, “*Power Consumption Calculator*”, contiene numerosas opciones para el análisis del consumo del microcontrolador. En esta se puede estimar la duración de la batería en función de parámetros como el modo funcionamiento, el tipo de fuente de alimentación e incluso la temperatura.

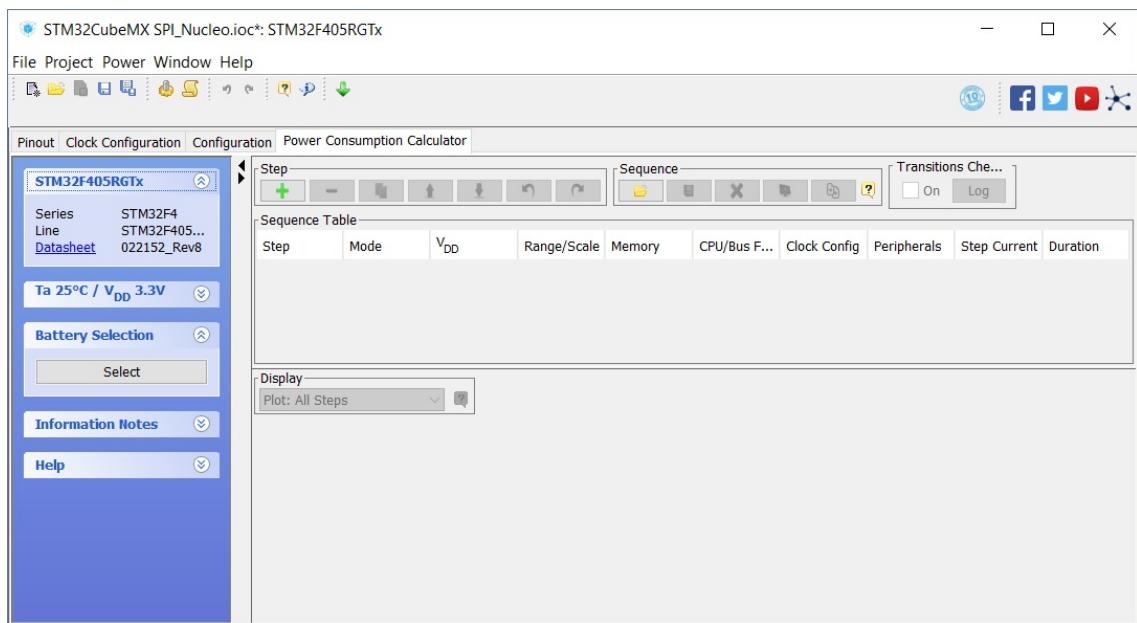


Figura 5.8: Calculadora del consumo del microcontrolador

## Generar código

Finalmente es el momento de seleccionar el IDE para el cual el STM32CubeMX debe generar la base de código sobre la que se construirá el proyecto.

Esta herramienta es capaz de crear un código base para casi cualquier IDE pero tras un par de usos queda claro que, de entre todos los disponibles, es armKeil con el que la integración da mejores resultados. La herramienta crea el código base con la configuración seleccionada desde la interfaz y lo integra dentro de un proyecto ya configurado y listo para trabajar.

Es importante destacar que la utilización de STM32CubeMX no sólo está pensada para facilitar el comienzo del diseño proporcionando una base sobre la que trabajar, también permite una mayor portabilidad del código ya que, si se siguen las reglas de programación sugeridas por la aplicación, esta permite realizar cambios de la configuración de los pines, los periféricos e incluso de familia de microcontrolador, todo ello sin necesidad de reestructurar el código.

## CAPÍTULO 5. IMPLEMENTACIÓN DEL SOFTWARE

---

El código que se ejecuta en el STM está dividido en dos fases. La primera, denominada comúnmente *setup*, sólo se ejecuta la primera vez que se enciende el microcontrolador. En esta se suelen declarar todas las variables globales, inicializar los periféricos y, en definitiva, preparar el microcontrolador para funcionar.

La segunda fase, denominada *loop* es, como su nombre indica, un bucle infinito. En esta fase se ejecuta todo el código de forma cíclica. Normalmente en esta fase se incluye el funcionamiento normal del sistema, utilizando condicionales para forzar el comportamiento esperado.

Al generar el proyecto, el STM32CubeMX estructura el código tal como se muestra en el código 5.1, dejando al usuario ciertas zonas libres para escribir en ellas y restringiendo la escritura en otras.

```
0  /* USER CODE BEGIN 1 */

/* USER CODE END 1 */

5  /* MCU Configuration—————*/  

   /* Reset of all peripherals , Initializes the Flash interface and the  

    Systick . */  

HAL_Init();

10 /* USER CODE BEGIN Init */

/* USER CODE END Init */
```

Código 5.1: Ejemplo de generación de código automáticamente

Respetar dichas restricciones es opcional, pero en caso de no hacerlo no se podrá volver a cambiar la configuración original del micro mediante el STM32CubeMX, pues dicha herramienta las utiliza como referencia y no respetarlas puede ocasionar la pérdida del trabajo.

Por simplicidad, comodidad y compatibilidad, durante la realización de este trabajo se han respetado dichas restricciones construyendo todo el código en las zonas habilitadas para ello.

### 5.1.2. Implementación del firmware

A lo largo de las siguientes páginas se presentará una introducción a los elementos software utilizados, haciendo especial hincapié en aquel código cuya función es indispensable para cumplir con las especificaciones fijadas al comienzo del proyecto.

#### HAL

La programación de microcontroladores basados en Arduino y su IDE resulta especialmente intuitiva ya que desde sus comienzos ese era uno de los objetivos: acercar el mundo analógico y digital a gente poco iniciada.

Los ARM de STM en cambio, están destinados a personas con cierta experiencia programando controladores. Permiten libertad total, proporcionando acceso a los registros sin restricciones y un control del hardware muy preciso. Si bien esta aproximación aumenta las posibilidades de la plataforma, también limita al número de personas que pueden ponerse a programar en ella así como la portabilidad de código.

Cuanto más cercano sea al hardware mayor exclusivo será y, por lo tanto, más cambios serán necesarios para portar dicho código a otra familia si en el futuro las especificaciones varían o se desean mejorar las características del sistema.

Con esta problemática en mente los desarrolladores de STM crearon un conjunto de herramientas y drivers que reciben el nombre de Hardware Abstraction Layer (HAL).

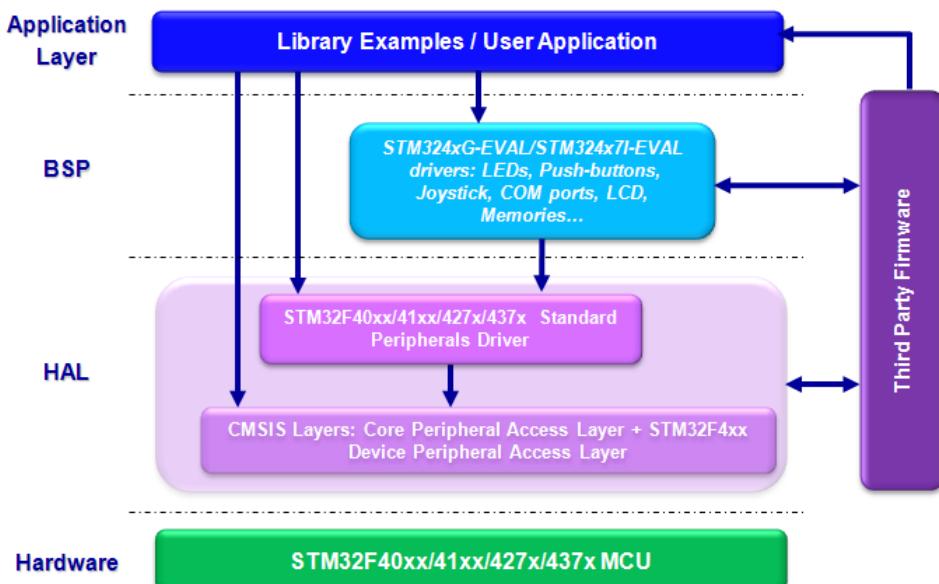


Figura 5.9: Resumen del funcionamiento y características del HAL [14]

La utilización de HAL no sólo permite portar código entre familias de STM sino que simplifica sensiblemente el desarrollo de un proyecto, pues integra un gran número de funciones relacionadas con la gestión de los distintos puertos de comunicaciones y GPIO así como otras encargadas de realizar operaciones matemáticas complejas.

### Estructura del código

El código está organizado siguiendo el esquema típico de una máquina de estados. Haciendo uso de condicionales de tipo “switch - case” se ha construído el programa representado en la figura 5.10.

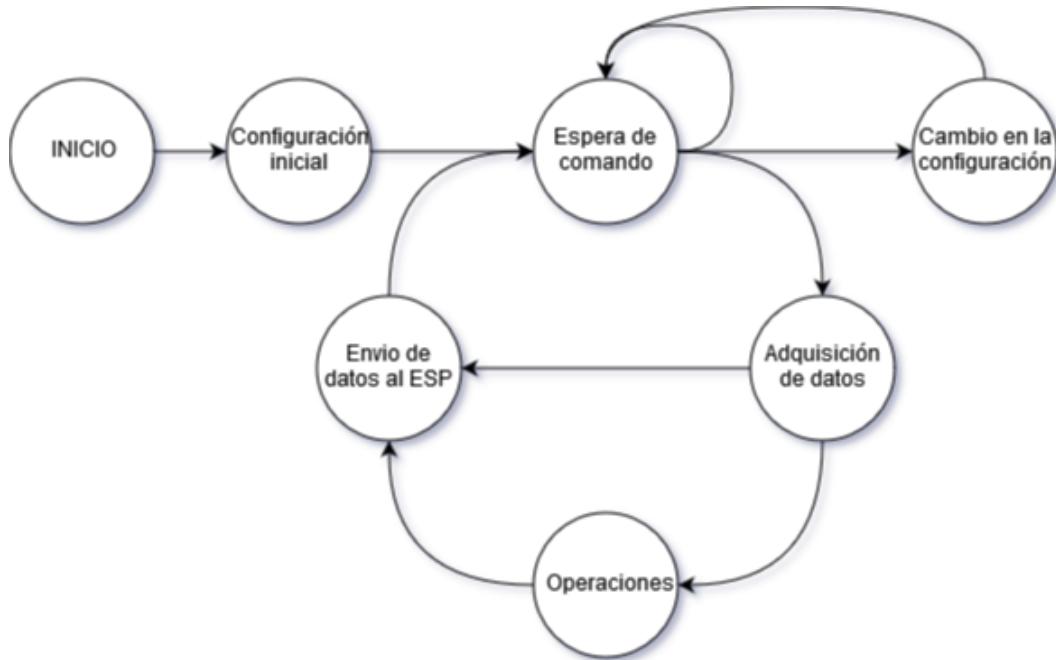


Figura 5.10: Estructura del programa

En primer lugar se realiza una inicialización de todas las variables, los periféricos y el resto de dispositivos que se encuentran conectados con el STM.

A continuación, el microcontrolador se queda a la espera de un comando por parte del ESP-12E que le indicará que hacer. Por el momento se han implementado tres alternativas, dos relacionadas con la adquisición de datos y una para cambios de configuración, pero está preparado para aumentar el número de condiciones con facilidad. De esta forma el software puede aumentar en funcionalidades sin que haya que reestructurar el código.

Si el microcontrolador recibe la orden de adquirir datos, este activa la comunicación SPI y queda a la espera de una confirmación por parte del ADS de que los datos están listos para ser leídos del bus.

Tras leer los datos el microcontrolador convierte la información a formato *float* y calcula la equivalencia en voltaje de la medida.

Posteriormente, en función de la orden recibida desde el ESP, el STM transmite la información al ESP o bien realiza operaciones matemáticas sobre los datos y finalmente los transmite al ESP. Estas operaciones pueden ser sumas, restas e incluso un filtrado de la señal para eliminar componentes indeseadas.

## Transmisión de datos por SPI

Aunque la capa de abstracción del hardware facilita notablemente el trabajo de desarrollo, para poder trabajar con un bus de comunicaciones de forma eficiente y sin errores es necesario saber como funciona a nivel hardware y, desde ahí, realizar una abstracción progresiva.

En primer lugar será importante definir que elemento hará las funciones de Máster y cual de Esclavo, pues esto limitará las características de la comunicación y forzará la configuración de los GPIO de una forma u otra.

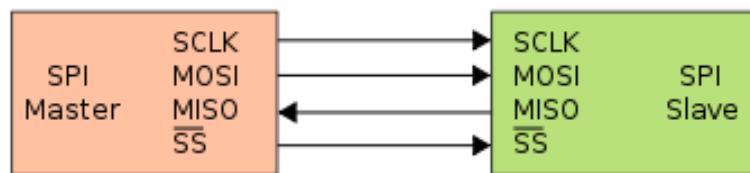


Figura 5.11: Esquema de comunicaciones SPI

Para aprovechar la tasa de transferencia del SPI del STM al máximo lo ideal sería que fuese este el Máster en ambas comunicaciones (hacia el ADS y hacia el ESP). Esto es así porque la máxima velocidad de transmisión es definida por el Máster mientras que el Esclavo se adapta a las normas impuestas, siempre dentro de unos rangos establecidos por el fabricante.

Por desgracia, las limitaciones de las librerías disponibles para el ESP-12E fuerzan que este sea obligatoriamente el Máster de esa comunicación limitando la velocidad a la máxima que sea capaz de alcanzar el ESP.

Para la transmisión de datos desde el STM es muy importante tener en cuenta que el microcontrolador trabaja a bajo nivel. Las funciones implementadas en los *drivers* y librerías de abstracción de hardware facilitan el trabajo, pero debe tenerse presente en todo momento que se está transmitiendo información de registros de memoria y, por lo tanto, no se debe perder de vista el tamaño del dato ni el tipo del mismo.

Las funciones encargadas de transmitir información a través del puerto SPI son:

- HAL\_StatusTypeDef HAL\_SPI\_Transmit
- HAL\_StatusTypeDef HAL\_SPI\_Receive
- HAL\_StatusTypeDef HAL\_SPI\_TransmitReceive

Las tres funciones necesitan el puntero al puerto por el que se transmitirá la información, la dirección de memoria de la misma, el tamaño del conjunto de datos y el tiempo de espera por cada transmisión.

El código 5.11 muestra la cabecera de la función encargada de transmitir y recibir información de forma simultánea. En él se puede ver con claridad el tipo de datos que necesita para realizar una transmisión de datos de forma satisfactoria.

```

0 HAL_StatusTypeDef HAL_SPI_TransmitReceive(
5   SPI_HandleTypeDef *hspi ,
  uint8_t *pTxData ,
  uint8_t *pRxData ,
  uint16_t Size ,
  uint32_t Timeout )

```

Código 5.2: Transmisión de datos a través de SPI con el STM

Las funciones encargadas de transmitir y recibir información, ya sea a través de SPI o a través de otro periférico, funcionan de forma similar y por lo tanto necesitan las mismas variables. Salta a la vista que, a pesar de que la función simplifica sensiblemente la gestión de memoria y pines, aún es necesario tener en cuenta ciertas limitaciones que marcarán el modo de trabajo:

- **Tamaño de transmisión fijo**

El tamaño de los datos a transmitir debe ser de 8 bits. En caso de querer transmitir una variable cuyo tamaño en memoria sea superior a este será necesario realizar una transformación.

- **Gestión de pines manual o automática**

La gestión de pines como “ $\overline{DRDY}$ ” y “START” se debe realizar de forma manual. “CS” en cambio está pensado para ser gestionado de forma manual o automática en función de las circunstancias.

- **Gestión de memoria**

El STM es capaz de transmitir una gran cantidad de datos por SPI. Es importante tener claro la cantidad de datos a recibir o transmitir, pues equivocarse puede suponer acceder a una dirección de memoria no permitida, recibir valores incorrectos o incluso corromper el código y forzar el reinicio del microcontrolador.

Al ser obligatorio transmitir datos de 8bits se vuelve indispensable crear algún método para poder dividir aquellas variables cuyos tamaño sea superior (float, long, etc). El tipo de dato **union** definido en C está pensado justo para este cometido. Permite definir varias variables cuyo tamaño total sea equivalente y asignar la misma dirección de memoria a todas ellas. A continuación se muestra un fragmento del código necesario para dividir una variable **long** (32bits) en un array de 4 posiciones de tipo **int** (8bits cada una).

```

0 union miDato{
5   struct
  {
    uint8_t b[4];      // Array de bytes de tamaño equivalente
  } split;
  long dato;
} long_data;

```

Código 5.3: División de variables en otras de menor tamaño

## Comunicación con el ADS

El ADS está preparado para recibir y transmitir información a través del puerto SPI integrado. Aunque puede transmitir información el integrado sólo es capaz de actuar en modo Esclavo y Full Duplex. Utilizando el microcontrolador STM como Master es posible comunicar ambos dispositivos a muy altas velocidades.

La memoria del ADS está organizada en distintos registros, cada uno de los cuales con una función definida en la hoja de características del componente. La configuración del dispositivo se realiza de forma casi exclusiva mediante SPI escribiendo directamente sobre el registro deseado.

Al tratarse de registros de memoria, para su modificación resulta indispensable conocer la posición exacta. Aunque para una máquina esto no es un problema, para un ser humano puede resultar complicado recordar e identificar de forma eficiente cada uno de ellos. Por este motivo se ha creado un archivo ".h" con definiciones de todos los registros, asociando cada uno de ellos a un comando. Así por ejemplo la posición de memoria encargada del control de los GPIO en lugar de llamarse escribiendo en el registro 0x14 basta con escribir en el registro GPIO. Con esta transformación se consigue además aumentar la legibilidad del código.

```
0 //Position in memory of registers: (Pg. 39)
5
#define ID          0x00  // (0000 0000)
#define CONFIG1     0x01  // (0000 0001)
#define CONFIG2     0x02  // (0000 0010)
#define CONFIG4     0x17  // (0001 0111)
```

Código 5.4: Ejemplo de definiciones de los registros y funciones del ADS

El manual de funcionamiento del ADS muestra distintas formas de configuración. Es posible leer y/o escribir un registro o varios de forma simultánea con pocos comandos. De acuerdo al manual, para realizar una escritura de un registro es necesario transmitir tres datos al ADS. El primero indicará la dirección de memoria sobre la que se trabajará. El segundo sirve para seleccionar el número de registros a escribir. Por último el tercer dato es el que se almacenará en memoria. La figura 5.12 muestra una representación de la transmisión de datos llevada a cabo para la escritura de dos registros en el ADS:

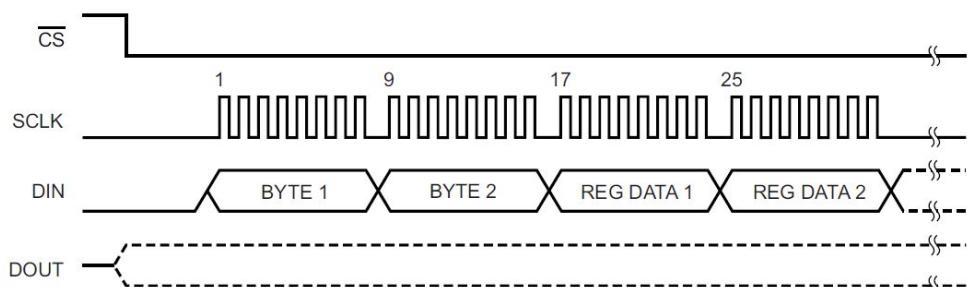


Figura 5.12: Escritura de dos registros del ADS [4]

## CAPÍTULO 5. IMPLEMENTACIÓN DEL SOFTWARE

---

El código generado en el STM para realizar esta función es el presentado en 5.5.

```

0 void adc_wreg(uint8_t reg, uint8_t val, SPI_HandleTypeDef *SPI) {
    uint8_t zero_t = 0x00;
    uint8_t zero_r = 0x00;
    uint8_t reg_temp = WREG | reg;
    uint8_t val_temp = val;

5    HAL_GPIO_WritePin(A_CS0_N_GPIO_Port, A_CS0_N_Pin, GPIO_PIN_RESET);
    HAL_SPI_TransmitReceive(SPI, &reg_temp, &zero_r, 1, 100);
    HAL_SPI_TransmitReceive(SPI, &zero_t, &zero_r, 1, 100);
    HAL_SPI_TransmitReceive(SPI, &val_temp, &zero_r, 1, 100);

10   HAL_Delay(1);
    HAL_GPIO_WritePin(A_CS0_N_GPIO_Port, A_CS0_N_Pin, GPIO_PIN_SET);
}

```

Código 5.5: Escritura en registros del ADS

La lectura de los registros del ADS se realiza de una forma análoga. En esta ocasión se transmiten los mismos dos datos que para escribir en un registro siendo la única diferencia que el tercer dato (y los siguientes en caso de ser más de un registro) se transmitirán desde el ADS hacia el STM tal y como aparece en la figura 5.13.

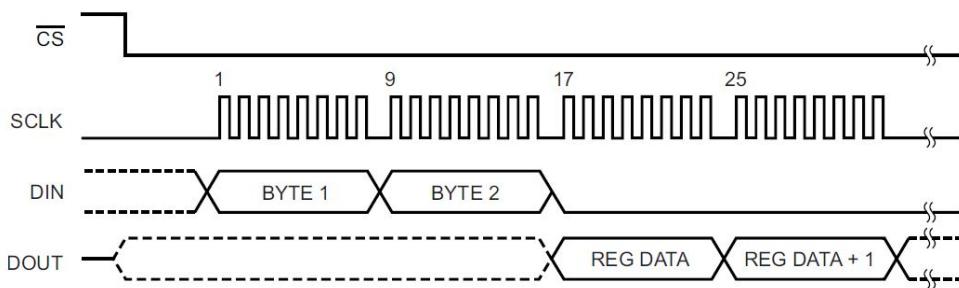


Figura 5.13: Lectura de dos registros del ADS [4]

```

0 uint8_t adc_rreg(uint8_t reg, SPI_HandleTypeDef *SPI) {
    uint8_t val = 0x00;
    uint8_t zero_t = 0x00;
    uint8_t zero_r = 0x00;
    uint8_t temp = RREG | reg;

5    HAL_GPIO_WritePin(A_CS0_N_GPIO_Port, A_CS0_N_Pin, GPIO_PIN_RESET);
    HAL_SPI_TransmitReceive(SPI, &temp, &zero_r, 1, 100);
    HAL_SPI_TransmitReceive(SPI, &zero_t, &zero_r, 1, 100);
    HAL_SPI_TransmitReceive(SPI, &zero_t, &val, 1, 100);

10   HAL_Delay(1);
    HAL_GPIO_WritePin(A_CS0_N_GPIO_Port, A_CS0_N_Pin, GPIO_PIN_SET);

15   return val;
}

```

Código 5.6: Lectura de registros del ADS

Para que la transmisión sea correcta es muy importante que todas las variables definidas sean independientes. Además, el ADS necesita que durante la lectura de datos el pin MOSI se mantenga en un 0 lógico todo el rato.

### Lectura y conversión de datos

El ADS está construido utilizando un sistema adquisidor de 8 canales, todos adquiridos de forma simultánea utilizando un sistema  $\Delta\Sigma$  de 24 bits y ganancia variable.

Tras adquirir los datos estos son codificados siguiendo el siguiente formato:

Señal de entrada, $V_{IN}$ (INxP - INxN)	Código de salida ideal
+FS	7FFFFFFh
$+FS/(2^{23} - 1)$	000001h
0	000000h
-FS	FFFFFFFFFFh
$+FS(2^{23}/(2^{23} - 1))$	800000

Tabla 5.1: Equivalencia de voltaje ideal de entrada y código de salida

La tabla anterior es una modificación de la proporcionada en la hoja de características del ADS corrigiendo algunas pequeñas erratas. La variable “FS” corresponde a la escala completa de entrada del ADS. En este caso son 4.5V divididos por la ganancia (G).

Para **voltajes positivos** la decodificación de estos valores es muy sencilla, pues basta con aplicar una simple **regla de tres** en la que cada bit es un incremento de  $4.5V/(2^{23}*G)$ . Para **voltajes negativos** basta con **invertir** todos los bits y aplicar la misma regla de tres.

El bit más significativo indica si el voltaje final será positivo (0) o negativo (1) y es el que se ha usado como referencia para aplicar la conversión anterior en caso de ser necesaria.

Al trabajar con datos de 24 bits no es posible realizar una inversión directa del valor de la variable o los 8 bits más significativos se verían invertidos también. Por suerte el ADS transmite los datos en paquetes de 8 bits lo cual facilita tratarlos de forma independiente y, tras hacer la transformación a nivel de bit, crear una variable que represente el valor real.

Unir los tres bytes una vez se ha realizado la conversión es posible de múltiples formas. Por motivos de eficiencia y de reutilización del código se ha realizado la misma aproximación ya expuesta previamente haciendo uso de datos de tipo **union**.

El código 5.7, incluído en una librería creada para interactuar con el ADS, es el utilizado para este fin.

```
0 float32_t byte2float (uint8_t data_23_16, uint8_t data_15_8, uint8_t
    data_7_0, uint8_t ganancia)
{
    float32_t value = 0;

    union miDatos{
        struct
        {
            uint8_t b[4]; // Array de bytes de tamaño igual al tamaño de la
        primera variable: int = 2 bytes, float = 4 bytes
        }split;
        long dato;
    } long_data;
10 long_data.dato = 0;

    if (data_23_16>=0x80) //1000 0000
15 {
    long_data.split.b[2] = ~data_23_16;
    long_data.split.b[1] = ~data_15_8;
    long_data.split.b[0] = ~data_7_0;
    value = long_data.dato;
20    value = -value;
}
else
{
    long_data.split.b[2] = data_23_16;
25    long_data.split.b[1] = data_15_8;
    long_data.split.b[0] = data_7_0;
    value = long_data.dato;
}
30 value = value*4.5f/(8388607.0f*ganancia); //4.5/(2^23*G)

    return value;
}
```

Código 5.7: Decodificación de datos binarios a Voltajes

El código anterior realiza una conversión triple: 4 bytes  $\Rightarrow$  long  $\Rightarrow$  float, donde el valor final devuelto es el voltaje real medida una vez se ha aplicado el factor de ganancia correspondiente.

El ADS tiene embebido un sistema de control basado en comandos a través de SPI. Estos comandos permiten realizar ciertas operaciones en tiempo real que facilitan el control del integrado y amplian sus características.

La tabla 5.2, sacada de la hoja de características del componente, muestra todos los comandos que el ADS es capaz de reconocer, sus funciones y el conjunto de bytes que representa cada uno. Los últimos dos comandos corresponden a la lectura y escritura en registros y ya han sido explicados previamente.

COMMAND	DESCRIPTION	FIRST BYTE	SECOND BYTE
<b>System Commands</b>			
WAKEUP	Wake-up from standby mode	0000 0010 (02h)	
STANDBY	Enter standby mode	0000 0100 (04h)	
RESET	Reset the device	0000 0110 (06h)	
START	Start and restart (synchronize) conversions	0000 1000 (08h)	
STOP	Stop conversion	0000 1010 (0Ah)	
<b>Data Read Commands</b>			
RDATA C	Enable Read Data Continuous mode. This mode is the default mode at power-up. <sup>(1)</sup>	0001 0000 (10h)	
SDATAC	Stop Read Data Continuously mode	0001 0001 (11h)	
RDATA	Read data by command; supports multiple read back.	0001 0010 (12h)	
<b>Register Read Commands</b>			
RREG	Read <i>n nnnn</i> registers starting at address <i>r rrrr</i>	001 <i>r rrrr</i> (2xh) <sup>(2)</sup>	000 <i>n nnnn</i> <sup>(2)</sup>
WREG	Write <i>n nnnn</i> registers starting at address <i>r rrrr</i>	010 <i>r rrrr</i> (4xh) <sup>(2)</sup>	000 <i>n nnnn</i> <sup>(2)</sup>

Tabla 5.2: Comandos del ADS1299

Durante la realización de este proyecto ha sido necesario utilizar la mayor parte de los comandos presentados en la tabla anterior. Cabe destacar que aquellos categorizados como “Comandos del sistema” han sido necesarios durante la secuencia de inicio del ADS casi en exclusiva, pues no se han implementado funciones de ahorro de energía. Estas se han contemplado como una mejora a llevar a cabo en futuras iteraciones de este proyecto.

El ADS cuenta con dos modos de lectura: continua y bajo demanda. Los comandos categorizados como “Comandos de lectura” están relacionados con la gestión de estos dos modos y se dividen a su vez en dos tipos según su función:

- **Configuración**

RDATA C y SDATAC activan y desactivan el modo de lectura continua respectivamente. El ADS se encuentra por defecto en modo continuo tras completar la secuencia de inicio.

- **Lectura**

RDATA solicita en el modo de lectura bajo demanda la transmisión de los datos capturados en ese momento.

El modo bajo demanda está pensado para aquellos sistemas en los que es necesario adquirir poca información a lo largo del tiempo. En esta configuración el ADS se mantiene inactivo hasta que recibe el comando de lectura y sólo entonces es cuando la realiza. Este comportamiento favorece la implementación de sistemas de ahorro de energía basados en los comandos STANDBY y WAKEUP. De esta forma es posible aumentar la autonomía del sistema completo considerablemente.

Por desgracia, este modo no es compatible con la transmisión de grandes cantidades de datos o mediciones muy continuas. Por cada medida es necesario utilizar el comando RDATA, afectando directamente al rendimiento y eficiencia en la transmisión.

La figura 5.14 ilustra la transmisión de información usando el modo bajo demanda.

## CAPÍTULO 5. IMPLEMENTACIÓN DEL SOFTWARE

---

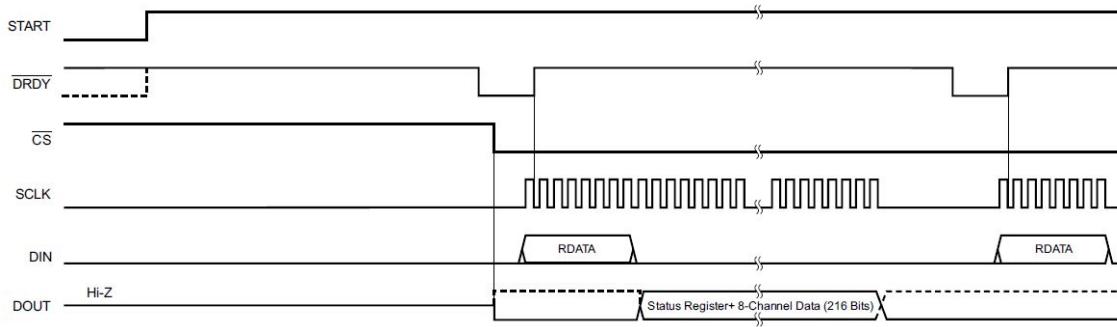


Figura 5.14: Modo de uso del comando RDATA

Por los motivos explicados anteriormente este modo no será utilizado normalmente pero aún así se ha decidido trabajar en su implementación en caso de que fuese necesario en el futuro. El código utilizado para adquirir datos es el siguiente:

```

0 void one_shot ( uint8_t data[] , SPI_HandleTypeDef *SPI)
{
    uint8_t zero = 0x00;
    uint8_t cmd = RDATA;

5     while (HAL_GPIO_ReadPin(A_DRDY_N_GPIO_Port, A_DRDY_N_Pin) == GPIO_PIN_SET)
        {}

    HAL_GPIO_WritePin(A_CS0_N_GPIO_Port, A_CS0_N_Pin, GPIO_PIN_RESET);

    HAL_SPI_TransmitReceive(SPI, &cmd, &zero, 1, 100);
10
    read_data_frame(data, SPI);

    while (HAL_GPIO_ReadPin(A_DRDY_N_GPIO_Port, A_DRDY_N_Pin) ==
        GPIO_PIN_RESET) {}

15
    HAL_GPIO_WritePin(A_CS0_N_GPIO_Port, A_CS0_N_Pin, GPIO_PIN_SET);
    update_bias_ref(data, SPI);
}

```

Código 5.8: Lectura de datos en modo *one-shot*

Para recibir una gran cantidad de información de forma ininterrumpida el ADS cuenta con el modo continuo. Se transmite el comando RDATAC y desde ese momento el ADS empieza a adquirir información y transmitirla. El pin DRDY es utilizado por el ADS para indicar que la siguiente tanda de datos está disponible para su lectura.

La figura 5.15 representa la transmisión de información en modo continuo y el código 5.9 el código equivalente.

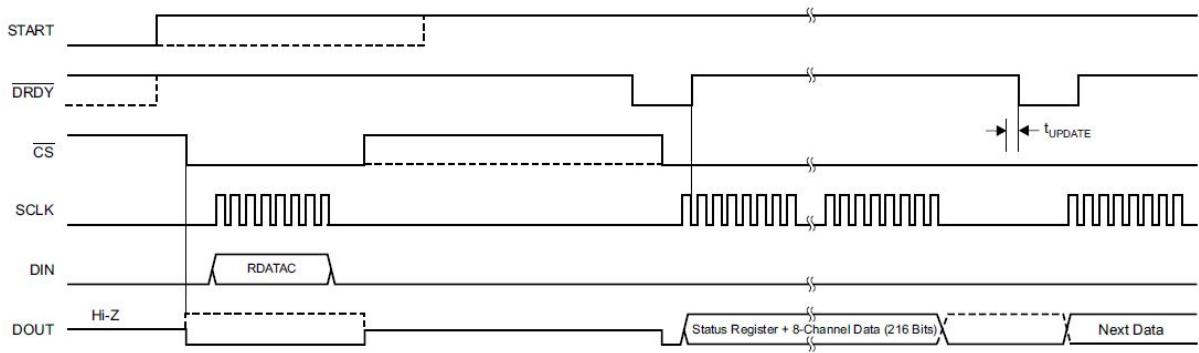


Figura 5.15: Transmisión de datos en modo continuo

```

0 void acquire_array_data ( uint8_t data[] , float32_t channel_1[] , float32_t
    channel_2[] , float32_t channel_3[] , float32_t channel_4[] , float32_t
    channel_5[] , float32_t channel_6[] , float32_t channel_7[] , float32_t
    channel_8[] , uint8_t gain[] , SPI_HandleTypeDef *SPI)
{
    int debug = 255;
    // read LENGTH_SAMPLES samples

5    adc_send_command(RDATAC, SPI);

    while (HAL_GPIO_ReadPin(A_DRDY_N_GPIO_Port, A_DRDY_N_Pin) == GPIO_PIN_SET){}

    HAL_GPIO_WritePin(A_CS0_N_GPIO_Port, A_CS0_N_Pin, GPIO_PIN_RESET);
10   read_data_frame(data, SPI);

    channel_1[0]=byte2float (data[1*3] , data[1*3+1] , data[1*3+2] , gain[0]);
    channel_2[0]=byte2float (data[2*3] , data[2*3+1] , data[2*3+2] , gain[1]);
15   channel_3[0]=byte2float (data[3*3] , data[3*3+1] , data[3*3+2] , gain[2]);
    channel_4[0]=byte2float (data[4*3] , data[4*3+1] , data[4*3+2] , gain[3]);
    channel_5[0]=byte2float (data[5*3] , data[5*3+1] , data[5*3+2] , gain[4]);
    channel_6[0]=byte2float (data[6*3] , data[6*3+1] , data[6*3+2] , gain[5]);
    channel_7[0]=byte2float (data[7*3] , data[7*3+1] , data[7*3+2] , gain[6]);
20   channel_8[0]=byte2float (data[8*3] , data[8*3+1] , data[8*3+2] , gain[7]);

    while (HAL_GPIO_ReadPin(A_DRDY_N_GPIO_Port, A_DRDY_N_Pin) ==
        GPIO_PIN_RESET){}

    for (int i = 1; i<LENGTH_SAMPLES; i++)
25   {
        while (HAL_GPIO_ReadPin(A_DRDY_N_GPIO_Port, A_DRDY_N_Pin) ==
            GPIO_PIN_SET){}

        read_data_frame(data, SPI);

        channel_1[i]=byte2float (data[1*3] , data[1*3+1] , data[1*3+2] , gain[0]);
        channel_2[i]=byte2float (data[2*3] , data[2*3+1] , data[2*3+2] , gain[1]);
        channel_3[i]=byte2float (data[3*3] , data[3*3+1] , data[3*3+2] , gain[2]);
        channel_4[i]=byte2float (data[4*3] , data[4*3+1] , data[4*3+2] , gain[3]);
        channel_5[i]=byte2float (data[5*3] , data[5*3+1] , data[5*3+2] , gain[4]);
    }
}

```

```

35    channel_6[i]=byte2float (data[6*3], data[6*3+1], data[6*3+2], gain[5]);
channel_7[i]=byte2float (data[7*3], data[7*3+1], data[7*3+2], gain[6]);
channel_8[i]=byte2float (data[8*3], data[8*3+1], data[8*3+2], gain[7]);

40    while (HAL_GPIO_ReadPin(A_DRDY_N_GPIO_Port, A_DRDY_N_Pin) ==
        GPIO_PIN_RESET){}
    }

    HAL_GPIO_WritePin(A_CS0_N_GPIO_Port, A_CS0_N_Pin, GPIO_PIN_SET);
}

```

Código 5.9: Lectura de datos en modo continuo

El STM no permite trabajar con vectores de varias dimensiones de la misma forma que otros lenguajes de programación, así que para capturar todos los canales ha sido necesario repetir código. A cambio, el escalado del código de un canal a varios se realiza de una forma sencilla e intuitiva. En posteriores revisiones de este proyecto se valorará su sustitución por otro sistema más eficiente.

### DSP - Implementación de filtros

Una de las características que diferencian los microcontroladores de esta familia de los de otras es la capacidad de realizar operaciones matemáticas sin que ello repercuta de forma muy significativa en el rendimiento.

Para facilitar su utilización y unificar a todos los desarrolladores ARM ha creado una librería llamada CMSIS-DSP que engloba todas las funcionalidades de procesado de señal más comunes, optimizando dichos algoritmos para hacerlos lo más eficientes posible. Esta librería incluye los siguientes tipos de operaciones:

- Operaciones matemáticas básicas, rápidas y complejas
- **Filtrado**
- Matrices
- Transformaciones
- Estadísticas
- Controladores (PID, senos, etc)
- Interpolación
- Apoyo

Estas funciones utilizan variables de tipo enteros de 8, 16 y 32 bits y float de 32 bits. En esta ocasión se han utilizado exclusivamente las funciones de filtrado de señal, concretamente aquellas dedicadas a la realización de filtros FIR y su aplicación a señales.

ARM ha puesto a disposición de los consumidores una página web de referencia en la que se puede encontrar una descripción detallada de cada función incluyendo su modo de uso y ejemplos [15].

El filtrado de una señal con un filtro FIR en ARM es un proceso sencillo pero que engloba varias herramientas, pues el diseño del filtro se debe realizar de forma independiente. La función utilizada para este fin es “arm\_fir\_f32()”.

Esta función recibe una señal en formato **float32\_t** ( $x[n]$ ), los coeficientes del filtro y la longitud de la ventana y devuelve una señal filtrada ( $y[n]$ ) con las características deseadas.



Figura 5.16: Diagrama de bloques del filtrado de una señal  $x[n]$

El código necesario para aplicar un filtro FIR a una señal es el siguiente:

```

0  /* 
   ** Includes necesarios
   */
5 #include "arm_math.h"
#include "math_helper.h"
10 const float32_t firCoeffs32[NUM_TAPS] = {h1, h2, ..., hn}
/* 
 * Variables globales para el filtro FIR
 */
15 uint32_t blockSize = BLOCK_SIZE;
10 uint32_t numBlocks = TEST_LENGTH_SAMPLES/BLOCK_SIZE;
/* 
arm_fir_instance_f32 S;
arm_status status;
float32_t *inputF32, *outputF32;
15 /* Inicialización de buffers de entrada y salida */
inputF32 = &testInput_f32_1kHz_15kHz[0];
outputF32 = &testOutput[0];
/* Inicialización de la estructura de la instancia del filtro FIR. */
arm_fir_init_f32(&S, NUM_TAPS, (float32_t *)&firCoeffs32[0], &firStateF32
[0], blockSize);
20 /* 
** Aplicación del filtro a cada conjunto de blockSize
*/
25 for (i=0; i < numBlocks; i++)
{
    arm_fir_f32(&S, inputF32 + (i * blockSize), outputF32 + (i * blockSize),
}
    
```

Código 5.10: Filtro FIR en STM

Es una función muy versátil que permite, entre otras cosas, preparar un gran número de filtros y utilizar el más adecuado para cada ocasión sin apenas cambiar el código.

La utilización de filtros FIR en este proyecto está centrada en la eliminación de una de las componentes en frecuencia que más afecta a todas las señales: la de 50 Hz.

Para su eliminación, normalmente se aplica un filtro IIR denominado **Notch** o de rechazo de banda a la señal, pues estos presentan una selectividad en frecuencia muy alta a pesar de poder ser inestables.

Haciendo uso de la función **arm\_fir\_f32** es posible implementar una **aproximación** a dicho filtro con uno de tipo FIR cuyas características sea lo suficientemente buenas como para atenuar las componentes en frecuencia de 50Hz sin afectar demasiado al resto de la señal. Esto se consigue creando un filtro de rechazo de banda lo suficientemente estrecho centrado en torno a la frecuencia deseada a la par que se mantiene un rizado mínimo en el resto de las frecuencias.

El diseño del filtro se puede hacer con cualquiera de las herramientas disponibles en MatLab. La función “fir1” es capaz de definir un filtro con cualquier característica. Tras una primera aproximación con esa función se consiguió un filtro con la respuesta en frecuencia de la figura 5.17.

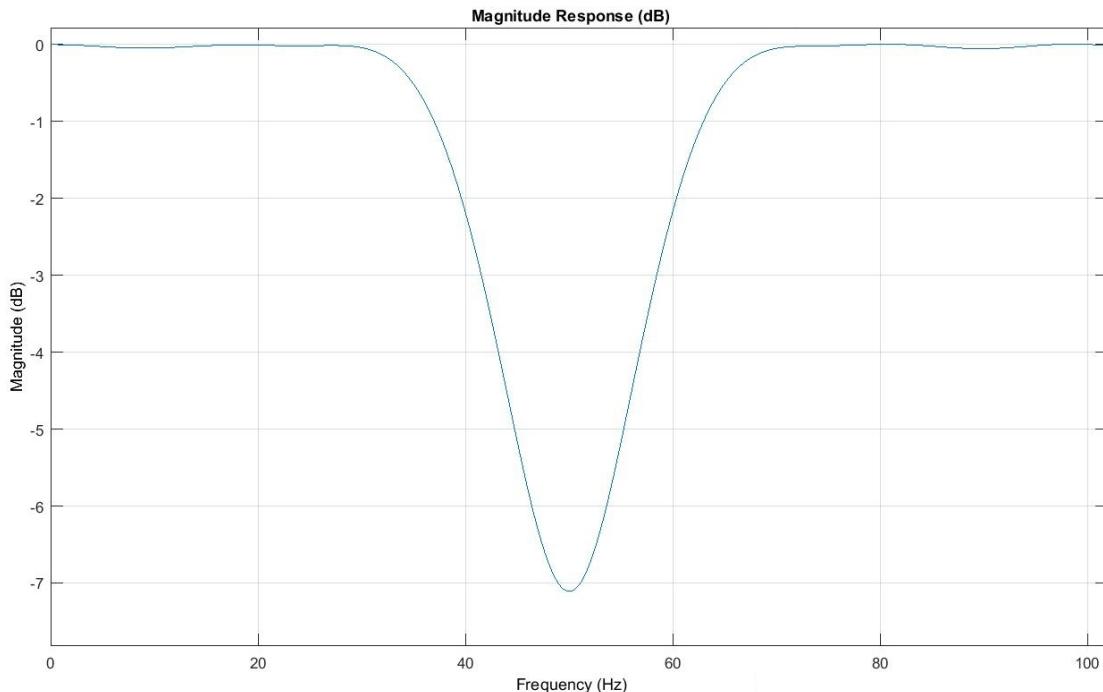


Figura 5.17: Respuesta en frecuencia del filtro definido con fir1

Este filtro presenta un comportamiento similar al esperado y un rizado apenas apreciable, pero con un factor de calidad y de rechazo de banda muy bajo.

Utilizando otra herramienta diseñada por F.S. Schlindwein disponible en el *workshop* de MatLab es posible ajustar aún más el filtro sin apenas esfuerzo.

Tras un par de iteraciones el resultado final es el representado en la figura 5.18.

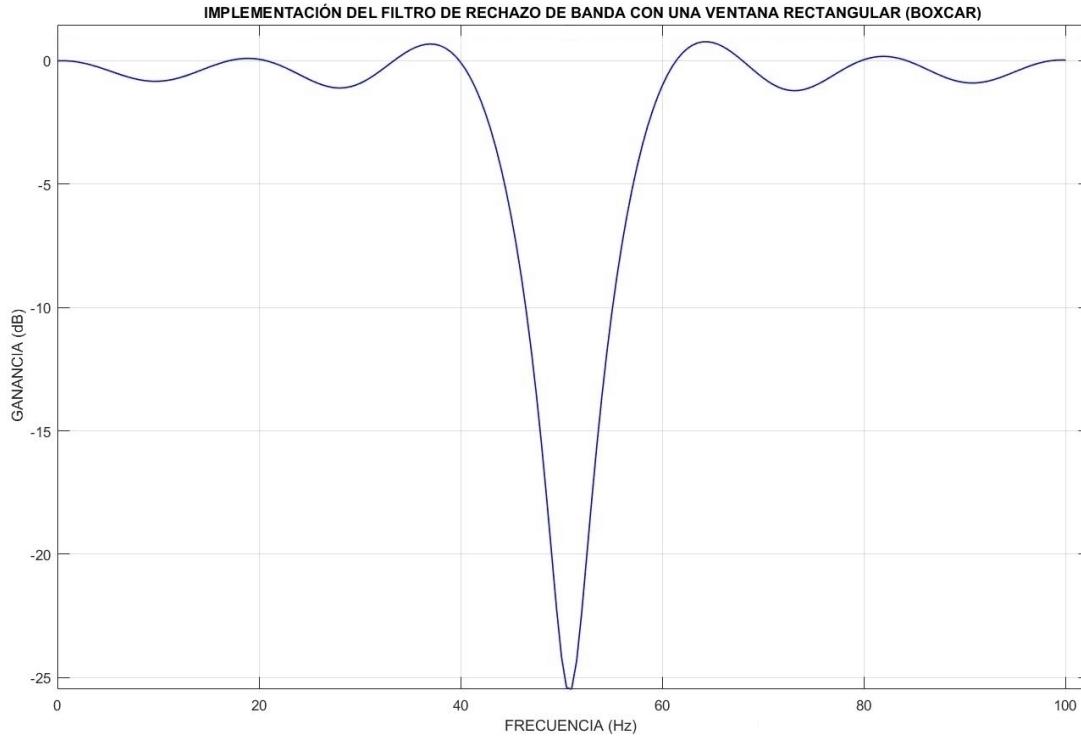


Figura 5.18: Respuesta en frecuencia del filtro FIR definido con FIRFILT [16]

Este filtro presenta un ancho de banda similar, pero a cambio de introducir un pequeño rizado en la banda deseada, la atenuación a 50 Hz es sensiblemente mayor que en el caso representado en la figura 5.17.

El filtrado analógico es inmediato pero muy poco flexible. Utilizando filtros digitales se consigue adaptar el filtro en función de las necesidades y, en caso necesario, siempre es posible eliminar dicho filtro simplemente cambiando el software. No se debe olvidar que desde el punto de vista del coste/cambio, un cambio a nivel de software casi siempre será mucho más rentable en el producto final que uno a nivel de hardware.

Por desgracia la utilización de esta librería provoca que el código supere las limitaciones de la versión gratuita de Keil haciendo necesaria una licencia para poder compilar.

## Comunicación con la interfaz inalámbrica

La transmisión de datos a la interfaz inalámbrica se realiza de forma similar a la ya explicada para comunicar el STM con el ADS. En esta ocasión el STM actuará como Esclavo mientras que el dispositivo que actúa como Master es aquel que hace la función de transmisor de la información. Esto es así debido a las limitaciones impuestas por el ESP12-E.

En la comunicación con el otro microcontrolador hay tres etapas bien diferenciadas. En la primera la información transmitida son comandos que indican al STM el comportamiento que deberá seguir.

La segunda, centrada en la transmisión de pequeñas cantidades de información, no necesita una gran eficiencia en la transmisión. Esta información se utilizará por parte del STM para configurar el ADS.

La última fase contempla la transmisión de grandes cantidades de información y por tanto su optimización debe ser máxima.

El código 5.11 es el utilizado para transmitir información al ESP y recibirla en caso de que las restricciones de tiempo no sean críticas (primera y segunda fase).

```
0 uint8_t commandFromESP(uint8_t command, SPI_HandleTypeDef *hspi1)
{
    uint8_t response = 0x00;

    HAL_GPIO_WritePin(DRDY_N_GPIO_Port, DRDY_N_Pin, GPIO_PIN_RESET);
    HAL_SPI_TransmitReceive(hspi1, &command, &response, 1, 100);
    HAL_GPIO_WritePin(DRDY_N_GPIO_Port, DRDY_N_Pin, GPIO_PIN_SET);
    HAL_GPIO_TogglePin(LED_GPIO_Port, LED_Pin); //LED OFF
    HAL_Delay(50);

10   return response;
}
```

Código 5.11: Transmisión de datos a través de SPI con el STM

Por la forma en la que está construida la transmisión de datos a través de SPI, la gestión de los pines involucrados directamente en la transmisión la información se realiza de forma automática y es tremadamente eficiente. Sin embargo, la gestión de los pines  $\overline{CS}$  y  $\overline{DRDY}$  se realiza de forma manual y la sincronización entre ambos microcontroladores provoca que la eficiencia de la transmisión se reduzca drásticamente.

El STM contempla la transmisión de grandes cantidades de información pero, para que esta funcione correctamente, dicha información debe estar en posiciones de memoria consecutivas. Aprovechando esta característica, es posible minimizar el retardo introducido en la sincronización de ambos microcontroladores creando un *buffer* de transmisión de un tamaño lo suficiente grande. De esta forma, cuanto mayor sea la cantidad de datos a transmitir, mayor será la eficiencia de la comunicación.

El código utilizado en la fase 3 es equivalente al código 5.11 siendo la única diferencia la cantidad de bytes a transmitir, que es adaptada en función al tamaño del *buffer* de transmisión.

## Programación del microcontrolador

Finalmente, tras tener preparado el *firmware* del STM es el momento de cargar dicho código en el microcontrolador. Los microcontroladores de esta familia cuentan con dos métodos para cargar código: usando *jtag* y mediante un *bootloader* embebido.

La primera opción es muy interesante, pues además de programar el microcontrolador da acceso a otras funciones relacionadas con la depuración del código (ejecución en tiempo real, *breakpoints*, visualización de variables, etc). Sin embargo para funcionar es necesario utilizar un hardware específico, y al no disponer de él durante el comienzo del proyecto no se tuvo en cuenta su inclusión durante el desarrollo de la placa.

La segunda opción aprovecha los puertos de UART del microcontrolador para, usando un conversor UART ↔ USB, programar el STM. Este sistema sólo permite la programación del dispositivo, pero a cambio el hardware extra necesario es mínimo, más teniendo en cuenta que ya se disponía de dicho conversor y, por lo tanto, no fue necesario realizar el desembolso.

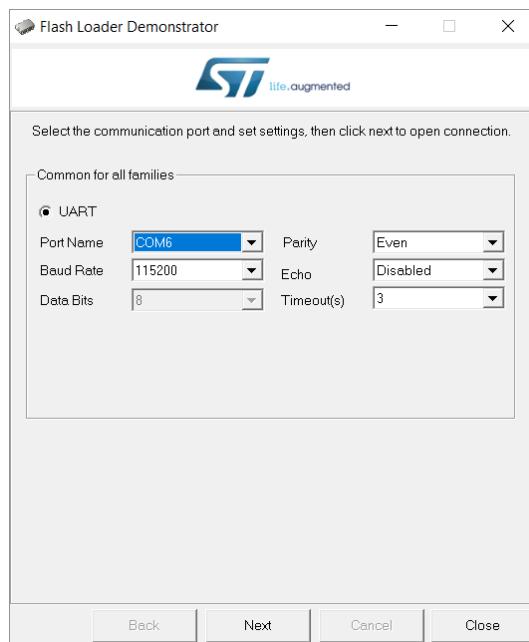


Figura 5.19: Herramienta de programación a través de UART

Para poder reprogramar el microcontrolador es necesario reiniciarlo mientras se cortocircuitan los pines 1 y 2 del conector preparado para ese fin.

## 5.2. Interfaz inalámbrica

Los dispositivos integrados en la interfaz inalámbrica han sido relegados a una función casi meramente de transmisión pero no se debe olvidar que ambos son microcontroladores y que, por tanto, los dos necesitan ejecutar un *firmware* para funcionar.

Estos dispositivos fueron seleccionados con múltiples objetivos en mente. Por un lado su relación características/coste es muy adecuada, permitiendo crear un sistema final muy completo con un coste muy bajo. Por otro, ambos microcontroladores son compatibles con el IDE de Arduino.

Ser compatible con Arduino IDE minimiza el tiempo de desarrollo del software, pues el propio IDE realiza la función de abstracción del hardware e incluye un gran número de ejemplos funcionales. Además, al ser ambos dispositivos compatibles, las modificaciones necesarias para portar el código de un microcontrolador a otro son mínimas. Por este motivo a lo largo de este capítulo se expandirá el código implementado en el ESP12-E, quedando el del Bluetooth en segundo plano.

### 5.2.1. Arduino

Arduino fue una iniciativa de Massimo Banzi en 2005 pensada para acercar la electrónica a los estudiantes de un modo sencillo y económico. Con el paso del tiempo esta plataforma ha ido creciendo, incorporando nuevas placas y microcontroladores, y mejorando tanto en la interfaz como en la comunidad que la respalda.



Figura 5.20: Arduino IDE utilizado para la programación del ESP

Por defecto Arduino incluye sólo aquellas placas comercializadas oficialmente por la empresa, pero los desarrolladores han habilitado la posibilidad de crear nuevas librerías e importarlas para que así cualquier persona con suficientes conocimientos pueda añadir las suyas propias.

### 5.2.2. Configuración

Para trabajar con el ESP12-E (esp8266) basta con importar la librería y escoger el componente en el selector de placas integrado.

Las placas no contempladas de forma oficial por Arduino se importan desde File ⇒ Preferences.

A continuación se debe introducir la ruta al .json de la librería para que así Arduino tenga un repositorio desde el que buscar aquellas placas que no están instaladas. El resultado final es el mostrado en la figura 5.21.

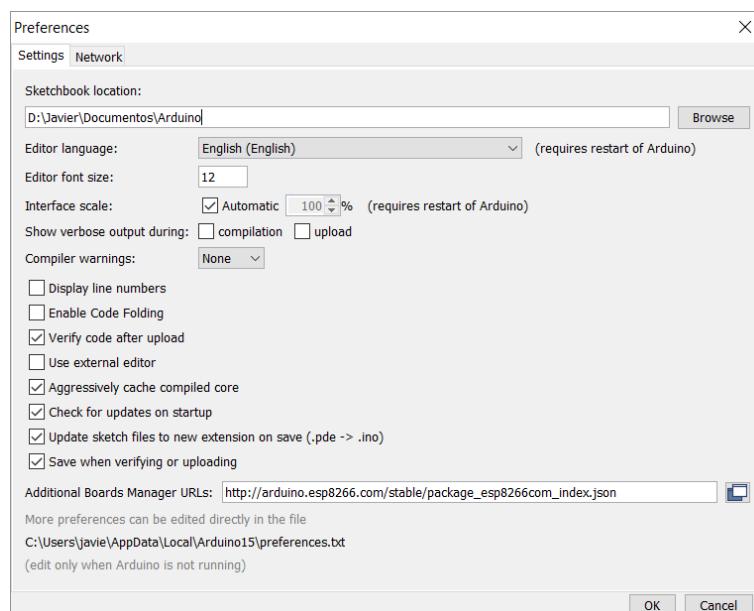


Figura 5.21: Importar librerías en Arduino

Por último se procede a la instalación de las placas deseadas. Para ello se ha habilitado un repositorio con buscador e interfaz gráfica. Este es accesible desde Tools ⇒ Board ⇒ Boards Manager...



Figura 5.22: Instalar librerías para nuevas placas

### 5.2.3. Firmware

En los siguientes apartados se detallará el software diseñado para funcionar dentro del microcontrolador.

#### Maquina de estados

El código de Arduino está organizado de forma similar al ya explicado para el STM. Este se divide en dos partes, una de *setup* que sólo se ejecuta una vez y otra cíclica denominada *loop*.

Para caracterizar el comportamiento del ESP en todo momento se ha creado un sistema de máquina de estados basada en estructuras *switch/case* similar al ya explicado para el STM.

En esta ocasión la variable de control principal viene determinada por el sistema de control externo y, en función del estado en el que se encuentre el microcontrolador, este interactúa de una forma u otra con el STM.

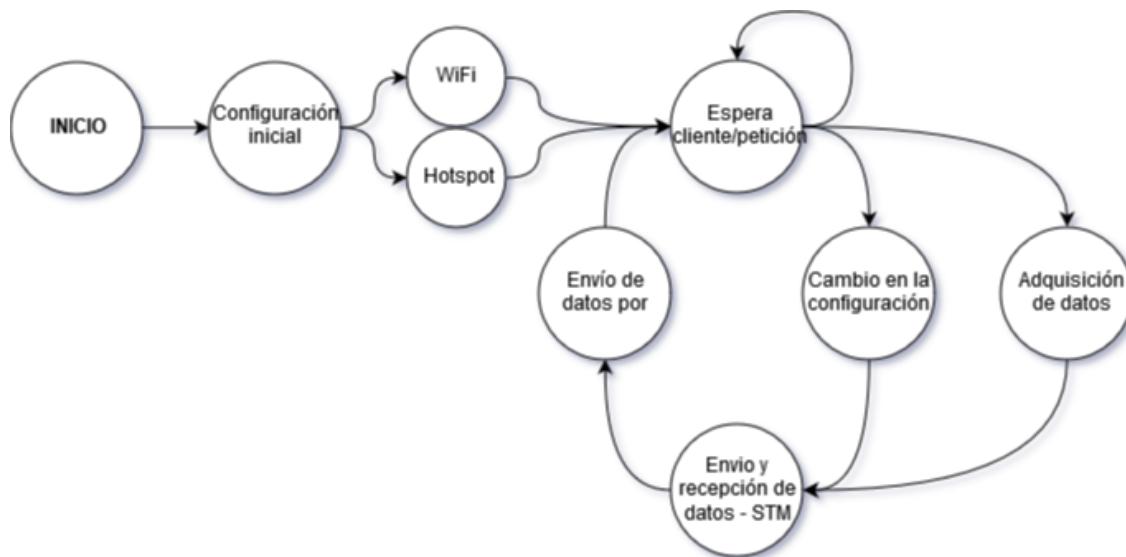


Figura 5.23: Maquina de estados del ESP

Cada una de las funciones deseadas para el sistema tiene su estado asociado. Además ha sido necesario implementar un sistema de sincronización entre el ESP y el STM que asegure que la transición entre estados de ambos microcontroladores sea siempre simultánea.

## Transmisión de datos por SPI

La transmisión de datos a través de SPI es una de las primeras funciones que los desarrolladores incluyen en las librerías cuando realizan un componente. La librería del ESP8266 no es una excepción y por lo tanto incluye bastantes funciones y definiciones como para poder trabajar de forma cómoda con el ESP en modo Master.

Para funcionar correctamente, eso sí, es necesario conocer perfectamente que pines serán utilizados para la transmisión y configurar tanto los pines como el propio SPI de acuerdo a las necesidades del proyecto.

El ESP cuenta con varios buses SPI. En este proyecto se hace uso de los pines 5 (HSPI\_CLK) , 6 (HSPI\_MISO) y 7 (HSPI\_MOSI) y un GPIO adicional para el CS, en esta ocasión el pin 16.

El código 5.12 muestra una configuración funcional de todos los pines así como del SPI.

```

0 SPI.setClockDivider(SPI_CLOCK_DIV2); //Divides 16MHz clock by 2 to set CLK
    speed to 8MHz
SPI.setDataMode(SPI_MODE1); //clock polarity = 0; clock phase = 1 (pg. 8)
SPI.setBitOrder(MSBFIRST); //data format is MSB (pg. 25)

pinMode(HSPI_CS,OUTPUT);
5 pinMode(HSPI_CLK,SPECIAL);
pinMode(HSPI_MISO,SPECIAL);
pinMode(HSPI_MOSI,SPECIAL);
pinMode(DRDY_N,INPUT);
pinMode(START,OUTPUT);

```

Código 5.12: Configuración de pines para el uso de SPI

Por simplicidad, a lo largo de todo el proyecto se ha utilizado el mismo modo de funcionamiento del SPI, adaptando el de los microcontroladores al del ADS, pues este viene impuesto por el fabricante mientras que todos los microcontroladores contemplan la utilización de varios modos alternativos.

Cabe destacar del código 5.12 que el modo de los pines denominado ESPECIAL es característico de aquellos destinados a la transmisión de información. Aunque el pin MISO se considere de entrada, si se configura en modo INPUT la comunicación fallará.

Para transmitir información a través de SPI en cualquier dispositivo de la familia de Arduino (Uno, Due, mega, etc.) se hace uso de la función SPI.transfer() o SPI.transfer16() para datos de 8 o 16 bits respectivamente.

Una de las ventajas de Arduino consiste en la estandarización en la medida de lo posible de aquellas funciones que tengan el mismo objetivo y la librería del ESP no es una excepción. Esa misma función y los ejemplos que la acompañan en la referencia oficial para comprender su funcionamiento

La transmisión por SPI desde el STM hacia el ESP se realiza en paquetes de un **byte**. Para recibir variables tipo **int** no hay ningún problema, pues al tener ese mismo tamaño se pueden transmitir directamente. Otras variables de mayor tamaño necesitan ser divididas en fragmentos más pequeños para ser transmitidas.

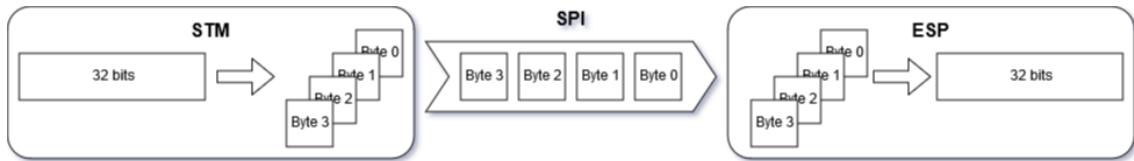


Figura 5.24: Proceso de división y ensamblado de float para su transmisión

Tras recibir los cuatro paquetes de un **byte** será necesario ensamblarlos para volver obtener la variable original. La misma estructura de datos utilizada para separar los datos en variables independientes se puede usar para revertir el proceso.

```

0 union miDatos{
    struct
    {
        byte b[4];      // Array de bytes de tamaño igual al tamaño de la
        primera variable: int = 2 bytes, float = 4 bytes
    } split;
    5 float fval;
} F_recibido;
```

Código 5.13: Variables y tipos de dato específicos

El código 5.13 es idéntico al usado en el STM para realizar el proceso inverso ya que ambos lenguajes de programación tienen sus bases en **C**.

Esta operación se repetirá por cada una de las medidas que se realicen.

## Configuración WiFi

El ESP12-E está preparado para trabajar con redes WiFi de 2.4GHz. Para poder funcionar correctamente es necesario configurar aquellos parámetros de red típicos de cualquier conexión WiFi. Estos se ven reflejados en el código 5.14.

```

0 char ssid[] = "SSID_NAME"; // your network SSID (name)
char pass[] = "PASSWORD"; // your network password (use for WPA, or use
    as key for WEP)

IPAddress local_IP(192,168,4,22);
IPAddress gateway(192,168,4,9);
5 IPAddress subnet(255,255,255,0);
IPAddress remote_IP(192,168,4,121);
```

Código 5.14: Variables y tipos de dato específicos

Es importante que la contraseña de red contenga mínimo 8 caracteres o el sistema no iniciará correctamente.

Una vez configurados los parámetros básicos de comunicación es necesario iniciar la conexión. Para ello es posible iniciar dos modos distintos: conexión a red ya existente o modo *hotspot*.

La conexión a una red ya existente se realiza con el siguiente código durante la fase de configuración del ESP:

```

0 // We start by connecting to a WiFi network
Serial.print("Connecting to ");
Serial.println(ssid);
WiFi.begin(ssid, pass)

5 while (WiFi.status() != WL_CONNECTED) {
    delay(500);
    Serial.print(".");
}
Serial.println("");

10 Serial.println("WiFi connected");
Serial.println("IP address: ");
Serial.println(WiFi.localIP());
```

Código 5.15: Conexión del ESP a una red WiFi ya existente

Como se puede apreciar, hasta que la conexión no sea satisfactoria el ESP no arrancará. Tras unos segundos el ESP acaba mostrando por pantalla la dirección IP con la que se ha conectado a la red, IP que debería coincidir con la introducida previamente en el parámetro “local\_IP”.

Este modo funciona muy bien, permite conexiones rápidas y el consumo de energía es relativamente bajo, pero se hace imprescindible la presencia de una red WiFi ya existente cuyos parámetros sean conocidos.

## CAPÍTULO 5. IMPLEMENTACIÓN DEL SOFTWARE

---

El modo *Hotspot* es la otra alternativa a este modo. Con esta configuración el ESP hace las funciones de router y punto de acceso, creando una red WiFi de las características deseadas. El código para esto es el mostrado a continuación:

```
0 Serial.print("Setting soft-AP configuration ... ");
Serial.println(WiFi.softAPConfig(local_IP, gateway, subnet) ? "Ready" : "Failed!");

5 Serial.print("Setting soft-AP ... ");
Serial.println(WiFi.softAP("ESPBCI_WIFI", "Password_01", false) ? "Ready" : "Failed!");

10 Serial.print("Soft-AP IP address = ");
Serial.println(WiFi.softAPIP());
```

Código 5.16: Creacion de un punto de acceso en el ESP

Este modo dota al ESP de una gran libertad e independencia al eliminar la necesidad de una red WiFi externa, pero la gestión de la información y el consumo de energía se ven perjudicados debido al aumento de carga que recibe el microcontrolador.

Una vez establecida la conexión el ESP se queda en modo de espera de forma indefinida hasta que un nuevo cliente se conecta:

```
0 //##### Server handler #####
// Check if a client has connected
WiFiClient client = server.available();
if (!client) {
    //No client available
    return;
5 }
```

Código 5.17: Gestión de clientes y peticiones en Arduino

Tras conectarse, el cliente deberá transmitir algún tipo de información. Para evitar el cuelgue del sistema si por algún motivo el cliente no manda datos o la conexión se interrumpe, el ESP espera un tiempo prudencial y si no se ha recibido nada desecha al cliente.

```
0 // Wait until the client sends some data
Serial.println("new client");
t1 = millis();
while (!client.available()){
    delay(1);
5     Serial.print(".");
    ESP.wdtFeed(); // Evita reinicios por watchdog
    if (millis() - t1 >= 10000){
        Serial.println("Timeout");
        return;
10    }
}
```

Código 5.18: Gestión de clientes y peticiones en Arduino

Por último se interpreta la información almacenándola en una variable para su posterior utilización.

```
0 // Read the first line of the request
String req = client.readStringUntil('\r\n');
```

Código 5.19: Gestión de clientes y peticiones en Arduino

Todos los microcontroladores tienen un sistema de control llamado **Watchdog** que monitoriza el estado del microcontrolador. Si detecta que el dispositivo lleva demasiado tiempo en un bucle este se activa y realiza un reinicio de emergencia.

El ESP cuenta con dos tipos distintos de Watchdog, uno accionado por software y otro por hardware. El primero se activa en caso de que el programa funcione correctamente y se haya producido un bucle no deseado o no contemplado. El segundo lo hace en caso de fallo total del sistema. Para evitar que en ciertas partes del código en las que el ESP se queda esperando de forma indefinida se active el whatchdog por software es necesario introducir la siguiente línea:

```
0 ESP.wdtFeed(); // Evita reinicios por watchdog
```

Código 5.20: Reinicios por *watchdog*

De esta forma el contador que utiliza para monitorizar el tiempo que lleva en el bucle inicializa y se evita un reinicio indeseado.

### Transmisión de datos a través de WiFi

Una vez se ha establecido la conexión entre ambos dispositivos es el momento de transmitir información. Arduino cuenta con varias funciones asociadas a la gestión de la información tanto a nivel servidor como a nivel cliente, todas ellas englobadas dentro de la librería “WIFI”.

Si se desea usar el protocolo TCP la utilización de `client.print` resulta altamente tentadora. Esta estructura presenta ciertos paralelismos con `Serial.print` y permite además la interpretación del valor directamente al realizar una representación en formato comprensible para los humanos.

Sin embargo, al utilizar esta función se realiza también una conversión de la variable a otro formato junto con su correspondiente pérdida de precisión y cambio en el tamaño. La siguiente tabla ilustra con ejemplos los resultados de estas transformaciones si se representan con 5 dígitos de precisión.

Valor real	Representación	Tamaño [bits]
1	1	8
1.3	1.33333	56 <sup>1</sup>

Tabla 5.3: Representación de datos usando `client.print()`

## CAPÍTULO 5. IMPLEMENTACIÓN DEL SOFTWARE

---

Al tratar con variables en las que los decimales contienen una gran cantidad de información, el uso de la función `client.print()` queda completamente descartado, pues provoca una pérdida de precisión muy alta o un aumento drástico del espacio ocupado en memoria por cada medida.

Una alternativa a esta función es `client.write()`. Esta es capaz de transmitir 8 bits o un fichero de datos del cliente al servidor, independientemente de la representación de esos datos.

Este sistema es menos intuitivo pero a cambio evita pérdida de precisión y asegura que los datos transmitidos conservarán su integridad, tanto de valor como de tipo de variable y tamaño.

La transmisión a través de TCP está orientada a asegurar que los datos llegarán sin errores a costa de disminuir la velocidad efectiva.

En un intento de mejorar la velocidad de transmisión se ha explorado la utilización de UDP usando las funciones `udp.beginPacket()`, `udp.write()` y `udp.endPacket()`.

Los resultados se presentan en el capítulo 6, pero su inclusión al sistema ha sido desechada porque el ahorro de tiempo no es muy destacable y en cambio en función de las condiciones de la red, la cantidad de paquetes perdidos puede resultar demasiado elevada.

---

<sup>1</sup>(n\*enteros + 1 (punto) + k\*decimales)

## 5.3. LabView

El sistema en este punto puede hacer uso de cualquier ordenador o *smartphone* como interfaz. Por comodidad, se ha escogido LabView como entorno de prototipado para la interfaz, ya que incluye un gran número de funciones y elementos gráficos que simplifican el desarrollo de un proyecto y permite generar un ejecutable que funcione en cualquier ordenador, tenga o no instalada una versión de LabView.



Figura 5.25: Logotipo de LabView

### 5.3.1. Interfaz gráfica

Desde LabView se han habilitado funciones para la representación de la información recibida desde el sistema de adquisición de datos. En una versión inicial contiene aquellos elementos necesarios para comprobar que todo funciona correctamente y representar las señales recibidas.

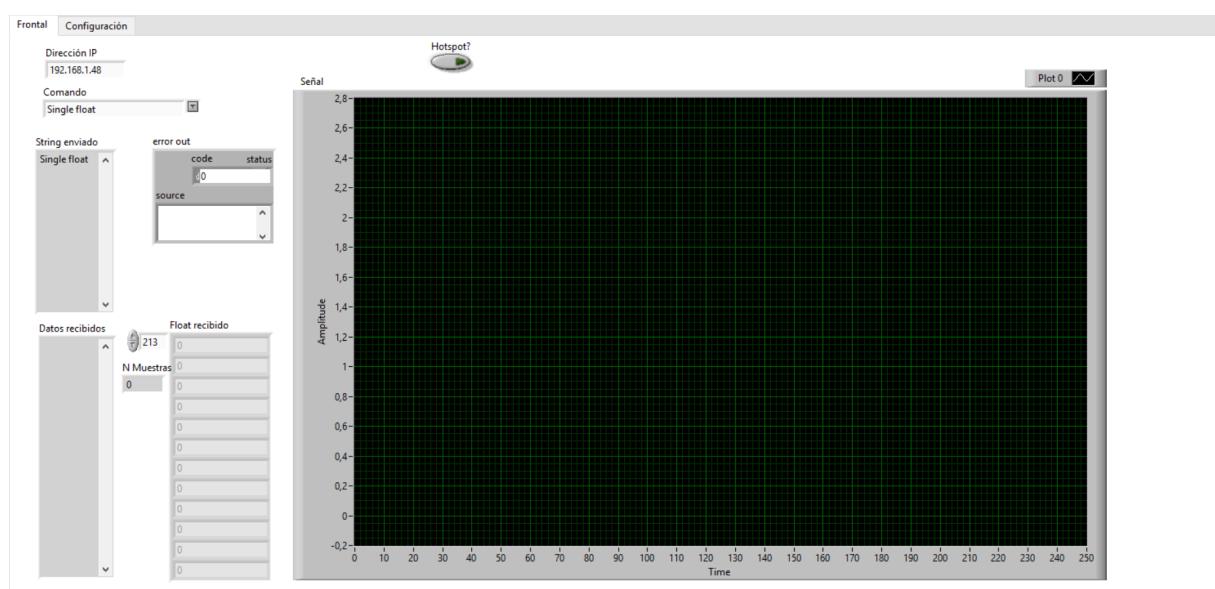


Figura 5.26: Interfaz de LabView: Representación de la información

## CAPÍTULO 5. IMPLEMENTACIÓN DEL SOFTWARE

---

Como se puede apreciar en la imagen 5.26, la interfaz está organizada en pestañas. La primera presenta los datos recibidos, los enviados y otros elementos de control. La segunda contiene todos los elementos necesarios para modificar los parámetros de configuración del ADS.

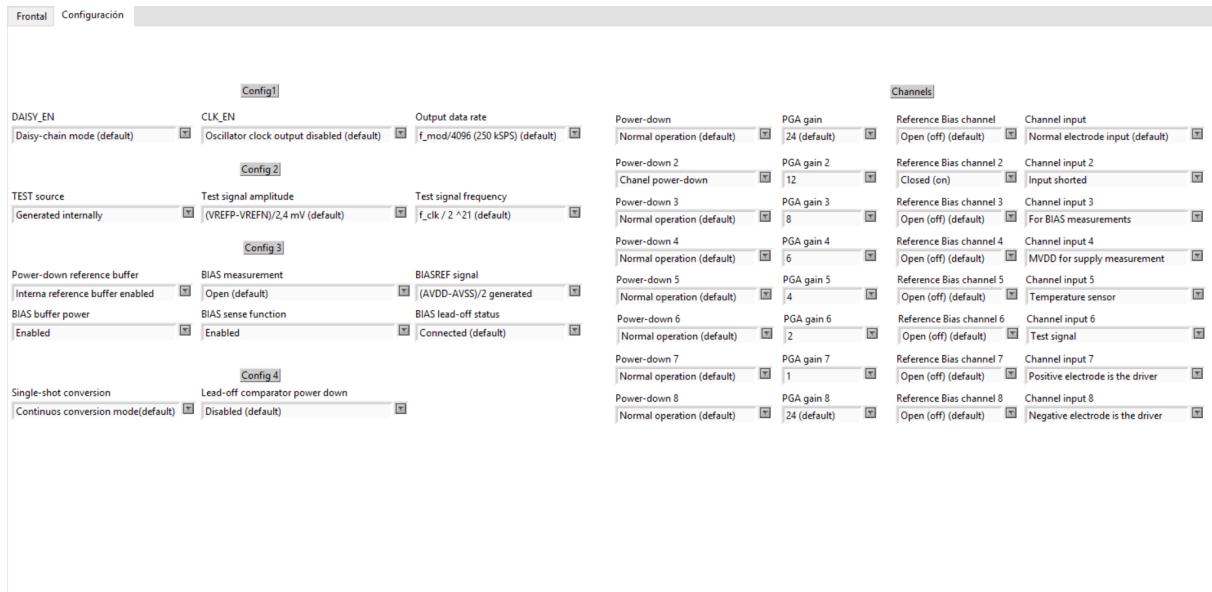


Figura 5.27: Interfaz de LabView: Configuración del ADS

La figura 5.27 muestra todos los parámetros del ADS, estando dispuesta la configuración de los canales de forma que se puedan ver todas las opciones disponibles.

Esta interfaz ha sido desarrollada por parte de la alumna Nerea Urrestarazu durante la realización de su Trabajo fin de Máster y cedida con el objetivo de ahorrar tiempo. El archivo .vi ha sido utilizado como base, conservando la distribución y elementos básicos relacionados con los registros y funciones del ADS mientras que la lógica ha sido rehecha para cumplir con las necesidades de este proyecto.

La lógica consta de varias partes, por un lado una encargada de transmitir y recibir información desde la red WiFi a la que esté conectado el ordenador. Por otro lado, otra cuya función es construir la orden que se desea transmitir a la placa adquisidora. Finalmente, tras recibir la contestación de la placa, esta se interpreta realizando las acciones pertinentes en función del significado, normalmente almacenado y representación de las mediciones.

### 5.3.2. Comunicación WiFi

El envío y recepción de los datos en el PC ha sido implementado de dos maneras: por TCP y por UDP.

La figura 5.28 muestra una representación simplificada de los bloques necesarios para la transmisión por TCP. Con esta configuración el ordenador inicia la conexión, manda una petición al ESP indicando que se desean medir datos y espera hasta que se reciba un paquete que contenga la cadena de caracteres retorno de carro seguido de nueva linea (\r\n).

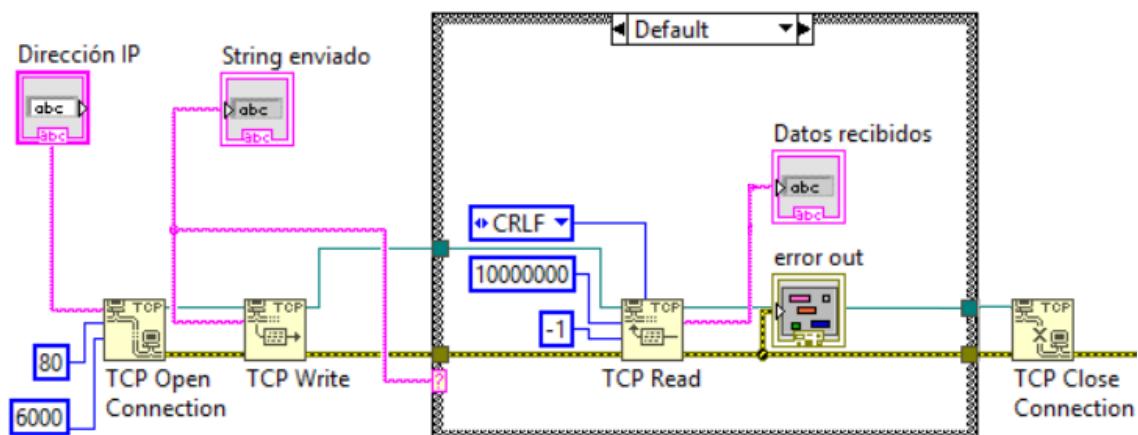


Figura 5.28: LabView: Transmisión y recepción de datos a través de TCP

En caso de que la comunicación se cierre por parte del ESP o por un error de red se genera un evento de error que será gestionado por el siguiente conjunto de bloques y mostrado al usuario sin interrumpir el resto del programa.

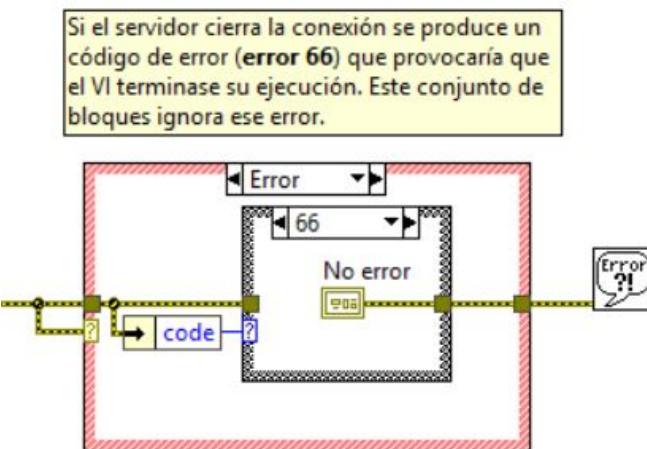


Figura 5.29: Bloques para ignorar errores conocidos

### 5.3.3. Conversión de datos

Los datos se reciben en un **string** de longitud igual a cuatro veces el total de los datos medidos y si estos son representados directamente resultan ilegibles. Para poder obtener los datos originales es imprescindible realizar una división cada cuatro bytes y reinterpretar los valores como **float** con el bloque *cast*. En la figura 5.30 se muestran los bloques encargados de realizar esta función.

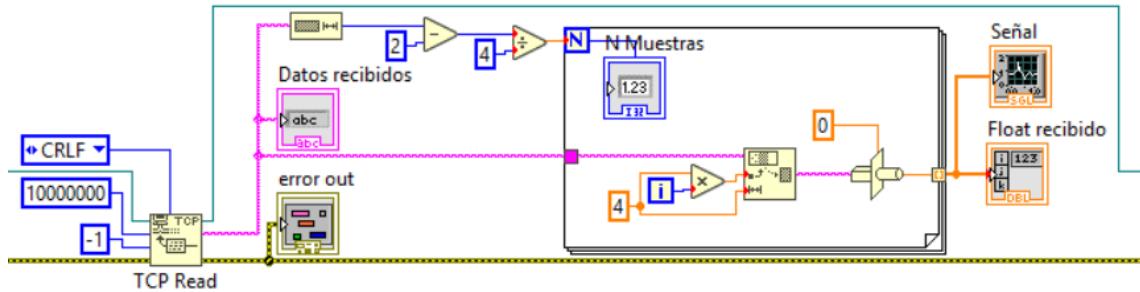


Figura 5.30: Extracción y conversión de datos

Estos bloques están pensados para funcionar independientemente del número de muestras adquiridas, aportando mayor flexibilidad al diseño.

### 5.3.4. Alternativa UDP

Como se ha mencionado anteriormente, se ha trabajado en una alternativa que aprovecha las ventajas del UDP para transmitir la información hacia el ordenador. Los bloques utilizados para realizar esta función los siguientes:

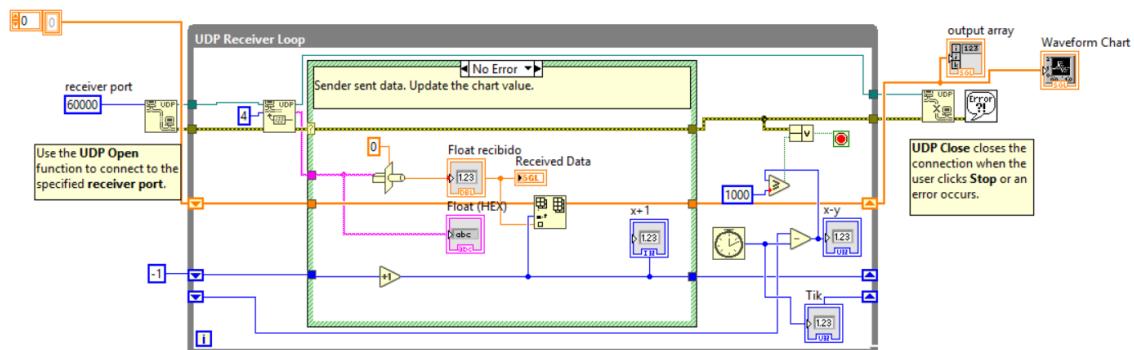


Figura 5.31: Recepción de datos a través de UDP

Este sistema funciona de forma similar al equivalente en TCP. En esta ocasión que en lugar de esperar a un carácter concreto para dar la comunicación por concluida esta se cierra tras un tiempo de espera sin recepción de datos. De esta forma se evita un bloqueo en caso de que se pierda alguna muestra.

# 6

## Resultados

En el presente capítulo se han recopilado los resultados obtenidos tras cada una de las fases del proyecto. Por motivos de comprensión y presentación, aquellos resultados asociados al desarrollo de la PCB han sido presentados en el capítulo 4 de modo que no se volverán a repetir en este. En caso de que se deseen revisar de nuevo se crea un enlace a continuación al apartado 4.5.

Los siguientes apartados contienen aquellos resultados asociados al desarrollo del software tanto del microcontrolador STM32F4 como del ESP y su comunicación con LabView.

### 6.1. Funcionamiento del ADS

Para comprobar que el ADS está midiendo correctamente este incluye una señal de *test* conocida cuyas características se encuentran perfectamente definidas en la hoja de características del componente.

Las características de la señal *test* dependen de los bits almacenados en el registro **Config 2**. Durante la realización de este proyecto se le ha asignado a Config 2 el valor 0xD1 (11010001) para que la señal de *test* se genere de forma interna, con un voltaje que oscila entre  $\pm 4,5/2400V$  ( $\pm 1,875mV$ ) y frecuencia de  $f_{CLK}^{2^{20}}$ .

La siguiente figura muestra una representación del voltaje real de la señal *test* comparándolo con la amplitud teórica calculada según la fórmula proporcionada por la hoja de características:

## CAPÍTULO 6. RESULTADOS

---

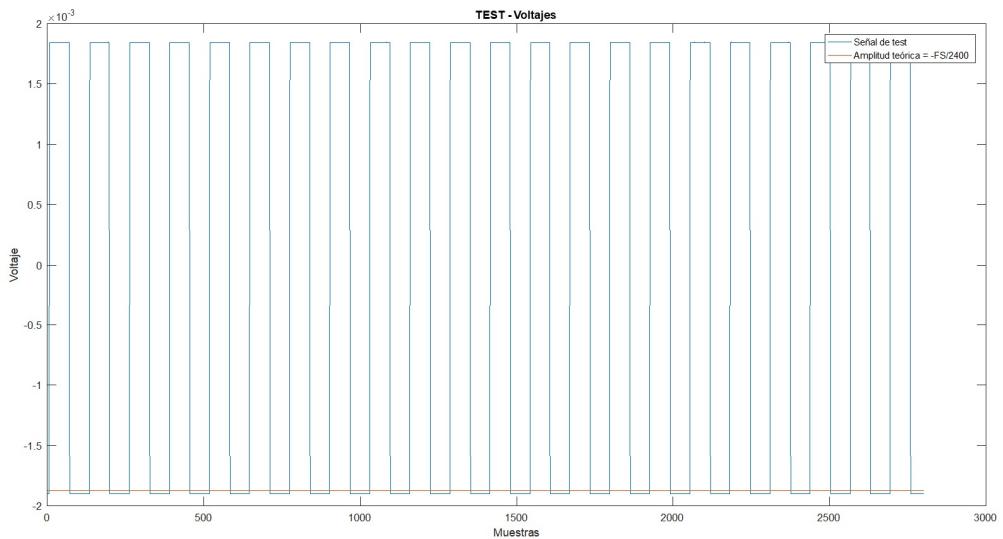


Figura 6.1: Comparativa entre la señal test y su amplitud teórica

Finalmente, tras realizar una medida desde Labview el resultado es el siguiente:

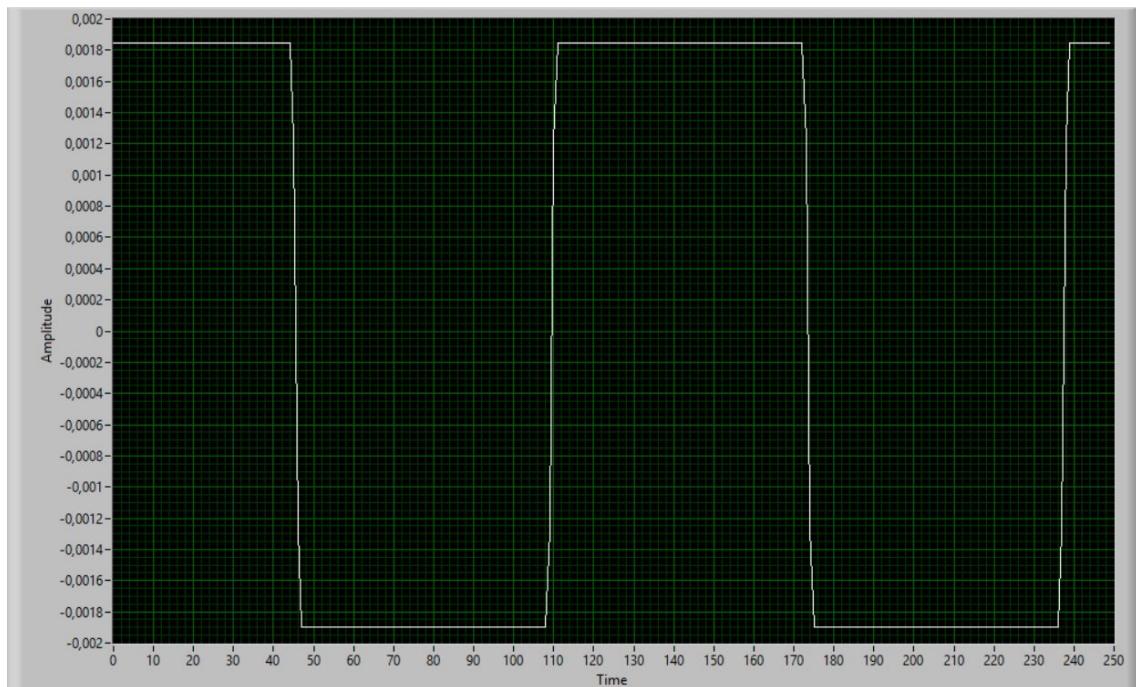


Figura 6.2: Señal de test medida usando LabView

Tras comprobar que se recibe una señal con las características esperadas se puede concluir que el ADS se encuentra correctamente configurado y listo para realizar medidas sobre voltajes reales.

## 6.2. Medidas sobre señales reales

Las primeras señales reales a medir han sido señales con características conocidas. De esta forma resulta muy sencillo identificar si algún elemento no está funcionando correctamente. Para una prueba inicial se preparó un generador de señales haciendo uso de un Arduino UNO. Esta señal presenta una amplitud que va entre 0V y 5V y una frecuencia de 2Hz. El resultado tras medir esta señal se encuentra representado en la figura 6.3.

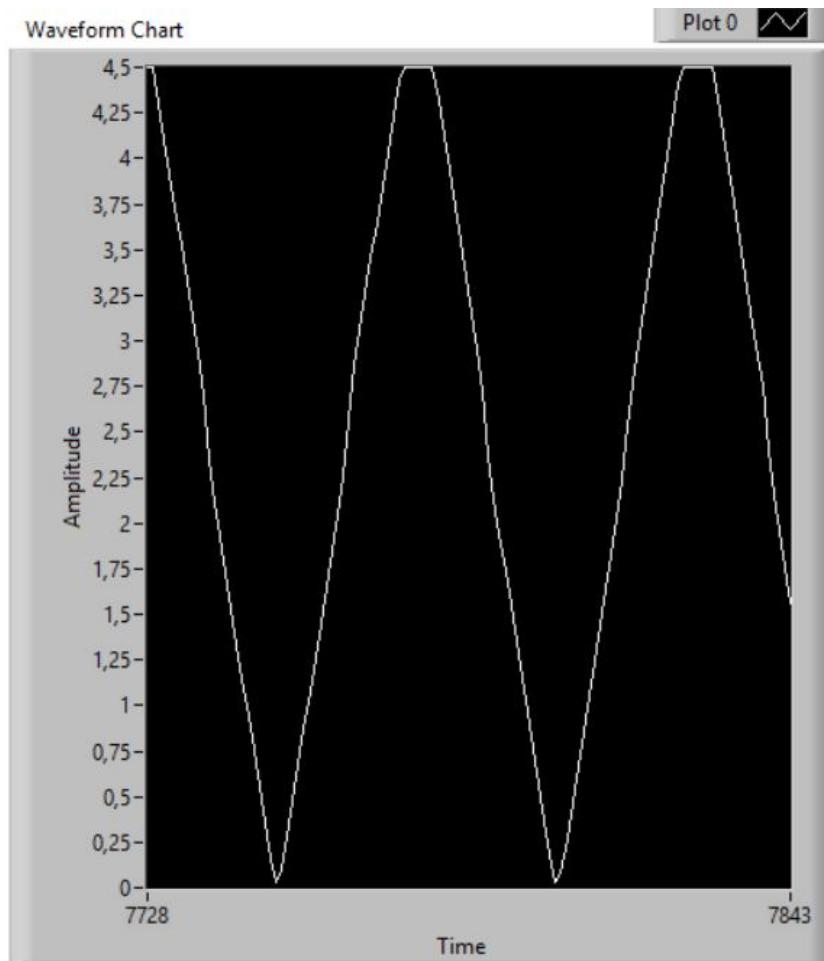


Figura 6.3: Señal real triangular generada con Arduino

Todos los parámetros se encuentran dentro de los rangos esperados, pero se aprecia una deformación en la señal en los picos superiores del triángulo. Este efecto es debido a la saturación del sistema, pues la amplitud máxima que es capaz de adquirir tanto en positivo como en negativo depende directamente de  $V_{REF}$  (4.5V).

### 6.3. Filtrado de la señal

El siguiente paso es aplicar a esas señales reales un filtrado para comprobar que los filtros implementados cumplen con su función.

Siguiendo el ejemplo sugerido por la referencia de CMSIS-DSP se implementó un filtrado de rechazo de banda con el que eliminar las componentes en frecuencia no deseadas de una señal. La señal original es una señal artificial formada por dos senos de distintas frecuencias (10Hz y 50Hz) y el objetivo es eliminar la componente de 50Hz o minimizar su impacto.

En primer lugar se realizó una estimación del efecto que tendría aplicar un filtro sobre una señal de esas características. El resultado de la simulación realizada en MatLab es el mostrado en la figura 6.4

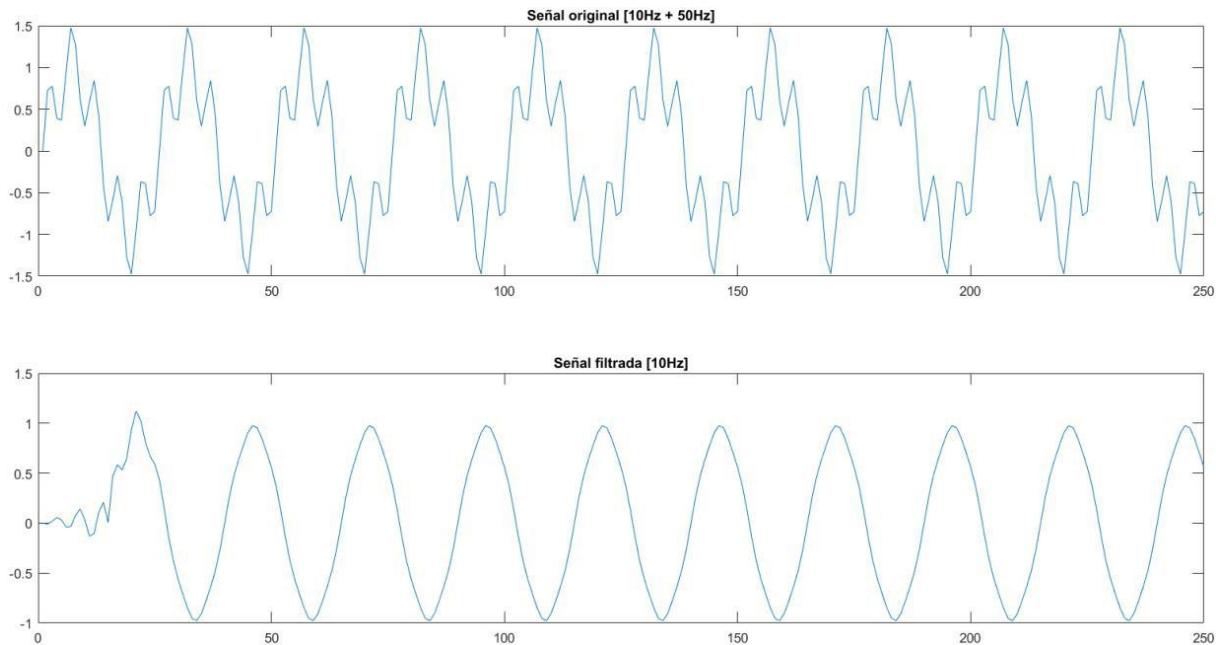
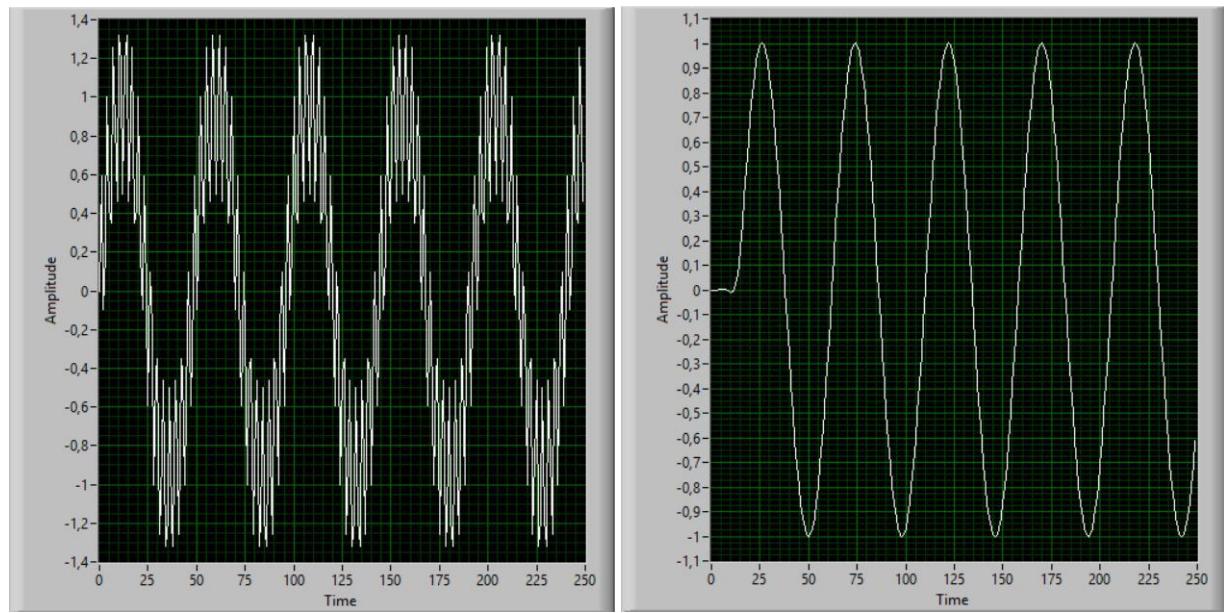


Figura 6.4: Simulación del efecto del filtro Notch a 50Hz

Como se puede observar, la componente de 50Hz ha sido eliminada casi por completo a costa de afectar ligeramente a la amplitud de la señal original. Tras comprobar que el resultado es satisfactorio se procedió a realizar una implementación del mismo filtro haciendo uso de CMSIS-DSP y el microcontrolador STM32F4.

Al no contarse con generadores de señales capaces de producir una señal de estas características se optó por generar una señal artificial con MatLab y almacenarla en la memoria del STM en la fase de programación. La figura 6.5 muestra la señal original (a) y la señal tras aplicarle el filtro (b).



(a) Señal original con ruido de 50Hz

(b) Señal filtrada

Figura 6.5: Implementación real del efecto del filtro Notch a 50Hz

Tal y como se esperaba, la señal de 50Hz ha sido eliminada completamente, siendo los resultados obtenidos prácticamente idénticos a los simulados.

El diseño del filtro fuerza a que las componentes en frecuencia cercanas a 50Hz se vean más atenuadas que aquellas más alejadas. Las siguientes figuras muestran señales de 5Hz, 10Hz, 50Hz y 65Hz y como el cambio de frecuencia afecta a la amplitud de la señal.

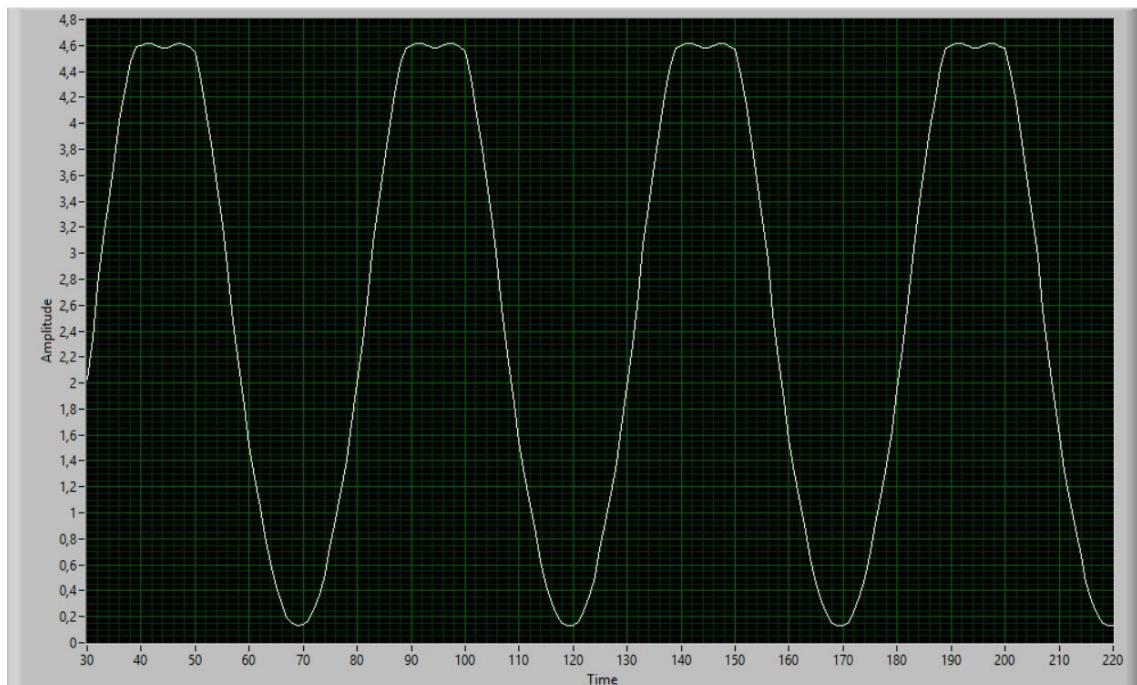


Figura 6.6: Señal de 5Hz filtrada

## CAPÍTULO 6. RESULTADOS

---

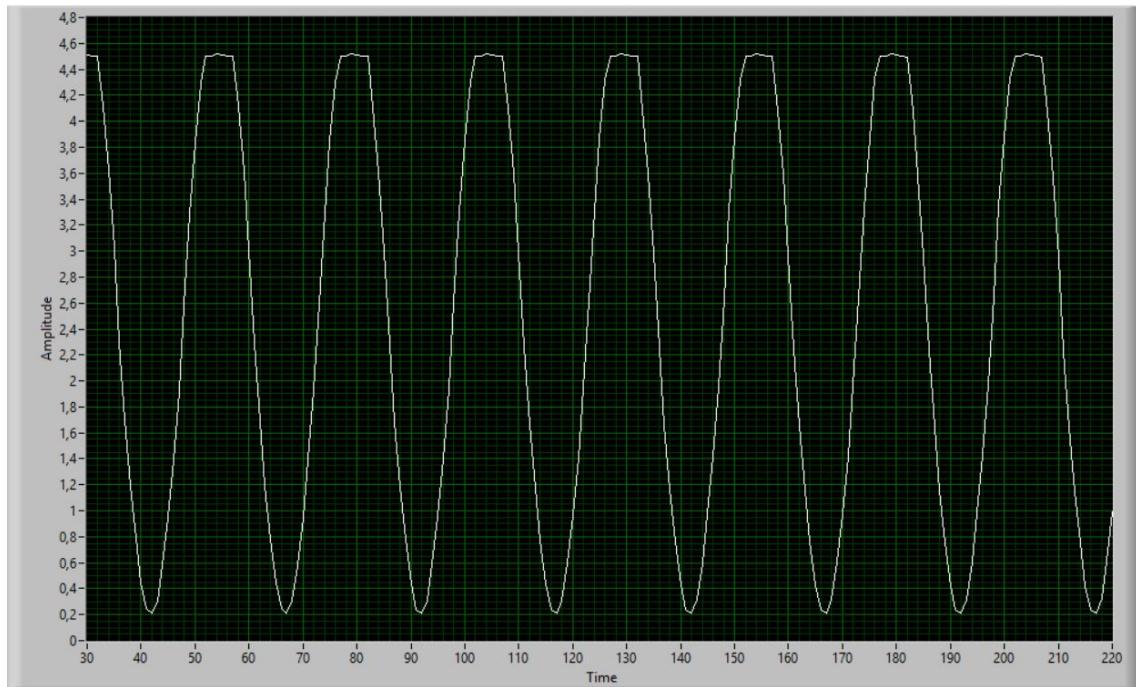


Figura 6.7: Señal de 10Hz filtrada

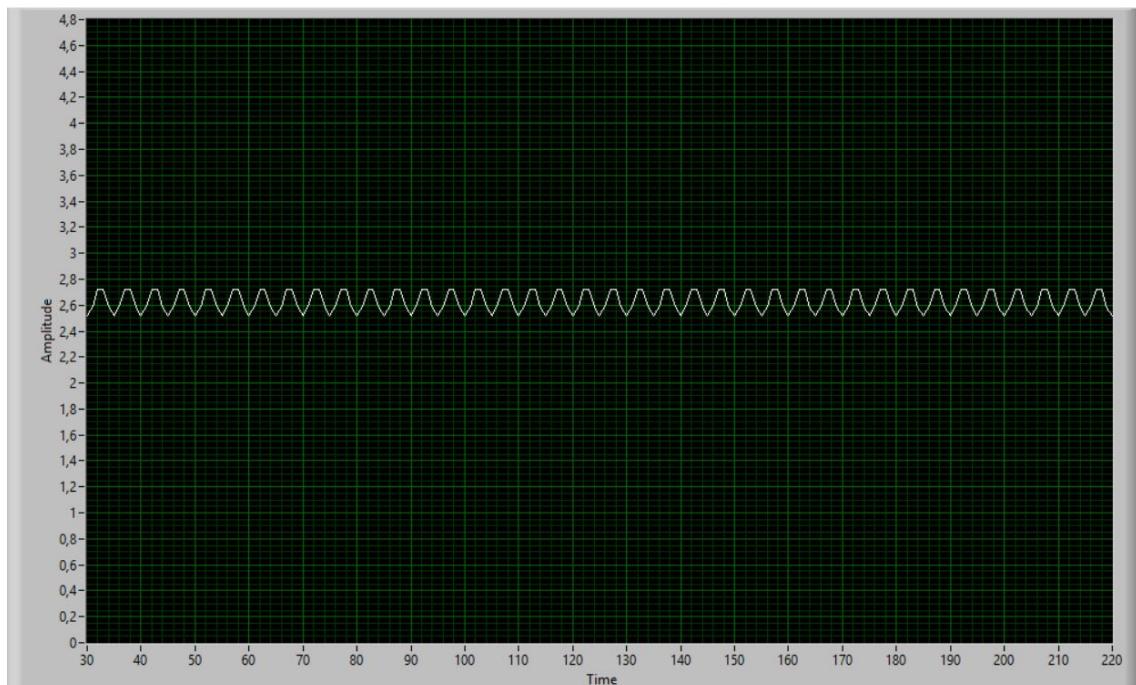


Figura 6.8: Señal de 50Hz filtrada

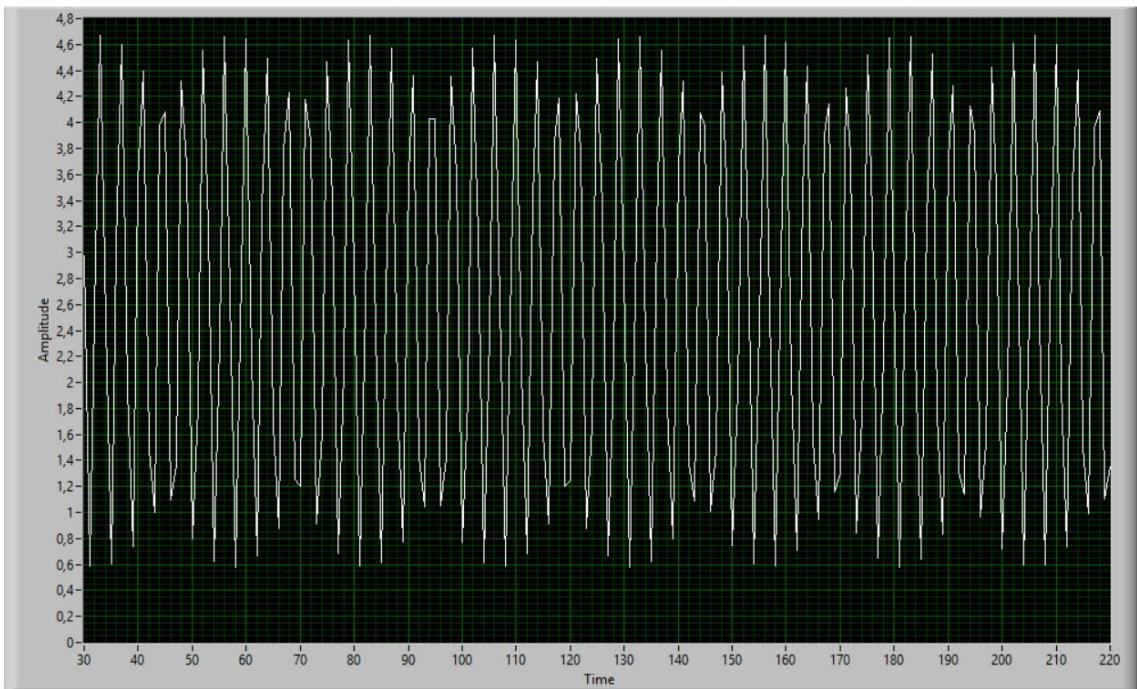


Figura 6.9: Señal de 65Hz filtrada

El sistema está cumpliendo su función, pues ha atenuando claramente la señal de 50Hz mientras que las demás se mantienen con una amplitud similar a la original.

## 6.4. Medida de un EEG real

Las siguientes figuras representan un EEG medido usando la placa de adquisición tras el filtrado de la componente de 50Hz.

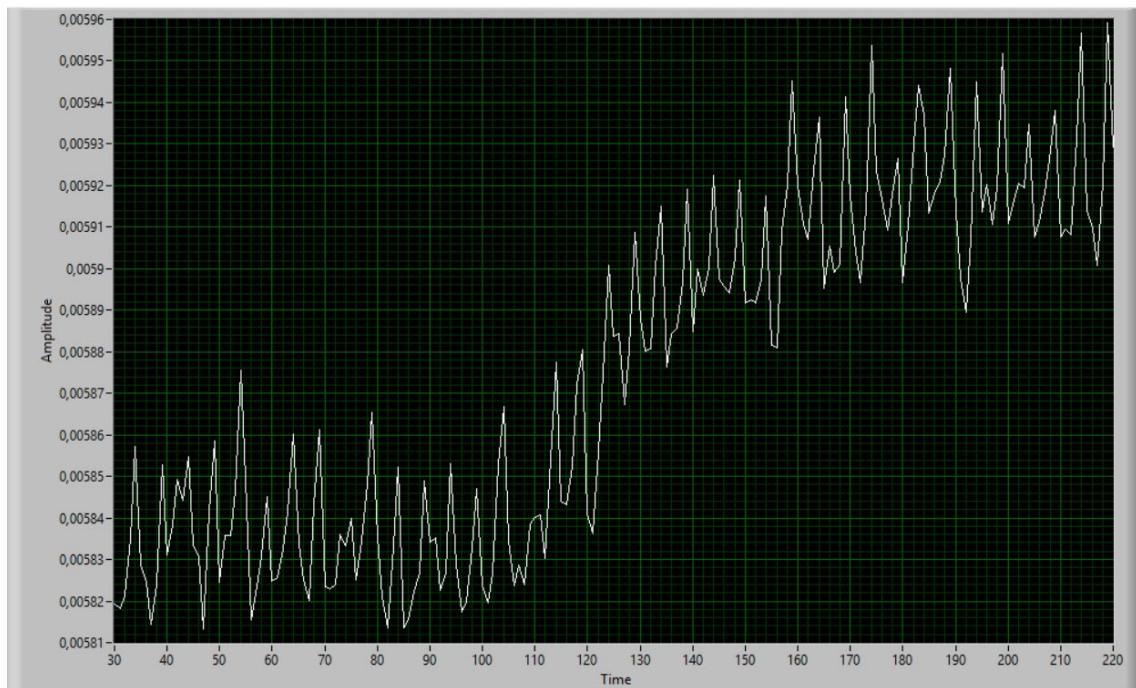


Figura 6.10: EEG abriendo los ojos

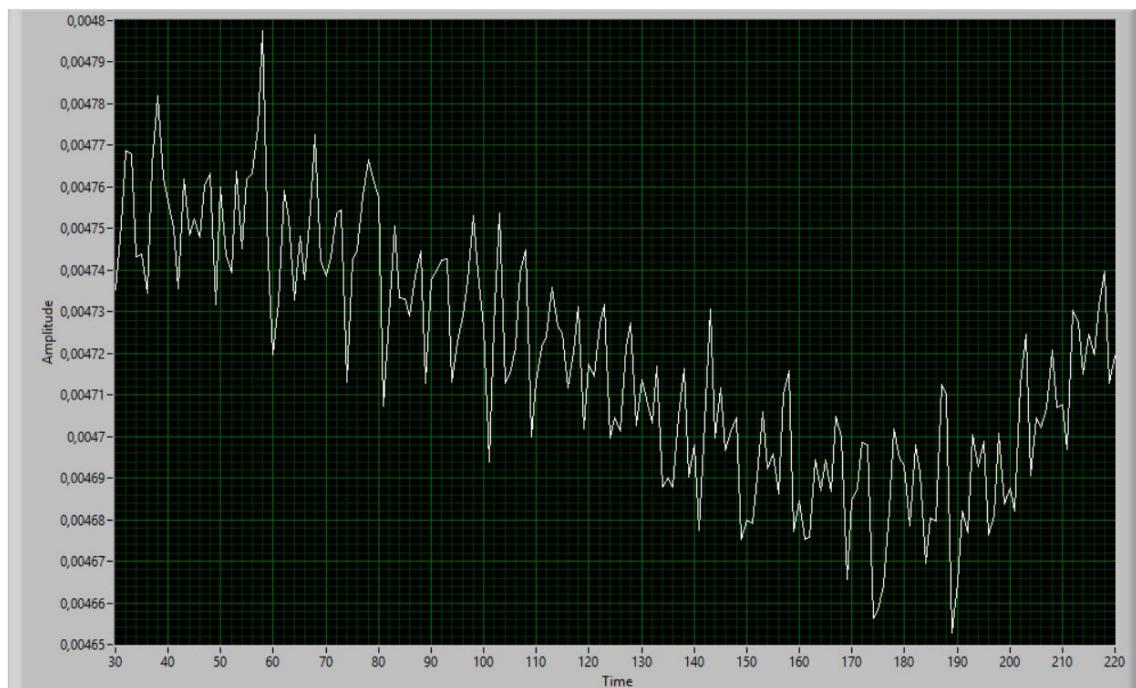


Figura 6.11: EEG con los ojos cerrados

A pesar del filtrado que se ha implementado aún se sigue observando una fuerte componente en frecuencias cercanas a los 50Hz. Esto se debe en gran parte a los sistemas de medida utilizados, ya que la presencia de cables tan largos, finos y con tan poco blindado los convierte en antenas perfectas para captar ruido de esa frecuencia.

La figura 6.12 muestra el sistema de medida utilizado para adquirir estas señales.



Figura 6.12: Sistema de medida utilizado para la adquisición del EEG

## 6.5. Transmisión de datos por WiFi

Por último se incluirán los resultados obtenidos mediante la transmisión de información por TCP y UDP a través de WiFi.

La librería WiFi del ESP contienen un gran número de funciones relacionadas con la transmisión de información tanto por UDP como por TCP. Con el objetivo de transmitir los datos de la forma más fiable posible se optó por transmitirlos a través de TCP, pues este protocolo tiene sistemas que aseguran que el paquete llegará al destino.

Sin embargo utilizar este protocolo se tradujo en un tiempo de transmisión por cada 250 muestras superior a los 2 minutos haciendo inviable su uso.

En vista de la eficiencia de transmisión conseguida con TCP se utilizó UDP para la transmisión de la información al ordenador. Haciendo uso de este sistema la transmisión se completaba en apenas 1 segundo pero no todos los paquetes llegaban. Tras un poco de investigación se observó que cuanto mayor fuese el retardo introducido entre paquetes menos paquetes se perdían así que se afinó la transmisión hasta conseguir una tasa de transferencia lo suficientemente rápida con una pérdida de paquetes mínima.

## CAPÍTULO 6. RESULTADOS

---

En las siguientes imágenes se muestran tres casos en los que se transmitieron 100 paquetes que contenían variables de tipo float, el retardo utilizado entre paquetes y el porcentaje de paquetes perdidos.

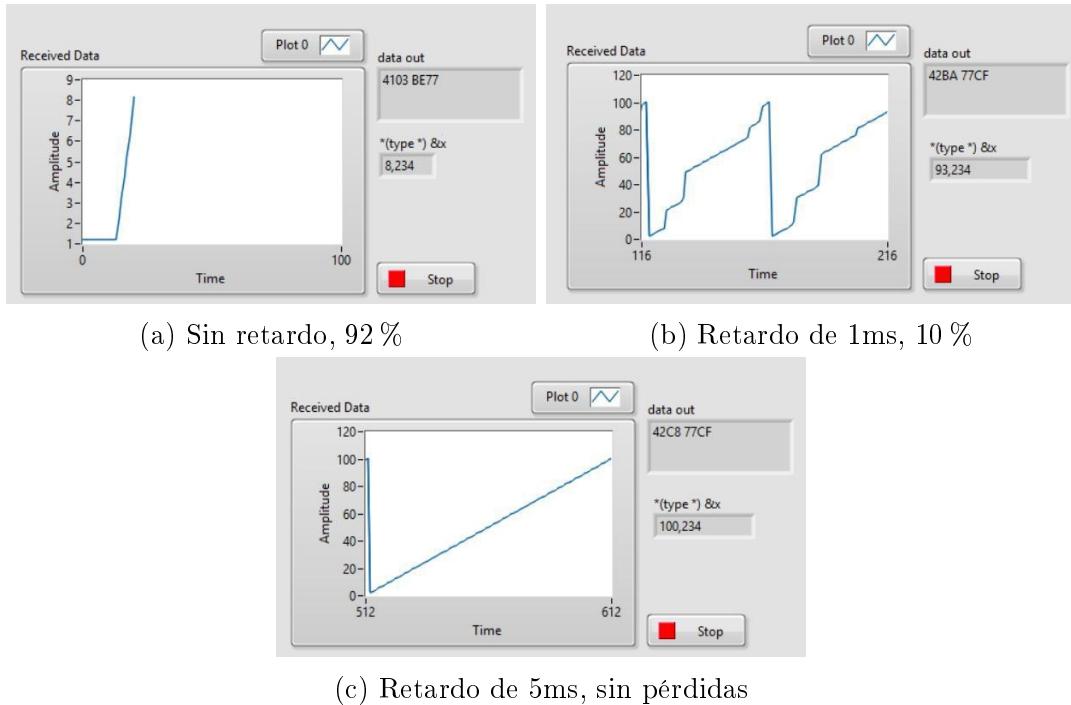


Figura 6.13: Comparativa entre los distintos retardos y el porcentaje de paquetes perdidos

Con esta información se deduce que para que se reciban todas las muestras que se adquieren por segundo el tiempo de transmisión asciende a 1.25s (250 muestras \* 0.005 segundos/muestra).

Este sistema sería ideal si entre transmisiones el sistema de adquisición capturase la siguiente muestra, pues permitiría montar un sistema de adquisición continuo. Por desgracia esto no es compatible con el filtrado de la señal, al menos no directamente. Además la posibilidad de perder muestras es una característica no deseable.

Finalmente se realizó una segunda iteración sobre TCP, revisando en profundidad las librerías se detectó un error que provocaba un aumento en el tiempo de transmisión muy elevado (es importante recordar que dichas librerías no son oficiales y están en constante desarrollo por lo que la presencia de errores menores es algo habitual). Tras solventar dicho error el tiempo de transmisión de 250 muestras bajó a 1.28 segundos.

El resultado final es muy cercano al conseguido con UDP sin la posibilidad de perder muestras como ocurría con ese protocolo.

# 7

## Conclusiones

Para la realización de este proyecto ha sido necesario aplicar conocimientos relacionados con casi todas las ramas de las telecomunicaciones.

La rama electrónica es claramente la dominante durante la realización del proyecto, pues el diseño del esquemático, la PCB, y el montaje de todo el sistema sería imposible sin los conocimientos adquiridos durante mi estancia en la Universidad. Aun así es posible apreciar ciertos matices relacionados con el resto de las ramas, gestión de redes, protocolos de comunicación y el filtrado de las señales han sido utilizados para conseguir los resultados ya mostrados.

El diseño de la PCB fue muy interesante ya que hasta este momento todos los diseños realizados habían sido orientados al análisis teórico y simulaciones, dejando de lado la implementación final de un sistema de esas características.

Una de las partes del proyecto que más trabajo ha supuesto y que menos se ve reflejado en esta memoria o en el resultado final es el desarrollo del firmware del microcontrolador STM32F4. Este microcontrolador tiene una gran comunidad que lo respalda y un buen número de referencias, pero carece de un sistema de aprendizaje autónomo o guías de iniciación. Esto provoca que el comienzo del desarrollo resulte especialmente complicado.

El sistema ha cumplido ampliamente con las características esperadas. Por supuesto todo es mejorable, no se debe olvidar que este sistema es un prototipo inicial y que no se había trabajado antes con ciertos elementos que juegan un papel principal.

## CAPÍTULO 7. CONCLUSIONES

---

En futuras iteraciones sobre este proyecto sería deseable ampliar las características ya presentes dotando al sistema de ciertas funciones que no se han implementado por falta de tiempo, y recursos.

Algunas de estas características son la adquisición en tiempo real, la parametrización del número de muestras y los tipos de filtros, la inclusión en el software de un sistema de almacenamiento integrado (ya contemplado en el hardware). Igualmente, añadir el sistema de debug por jtag facilitaría el desarrollo del firmware del microcontrolador.

La mejora más importante podría ser el desarrollo de una PCB en la que se encuentren todos los elementos integrados, aumentando la comodidad al trabajar con el sistema y su portabilidad.

# Glosario

**bitstream** En este contexto se refiere al binario que configura el Hardware de la FPGA..  
25



## Acrónimos

**ADC** Convertidores Analógico-Digital. 10

**CPU** central processing unit. 12

**EEG** Electroencefalograma. 10

**GPIO** General Purpose Input/Output. 11

**PCB** Print Board Circuit. 12, 25

**RAM** Random Access Memory. 12

**SoC** System on Chip. 12

**SPI** Serial Peripheral Interface. 10, 12

**UART** Universal Asynchronous Receiver-Transmitter. 12

**USB** Universal Serial Bus. 11, 13



# Bibliografía

- [1] Fundación Wikimedia, Inc. *Wikipedia - La enciclopedia libre*. 2018. URL: <https://es.wikipedia.org>.
- [2] Jose Javier Serrano Olmedo. *Apuntes de la asignatura de Señales e imágenes médicas*. 2017.
- [3] cah6. *DIY EEG (and ECG) Circuit*. Ago. de 2012. URL: <http://www.instructables.com/id/DIY-EEG-and-ECG-Circuit/>.
- [4] Texas Instrument. *ADS1299-x Low-Noise, 4-, 6-, 8-Channel, 24-Bit, Analog-to-Digital Converter for EEG and Biopotential Measurements*. 2018. URL: [www.ti.com/lit/ds/symlink/ads1299.pdf](http://www.ti.com/lit/ds/symlink/ads1299.pdf).
- [5] *esp8266-wiki - Boot Process*. 2018. URL: <https://github.com/esp8266/esp8266-wiki/wiki/Boot-Process>.
- [6] 2018. URL: <http://www.instructables.com/id/GETTING-STARTED-WITH-IoT-With-ESP8266-MicroControl/>.
- [7] Simblee. *Simblee RFD77101*. 2018. URL: <https://www.mouser.com/ds/2/470/Simblee%20RFD77101%20Datasheet%20v1.0-786079.pdf>.
- [8] STMicroelectronics. *STM32F405xx and STM32F407xx*. 2018. URL: <http://www.st.com/content/ccc/resource/technical/document/datasheet/ef/92/76/6d/bb/c2/4f/f7/DM00037051.pdf/files/DM00037051.pdf/jcr:content/translations/en.DM00037051.pdf>.
- [9] Diodes Incorporated. *AZ1117C*. 2018. URL: <https://www.mouser.es/datasheet/2/115/AZ1117C-1147948.pdf>.
- [10] STM Electronics. *Oscillator design guide for STM8S, STM8A and STM32 microcontrollers*. STM Electronics. Ago. de 2015. URL: [http://www.st.com/content/ccc/resource/technical/document/application\\_note/c6/eb/5e/11/e3/69/43/eb/CD00221665.pdf/files/CD00221665.pdf/jcr:content/translations/en.CD00221665.pdf](http://www.st.com/content/ccc/resource/technical/document/application_note/c6/eb/5e/11/e3/69/43/eb/CD00221665.pdf/files/CD00221665.pdf/jcr:content/translations/en.CD00221665.pdf).
- [11] *Normal Condition of PCB capabilities*. ITEAD Studio. 2018. URL: <http://support.iteadstudio.com/support/solutions/articles/1000156313-normal-condition-of-pcb-capabilities>.
- [12] *10k Ohm 0603 Resistor*. 2018. URL: [Unique-Leds.com](http://Unique-Leds.com).
- [13] STMicroelectronics. *STM32 IDEs*. 2018. URL: <http://www.st.com/en/development-tools/stm32-ides.html?querycriteria=productId=LN1200>.

## BIBLIOGRAFÍA

---

- [14] *STM32F4xx DSP and Standard Peripherals Library - Peripheral Drivers Description.* 2013. URL: [http://dsr-company.com.ru/amm/STM32\\_docs/CHM/Library\\_Files.html](http://dsr-company.com.ru/amm/STM32_docs/CHM/Library_Files.html).
- [15] Arm Ltd. *CMSIS DSP Software Library.* Feb. de 2018. URL: <http://www.keil.com/pack/doc/CMSIS/DSP/html/index.html>.
- [16] F.S. Schlindwein. *FIR filter design using the Fourier series method.* Dic. de 1995.
- [17] AI-Thinker. *ESP-12E WiFi Module.* 2018. URL: <https://www.kloppenborg.net/images/blog/esp8266/esp8266-esp12e-specs.pdf>.
- [18] Texas Instrument. 2018. URL: <http://www.ti.com>.
- [19] STMicroelectronics. 2018. URL: <http://www.st.com>.
- [20] Microchip. *150 mA Ultra-Low Quiescent Current, Capacitorless LDO Regulator.* 2018. URL: <http://www.microchip.com/mymicrochip/filehandler.aspx?ddocname=en574465>.
- [21] Electrónica Unicrom. *Reguladores de voltaje monolíticos.* 2016. URL: <https://unicrom.com/reguladores-de-voltaje-monoliticos/>.
- [22] Kicad EDA. 2018. URL: <http://kicad-pcb.org/>.
- [23] Shawon Shahryiar. *STM32 - Prior to start.* Dic. de 2014. URL: <http://embedded-lab.com/blog/stm32-prior-to-start/>.
- [24] tilz0R. *Program STM32F4 with UART.* 2015. URL: <http://stm32f4-discovery.net/2014/09/program-stm32f4-with-uart/>.
- [25] brian. *Getting Started with the ESP8266.* Jun. de 2017. URL: <http://pratumlabs.com/blog/2017/06/getting-started-with-the-esp8266/>.
- [26] Arduino for STM32. 2018. URL: <http://stm32duino.com/>.
- [27] Carlos Novo,Leticia Chacón Gutiérrez,José Alberto Barradas Bibiesca. *Mapeo Electroencefalográfico y Neurofeedback.* Feb. de 2010. URL: [https://www.researchgate.net/figure/Figura-3-Sistema-Internacional-10-20-para-la-colocacion-de-los-electrodos\\_fig2\\_282294960](https://www.researchgate.net/figure/Figura-3-Sistema-Internacional-10-20-para-la-colocacion-de-los-electrodos_fig2_282294960).

# Apéndices



# A

## Ejemplos de bloques y comandos útiles en LaTeX

### A.1. Ejemplo de sección

Citamos el acrónimo Print Board Circuit (PCB).

Bitstream es una secuencia de bits.

La figura A.1 se utiliza en la portada.



Figura A.1: Logo de la Universidad Politécnica de madrid.

```

0 #include <stdio.h>

void quick_sort (int *a, int n) {
    int i, j, p, t;
    if (n < 2)
        return;
    5   p = a[n / 2];
    for (i = 0, j = n - 1;; i++, j--) {
        while (a[i] < p)
            i++;
        10  while (p < a[j])
            j--;
        if (i >= j)
            break;
        t = a[i];
        a[i] = a[j];
        a[j] = t;
    }
    quick_sort(a, i);
    quick_sort(a + i, n - i);
20 }
```

Código A.1: Algoritmo de ordenación Quicksort

```

0 #include <stdio.h>

void quick_sort (int *a, int n) {
    int i, j, p, t;
    if (n < 2)
        return;
    5   p = a[n / 2];
    for (i = 0, j = n - 1;; i++, j--) {
        while (a[i] < p)
            i++;
        10  while (p < a[j])
            j--;
        if (i >= j)
            break;
        t = a[i];
        a[i] = a[j];
        a[j] = t;
    }
    quick_sort(a, i);
    quick_sort(a + i, n - i);
20 }
```

La ecuación de Euler ( $e^{\pm i\theta} = \cos \theta \pm i \sin \theta$ ) es citada frecuentemente como un ejemplo de belleza matemática.

$$a^2 + b^2 = c^2 \quad (\text{A.1})$$

```

0 import numpy as np

def incmatrix (genl1 ,genl2):
    m = len (genl1)
    n = len (genl2)
5    M = None #to become the incidence matrix
    VT = np.zeros ((n*m,1) , int) #dummy variable

    #compute the bitwise xor matrix
    M1 = bitxormatrix (genl1)
10   M2 = np.triu (bitxormatrix (genl2) ,1)

    for i in range (m-1):
        for j in range (i+1, m):
            [r ,c] = np.where (M2 == M1[ i ,j ])
15        for k in range (len (r)):
            VT[( i )*n + r[k]] = 1;
            VT[( i )*n + c[k]] = 1;
            VT[( j )*n + r[k]] = 1;
            VT[( j )*n + c[k]] = 1;
20
            if M is None:
                M = np.copy (VT)
            else:
                M = np.concatenate ((M, VT) , 1)
25   VT = np.zeros ((n*m,1) , int)

```

Código A.2: Python example

# Listings

5.1.	Ejemplo de generación de código automáticamente . . . . .	54
5.2.	Transmisión de datos a través de SPI con el STM . . . . .	58
5.3.	División de variables en otras de menor tamaño . . . . .	58
5.4.	Ejemplo de definiciones de los registros y funciones del ADS . . . . .	59
5.5.	Escritura en registros del ADS . . . . .	60
5.6.	Lectura de registros del ADS . . . . .	60
5.7.	Decodificación de datos binarios a Voltajes . . . . .	62
5.8.	Lectura de datos en modo <i>one-shot</i> . . . . .	64
5.9.	Lectura de datos en modo continuo . . . . .	65
5.10.	Filtro FIR en STM . . . . .	67
5.11.	Transmisión de datos a través de SPI con el STM . . . . .	70
5.12.	Configuración de pines para el uso de SPI . . . . .	75
5.13.	Variables y tipos de dato específicos . . . . .	76
5.14.	Variables y tipos de dato específicos . . . . .	77
5.15.	Conexión del ESP a una red WiFi ya existente . . . . .	77
5.16.	Creacion de un punto de acceso en el ESP . . . . .	78
5.17.	Gestión de clientes y peticiones en Arduino . . . . .	78
5.18.	Gestión de clientes y peticiones en Arduino . . . . .	78
5.19.	Gestión de clientes y peticiones en Arduino . . . . .	79
5.20.	Reinicios por <i>watchdog</i> . . . . .	79
A.1.	Algoritmo de ordenación Quicksort . . . . .	107
A.2.	Python example . . . . .	108

## A.2. Bill Of Material (BOM)