U1A
1Mx16 DRAM

Pin	Signal		Signal	Pin
17	A0	DQ0	DRD13	2
18	A1	DQ1	DRD12	3
19	A2	DQ2	DRD15	4
20	A3	DQ3	DRD14	5
23	A4	DQ4	DRD9	7
24	A5	DQ5	DRD11	8
25	A6	DQ6	DRD10	9
26	A7	DQ7	DRD8	10
27	A8	DQ8	DRD4	33
28	A9	DQ9	DRD5	34
		DQ10	DRD0	35
		DQ11	DRD6	36
14	RAS	DQ12	DRD7	38
31	LCAS	DQ13	DRD2	39
30	UCAS	DQ14	DRD1	40
13	WE	DQ15	DRD3	41
29	OE			

DRA0, DRA1, DRA2, DRA3, DRA4, DRA5, DRA6, DRA7, DRA8, DRA9

RAS, CASU, CASL, DWE

GND

U2A
74AHC1G08DBV

RAS0 — 1
RAS1 — 2
4 — R2 68 — RAS

+5V

U1P — 1*3 VCC — 22*3 GND — GND
C1 100n
C2 100n
C3 100n

+5V

U2P — 5 VCC — 3 GND — GND
C4 100n

DRD15 — PAD1,8/0,9 — DRD15
DRD14 — PAD1,8/0,9 — DRD14
DRD13 — PAD1,8/0,9 — DRD13
DRD12 — PAD1,8/0,9 — DRD12
DRD11 — PAD1,8/0,9 — DRD11
DRD10 — PAD1,8/0,9 — DRD10
DRD9 — PAD1,8/0,9 — DRD9
DRD8 — PAD1,8/0,9 — DRD8

DRD7 — PAD1,8/0,9 — DRD7
DRD6 — PAD1,8/0,9 — DRD6
DRD5 — PAD1,8/0,9 — DRD5
DRD4 — PAD1,8/0,9 — DRD4
DRD3 — PAD1,8/0,9 — DRD3
DRD2 — PAD1,8/0,9 — DRD2
DRD1 — PAD1,8/0,9 — DRD1
DRD0 — PAD1,8/0,9 — DRD0

DRA0 — PAD1,8/0,9 — DRA0
DRA1 — PAD1,8/0,9 — DRA1
DRA2 — PAD1,8/0,9 — DRA2
DRA3 — PAD1,8/0,9 — DRA3
DRA4 — PAD1,8/0,9 — DRA4
DRA5 — PAD1,8/0,9 — DRA5
DRA6 — PAD1,8/0,9 — DRA6
DRA7 — PAD1,8/0,9 — DRA7

DRA8 — PAD1,8/0,9 — DRA8
DRA9 — PADSMD5-2,5 — R1 68 — DRA9
CASL — PAD1,8/0,9 — CASL
CASU — PAD1,8/0,9 — CASU
RAS0 — PAD1,8/0,9 — RAS0
RAS1 — PAD1,8/0,9 — RAS1
WE — PAD1,8/0,9 — DWE

+5V
VCC@1 — PAD1,8/0,9
VCC@2 — PAD1,8/0,9
VCC@3 — PAD1,8/0,9
VCC@4 — PAD1,8/0,9

GND@4 — PAD1,8/0,9
GND@3 — PAD1,8/0,9
GND@2 — PAD1,8/0,9
GND@1 — PAD1,8/0,9
GND

PAD1 — PAD1,8/0,9
PAD2 — PAD1,8/0,9
PAD3 — PAD1,8/0,9