

Apuntes-ejercicio-de-computadore...



HopeKeepMeUP



Estructura de Computadores



2º Grado en Ingeniería Informática



Escuela Técnica Superior de Ingeniería Informática Universidad de Málaga



Un ordenador con el que podrás jugar como mi ex jugó conmigo.



PULSE GL76

Coge el camino que pueda llevarnos hacia el lugar donde queramos estar el día de mañana, aprovecha la serie Pulse GL76 y viaja al futuro.





PlayStation.





Marvel's Spider-Man y cientos de juegos para viajar donde quieras.



Promoción válida en PlayStation Store hasta el 20 de diciembre

NEW YORK A UN SALTO

La ciudad que nunca duerme



Posicionamiento de bloques

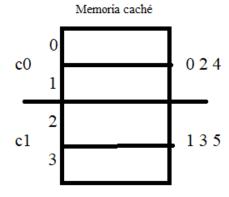
Mapeo directo

Un bloque concreto de la memoria principal se sitúa (cuando tengamos que llamarlo o si ya está en caché) Siempre en la misma posición de la caché.

- → Pros Es más rápido al buscar si el bloque necesitado está o no está en la caché porque sé dónde debería estar. Esta posición se calcula como i%nb
- → Contra no permite cualquier combinación de los bloques de la memoria principal.
- Totalmente asociativo
 - → Pros
 Permite cualquier combinación de los bloques de la memoria principal.
- Asociativa por conjuntos

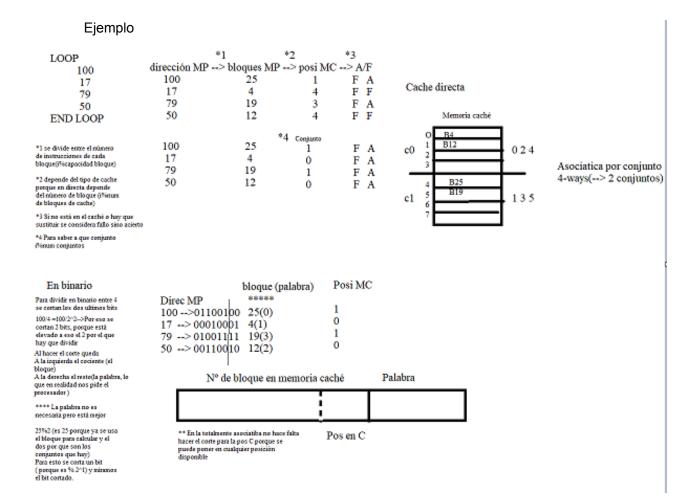
Se dividen los bloques en conjuntos de tantos bloques como nos indique las vías (x-ways, vías de x, x es un número).

Un bloque (i)de memoria principal está asociado a un conjunto (c)en concreto pero wn cualquiera de sus vías, el conjunto se calcula como en el directo c=i%x



* LA directa y la totalmente asociativa son tipos específicos de la de conjuntos (la directa tiene un solo conjunto y la asociativa tiene una sola vía *curiosidad *





EL Tag(que es el identificador de bloque en la caché) puede llegar a ser muy largo por lo que alguna veces se puede acortar dependiendo del tipo de caché. En la totalmente asociativa necesitamos guardar el número completo de bloque. No puede haber TAGs repetidas.

En la de conjunto no necesitamos guardar el bits/bits que cortamos para identificar el conjunto ya que sé que el número de conjunto donde lo pusimos sería siempre el último o últimos del número de bloque original. Se pueden repetir tantas veces los TAGs como conjuntos haya.

En la directa tampoco necesitamos guardar el número que nos indique en qué posición guardaremos el bloque ya que será siempre el mismo y corresponderá a los último/s números del bloque. Se pueden repetir tantas veces los TAGs como espacios en la caché haya.





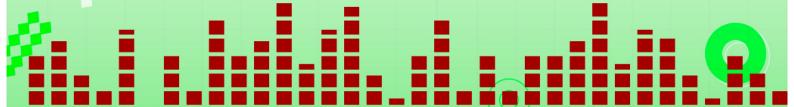
Un ordenador con el que podrás jugar como mi ex jugó conmigo.





Para que el futuro nos sea más benevolente debemos empezar hoy a perseguirlo, creando para nosotros un camino que pueda llevarnos hacia el lugar donde queramos estar el día de mañana, aprovecha la serie Pulse GL76 y viaja al futuro.





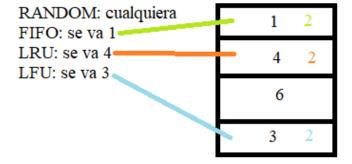
Algoritmos de reemplazos

No todas las cachés necesitan de estos algoritmos, las directas porque sabemos donde tiene que ir cada bloque donde se tendría que reemplazar el bloque que esté en el hueco de otro bloque que vaya a usar.

Tipos de algoritmos:

- FIFO(first input, first output): Se va la más antigua.
- LRU(least recently used): Se va la que hace más tiempo que no se usa
- RANDOM: aleatorio (no se preguntan en exámenes porque siempre se acierta)
- LFU(least frequently used): Se va la que menos veces se usa

Bloques: 1, 4, 6, 3, 3, 3, 6, 1, 1, 6, 1, 2 FFFFAAAAAAAF





DEMASIADO BUENO PARA EXPLICARLO CON PALABRAS





REAL MAGIC, COCA-COLA ZERO son marcas registradas de The Coca-Cola Company.













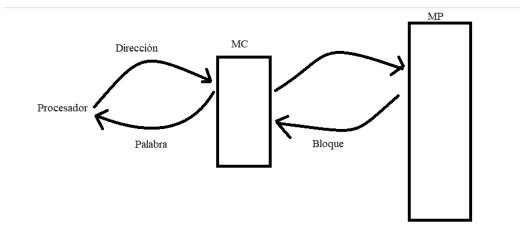




Tipos de acceso a memorias desde procesador.

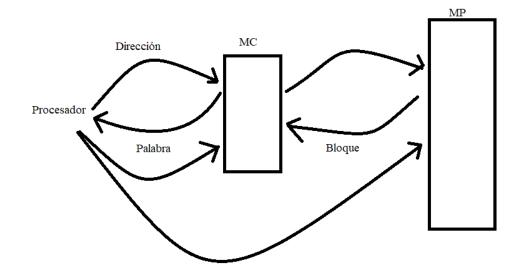
Los procesadores al acceder a memoria solo pueden hacer Lectura o Escritura.

→ Lectura: Tiene prioridad ante las escrituras



→ Escritura:

(WT) Escritura directa: Al devolver la palabra a escribir se reescribe lo que sea necesario en el mismo paso Más coherencia entre datos Más pesado el tráfico entre el procesador y MC,MP.

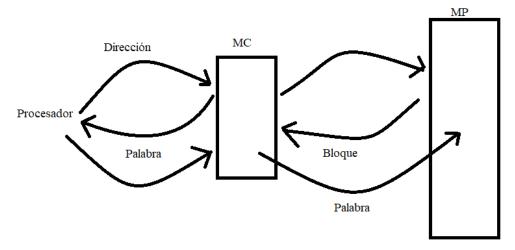




(WB)Post-escritura: Se reescribe en caché y ya cuando se el bloque reemplazado en caché se reescribirá en La MP

Menos pesado el tráfico entre el procesador y MC,MP

Hay menos coherencia ya que si otro procesador (no el que estemos usando porque ese accedería a MC)accede a la MP antes de corregirse con la nueva escritura.





LOOP 100	dirección MP	*1 > bloques M	*2 P> posi M0	*3 C> A/F		
17 79 50	100 17 79	25 4 19	1 4 3	F A F F F A	Cache directa	
END LOOP	50	12	4	FF	Memoria caché	
*1 se divide entre el número de instrucciones de cada bloque(i%capacidad bloque) *2 depende del tipo de cache porque en directa depende del número de bloque (i%num de bloques de cache) *3 Si no está en el caché o hay que sustituir se considera fallo sino acierto	100 17 79 50	25 4 19 12	*4 Conjunto 1 0 1 0	F A F A F A	c0 1 B12 0 2 4 c1 5 B19 1 3 5	Asociatica por conjunto 4-ways(> 2 conjuntos)

En binario

Para dividir en binario entre 4 se cortan los dos ultimos bits

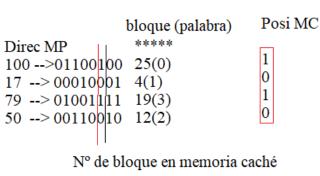
*4 Para saber a que conjunto i%num conjuntos

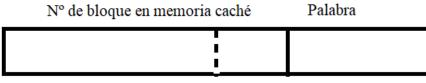
100/4 =100/2^2-->Por eso se cortan 2 bits, porque está elevado a eso el 2 por el que hay que dividir

Al hacer el corte queda A la izquierda el cociente (el bloque) A la derecha el resto(la palabra, lo que en realidad nos pide el procesador)

**** La palabra no es necesaria pero está mejor

25%2 (es 25 porque ya se usa el bloque para calcular y el dos por que son los conjuntos que hay) Para esto se corta un bit (porque es % 2^1) y miramos el bit cortado.





** En la totalmente asociatiba no hace falta hacer el corte para la pos C porque se puede poner en cualquier posición disponible Pos en C

