

Ejer14cambiardura.pdf



GeXx_



Estructura de Computadores



2º Grado en Ingeniería Informática



Escuela Técnica Superior de Ingeniería Informática Universidad de Málaga









que no te pillen un tren...

mejor que te lleve de interrail por Europa con 2 colegas





participa

aquí

Si consigues

amigos, te llevas

el viajazo de su

vida

```
"inter.inc"
     .include
.text
     /* Agrego vector interrupciÛn */
     ADDEXC 0x18, irq_handler
     ADDEXC 0x1c, fiq handler
   Inicializo la pila en modos FIQ, IRQ y SVC */
             r0, #0b11010001
                                @ Modo FIQ,
     msr
             cpsr_c, r0
             sp, #0x4000
     mov
             r0, #0b11010010
                                @ Modo
                                       IRO,
                                             FIO&IRO
     mov
                                                     desact
             cpsr c, r0
             sp, #0x8000
     mov
                                @ Modo SVC,
     mov
             r0, #0b11010011
                                             FIQ&IRQ
     msr
             cpsr_c, r0
             sp, \overline{\#}0x8000000
     mov
   Configuro
             GPIOs 4, 9, 10, 11, 17, 22 y 27 como salida
     ldr
             r0, =GPBASE
             ldr
     str
             r1, [r0, #GPFSEL0]
                         xx999888777666555444333222111000 */
/* guia bits
             r1, =0b00000000001000000000000000001001
     ldr
     str
             r1, [r0, #GPFSEL1]
             ldr
     str
             r1, [r0, #GPFSEL2]
             C1 y C3 para dentro de 2 microsegundos
   Programo
     ldr
             r0, =STBASE
             r1, [r0, #STCLO]
     ldr
     add
             r1, #2
                             @probar con 20 si falla
             r1, [r0, #STC1]
     str
     ldr
              r3, =500000
             r3, [r0, #STC3]
     str
   Habilito
            C1 para IRQ */
             r0, =INTBASE
     ldr
     mov
             r1, #0b0010
             r1, [r0, #INTENIRQ1]
     str
             C3 para FIQ */
             r1, #0b10000011
     mov
     str
             r1, [r0, #INTFIQCON]
             interrupciones globalmente ^{\star}/
   Habilit.o
                               @ Modo SVC,
             r0, #0b00010011
                                            FIQ&IRQ activo
     mov
     msr
             cpsr_c, r0
   Repetir para siempre */
     bucle:
                     bucle
            b
     /* Rutina de tratamiento de interrupciûn IRQ */
irq handler:
             {r0, r1, r2}
     push
     ldr
             r0, =GPBASE
     ldr
             r1, =cuenta
                        10987654321098765432109876543210 */
/* Apago todos LEDs
     ldr
                        =0b00001000010000100000111000000000
             r2,
             r2, [r0, #GPCLR0]
             r2, [r1]
     ldr
                                        @ Leo variable cuenta
             r2, #1
                                      @ Decremento
     subs
             r2, #6
                                    @ Si es 0, volver a 6
     moveq
     str
                                  @ Escribo cuenta
```

r2, [r1, +r2, LSL #2] @ Leo secuencia





```
@ Escribo secuencia en LEDs
              r2, [r0, #GPSET0]
   Reseteo estado interrupciûn de C1 */
              r0, =STBASE
     ldr
              r2, #0b0010
             r2, [r0, #STCS]
   Programo siguiente interrupciûn en 500ms */
             r2, [r0, #STCLO]
r1, =500000
                                 @ 2 Hz
     ldr
     add
              r2, r1
     str
             r2, [r0, #STC1]
  Recupero registros y salgo */
             {r0, r1, r2}
     pop
              pc, lr, #4
     subs
/* Rutina de tratamiento de interrupciûn FIQ */
fiq handler:
     ldr
              r8, =GPBASE
     ldr
              r9, =bitson
     ldr
              r11, =cuenta2
              r12, =cuenta3
     ldr
/* Hago sonar altavoz invirtiendo estado de bitson */
          r10, [r9]
     ldr
             r10, #1
     eors
            r10, [r9]
     str
/* Pongo estado altavoz seg n variable bitson */
     mov r10, #0b10000
                                @ GPIO 4 (altavoz)
             r10, [r8, #GPSET0]
     streq
            r10, [r8, #GPCLR0]
     strne
/* Leo cuenta2, decremento y si es 0 lo ponemos a 25, luego elemento
correspondiente en secuen */
     ldr
             r10, [r11]
       subs
               r10, #1
       moveq
               r10, #25
               r10, [r11]
              r11, [r11, +r10, LSL #2]
     ldr
   Reseteo estado interrupciûn de C3 */
     ldr
              r8, =STBASE
              r10, #0b1000
     str
              r10, [r8, #STCS]
   Programo retardo segin valor leìdo en array */
             r10, [r8, #STCLO]
              r10, r11
     add
              r10, [r8, #STC3]
     str
   Programo siguiente interrupciÛn en 500ms */
             r2, [r0, #STCLO]
     ldr
              r1, =500000
                                  @ 2 Hz
     ldr
     add
              r2, r1
     str
              r2, [r0, #STC1]
   Programo siguiente interrupciûn segun cuenta3
              r2, [r8, #STCLO]
     ldr
     ldr
              r3, [r1]
                                           @ Leo variable cuenta3
              r3, #1
     subs
                                         @ Decremento
```



```
r3, #3
                                  @ Si es 0, volver a 3
    moveq
            r3, [r12]
                                  @escribo cuenta3
    ldr
            r3, [r1, +r3, LSL #2]
                                @ Leo secuencia
    ldr
    add
            r2, r3
            r2, [r8, #STC3]
    str
/* Salgo de la RTI */
         pc, lr, #4
    subs
bitson: .word
              0
                             @ Bit 0 = Estado del altavoz
              1
                             @ Entre 1 y 6, LED a encender
cuenta: .word
              secuen: .word
             .word
               .word
        .word
               0b00000000000000010000000000
               0b0000000000000000010000000000
        .word
               0b000000000000000001000000000
        .word
cuenta2: .word
              1
                             @ Entre 1 y 25, nota a sonar
secnot: .word
                             @ Retardo para SOL
              1275
      .word
              1136
                             @ Retardo para LA
      .word
              1275
                            @ Retardo para SOL
      .word
              1012
                            @ Retardo para SI
              956
                            @ Retardo para DO'
      .word
             956
                            @ Retardo para DO'
      .word
      .word
              1515
                            @ Retardo para MI
             1351
                           @ Retardo para FA
      .word
      .word 1275
                           @ Retardo para SOL
             1012
                           @ Retardo para SI
      .word
             852
                           @ Retardo para RE'
      .word
             1706
      .word
                            @ Retardo para RE
             1706
      .word
                            @ Retardo para RE
      .word 1275
                            @ Retardo para SOL
      .word 1136
                            @ Retardo para LA
      .word 1706
                            @ Retardo para RE
      .word 1515
                            @ Retardo para MI
      .word 1706
                            @ Retardo para RE
      .word 1706
                            @ Retardo para RE
      .word 1351
                            @ Retardo para FA
      .word
              1275
                            @ Retardo para SOL
      .word
              1706
                            @ Retardo para RE
              1515
                            @ Retardo para MI
      .word
      .word
              1706
                            @ Retardo para RE
             1706
                             @ Retardo para RE
      .word
         .word 1
                        @duracion notas
cuenta3:
secuenTiempo: .word 500000 @medio seg
               .word 250000
```

.word 50000

