

Ej2.pdf



GeXx_



Estructura de Computadores



2º Grado en Ingeniería Informática



Escuela Técnica Superior de Ingeniería Informática Universidad de Málaga



Ábrete la Cuenta Online de **BBVA** y llévate 1 año de **Wuolah PRO**





```
.set GPBASE, 0x3F200000
     .set GPFSELO, 0x00
    .set GPFSEL1, 0x04
     .set GPSETO, 0x1c
    .set GPLEV0, 0x34
.set GPCLR0, 0x28
.text
     ldr r0, =GPBASE
/* guia bits
          xx999888777666555444333222111000 */
   str r1, [r0, #GPFSEL0]
                                /*PRIMER LED ROJO COMO
ENTRADA*/
/* guia bits
            10987654321098765432109876543210 */
   str r1, [r0, #GPSET0]
                                /*PRIMER LED ROJO ENCENDIDO*/
          xx999888777666555444333222111000 */
/* guia bits
    str r1, [r0, #GPFSEL1]
                                /*SEGUNDO LED ROJO COMO
ENTRADA*/
           10987654321098765432109876543210 */
/* guia bits
   /*SEGUNDO LED ROJO
ENCENDIDO*/
    bucle:
    ldr r3, [r0, #GPLEV0] /*controla pulsador1*/
        r5, [r0, #GPLEV0] /*controla pulsador2*/
    ldr
    tst
        r3, r2
   bne bucle1
                           /* Si no son iguales miramos el otro
pulsador, si lo son, apagamos segundo led y miramos el otro pulsador */
    str r6, [r0, #GPCLR0] /* Apaga GPIO10 (el segundo led) */
bucle1:
    tst r5,r4
                           /* Si no son iguales miramos el otro
    bne bucle
pulsador, si lo son, apagamos primer led y miramos el otro pulsador */
    str r7, [r0, #GPCLR0] /* Apaga GPIO9 (el primer led) */
    b bucle
```

infi: b infi

