

## Ej8.pdf



GeXx\_



Estructura de Computadores



2º Grado en Ingeniería Informática



Escuela Técnica Superior de Ingeniería Informática  
Universidad de Málaga



quieres la play quinta??

(no digo el numerito porque ya  
nos conocemos, don comedia)

participa  
aquí



Será sorteada entre  
todos los usuarios  
estudiantes que el día  
de la finalización del  
concurso estén en el  
top de su comunidad

**WUOLAH**



1/6

Este número es indicativo del riesgo del producto, siendo 1/6 indicativo de menor riesgo y 6/6 de mayor riesgo.

BBVA está adherido al Fondo de Garantía de Depósitos de Entidades de Crédito de España. La cantidad máxima garantizada es de 100.000 euros por la totalidad de los depósitos constituidos en BBVA por persona.

**ventajas**

PRO



Di adiós a la publi  
en los apuntes y  
en la web



Participa gratis  
en todos los  
sorteos



Descarga  
carpetas  
completas

estudia sin publi

**WUOLAH** PRO

```

.include "inter.inc"

.text

mov r0, #0
ADDEXC 0x18, irq_handler
ldr r0, =GPBASE
ldr r1, =0b00001000000000000000000000000000
str r1, [r0, #GPFSEL0]           @GPIO9 as Output
ldr r0, =STBASE
ldr r1, [r0, #STCLO]
add r1, #0x400000 @ 4.19 seconds
str r1, [r0, #STC1]             @Load CLO, add 4 sec and store

result in C1
ldr r0, =INTBASE
mov r1, #0b0010
str r1, [r0, #INTENIRQ1]        @Enable C1 interruption
mov r0, #0b01010011 @ SVC mode, IRQ enabled
msr cpsr_c, r0                  @Enable 1 flag

buc: b buc                      @Aquí va lo que haga el programa si
no se interrumpe(en este caso, nada)

irq_handler:
push {r0, r1}
ldr r0, =GPBASE
mov r1, #0b0000000000000000000000001000000000
str r1, [r0, #GPSET0]           @Enciende el led rojo
pop {r0, r1}
subs pc, lr, #4                 @PC <- LR-4

```