

Ej10.pdf



GeXx_



Estructura de Computadores



2º Grado en Ingeniería Informática



Escuela Técnica Superior de Ingeniería Informática Universidad de Málaga



deja de comprar café en la uni que tienes 2€ en el banco.

Yo te regalo un año de Kaiku

participa

Todos los ganadores de cada categoría (usuario con más apuntes validados, usuario con más registros y el top Wuoler) se llevan un año de Kaiku Caffè Latte. Por el esfuerzo

WUOLAH



deja de comprar café en la uni que tienes 2€ en el banco.



Yo te regalocun año de Kaiku

```
.include "inter.inc"
.text
     /* Agrego vector interrupciÛn */
     ADDEXC 0x18, irq_handler
/* Inicializo la pila en modos IRQ y SVC */
             r0, #0b11010010
                               @ Modo IRQ, FIQ&IRQ desact
     mov
     msr
              cpsr c, r0
              sp, #0x8000
     mov
     mov
              r0, #0b11010011
                                @ Modo SVC,
                                            FIQ&IRQ
              cpsr c, r0
     msr
              sp, \overline{\#}0x8000000
     /\star Configuro GPIOs 9, 10, 11, 17, 22 y 27 como
                                                      salida */
     ldr
             r0, =GPBASE
              mov
              r1, [r0, #GPFSEL0]
     /* guia bits xx999888777666555444333222111000 */
              r1, =0b00000000001000000000000000001001
     ldr
              r1, [r0, #GPFSEL1]
     str
              str
             r1, [r0, #GPFSEL2]
     /* Programo contador C1 para dentro de 2 microsegundos */
             r0, =STBASE
     ldr
             r1, [r0, #STCLO]
     ldr
     add
              r1, #2
             r1, [r0, #STC1]
     str
     /* Habilito interrupciones, local y globalmente */
             r0, =INTBASE
     ldr
              r1, #0b0010
     mov
             r1, [r0, #INTENIRQ1]
     str
              r0, #0b01010011
                                @ Modo SVC, IRQ activo
     mov
              cpsr_c, r0
     msr
     /* Repetir para siempre */
bucle: b
                  bucle
     /* Rutina de tratamiento de interrupciûn */
irq handler:
             {r0, r1, r2}
     push
     /\star Conmuto variable de estado del LED \star/
             r0, =ledst
                           @ Leo puntero a v. ledst
     ldr
              r1, [r0]
                            @ Leo variable
     eors
              r1, #1
                             @ Invierto bit 0, act. flag Z
             r1, [r0]
                            @ Escribo variable
     str
     /* Enciendo o apago todos los LEDs en funciÛn del flag Z */
     ldr
             r0, =GPBASE
     /* guia
             bits
                    10987654321098765432109876543210 */
     ldr r1,
                  =0b00001000010000100000111000000000
              r1, [r0, #GPSET0]
     strea
             r1, [r0, #GPCLR0]
     /* Reseteo estado interrupci\hat{\mathbb{U}}n de C1 */
             r0, =STBASE
     ldr
             r1, #0b0010
     mov
             r1, [r0, #STCS]
     /* Programo siguiente interrupci
Ûn medio segundo despu<br/>Ès */
     ldr
             r1, [r0, #STCLO]
             r2, =500000
     ldr
                                 01 Hz
     add
             r1, r2
             r1, [r0, #STC1]
     str
```

participa aquí





Todos los

ganadores de
cada categoría
(usuario con más
apuntes
validados,
usuario con más
registros y el top
Wuoler) se llevan
un año de Kaiku
Caffè Latte. Por el
esfuerzo





```
/* Recupero registros y salgo */
pop {r0, r1, r2}
subs pc, lr, #4
/* Ubicaciûn de la variable ledst */
ledst: .word 0
```

