

Ej11.pdf



GeXx\_



**Estructura de Computadores** 



2º Grado en Ingeniería Informática



Escuela Técnica Superior de Ingeniería Informática Universidad de Málaga



te imaginas No pagar ni primera ni segunda matrícula??



participa

Si consigues subir más apuntes que tus compañeros te regalamos una matrícula valorada en 1000€

WUOLAH



## que no te pillen un tren...

## mejor que te lleve de interrail por Europa con 2 colegas





participa

aquí

Si consigues

amigos, te llevas

el viajazo de su

vida

```
.include "inter.inc"
.text
     /* Agrego vector interrupciÛn */
     ADDEXC 0x18, irq_handler
/* Inicializo la pila en modos IRQ y SVC */
              r0, #0b11010010
                                @ Modo IRQ, FIQ&IRQ desact
     mov
              cpsr c, r0
              sp, #0x8000
     mov
     mov
              r0, #0b11010011
                                 @ Modo SVC,
                                             FIO&IRO
              cpsr_c, r0
     msr
              sp, \overline{\#}0x8000000
     /* Configuro GPIOs 9, 10, 11, 17, 22 y 27 como salida */
             r0, =GPBASE
     ldr
            mov
             r1, [r0, #GPFSEL0]
                                xx999888777666555444333222111000 */
     /* guia bits
              r1, =0b00000000001000000000000000001001
     ldr
              r1, [r0, #GPFSEL1]
     str
              r1, =0b00000000001000000000000001000000
     str
              r1, [r0, #GPFSEL2]
     /* Programo contador C1 para dentro de 2 microsegundos */
              r0, =STBASE
     ldr
              r1, [r0, #STCLO]
     ldr
     add
              r1, #2
              r1, [r0, #STC1]
     str
     /* Habilito interrupciones, local y globalmente */
             r0, =INTBASE
     ldr
            r1, #0b0010
     mov
             r1, [r0, #INTENIRO1]
     str
            r0, #0b01010011
                             @ Modo SVC, IRQ activo
     mov
              cpsr_c, r0
     msr
     /* Repetir para siempre */
bucle: b
                  bucle
     /* Rutina de tratamiento de interrupciûn */
irq handler:
             {r0, r1, r2, r3}
     push
       ldr r0, =STBASE
       ldr r1, =GPBASE
             r2, =cuenta
     /* guia bits 10987654321098765432109876543210 */
              r3, =0b00001000010000100000111000000000
     ldr
              r3, [r1, #GPCLR0] @ Apago todos los LEDs
     str
     ldr
              r3, [r2]
                                       @ Leo variable cuenta
              r3, #1
                                      @ Decremento
     subs
     moveq
              r3, #6
                                    @ Si es 0, volver a 6
              r3, [r2]
                                        @ Escribo cuenta
     str
     ldr
              r3, [r2, +r3, LSL #2] @ Leo secuencia
              r3, [r1, #GPSET0]
     str
                                    @ Escribo secuencia en LEDs
     /* Reseteo estado interrupciûn de C1 */
            r3, #0b0010
     mov
              r3, [r0, #STCS]
     /* Programo siguiente interrupci\hat{\mathbb{U}}n en 1s despu\hat{\mathbb{E}}s */
     ldr
              r3, [r0, #STCLO]
     ldr
              r2, =1000000
     add
              r3, r2
              r3, [r0, #STC1]
     str
```





```
final:
     /* Recupero registros y salgo */
pop {r0, r1, r2,r3}
subs pc, lr, #4
     pop
     /* Ubicaciûn de la variable cuenta*/
a: .word 1 @ Entre 1 y 6, LED a encender
cuenta: .word
                      7654321098765432109876543210 */
  /* guia bits
               secuen: .word
                 .word
                 .word
                 0b00000000000000010000000000
         .word
                 0b00000000000000001000000000
         .word
                 0b000000000000000001000000000
         .word
```

