

	A	B	C	D	E	F	G	H	I	J	K	L	M	N	O	P	Q	R	S	T	U	V	W	X	Y	Z	AA	AB	AC	AD	AE	AF	AG	AH	AI	AJ	AK	AL	AM	AN	AO	AP	AQ	AR	AS	AT	AU	AV	AW
1		VSS	VSS	VSS	VSS	VSS	VSS	VSS	VSS	VSS	VSS	VSS	VSS	VSS	VSS	VSS	VSS	VSS	VSS	VSS	VSS	VSS	VSS	VSS	VSS	VSS	VSS	VSS	VSS	VSS	VSS	VSS	VSS	VSS	VSS	VSS	VSS	VSS	VSS	VSS	VSS	VSS	VSS	VSS					
2	VSS	VSS																																							ESPI_ALERT		ESPI_CLK	VSS					
3	VSS		VSS																																						PWR_OK		ESPI_DATA0	VSS	VSS	VSS			
4	VSS			VSS																																					ESPI_DATA1		ESPI_SEL		DC_SCL	VSS			
5	VSS				VSS																																				PWR_GOOD		ESPI_DATA2		ESPI_DATA3		VSS		
6	VSS					VSS																																				OVERTEMP		ESPI_RESET		DC_SDA	VSS		
7	VSS						VSS																																		VSS	VSS	VSS	VSS	VSS	VSS	VSS	VSS	
8	VSS							VSS	VSS	VSS	VSS	VSS	VSS	VSS	VSS	VSS	VSS	VSS	VSS	VSS	VSS	VSS	VSS	VSS	VSS	VSS	VSS	VSS	VSS	VSS	VSS	VSS	VSS	VSS	VSS	VSS	VSS	VSS	VSS	VSS	VSS	VSS	VSS	VSS	VSS	VSS	VSS		
9	VSS							VSS	VDDC	VSS	VDDC	VSS	VDDC	VSS	VDDC	VSS	VDDC	VSS	VDDC	VSS	VDDC	VSS	VDDC	VSS	VDDC	VSS	VDDC	VSS	VDDC	VSS	VDDC	VSS	VDDC	VSS	VDDC	VSS	VDDC	VSS	VDDC	VSS	VDDC	VSS	VDDC	VSS	VDDC	VSS	VSS		
10	VSS							VSS	VSS	VSS	VSS	VSS	VSS	VDDC	VSS	VDDC	VSS	VDDC	VSS	VDDC	VSS	VDDC	VSS	VDDC	VSS	VDDC	VSS	VDDC	VSS	VDDC	VSS	VDDC	VSS	VDDC	VSS	VDDC	VSS	VDDC	VSS	VDDC	VSS	VDDC	VSS	VDDC	VSS	VDDC	VSS	VSS	
11	VSS							VSS	VDDC	VSS				VSS	VSS	VDDC	VSS	VDDC	VSS	VDDC	VSS	VDDC	VSS	VDDC	VSS	VDDC	VSS	VDDC	VSS	VDDC	VSS	VDDC	VSS	VDDC	VSS	VDDC	VSS	VDDC	VSS	VDDC	VSS	VDDC	VSS	VDDC	VSS	VDDC	VSS	VSS	
12	VSS							VSS	VSS	VSS		VSS	VSS	VDDC	VSS	VDDIO	VSS	VDDIO	VSS	VDDIO	VSS	VDDIO	VSS	VDDIO	VSS	VDDIO	VSS	VDDIO	VSS	VDDIO	VSS	VDDIO	VSS	VDDIO	VSS	VDDIO	VSS	VDDIO	VSS	VDDIO	VSS	VDDIO	VSS	VDDIO	VSS	VDDIO	VSS	VSS	
13	VSS							VSS	VDDC	VSS	VSS	VSS	VDDC	VSS	VDDIO	VSS	VDDIO	VSS	VDDIO	VSS	VDDIO	VSS	VDDIO	VSS	VDDIO	VSS	VDDIO	VSS	VDDIO	VSS	VDDIO	VSS	VDDIO	VSS	VDDIO	VSS	VDDIO	VSS	VDDIO	VSS	VDDIO	VSS	VDDIO	VSS	VDDIO	VSS	VDDIO	VSS	VSS
14	VSS							VSS	VSS	VDDC	VSS	VDDC	VSS	VDDIO	VSS	VDDIO	VSS	VDDC	VSS	VDDC	VSS	VDDC	VSS	VDDC	VSS	VDDC	VSS	VDDC	VSS	VDDC	VSS	VDDC	VSS	VDDC	VSS	VDDC	VSS	VDDC	VSS	VDDC	VSS	VDDC	VSS	VDDC	VSS	VDDC	VSS	VSS	
15	VSS							VSS	VDDC	VSS	VDDC	VSS	VDDIO	VSS	VDDIO	VSS	VDDC	VSS	VDDC	VSS	VDDC	VSS	VDDC	VSS	VDDC	VSS	VDDC	VSS	VDDC	VSS	VDDC	VSS	VDDC	VSS	VDDC	VSS	VDDC	VSS	VDDC	VSS	VDDC	VSS	VDDC	VSS	VDDC	VSS	VDDC	VSS	VSS
16	VSS							VSS	VSS	VDDC	VSS	VDDIO	VSS	VDDIO	VSS	VDDC	VSS	VDDC	VSS	VDDC	VSS	VDDC	VSS	VDDC	VSS	VDDC	VSS	VDDC	VSS	VDDC	VSS	VDDC	VSS	VDDC	VSS	VDDC	VSS	VDDC	VSS	VDDC	VSS	VDDC	VSS	VDDC	VSS	VDDC	VSS	VSS	
17	VSS							VSS	VDDC	VSS	VDDC	VSS	VDDIO	VSS	VDDC	VSS	VDDC	VSS	VDDC	VSS	VDDC	VSS	VDDC	VSS	VDDC	VSS	VDDC	VSS	VDDC	VSS	VDDC	VSS	VDDC	VSS	VDDC	VSS	VDDC	VSS	VDDC	VSS	VDDC	VSS	VDDC	VSS	VDDC	VSS	VDDC	VSS	VSS
18	VSS							VSS	VSS	VDDC	VSS	VDDIO	VSS	VDDC	VSS	VDDC	VSS																																
19	VSS							VSS	VDDC	VSS	VDDC	VSS	VDDIO	VSS	VDDC	VSS	VDDC	VSS																															
20	VSS							VSS	VSS	VDDC	VSS	VDDIO	VSS	VDDC	VSS	VDDC	VSS																																
21	VSS							VSS	VDDC	VSS	VDDC	VSS	VDDIO	VSS	VDDC	VSS	VDDC	VSS																															
22	VSS							VSS	VSS	VDDC	VSS	VDDIO	VSS	VDDC	VSS	VDDC	VSS																																
23	VSS							VSS	VDDC	VSS	VDDC	VSS	VDDIO	VSS	VDDC	VSS	VDDC	VSS																															
24	VSS							VSS	VSS	VDDC	VSS	VDDIO	VSS	VDDC	VSS	VDDC	VSS																																
25	VSS							VSS	VDDC	VSS	VDDC	VSS	VDDIO	VSS	VDDC	VSS	VDDC	VSS																															
26	VSS							VSS	VSS	VDDC	VSS	VDDIO	VSS	VDDC	VSS	VDDC	VSS																																
27	VSS							VSS	VDDC	VSS	VDDC	VSS	VDDIO	VSS	VDDC	VSS	VDDC	VSS																															
28	VSS							VSS	VSS	VDDC	VSS	VDDIO	VSS	VDDC	VSS	VDDC	VSS																																
29	VSS							VSS	VDDC	VSS	VDDC	VSS	VDDIO	VSS	VDDC	VSS	VDDC	VSS																															
30	VSS							VSS	VSS	VDDC	VSS	VDDIO	VSS	VDDC	VSS	VDDC	VSS																																
31	VSS							VSS	VDDC	VSS	VDDC	VSS	VDDIO	VSS	VDDC	VSS	VDDC	VSS																															
32	VSS							VSS	VSS	VDDC	VSS	VDDIO	VSS	VDDC	VSS	VDDC	VSS																																
33	VSS							VSS	VDDC	VSS	VDDC	VSS	VDDIO	VSS	VDDC	VSS	VDDC	VSS	VSS	VDDC	VSS	VDDC	VSS	VDDC	VSS	VDDC	VSS	VDDC	VSS	VDDC	VSS	VDDC	VSS	VDDC	VSS	VDDC	VSS	VDDC	VSS	VDDC	VSS	VDDC	VSS	VDDC	VSS	VSS			
34	VSS							VSS	VSS	VDDC	VSS	VDDIO	VSS	VDDIO	VSS	VDDC	VSS	VDDC	VSS	VDDC	VSS	VDDC	VSS	VDDC	VSS	VDDC	VSS	VDDC	VSS	VDDC	VSS	VDDC	VSS	VDDC	VSS	VDDC	VSS	VDDC	VSS	VDDC	VSS	VDDC	VSS	VDDC	VSS	VSS			
35	VSS							VSS	VDDC	VSS	VDDC	VSS	VDDIO	VSS	VDDIO	VSS	VDDC	VSS	VDDC	VSS	VDDC	VSS	VDDC	VSS	VDDC	VSS	VDDC	VSS	VDDC	VSS	VDDC	VSS	VDDC	VSS	VDDC	VSS	VDDC	VSS	VDDC	VSS	VDDC	VSS	VDDC	VSS	VDDC	VSS	VSS		
36	VSS							VSS	VSS	VDDC	VSS	VDDIO	VSS	VDDIO	VSS	VDDC	VSS	VDDC	VSS	VDDC	VSS	VDDC	VSS	VDDC	VSS	VDDC	VSS	VDDC	VSS	VDDC	VSS	VDDC	VSS	VDDC	VSS	VDDC	VSS	VDDC	VSS	VDDC	VSS	VDDC	VSS	VDDC	VSS	VSS			
37	VSS							VSS	VDDC	VSS	VSS	VSS	VDDC	VSS	VDDIO	VSS	VDDIO	VSS	VDDIO	VSS	VDDIO	VSS	VDDIO	VSS	VDDIO	VSS	VDDIO	VSS	VDDIO	VSS	VDDIO	VSS	VDDIO	VSS	VDDIO	VSS	VDDIO	VSS	VDDIO	VSS	VDDIO	VSS	VDDIO	VSS	VDDIO	VSS	VSS		
38	VSS	VSS	VSS	VSS	VSS	VSS	VSS	VSS	VSS	VSS			VSS	VDDC	VSS	VDDIO	VSS	VDDIO	VSS	VDDIO	VSS	VDDIO	VSS	VDDIO	VSS	VDDIO	VSS	VDDIO	VSS	VDDIO	VSS	VDDIO	VSS	VDDIO	VSS	VDDIO	VSS	VSS			VSS	VSS	VSS	VSS	VSS	VSS	VSS	VSS	
39	VSS	GPIO13		GPIO14		GPIO15		VSS	VDDC	VSS	VSS		VSS	VSS	VDDC	VSS	VDDC	VSS	VDDC	VSS	VDDC	VSS	VDDC	VSS	VDDC	VSS	VDDC	VSS	VDDC	VSS	VDDC	VSS	VDDC	VSS	VDDC	VSS	VDDC	VSS	VSS			VSS	VDDC	VSS	VSS	VSS	VSS		
40	VSS		GPIO12		GPIO11		GPIO10	VSS	VSS	VSS	VSS	VSS	VSS	VDDC	VSS	VDDC	VSS	VDDC	VSS	VDDC	VSS	VDDC	VSS	VDDC	VSS	VDDC	VSS	VDDC	VSS	VDDC	VSS	VDDC	VSS	VDDC	VSS	VDDC	VSS	VDDC	VSS	VDDC	VSS	VDDC	VSS	VDDC	VSS	VDDC	VSS	VSS	
41	VSS	GPIO7		GPIO8		GPIO9		VSS	VDDC	VSS	VDDC	VSS	VDDC	VSS	VDDC	VSS	VDDC	VSS	VDDC	VSS	VDDC	VSS	VDDC	VSS	VDDC	VSS	VDDC	VSS	VDDC	VSS	VDDC	VSS	VDDC	VSS	VDDC	VSS	VDDC	VSS	VDDC	VSS	VDDC	VSS	VDDC	VSS	VDDC	VSS	VSS		
42	VSS		GPIO4		GPIO5		GPIO6	VSS	VSS	VSS	VSS	VSS	VSS	VSS	VSS	VSS	VSS	VSS	VSS	VSS	VSS	VSS	VSS	VSS	VSS	VSS	VSS	VSS	VSS	VSS	VSS	VSS	VSS	VSS	VSS	VSS	VSS	VSS	VSS	VSS	VSS	VSS	VSS	VSS	VSS	VSS	VSS	VSS	
43	VSS	GPIO2		GPIO3		JT_T0	VSS					VDDC				VSS									VDDC																								
44	VSS		GPIO1		JT_RESET	VSS						VDDC				VSS									VDDC																								
45	VSS	GPIO0		JT_TMS	VSS							VDDC				VSS									VDDC																								
46	VSS		JT_TDO	VSS	PEX12_TX+	PEX12_TX-	VSS	PEX13_TX+	PEX13_TX-	VDDC					VSS								VDDC																										
47	VSS	JT_TCK	VSS																																														