PULSE CONTROLLER D Q >CLRQ D Q ≥CLRQ D Q· >CLRQ 20 **TRIG** CLK QCLR⟨ Q D **QCLR**⟨ **QCLR**⟨ SCLR < Q20 P Q1 Q19 P Q2 Q11 P Q10 Q21 Q0 EN1 EN2 **EN11** EN3 **EN10** DIN<0:7> SEL<0:3> IREF IREF IREF *IREF* IREF *I*P *i*11 *i*2 *i*out **1**10 11 13 REF $m{l}_{\sum}$ DAC DIN<0:7> WAVEFORM MEMORY

PROGRAMMABLE CURRENT SOURCE ARRAY