

**PULSE CONTROLLER**

**TRIG**

**CLK**

**EN1** **EN2** **EN3** **EN10** **EN11**

**SEL<0:3>**

**REF DAC**

**WAVEFORM MEMORY**

**PROGRAMMABLE CURRENT SOURCE ARRAY**

**$I_N$**   **$I_P$**   **$I_{REF}$**   **$i_1$**   **$i_2$**   **$i_3$**   **$i_{10}$**   **$i_{11}$**   **$i_{OUT}$**   **$i_\Sigma$**

**PULSE CONTROLLER**

**TRIG**

**CLK**

**EN1** **EN2** **EN3** **EN10** **EN11**

**SEL<0:3>**

**REF DAC**

**WAVEFORM MEMORY**

**PROGRAMMABLE CURRENT SOURCE ARRAY**

**IOUT**

**PULSE CONTROLLER**

**TRIG**

**CLK**

**EN1** **EN2** **EN3** **EN10** **EN11**

**SEL<0:3>**

**REF DAC**

**WAVEFORM MEMORY**

**PROGRAMMABLE CURRENT SOURCE ARRAY**

**PULSE CONTROLLER**

**TRIG**

**CLK**

**EN1** **EN2** **EN3** **EN10** **EN11**

**SEL<0:3>**

**REF DAC**

**WAVEFORM MEMORY**

**PROGRAMMABLE CURRENT SOURCE ARRAY**

**$I_N$**   **$I_P$**   **$I_{REF}$**   **$i_1$**   **$i_2$**   **$i_3$**   **$i_{10}$**   **$i_{11}$**   **$i_{OUT}$**   **$i_\Sigma$**

**PULSE CONTROLLER**

**TRIG**

**CLK**

**EN1** **EN2** **EN3** **EN10** **EN11**

**SEL<0:3>**

**REF DAC**

**WAVEFORM MEMORY**

**PROGRAMMABLE CURRENT SOURCE ARRAY**

**IOUT**

**PULSE CONTROLLER**

**TRIG**

**CLK**

**EN1** **EN2** **EN3** **EN10** **EN11**

**SEL<0:3>**

**REF DAC**

**WAVEFORM MEMORY**

**PROGRAMMABLE CURRENT SOURCE ARRAY**

**IOUT**

**PULSE CONTROLLER**

**TRIG**

**CLK**

**EN1** **EN2** **EN3** **EN10** **EN11**

**SEL<0:3>**

**REF DAC**

**WAVEFORM MEMORY**

**PROGRAMMABLE CURRENT SOURCE ARRAY**

**IOUT**

**PULSE CONTROLLER**

**TRIG**

**CLK**

**EN1** **EN2** **EN3** **EN10** **EN11**

**SEL<0:3>**

**REF DAC**

**WAVEFORM MEMORY**

**PROGRAMMABLE CURRENT SOURCE ARRAY**

**IOUT**

**PULSE CONTROLLER**

**TRIG**

**CLK**

**EN1** **EN2** **EN3** **EN10** **EN11**

**SEL<0:3>**

**REF DAC**

**WAVEFORM MEMORY**

**PROGRAMMABLE CURRENT SOURCE ARRAY**

**IOUT**

**PULSE CONTROLLER**

**TRIG**

**CLK**

**EN1** **EN2** **EN3** **EN10** **EN11**

**SEL<0:3>**

**REF DAC**

**WAVEFORM MEMORY**

**PROGRAMMABLE CURRENT SOURCE ARRAY**

**$I_N$**   **$I_P$**   **$I_{REF}$**   **$i_1$**   **$i_2$**   **$i_3$**   **$i_{10}$**   **$i_{11}$**   **$i_{OUT}$**   **$i_\Sigma$**

**PULSE CONTROLLER**

**TRIG**

**CLK**

**EN1** **EN2** **EN3** **EN10** **EN11**

**SEL<0:3>**

**REF DAC**

**WAVEFORM MEMORY**

**PROGRAMMABLE CURRENT SOURCE ARRAY**

**$I_N$**   **$I_P$**   **$I_{REF}$**   **$i_1$**   **$i_2$**   **$i_3$**   **$i_{10}$**   **$i_{11}$**   **$i_{OUT}$**   **$i_\Sigma$**

**PULSE CONTROLLER**

**TRIG**

**CLK**

**EN1** **EN2** **EN3** **EN10** **EN11**

**SEL<0:3>**

**REF DAC**

**WAVEFORM MEMORY**

**PROGRAMMABLE CURRENT SOURCE ARRAY**

**$I_N$**   **$I_P$**   **$I_{REF}$**   **$i_1$**   **$i_2$**   **$i_3$**   **$i_{10}$**   **$i_{11}$**   **$i_{OUT}$**   **$i_\Sigma$**