



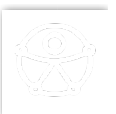
Perfiles

Perfil del aspirante

- Los estudiantes planean, desarrollan y validan proyectos de investigación y desarrollo tecnológico en el ámbito de la electrónica, computación y áreas afines con una actitud de respeto, tolerancia y responsabilidad hacia el entorno social.
- El estudiante deberá ser capaz de realizar búsquedas de información técnica en materiales impresos (libros, tesis, revistas, entre otros) y medios electrónicos (bases de datos especializadas) en el ámbito de la electrónica, computación y áreas afines.
- Los educando consideren el respeto al entorno social y ecológico en el diseño e implementación de proyectos de investigación que pretendan impactar en gobierno, industria y sociedad en general, con base en experiencias similares en ámbitos nacionales e internacionales a través de conferencias y documentos escritos.
- Los estudiantes deberán tener la capacidad de trabajar de manera colaborativa para proponer proyectos de investigación respetando la sustentabilidad de las empresas, gobierno y sociedad en general.

Perfil de egresado

- El Maestro(a) en Ingeniería en Electrónica y Computación, al incorporarse en el mercado laboral, planea, gestiona y evalúa proyectos de investigación y desarrollo tecnológico con una formación ética, con la finalidad de contribuir de manera positiva en el desarrollo sustentable de la economía y sociedad.
- Un profesional que se desenvuelva de manera exitosa en el ámbito educativo, manteniendo altos estándares de ética y conocimientos técnicos con el objetivo de formar capital humano altamente especializado.
- Un profesional que egresa con conciencia ecológica y de sustentabilidad acorde a los fenómenos climáticos globales y que incorpore en sus propuestas de proyectos de investigación y desarrollo tecnológico las necesidades de la población mexicana en un marco de idoneidad, compromiso ético y mejoramiento sustentable.



Ubicación



Lomas del Estadio s/n
C.P. 91000
Xalapa, Veracruz, México



(228) 842-17-00

Transparencia



[Información financiera presupuestal](#)

[Gobierno Abierto](#)

[Avisos de Privacidad](#)

Código de ética

Última actualización

Fecha: 20 mayo, 2024

Responsable: Maestría en Ingeniería Electrónica y Computación de Xalapa

Contacto: jperezjacome@uv.mx

© 2024 Universidad Veracruzana. Todos los derechos reservados.

[Buzón de comentarios](#)

