

Proyecto Final: SD-Host

IE-523 Circuitos Digitales II

Fabián Meléndez Aguilar B34144

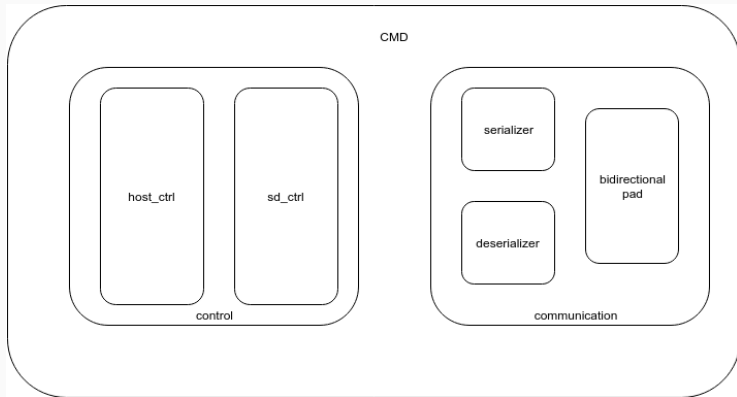
Javier I. Peralta Sáenz, Carné B35191

Mario Zamora Rivera B07016

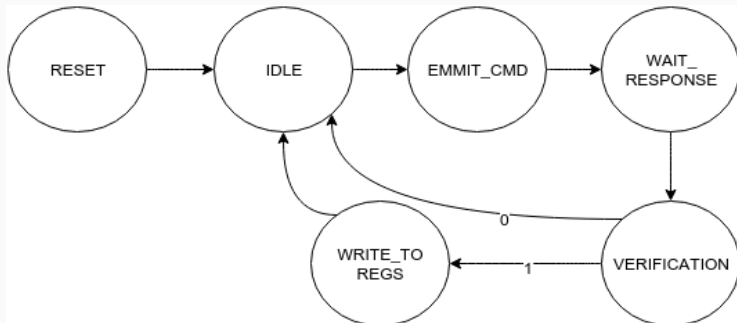
10 de diciembre de 2016

Escuela de Ingeniería Eléctrica

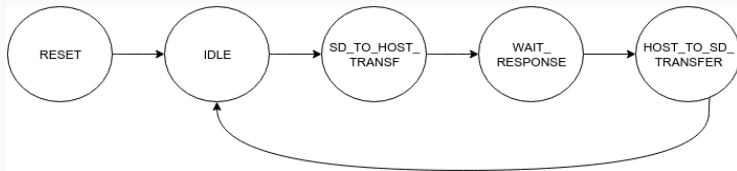
Universidad de Costa Rica



Maquina de estados del control de CMD (Host)



Maquina de estados del control de CMD (SD)



Comunicación de CMD

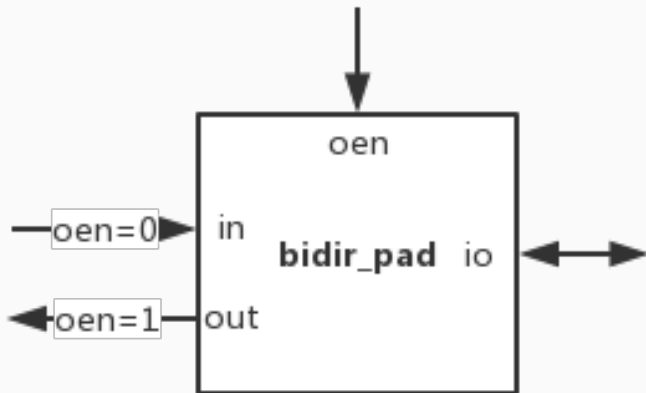


Figura 1: Maquina de estados del bloque control.

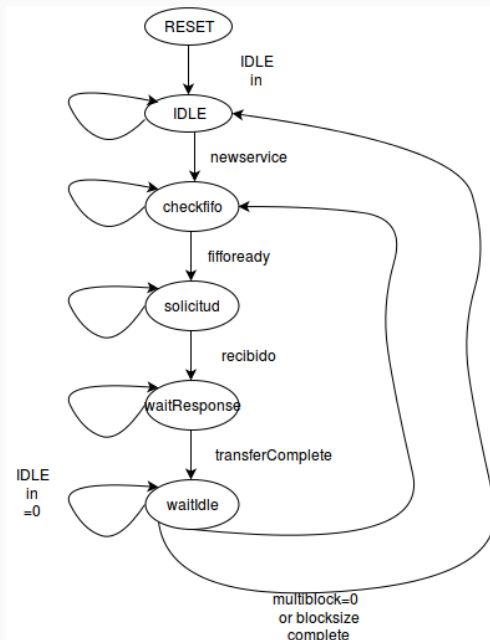


Figura 2: Maquina de estados del bloque de capa fisica

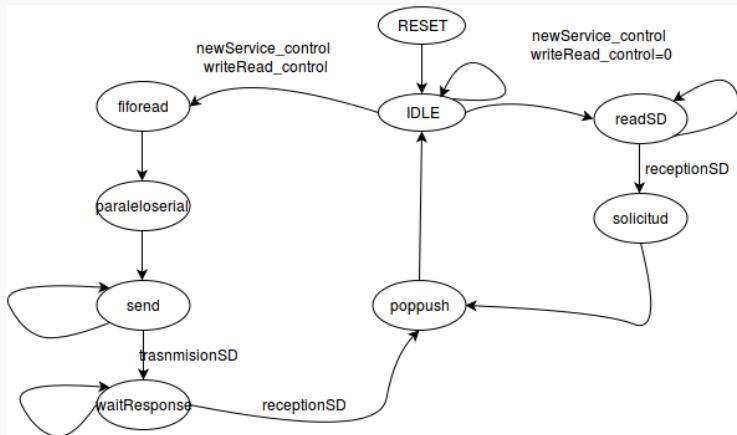


Figura 3: Prueba de lectura de la SD

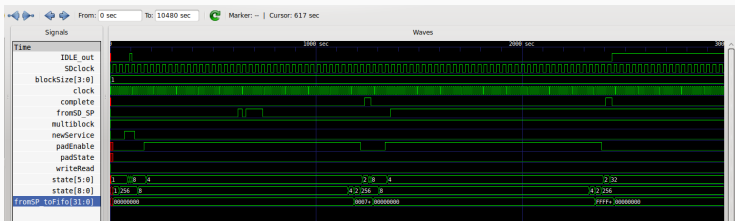


Figura 4: Prueba de escritura de la SD

