Jan Coleen Es	tilo														
ST-7L - Exam I															
JI TE EXGIII	i uit 2														
Clock Cycle 3															
Instruction S															
nstruction State		j	k		Issue	Execute	Write Result					Busy	Address		
LD	F8	12+	R9			1 2-					Load1	Yes	12+R9		
LD	F1	13+	R8			2 3-					Load2	Yes	13+R8		
LD	F3	97+	R7			3					Load3	Yes	97+R7		
MUL	F3	F7	F1								Load4	No			
ADD	F4	F8	F9												
ADD	F5	F4	F7												
MUL	F1	F2	F3												
ADD	F0	F8	F11												
MUL	F11	F12	F13												
Reservation	Status			S1	S2	RS for j	RS for k								
Гіте	Name	Busy	Op	Vj	Vk	Qj	Qk								
	0 Add1			1		-9									
	0 Add2														
	0 Add3														
	0 Mul1														
	0 Mul2														
	0 Mul3														
	0 Mui3														
D: - t D -															
Register Re	sult Status														
Clock		F0	F1	F2	F3	F4	F5	F6	F7	F8	F9	F10	F11	F12	F13
	3		Load2		Load3					Load1					
Clock Cycle 1	0														
Instruction S	Status														
nstruction State	us	i	k		Issue	Execute	Write Result					Busy	Address		
LD	F8	12+	R9			1	2-4	5			Load1	No			
LD	F1	13+	R8			2	3-5	6			Load2	No			
LD	F3	97+	R7			3	4-6	7			Load3	No			
MUL	F3	F7	F1			4 7-		-			Load4	No			
ADD	F4	F8	F9				6-10				Loud !				
ADD	F5	F4	F7			6	•								
MUL	F1	F2	F3			7									
ADD	F0	F8	F11			8 9-									
MUL	F11	F12	F13			9									
VIUL	FII	F IZ	гіз			9									
	01-1														
Reservation				S1	S2	RS for j	RS for k								
Гime	Name	Busy	Op	Vj	Vk	Qj	Qk								
	0 Add1	Yes	ADD	M(A1)	R(F9)										
	5 Add2	Yes	ADD		R(F7)	Add1									
	3 Add3	Yes	ADD	M(A1)	R(F11)										
1	11 Mul1	Yes	MUL	R(F7)	M(A2)										
1	15 Mul2	Yes	MUL	R(F2)			Mul1								
1	15 Mul3	Yes	MUL	R(F12)	R(F13)										
Register Re	sult Status														
Clock		F0	F1	F2	F3	F4	F5	F6	F7	F8	F9	F10	F11	F12	F13
	10	Add3	Mul2		Mul1	Add1	Add2			M(A1)			Mul3		
1															

Clock Cy	cle 15															
	on Status															
			k		la a	F	100	rite Result					Duran	Address		
nstruction _D	F8	j 12+	R9		Issue	Execute 1	2-4	rrite Result				Load1	Busy	Address		
.D	F1	13+	R8			2	3-5					Load1	No			
.D	F3	97+	R7			3	4-6	-				Load3	No			
MUL	F3	97+ F7	F1			4 7-	4-0					Load4	No			
ADD	F4	F8	F9			5	6-10	1				L0au4	INO			
ADD	F5	F4	F7			6 12-	0-10	<u>'</u>								
MUL	F1	F2	F3			7										
ADD	F0	F8	F11			8	9-13	14								
MUL	F11	F12	F13			9 15-	9-13	14	1							
VIUL	FII	FIZ	гіз			9 15-										
	tion Ototon															
	tion Status	_	_	S1	S2	RS for j		S for k								
Γime	Name	Busy	Op	Vj	Vk	Qj	QI	K								
	0 Add1	No	455	14/2 13	D/FT:											
	1 Add2	Yes	ADD	M(A4)	R(F7)											
	0 Add3	No		D/55:	14/10											
	6 Mul1	Yes	MUL	R(F7)	M(A2)											
	15 Mul2	Yes	MUL	R(F2)			М	ul1								
	14 Mul3	Yes	MUL	R(F12)	R(F13)											
	Decult Ctatus															
	Result Status	F0	F1	F0	F2	F4	F5	-	F6	F7	F8	F9	E40	E44	F12	F13
Clock	45	F0		F2	F3				F6	F7		F9	F10	F11	F12	F13
	15	M(A5)	Mul2		Mul1	M(A4)	Ac	dd2			M(A1)			Mul3		
_ast Cloc	k Cycle															
	on Status															
nstruction		i	k		Issue	Execute	10/	rite Result					Busy	Address		
.D	F8	12+	R9		issue	1	2-4	inte Result				Load1	No	Address		
_D	F1	13+	R8			2	3-5					Load1	No			
.D	F3	97+	R7			3	4-6	-				Load2	No			
ИUL	F3	F7	F1			4	7-21	22				Load3	No			
ADD	F4	F8	F9			5	6-10	1:				Load4	140			
ADD	F5	F4	F7			6	12-16	17								
MUL	F1	F2	F3			7	23-37	38								
ADD	F0	F8	F11			8	9-13	14								
MUL	F11	F12	F13			9	15-29	30								
		1 14	1 13				.0 20	30								
2esen/a	tion Status			S1	S2	RS for j	D	S for k								
	Name	Busy	Op	Vj	Vk	Qj	QI									
Time	0 Add1	No	Ор	Vj	VK	(J	Q	N.								
	0 Add1	No														
	0 Add3	No														
	0 Mul1	No														
	0 Mul2	No														
	0 Mul3	No														
	Result Status															
Dogieter																
R <mark>egiste</mark> r Clock	result otatus	F0	F1	F2	F3	F4	F5		F6	F7	F8	F9	F10	F11	F12	F13