

# h3dge

A **h**ardware **3D** image **g**enerator

Jefferson Chaves Ferreira – João Paulo Condé Oliveira Prado  
Orientadora: Cíntia Borges Margi – Co-orientador: Pedro Maat Massolino

# *Ray tracing*

Óptica

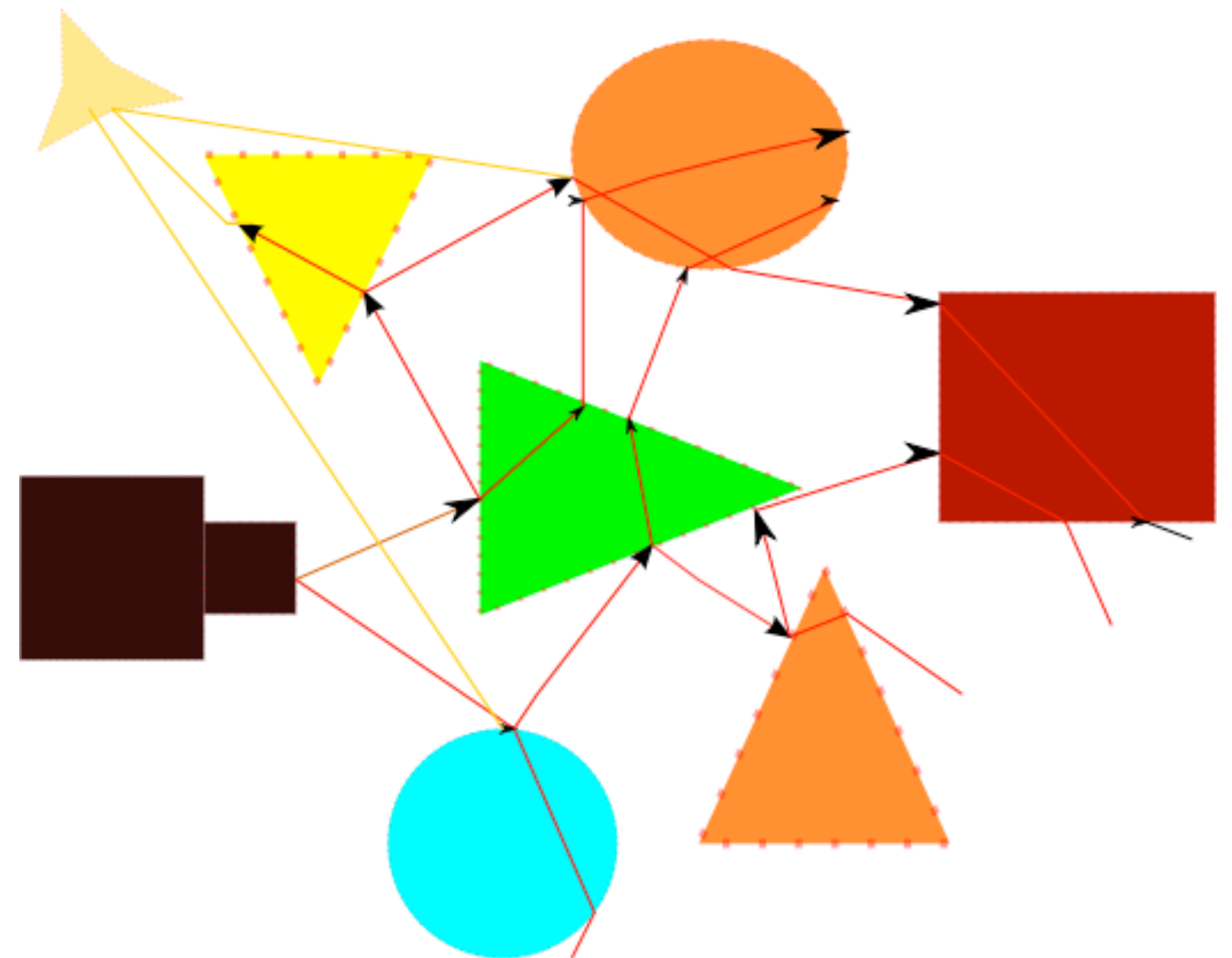
Reflexão  
Refração

Efeitos de  
iluminação

Iluminação  
Sombras

Primitivas

Esfera (teste)  
Triângulo (base)







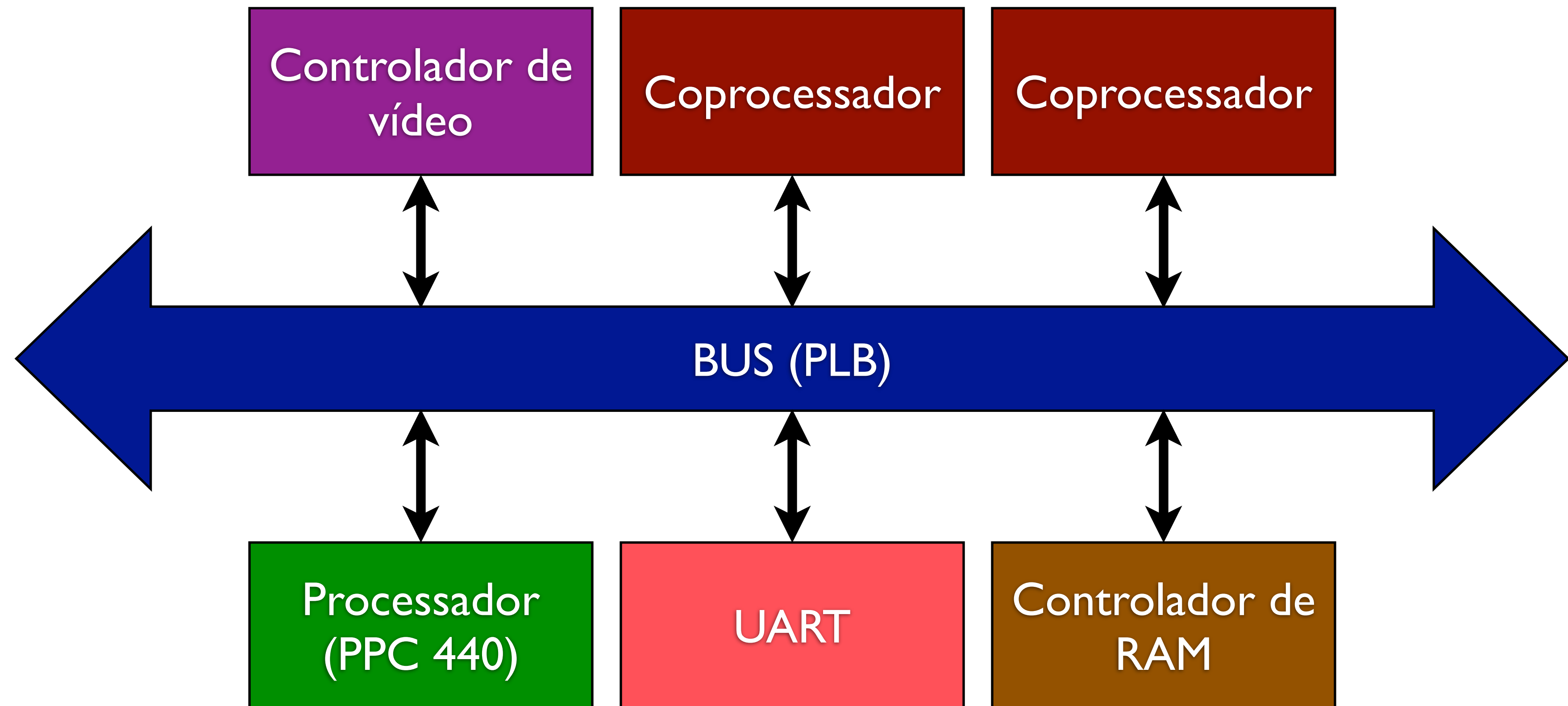


# Atividades desenvolvidas

- Debug do código já existente (SystemC)
- Refinamento da arquitetura do hardware
- Estudo dos recursos oferecidos pela FPGA (Xilinx Virtex-5)
- Início da descrição em SystemVerilog de alguns módulos



# Arquitetura



# Cronograma

[illegible]