Signal	Value
/cache_memory_dataflow_test/uut/t_IAddr	32'h00000288
/cache_memory_dataflow_test/uut/t_IHC	1'h1
/cache_memory_dataflow_test/uut/t_DHC	1'h0
/cache_memory_dataflow_test/uut/t_ALU_DONE	1'h1
/cache_memory_dataflow_test/uut/t_LW_DONE	1'hX
/cache_memory_dataflow_test/uut/t_SW_DONE	1'hX
/cache_memory_dataflow_test/uut/t_Data_Out	32'hXXXXXXXX
/cache_memory_dataflow_test/uut/ICache/i_cache_1/I_Cache(8)	32'hAD930064
/cache_memory_dataflow_test/uut/ICache/mem/memory(648)	8'h00
/cache_memory_dataflow_test/uut/ICache/mem/memory(649)	8'h00
/cache_memory_dataflow_test/uut/ICache/mem/memory(650)	8'h00
/cache_memory_dataflow_test/uut/ICache/mem/memory(651)	8'h00
/cache_memory_dataflow_test/uut/DCache/D_Cache_Mod/D_Cache(22)	32'h00000000
/cache_memory_dataflow_test/uut/DCache/D_Cache_Mod/D_Cache(23)	32'h00000000
/cache_memory_dataflow_test/uut/DCache/D_Cache_Mod/D_Cache(24)	32'h00000000
/cache_memory_dataflow_test/uut/DCache/D_Cache_Mod/D_Cache(25)	32'h00000000
/cache_memory_dataflow_test/uut/DCache/D_Cache_Mod/D_Cache(26)	32'h00000000
/cache_memory_dataflow_test/uut/DCache/D_Cache_Mod/D_Cache(27)	32'h00000000
/cache_memory_dataflow_test/uut/DCache/D_Cache_Mod/D_Cache(28)	32'h00000000
/cache_memory_dataflow_test/uut/DCache/D_Cache_Mod/D_Cache(29)	32'h00000000
/cache_memory_dataflow_test/uut/DCache/D_Mem/memory(118)	8'h00
/cache_memory_dataflow_test/uut/DCache/D_Mem/memory(119)	8'h00
/cache_memory_dataflow_test/uut/DCache/D_Mem/memory(120)	8'h00
/cache_memory_dataflow_test/uut/DCache/D_Mem/memory(121)	8'h19
/cache_memory_dataflow_test/uut/Reg_File/Reg_Num	5'h00
/cache_memory_dataflow_test/uut/Reg_File/REG_19	32'h00000019

0 ns 500 ns 1000 ns