	D7	D6	D5	D4	D3	D2	D1	D0			
TRAN	RESET	/EF1	/SYNC	/BLANK	/INT	/DMA	SPARE	SPARE	Byte	Repeat	Assembler Bytecode
EQUAL_PULSE	1	1	0	1	1	1	0	0	DC	1	BYTE \$DC
	1	1	1	1	1	1	0	0	FC	6	BYTE \$FC, \$FC, \$FC, \$FC, \$FC
	1	1	0	1	1	1	0	0	DC	1	BYTE \$DC
	1	1	1	1	1	1	0	0	FC	6	BYTE \$FC, \$FC, \$FC, \$FC, \$FC
VERT_SYNC_PULSE	1	1	0	1	1	1	0	0	DC	6	BYTE \$DC, \$DC, \$DC, \$DC, \$DC
	1	1	1	1	1	1	0	0	FC	1	BYTE \$FC
	1	1	0	1	1	1	0	0	DC	6	BYTE \$DC, \$DC, \$DC, \$DC, \$DC
	1	1	1	1	1	1	0	0	FC	1	BYTE \$FC
BLACK_HSYNC	1	1	0	1	1	1	0	0	DC	1	BYTE \$DC
	1	1	1	1	1	1	0	0	FC	5	BYTE \$FC, \$FC, \$FC, \$FC
	1	1	1	1	1	1	0	0	FC	8	BYTE \$FC, \$FC, \$FC, \$FC, \$FC, \$FC, \$FC
BLACK_HSYNC_EF1	1	0	0	1	1	1	0	0	9C	1	BYTE \$9C
	1	0	1	1	1	1	0	0	ВС	5	BYTE \$BC, \$BC, \$BC, \$BC
	1	0	1	1	1	1	0	0	ВС	8	BYTE \$BC, \$BC, \$BC, \$BC, \$BC, \$BC, \$BC
HSYNC_BLANK	1	1	0	0	1	1	0	0	CC	1	BYTE \$CC
_	1	1	1	0	1	1	0	0	EC	5	BYTE \$EC, \$EC, \$EC, \$EC
	1	1	1	0	1	1	0	0	EC	8	BYTE \$EC, \$EC, \$EC, \$EC, \$EC, \$EC, \$EC
BLACK HSYNC INT EF1	1	0	0	0	1	1	0	0	8C	1	BYTE \$8C
	1	0	1	1	1	1	0	0	ВС	1	BYTE \$BC
	1	0	1	1	0	1	0	0	B4	1	BYTE \$B4
	1	0	1	1	1	1	0	0	ВС	4	BYTE \$BC, \$BC, \$BC, \$BC
	1	0	1	1	1	1	0	0	ВС	7	BYTE \$BC, \$BC, \$BC, \$BC, \$BC, \$BC
HSYNC_DMA	1	1	0	0	1	1	0	0	СС	1	BYTE \$CC
	1	1	1	1	1	1	0	0	FC	3	BYTE \$FC, \$FC, \$FC
	1	1	1	1	1	0	0	0	F8	8	BYTE \$F8, \$F8, \$F8, \$F8, \$F8, \$F8, \$F8
	1	1	1	1	1	1	0	0	FC	2	BYTE \$FC, \$FC
HSYNC DMA EF1	1	0	0	0	1	1	0	0	8C	1	BYTE \$8C
	1	0	1	1	1	1	0	0	BC	3	BYTE \$BC, \$BC, \$BC
	1	0	1	1	1	0	0	0	B8	8	BYTE \$B8, \$B8, \$B8, \$B8, \$B8, \$B8, \$B8, \$B8
	1	0	1	1	1	1	0	0	BC	2	BYTE \$BC, \$BC
	-		_		-					_	,
BLACK_HSYNC_RESET	1	1	0	0	1	1	0	0	CC	1	BYTE \$CC
DERCK_HOTHC_KEDET	1	1	1	1	1	1	0	0	FC	10	BYTE \$FC, \$FC, \$FC, \$FC, \$FC, \$FC, \$FC, \$FC
	1	1	1	1	1	1	0	0	FC	2	BYTE \$FC, \$FC
	0	1	1	1	1	1	0	0	7C	1	BYTE \$7C
	U	1	1	1	1	1	J	U	/ (	1	DITE AIC