

# RK3288\_REF\_V1.3\_20141210

## 参考图发布说明

2014-12-10

### 1 参考图说明

使用的平台：RK3288

修改说明：详见《RK3288 发布原理图修改点 V13 20141210.pdf》；

功能模块说明：

- DDR3 方案采用 4x16bit、2x32bit 等模板；
- LPDDR2 方案采用 2 x 32bit (168pin)、1 x 32bit x 2channel (pop216pin)、1x32bit x 2channel (pop220pin) 等模板；
- LPDDR3 方案采用 2 x 32bit (178pin) 模板
- PMIC 方案采用 RK818(单节电池)、ACT8846 (双节电池)、RC5T620(单节电池)；
- Memory 默认为 eMMC Flash，兼容 Nand Flash 及 tSD 的设计；
- TP 包括 COF 及三种 COB 接法；
- 显示包括 eDP、单 MIPI、双 MIPI、LVDS 四种兼容设计；
- 3G 包括 3G-UNA (DS 7.2Mbps)、3G-UNA LITE (DS 14.4Mbps) 两种模组兼容；
- Audio 包括 ES8323/ES8316(低成本)、ALC5631、ALC3224 (BT 语音) 三种兼容；
- WIFI 兼容 AP6XXX 各模组；

### 2 文档说明

设计文档应包括以下几部分：

- RK3288 Schematic Ver1.3: RK3288 的参考原理图。
  - 《RK3288\_REF\_V13\_20141210.DSN》：orCAD dsn 格式原理图文件，版本为

16.5。

- 《RK3288\_REF\_V13\_20141210\_162.DSN》: orCAD dsn 格式原理图文件, 版本为 16.2。
  - 《rk3288\_ref\_v13\_20141210.pdf》: pdf 格式原理图文件。
  - 《RK3288 发布原理图修改点 V13 20141210.pdf》: 原理图修改说明, 基于此前发布的《RK3288\_REF\_V12\_20140806》进行了具体的修改说明。新立项项目可忽略修改说明, 直接参考最新原理图。
- **RK3288 PCB library Ver1.1:** 新增关键器件封装, 包括参考设计中使用到的各类 IC;
- 《RK3288 Key component Library》: 关键器件原理图及 PCB 封装库文件, 版本为 PADS 9.3。
  - 《RK3288\_Allegro16.5》: RK3288 PCB 封装库文件, 版本为 Allegro 16.5。
  - 《RK3288\_PADS9.3》: RK3288 PCB 封装库文件, 版本为 PADS 9.3。
- **RK3288 Hardware design guide:**
- 《RK3288 Hardware Design Guide V12-20141204.pdf》: RK3288 硬件设计指导, 更新至 Ver1.2 版本。
  - 《RK eMMC SupportList Ver1.15\_2014\_12\_01.pdf》: RK eMMC SupportList 更新至 Ver1.15 版本。
  - 《RK DDR Support List Ver2.08.pdf》: RK DDR Support List 更新至 Ver2.08 版本。
  - 《RK3288 高速信号 SOC 长度 Ver1.1.pdf》: RK3288 芯片内部长度更新至 Ver1.1 版本。