

PIN	DESC	DIR	PIN	DESC	DIR	PIN	DESC	DIR	PIN	DESC	DIR
A1	EXP_A0	0	B1	EXP_A1	0	C1	EXP_D0	I/O	D1	EXP_D1	I/O
A2	EXP_A2	0	B2	EXP_A3	0	C2	EXP_D2	I/O	D2	EXP_D3	I/O
A3	EXP_A4	0	B3	EXP_A5	0	C3	EXP_D4	I/O	D3	EXP_D5	I/O
A4	EXP_A6	0	B4	EXP_A7	0	C4	EXP_D6	I/O	D4	EXP_D7	I/O
A5	EXP_A8	0	B5	EXP_A9	0	C5	GND	0	D5	GND	0
A6	EXP_A10	0	B6	EXP_A11	0	C6	EXP_D8	I/O	D6	EXP_D9	I/O
A7	EXP_A12	0	B7	EXP_A13	0	C7	EXP_D10	I/O	D7	EXP_D11	I/O
A8	EXP_A14	0	B8	EXP_A15	0	C8	EXP_D12	I/O	D8	EXP_D13	I/O
A9	EXP_A16	0	B9	EXP_A17	0	C9	EXP_D14	I/O	D9	EXP_D15	I/O
A10	VCC +5V	0	B10	VCC +5V	0	C10	EXP_D16	I/O	D10	EXP_D17	I/O
A11	EXP_A18	0	B11	EXP_A19	0	C11	EXP_D18	I/O	D11	EXP_D19	I/O
A12	EXP_A20	0	B12	EXP_A21	0	C12	EXP_D20	I/O	D12	EXP_D21	I/O
A13	EXP_A22	0	B13	EXP_A23	0	C13	EXP_D22	I/O	D13	EXP_D23	I/O
A14	EXP_A24	0	B14	EXP_A25	0	C14	VCC +5V	0	D14	VCC +5V	0
A15	EXP_A26	0	B15	EXP_A27	0	C15	EXP_D24	I/O	D15	EXP_D25	I/O
A16	GND	0	B16	GND	0	C16	EXP_D26	I/O	D16	EXP_D27	I/O
A17	EXP_A28	0	B17	EXP_A29	0	C17	EXP_D28	I/O	D17	EXP_D29	I/O
A18	EXP_A30	0	B18	EXP_A31	0	C18	EXP_D30	I/O	D18	EXP_D31	I/O
A19	EXP_RW	0	B19	EXP_8B_CS	0						
A20	EXP_16B_CS	0	B20	EXP_32B_CS	0						
A21	EXP_VMEM_CS	0	B21	EXP_INT3A	I/PU						
A22	EXP_INT5D	I/PU	B22	EXP_INT4C	I/PU						
A23	EXP_INT3B	I/PU	B23	EXP_INT2B	I/PU						
A24	EXP_VRFSH_INT	I/PU	B24	EXP_CPU_SIZE0	0						
A25	EXP_CPU_AS	0	B25	EXP_CPU_SIZE1	0						
A26	EXP_nCPU_DEV_WAIT	I/PU	B26	EXP_BC_CPLD1	I/O						
A27	EXP_nDATA_EN	I/PU	B27	EXP_CPU_CLK	0						
A28	EXP_CACHE_CTRL	I/PU	B28	EXP_nSYS_RESET	0						
A29	EXP_INT5A	I/PU	B29	EXP_INT_CPLD2	I/O						
A30	EXP_VIO_CS	0	B30	EXP_BC_CPLD2	I/O						

A31	EXP_DM_CPLD1	I/O	B31	EXP_DM_CPLD2	I/O						
-----	--------------	-----	-----	--------------	-----	--	--	--	--	--	--