

- RISC
- Man braucht im Befehlssatz mindestens: Addition, (Subtraktion,) Sprungbefehle (bedingt genügt), AND, OR, NOT, (XOR,) Bitschiebeoperationen, Vergleichsoperationen (mit Vorzeichen, ohne Vorzeichen), Load, Store. Bisher insgesamt: 34. Wir reservieren 6 Bits für den Opcode.
 - Addition (2x)
 - Subtraktion (2x)
 - AND (2x)
 - OR (2x)
 - NOT
 - Load
 - Store
 - Schieben nach links (2x)
 - Schieben nach rechts (arithmetisch sowie logisch) (2x)
 - unbedingter Sprung (absolut)
 - unbedingter Sprung (relativ)
 - bedingter Sprung (relativ) (für jedes mgl. Flag?)
 - bedingter Sprung (absolut) (für jedes mgl. Flag?)
 - gleich (2x)
 - kleiner als (4x)
 - größer als (4x)
 - Load Immediate
 - Keine Operation / nop
 - Halt
- Datentypen: n -bit-Ganzzahl (mit Vorzeichen, ohne Vorzeichen), Zweierkomplement
- Anzahl Register: 32 + Flag-Register (derzeit: ein bit)
- Adressmodus: 3-Adress-Maschine
- Memory-Mapped IO
- Wortbreite: $n=32$
- Little Endian