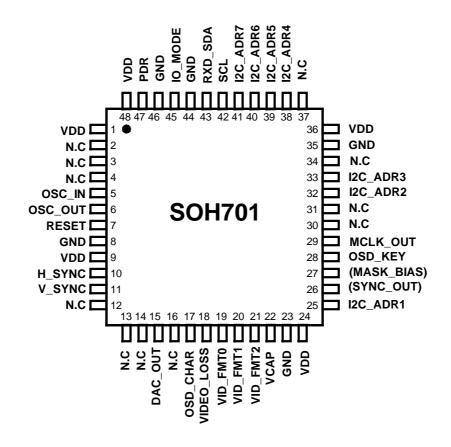
SOH701 / SOH702

Analog HD Video On-Screen Display

특 징

- 아날로그 HD 비디오 신호(AHD, TVI, CVI) 호환
- 영어, 일본어, 러시아어 문자 표출
- 한글 문자 표출 (SOH702 전용)
- 16x18 픽셀 문자 크기
- Full HD 비디오에서 세로 15 줄 x 가로 24 문자 표시 가능
- HD 비디오에서 세로 16 줄 x 가로 24 문자 표시 가능
- 3M 픽셀 비디오에서 세로 16 줄 x 가로 24 문자 표시 가능
- SD 비디오(NTSC, PAL)에서 세로 12 줄 x 가로 24 문자 표시 가능
- 입력 비디오 없이도 내부동기 모드로 SD 비디오로 OSD 출력 가능
- UART 또는 I2C 외부 인터페이스
- 5V 허용(tolerant) 입출력
- -40 ~ 85°C 산업용 동작 온도



- 1 -

17-07-04

PIN 정의

<u>PIN 성의</u>						
PIN	이 름	입출력	기 능			
1	VDD		3.3V			
2	N.C					
3	N.C					
4	N.C					
5	OSC_IN		8MHz 크리스탈 오실레이터			
6	OSC_OUT		8MHz 크리스탈 오실레이터			
7	RESET	input	외부 수동 리셋 입력			
8	GND	•	GND			
9	VDD		3.3V			
10	H SYNC	input	비디오 수평동기 신호			
11	V SYNC	input	비디오 수직동기 신호			
12	N.C					
13	N.C					
14	N.C					
15	DAC_OUT	output	아날로그 전압 출력			
16	N.C		<u> </u>			
17	OSD_CHAR	output	OSD 문자 신호			
18	VIDEO LOSS	output	Video loss 검출. 無: high, 有: low			
19	VID FMT0	output	Video loss 검물. 無: nigh, 有: low 비디오 형식 출력 (PAL: 000, NTSC: 001, HD25:			
20	VID_FMT1	output] 미디오 영식 물목 (PAL: 000, NTSC: 001, HD25: 010, HD30: 011, FHD25: 100, FHD30: 101, 3M: 110,			
21	VID_FMT2	output	010, HD30: 011, FHD25: 100, FHD30: 101, 3M: 110, 4M: 111)			
22	VCAP	Output	4.7uF ceramic CAP			
23	GND		GND			
24	VDD		3.3V			
25	I2C ADR1	input	I2C 슬레이브 어드레스 비트 1			
26	(SYNC_OUT)	output	내부동기 신호 (내부동기 모드 사용시)			
27	(MASK_BIAS)		,			
		output	OSD 테두리 신호 레벨 (내부동기 모드 사용시)			
28	OSD_KEY	output	OSD 스위치 신호			
29	MCLK_OUT	output	8MHz 클럭 출력			
30	N.C					
31	N.C	last est	100 A 7801H 015 78 L 185 7			
32	I2C_ADR2	Input	I2C 슬레이브 어드레스 비트 2			
33	I2C_ADR3	Input	I2C 슬레이브 어드레스 비트 3			
34	N.C					
35	GND		GND			
36	VDD		3.3V			
37	N.C	* 4	100 4 78 011 1 01 5 78 1 111 5			
38	I2C_ADR4	input	I2C 슬레이브 어드레스 비트 4			
39	I2C_ADR5	input	I2C 슬레이브 어드레스 비트 5			
40	I2C_ADR6	input	I2C 슬레이브 어드레스 비트 6			
41	I2C_ADR7	input	I2C 슬레이브 어드레스 비트 7			
42	SCL	input	I2C SCL			
43	RXD_SDA	input	UART 입력 또는 I2C SDA			
44	GND		GND			
45	IO_MODE	input	인터페이스 선택. UART: high, I2C: low (파워온 시)			
46	GND		GND			
47	PDR		3.3V			
48	VDD		3.3V			
	•	•	-			

제어 명령 형식

SOH7 시리즈의 명령은 다음과 같은 형식으로 구성되어 있습니다.

STX CMD N bytes data ETX

STX: 시작 바이트 (EDh) CMD: 명령 바이트

데이터 바이트: 명령에 따라 가변적인 길이

EXT: 종료 바이트 (00h)

제어 명령

(1) 01h: LOCATE_POS

문자의 시작 위치를 지정합니다. 시작 위치는 시스템 리셋이나 CLEAR_ALL 명령시 좌측 최상단 (1,1) 으로 초기화 됩니다.

데이터 바이트 길이: 2 바이트

데이터 1	ROW 값 (1~12)
데이터 2	COLUMN 값 (1~24)

(2) 03h: CHAR_WRITE

화면에 출력될 문자를 지정합니다. 문자 코드는 각 언어별 기본 문자 코드와 동일하게 구성되어 있습니다. 한글을 예로 들면 완성형 한글 코드(KSC5601-1987)를 그대로 전달하면 글자가 출력되는 편리한 방식으로 되어 있습니다.

데이터 바이트 길이: 1 바이트 이상

데이터 1	문자셋 페이지: 출력될 문자셋의 페이지를 지정합니다.			
	01h: 영어 및 특수기호 (01h~FFh 까지 출력 가능)			
	02h: 한글 완성형 코드 (01h~7Fh 까지의 영문자도 함께 출력 가능)			
	03h: 일본어 Shift JIS 코드 (01h ~ 7Fh 까지의 영문자도 함께 출력 가능)			
	04h: 러시아어 (01h~BFh 까지의 영문자도 함께 출력 가능)			
	05h: 몽골어 (01h ~ 21h 와 7Fh ~FFh 사이의 영문자도 함께 출력 가능)			
	06h: 중국어 간체 (전용 모델 만 지원)			
	08h: 커스텀 디자인 문자셋			
	* 문자셋은 차후에 추가가 될 수 있습니다.			
데이터 2 ~ N	문자 데이터			

(3) 05h: CLEAR_ALL

모든 문자를 지웁니다. 시작 위치는 좌측 최상단 (1,1) 으로 설정되며, 현재 설정된 문자속 성과 문자크기도 초기화 됩니다. 약 1.4 msec 의 내부 처리 시간이 필요합니다. 데이터 바이트 길이: 없음

* 일부 글자만 지우고자 할 경우에는 공백(스페이스) 문자를 해당 위치에 덮어쓰면 됩니다.

(4) 07h: CHAR_ONOFF

✓ SUNLOGICS - 3 - 17-07-04

전체 문자를 보이거나 숨깁니다. 데이터 바이트 길이: 1 바이트

데이터 1 O1h: 문자를 보임 [기본값] O2h: 문자를 숨김

(5) 0Ch: WORD_WRAP

문자 입력시 자동 줄넘김 기능을 On/Off 합니다. 데이터 바이트 길이: 1 바이트

데이터 1 O1h: 자동 줄넘김 기능을 사용함 [기본값] O2h: 자동 줄넘김 기능을 사용하지 않음

(6) 17h: DAC_OUTPUT

DAC_OUT 핀의 출력 전압값을 설정합니다. 데이터 바이트 길이: 1 바이트

데이터 1 00 ~ FFh (0 ~ 3.3V) 기본값: D1h (2.7V)

문자출력 프로그램 예

```
0x0F
                                                 // start code
#define SOH7_STX
#define FOSD_ETX
                                   0x00
                                                  // end code
#define FOSD_LOCATE_POS
                                   0 \times 01
                                                 // 문자 화면위치 지정
#define FOSD CHAR WRITE
                                                  // 문자열 쓰기
                                   0 \times 03
       #define PAGE ENGLISH
                                   1
       #define PAGE KOREAN
       #define PAGE JAPANESE
                                   3
                                   4
       #define PAGE_RUSSIAN
                                                 // 모든 문자 지우기
#define FOSD_CLEAR_ALL
                                   0x05
#define FOSD_CHAR_ONOFF
                                                 // 문자 보이기/가리기
                                   0x07
#define FOSD_WORD_WRAP
                                   0x0C
#define FOSD_DACOUT
                                   0x17
void uart_send(unsigned char data)
{
       // put your code here
void OsdLocate(unsigned char row, unsigned char col)
       uart_send(SOH7_STX);
       uart_send(FOSD_LOCATE_POS);
       uart send(row);
```

- 4 -

```
uart_send(col);
       uart_send(FOSD_ETX);
}
void OsdSetAttribute(unsigned char attr)
       uart_send(SOH7_STX);
       uart_send(FOSD_SET_ATTRIB);
       uart_send(attr);
       uart_send(FOSD_ETX);
void OsdPutStr(unsigned char page, unsigned char *str)
       if(*str == 0) return;
       uart_send(SOH7_STX);
       uart_send(FOSD_CHAR_WRITE);
       uart_send(page);
       while(*str)
              uart_send(*str);
              str++;
       uart_send(FOSD_ETX);
}
void OsdPutChars(unsigned char charpage, unsigned char *str, unsigned
char length)
{
       unsigned char i;
       if(length == 0)
                             return;
       uart_send(SOH7_STX);
       uart_send(FOSD_CHAR_WRITE);
       uart_send(charpage);
       for(i=0; i<length; i++)</pre>
              uart_send(*str);
              str++;
       uart_send(FOSD_ETX);
void OsdClear(void)
       uart_send(SOH7_STX);
       uart_send(FOSD_CLEAR_ALL);
       uart_send(FOSD_ETX);
}
int main(void)
       OsdClear();
       OsdLocate(1,1);
```

```
OsdPutStr(PAGE_KOREAN, "아름다운 우리 강산");
OsdLocate(2,1);
OsdPutStr(PAGE_ENGLISH, "Best Korea");
OsdLocate(3,1);
OsdPutStr(PAGE_KOREAN, "한글영문 혼합 출력 Test!");
return 0;
}
```

외부 인터페이스

(1) UART 인터페이스 모드

파워 온 시에 IO_MODE 핀이 high 인 경우에 UART 통신 모드로 동작합니다. 38400 BPS 속도를 사용합니다. (Start bit: 1bit - Data bit: 8bits - Parity bit: none - Stop bit: 1bit)

(2) I2C 인터페이스 모드

파워 온 시에 IO_MODE 핀이 low 인 경우에 I2C 통신 모드로 동작합니다. 통신속도는 최대 100kHz 입니다. 슬레이브 어드레스는 I2C_ADR7 ~ I2C_ADR1 핀을 이용해 설정됩니다.

[슬레이브 어드레스 바이트]

비트 7	비트 6	비트 5	비트4	비트3	비트 2	비트 1	비트 0
I2C_ADR7	I2C_ADR6	I2C_ADR5	I2C_ADR4	I2C_ADR3	I2C_ADR2	I2C_ADR1	I2C READ / WRITE BIT

7비트이므로 최대 127개 까지 설정할 수 있습니다. 단, 모든 어드레스 비트가 0인 00h 어드레스는 브로드캐스트(공통) 어드레스로 설정돼 있으며 I2C 버스에 연결된 모든 OSD IC에 한꺼번에 동일한 명령을 보낼 경우에 사용됩니다. 모든 비디오 채널에 시간 등을 표시할 경우에 유용한 기능입니다.

I2C 로 통신을 하는 경우는 제어 명령을 I2C 쓰기명령 형식에 삽입되는 형태로 데이터를 실어 보냅니다.

start	slave address	write	OSD control command (N bytes)	stop	
-------	---------------	-------	-------------------------------	------	--

예를들어 LOCATE POS 명령의 경우 다음과 같이 적용될 수 있습니다.

```
void OsdLocate(unsigned char row, unsigned char col)
{
    i2c_start();
    i2c_write(FOSD_I2C_ADR);

    i2c_write(SOH7_STX);
    i2c_write(FOSD_LOCATE_POS);
    i2c_write(row);
    i2c_write(col);
    i2c_write(FOSD_ETX);

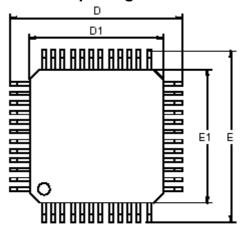
i2c_stop();
```

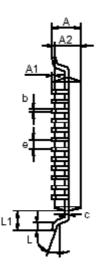
SUNI OGICS - 6 - 17-07-04

}

데이터 수신시 내부적으로 BUSY 상태인 경우 SCL 라인을 low 로(clock stretching) 유지하여 master 장치와 handshake 를 실행하고 있으므로 master 장치는 ACK 신호 이후에 다음 클럭 신호를 출력할 때 SCL 라인을 검사하여 SCL 라인이 low 상태인지 확인하여 대기하는 기능이 필요합니다. 보통 MCU의 내장 IC2 컨트롤러는 이 기능이 자동으로 처리됩니다. 그러나 GPIO를 이용해 소프트웨어 적으로 제어하는 경우에는 주의가 필요합니다.

LQFP48 package outline

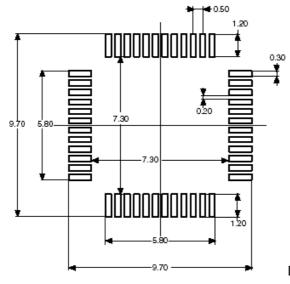




LQFP48 package mechanical data

Dimm.	mm					
Dillilli.	Min	Тур	Max			
Α			1.60			
A1	0.05		0.15			
A2	1.135	1.140	1.145			
b	0.17	0.22	0.27			
С	0.09		0.20			
D		9.00				
D1		7.00				
E		9.00				
E1		7.00				
е		0.50				
θ	0°	3.5°	7°			
Ĺ	0.45	0.60	0.75			
L1	L1					

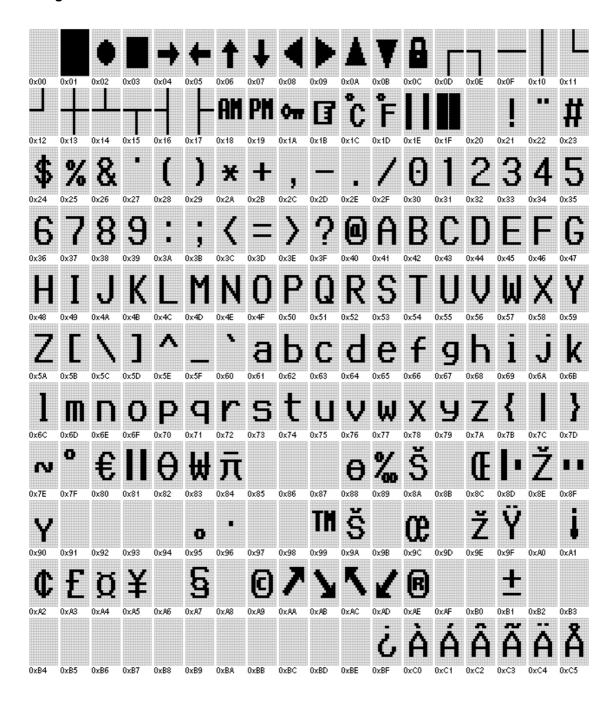
Recommended footprint



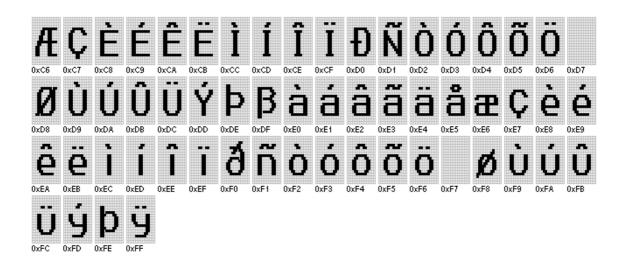
Dimensions are in milimeters.

SUNLOGICS

English Font Table



- 9 - 17-07-04



Russian Font Table



- 10 - 17-07-04

Mongolian Font Table



- 11 - 17-07-04

Revision History

버전 1.0 (2017/06/15) - 최초 버전

