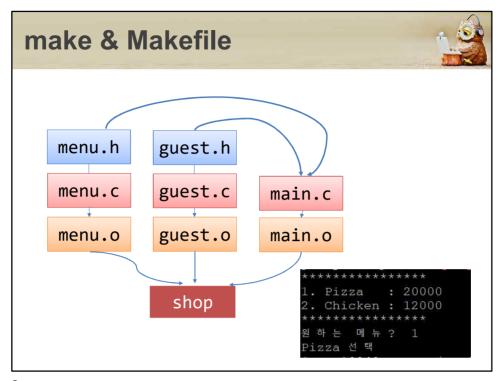


make vs Makefile



- make : 컴파일을 실행하기 위해 사용하는 파일 관리 유틸리티
- Makefile : make를 실행하면 Makefile 을 실행하게 됨
- make를 사용할 때 장점
 - ✓ 파일에 대한 반복적 명령 자동화로 인한 시간 절약
 - ✓ 프로그램의 종속 구조를 빠르게 파악하며 관리가 용이
 - ✓ 단순 반복 작업 및 재 작성을 최소화





_

```
make & makefile

• ls

jerry1004@peace:~/project/shop:> ls

guest.c guest.h main.c menu.c menu.h

• 각 파일 Compile

jerry1004@peace:~/project/shop:> gcc -c -o guest.o guest.c

jerry1004@peace:~/project/shop:> gcc -c -o menu.o menu.c

jerry1004@peace:~/project/shop:> gcc -c -o main.o main.c

• 하나의 실행파일 생성

jerry1004@peace:~/project/shop:> gcc -o shop main.o guest.o menu.o

jerry1004@peace:~/project/shop:> ls

guest.c guest.h guest.o main.c main.o menu.c menu.h menu.o shop
```

make & makefile



Makefile

- ✓ 목적파일(target):명령어가 수행되어 나온 결과 저장 파일(예외, dummy target)
- ✓ 의존성(Dependency): 목적파일을 만들기 위해 필요한 파일
- ✓ 명령어 (Command):실행해야 할 명령어
- ✓ 매크로 (Macro): 코드를 단순화하기 위한 방법

7

make & makefile • Makefile 만들기 (Makefile) • Makefile 생성: vi Makefile shop: menu.o guest.o main.o gcc -o shop menu.o guest.o main.o menu.o: menu.c gcc -c -o menu.o menu.c guest.o: guest.c gcc -c -o guest.o guest.c main.o: main.c gcc -c -o main.o main.c clean: rm *.o shop



