第 0005 讲 RCU 机制及内存优化屏障

一、RCU 机制

1、RCU 重要的应用场景是链表,有效地提高遍历读取数据的效率,读取链有成员数据时候通常只需要rcu read lock(),允许多个线程同时读取链表,并且允许一个线程同时修改链表。

RCU 的意思就是读-复制-更新,它是根据原理命名。写者修改对象的流程为:首先复制生成一个副本,然后更新此副本,最后使用新对象替换旧的对象。在写者执行复制更新的时候读者可以读数据信息啦。

写者删除对象,必须等待所有访问被删除对象读者访问结束的时候,才能够执行销毁操作实现。RCU 优势是读者没有任何同步开销;不需要获取任何的锁,不需要执行原子指令,不需要执行内存屏障。但是写者的同步开销比较太,写者需要延迟对象的释放、复制被修改的对象,写者之间必须使用锁互斥操作方法。

RCU 经常用于读者性能要求比较高的场景。RCU 只能够保护动态分配的数据结构。必须是通过指针访问此数据结

构;受RCU保护的临界区内不能sleep;读写不对称,对写者的性能没有要求,但是读者性能要求比较高。

<u>缺点写者同步开销大、写者之间需要互斥处理操作,我们</u> 在应用的时候它比较其他机制更为复杂。

A、读拷贝更新(RCU)模式添加链表项,具体内核源码分析如下:

```
static inline void list_add_rcu(struct list_head *new, struct list_head *head)
          _list_add_rcu(new, head, head->next);
* Insert a new entry between two known consecutive entries.
* This is only for internal list manipulation where we know
* the prev/next entries already!
static inline void list add rcu(struct list head *new,
    struct list head *prev, struct list head *next)
  if (! list add valid(new, prev, next))
     return;
```

```
new->next = next;
new->prev = prev;
rcu_assign_pointer(list_next_rcu(prev), new);
next->prev = new;
}
```

B、读拷贝更新 (RCU) 模式删除链表项, 具体内核源码分析如下:

```
__list_del_entry(entry);
entry->next = LIST_POISON1;
entry->prev = LIST_POISON2;
}
```

C、读拷贝更新 (RCU) 模式更新链表项,具体内核源码分析如下:

在整个操作过程当中,有时要防止编译器和 CPU 优化代码 执行的顺序。smp_wmb()保证在它之前的两行代码执行完毕 之后再执行后两行。

2、RCU 层次架构

RCU 根据 CPU 数量的大小按照树形结构来组成其层次结构, 称为 RCU Hierarchy。具体内核源码分析如下:

```
* Define shape of hierarchy based on NR_CPUS, CONFIG_RCU_FANOUT, and
      * CONFIG_RCU_FANOUT_LEAF.
       * In theory, it should be possible to add more levels straightforwardly.
       * In practice, this did work well going from three levels to four.
       * Of course, your mileage may vary.
      #ifdef CONFIG_RCU_FANOUT
      #define RCU_FANOUT_CONFIG_RCU_FANOUT
      #else /* #ifdef CONFIG_RCU_FANOUT */
      # ifdef CONFIG_64BIT
      # define RCU_FANOUT 64
      # define RCU_FANOUT 32
      # endif
      #endif /* #else #ifdef CONFIG_RCU_FANOUT */
                               hierarchy
                                             based
       Define
                 shape
                          of
                                                            NR CPUS,
                                                      on
CONFIG RCU FANOUT, and
* CONFIG_RCU_FANOUT_LEAF,
 * In theory, it should be possible to add more levels
straightforwardly.
* In practice, this did work well going from three levels to four.
* Of course, your mileage may vary.
#ifdef CONFIG RCU FANOUT
#define RCU_FANOUT CONFIG_RCU_FANOUT
#else /* #ifdef CONFIG RCU FANOUT */
# ifdef CONFIG 64BIT
```

```
# define RCU FANOUT 64
# else
# define RCU FANOUT 32
# endif
#endif /* #else #ifdef CONFIG RCU FANOUT */
#ifdef CONFIG RCU FANOUT LEAF
#define RCU FANOUT LEAF CONFIG RCU FANOUT LEAF
#else /* #ifdef CONFIG RCU FANOUT LEAF */
#define RCU FANOUT LEAF 16
#endif /* #else #ifdef CONFIG_RCU_FANOUT_LEAF */
```

#define RCU_FANOUT_1 (RCU_FANOUT_LEAF)

#define RCU_FANOUT_2 (RCU_FANOUT_1 * RCU_FANOUT)

#define RCU_FANOUT_3 (RCU_FANOUT_2 * RCU_FANOUT)

#define RCU_FANOUT_4 (RCU_FANOUT_3 * RCU_FANOUT)

RCU 层次结构根据 CPU 数量决定,内核中有宏帮助构建 RCU 层次架构,其中 CONFIG_RCU_FANOUT_LEAF 表示一个 子叶子的 CPU 数量,CONFIG_RCU_FANOUT 表示每个层数最

多支持多少个叶子数量。

二、优化内存屏障

1、编译器优化:为提高系统性能,编译器在不影响逻辑的情况下会调整指令的执行顺序。

HAND LINUT

2、CPU 执行优化:为提高流水线的性能,CPU 的乱序执行 可能会让后面的寄存器冲突的汇率指令先于前面指令完 成。

2、内存屏障

<u>内存屏障是一种保证内存访问顺序的方法,解决内存访问</u> 乱序问题:

- A、编译器编译代码时可能重新排序汇编指令,使编译出来的程序在处理器上执行速度更快,但是有的时候优化结果可能不符合软件开发工程师意图。
- B、新式处理器采用超标量体系结构和乱序执行技术、能够 在一个时钟周期并行执行多条指令。一句话总结为:顺序 取指令,乱序执行,顺序提交执行结果。
- <u>C、多处理器系统当中,硬件工程师使用存储缓冲区、使无效队列协阴缓存和缓存一致性协议实现高效性能,引入处理器之间的内存访问乱序问题。</u>

假设使用禁止内核抢占方法保护临界区:

```
preempt_desable();
临界区
preempt_enable();
preempt_desable();
preempt_enable();
preempt_enable();
preempt_enable();
```

A Linux H.

为了阻止编译器错误重排指令,在禁止内核抢占和开启内核抢占的里面添加编译器优先屏障,具体如下:

```
include > linux > C preempth > ...
18/
188  #ifdef CONFIG_PREEMPTION
189  #define preempt_enable() \
190  do {
191     barrier(); \
192     if (unlikely(preempt_count_dec_and_test())) \
193     __preempt_schedule(); \
194  } while (0)
```

GCC 编译器定义的宏

```
include > linux > C compiler-gcch > ...

16
17  /* Optimization barrier */
18
19  /* The "volatile" is due to gcc bugs */
20  #define barrier() __asm____volatile__("": : :"memory")
21
```

关键字为__volatile_告诉编译器:禁止优化代码,不需要改变 barrier()前面的代码块、barrier()和后面的代码块这3个代码块的顺序。

3、处理器内存屏障

处理器内存屏障解决 CPU 之间的内存访问乱序问题和处理器访问外围设备的乱序问题。

内存屏障类型	强制性的内存屏障	SMP的内存屏障
通用内存屏障	mb ()	smp_mb()
写内存屏障	wmb ()	smp_wmb()
读内存屏障	rmb()	smp_rmb()
数据依赖屏障	read_barrier_depe	nds() smp_read_barrier_depends()
	\'//L	71.

除数据依赖屏障之外, 所有处理器内存屏障隐含编译器优化屏障。