

Présentation d'un microprocesseur fictif

- principales caractéristiques :

mots de 8 bits pour instructions et données

adresses sur 6 bits (\Rightarrow 64 mots adressables)

un registre ACCU de 8 bits

un jeu de 4 instructions de format général :

8	7	6	5	4	3	2	1
Code op (2 bits)		Adresse opérande (6 bits)					

- Jeu d'instructions :

forme mnémonique	(code)	signification
load M	(00)	$ACCU \leftarrow [M]$
store M	(01)	$\&M \leftarrow [ACCU]$
add M	(10)	$ACCU \leftarrow [ACCU] + [M]$
sub M	(11)	$ACCU \leftarrow [ACCU] - [M]$

