

## TUTORIAL AULA 4

### PROJETO LÓGICO COMBINACIONAL

**Passo 1.** Implemente na FPGA um somador combinacional de 4 bits **sem sinal** com *carry\_out* (meio somador). Use os switches para mapear as entradas A e B. Use 4 leds para apresentar o resultado. Use um led adicional para mapear o *carry\_out*.

**Passo 2.** Implemente na FPGA um somador combinacional de 4 bits com sinal com *carry\_out* (meio somador). Use os switches para mapear as entradas A e B. Use os leds para apresentar o resultado.

