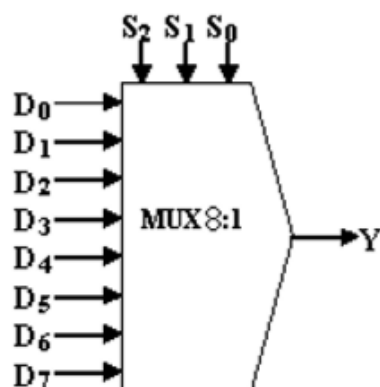


Esta sencilla y rápida practica consiste en hacer un sumador de un dígito con el bit de acarreo, utilizando dos multiplexores 74151, que dispone de 3 entradas de control: ($S_2=C$, $S_1=B$ y $S_0=A$), 8 entradas de datos ($D_0, D_1, D_2, D_3, D_4, D_5, D_6, D_7$), una salida (Y), y una entrada de strobe (S), además de su GND y VCC.



A continuación, se ve la tabla que utilizaremos: donde A y B corresponde a un bit, C al bit de acarreo, S a la suma de los bits y AC el bit de acarreo.

A(S_2)	B(S_1)	C(S_0)	S(Y)	AC(Y)
0	0	0	0	0
0	0	1	1	0
0	1	0	1	0
0	1	1	0	1
1	0	0	1	0
1	0	1	0	1
1	1	0	0	1
1	1	1	1	1