# **Makefile之Linux内核模块的Makefile写法分析**

前些天写一个驱动模块。竟然写内核模块Makefile时出了问题，于是将其总结下来，下次再用时拿过来改下就行了。

#General Purpose Makefile for Linux Kernel module by guoqingbo

KERN\_DIR = /home/gqb/development/linux-kernel-2.6.37  
#KERN\_DIR = /usr/src/$(shell uname -r)  
#KERN\_DIR = /lib/modules/$(shell uname -r)/build

all:  
    make -C $(KERN\_DIR) M=$(shell pwd) modules

clean:                                    
    make -C $(KERN\_DIR) M=$(shell pwd) modules clean  
    rm -rf modules.order

obj-m += xxx.o

第3行KERN\_DIR表示内核源码目录，这种方式适用于嵌入式开发的交叉编译，KERN\_DIR目录中包含了内核驱动模块所需要的各种头文件及依赖。若在PC机开发内核模块则应使用第4、5行的写法。

第8行中-C表示 指定进入指定的目录即KERN\_DIR，是内核源代码目录，调用该目录顶层下的Makefile,目标为modules。

M=$(shell pwd)选项让该Makefile在构造modules目标之前返回到模块源代码目录并在当前目录生成obj-m指定的xxx.o目标模块。

clean这个目标表示将模块清理掉

obj-m += xxx.o即指定当前目录要生成的目标模块，然后modules目标指向obj-m变量中设定的模块

**ps:目标下的命令一定要以tab开头**