P2 1 3 P3 2 7 P4 1 1

CPU	P1	P1	P2	P2	P4	P3
	P2	P2	P4	P4	P3	P1
	P4	P4	P3	P3	P1	P2
ALO:		P3	P1	P1	P2	

	0	1	2	3	4	5
P1		х	х			
P2				х	х	
P3						
P4						Х

Р3	P1	P1	P2	Р3	Р3	Р3
P1	P2	P2	Р3			
P2	P3	Р3				

6	7	8	9	10	11	12
		Х	X			
				Х		
Х	х				х	х

P3	P3	

13	14	15
х	х	Х