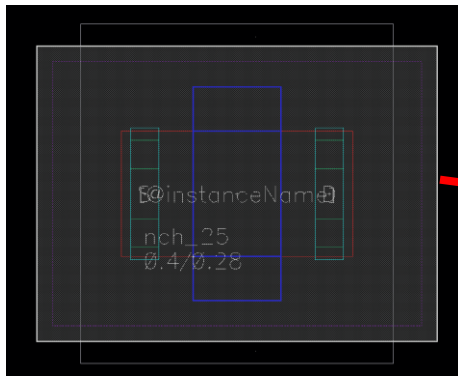


Layout

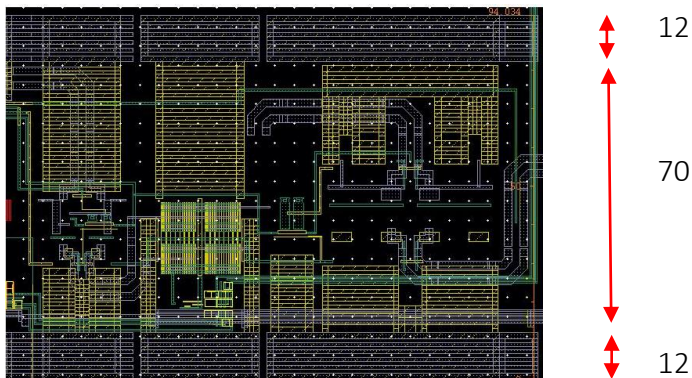
1. 研究/home/liangkyle/OA65/MOS_model 目錄下的 MOS_BGDSGB_CG, MOS_BSGGDB_Gilbert, MOS_SGDGS_CS 三個 P-cell layout 的差異

2. Flatten library tsmcN65 內原件 layout 的差異



Ex. nch_25 比 nch 多了一層 OD_25
Edit→Heirarchy→flatten 把 p-cell 拆開

3. Power rail 的一致，方便與系統整合，vdd 與 gnd 為 12，中間電路 70，metal 1~5



4. 問若 output 要流 10mA，layout 上須注意哪些事情

