PATTERSON, David A.; HENNESSY, John L. Organização e Projeto de Computadores: A Interface Hardware/Software. 5 ed. Rio de Janeiro: Elsevier, 2017.

Exercício 5.2

As caches são importantes para fornecer uma hierarquia de memória de alto desempenho aos processadores. A seguir se encontra uma lista de referências a endereços de memória de 32 bits, dadas como endereços de palavra.

3, 180, 43, 2, 191, 88, 190, 14, 181, 44, 186, 253

5.2.1 [10] <§5.3> Para cada uma dessas referências, identifique o endereço binário, a tag e o índice dado uma cache de mapeamento direto com 16 blocos de uma palavra. Além disso, indique se cada referência é um acerto ou uma falha, supondo que a cache esteja inicialmente vazia.

Endereço Decimal	Endereço Binário	Tag	Index	Hit/Miss
3	000000000000000 0000000000000011	000000000000000000000000000000000000000	0011	Miss
180	000000000000000 00000010110100	00000000000000 00000001011	0100	Miss
43	000000000000000 0000000010111	00000000000000 000000000010	1011	Miss
2	000000000000000 0000000000000000000000	000000000000000000000000000000000000000	0010	Miss
191	000000000000000 00000010111111	00000000000000 00000001011	1111	Miss
88	000000000000000 00000001011000	00000000000000 00000000101	1000	Miss
190	000000000000000 00000010111110	00000000000000 00000001011	1110	Miss
14	000000000000000 000000000001110	000000000000000000000000000000000000000	1110	Miss
181	000000000000000 00000010110101	00000000000000 00000001011	0101	Miss
44	000000000000000 00000000101100	00000000000000 000000000010	1100	Miss
186	000000000000000 00000010111010	00000000000000 00000001011	1010	Miss
253	000000000000000 00000011111101	00000000000000 00000001111	1101	Miss

5.2.2 [10] <§5.3> Para cada uma dessas referências, identifique o endereço binário, a tag e o índice dado uma cache de mapeamento direto com blocos de duas palavras e um tamanho total de oito blocos. Liste também se cada referência é um acerto ou uma falha, supondo que a cache esteja inicialmente vazia.

Endereço Decimal	Endereço Binário	Tag	Index	Hit/Miss
3	000000000000000 0000000000000011	000000000000000000000000000000000000000	001	Miss
180	000000000000000 00000010110100	0000000000000000 0000001011	010	Miss
43	000000000000000 00000000101011	000000000000000 0000000010	101	Miss
2	0000000000000000 000000000000000000000	000000000000000 00000000000	001	Hit
191	000000000000000 00000010111111	000000000000000 0000001011	111	Miss
88	000000000000000 00000001011000	000000000000000 0000000101	100	Miss
190	000000000000000 00000010111110	000000000000000 0000001011	111	Hit
14	000000000000000 000000000001110	000000000000000 00000000000	111	Miss
181	000000000000000 00000010110101	000000000000000 0000001011	010	Hit
44	000000000000000 00000000101100	000000000000000 0000000010	110	Miss
186	000000000000000 00000010111010	000000000000000 0000001011	101	Miss
253	000000000000000 00000011111101	000000000000000 0000001111	110	Miss