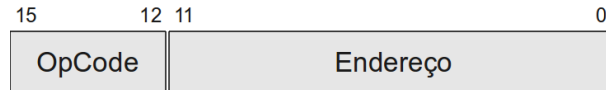


**BCC33B – Organização e Arquitetura de Computadores**  
**Prof. Paulo C. Gonçalves**

**Atividade\_01**

1. Com base no “assembly” faça a tradução para o código binário e faça o diagrama representando o conteúdo dos registradores AC, RI, PC e da memória durante os ciclos de busca e de execução para o programa abaixo. Considere as seguintes características:

- I. Que o formato de instrução é:



- II. Que a memória é byte endereçável e que utiliza palavras de 16 bits.

- III. Código do programa a ser executado:

Mnemônicos	Binário		Hexadecimal
	OpCode	Endereço	
LDA AC, [305]	0001 0011 0000 0101		1305h
ADD AC, [306]	0011 0011 0000 0110		3306h
SUB AC, [307]	0100 0011 0000 0111		4307h
STA [306], AC	0010 0011 0000 0110		2306h

- IV. Considerações Iniciais:

- PC contém inicialmente o valor 300H, o programa inicia nesse endereço
- Conteúdo da posição de memória [305] é 0003H
- Conteúdo da posição de memória [306] é 0002H
- Conteúdo da posição de memória [307] é 0004H

[illegible][illegible]

[illegible][illegible]

**BCC33B – Organização e Arquitetura de Computadores**  
**Prof. Paulo C. Gonçalves**

---

2. Execute a simulação do código assembly abaixo no simulador online: <https://marie.js.org/>.  
Compare com os resultados da simulação manual anterior.

ORG 300

	Load	X	/Carrega a variavel X
	Add	Y	/Somar o valor de Y, armazena resultado em AC
	Subt	Z	/Subtrai o valor de Z, armazena resultado em AC
	Store	Y	/Armazena AC em Y
	Halt		
X,	Hex	0003	/posicao 305 da memoria
Y,	Hex	0002	/posicao 306 da memoria
Z,	Hex	0004	/posicao 307 da memoria