

第一部分 计算机基础

1章 组合逻辑电路



4.1 概述

- 1 组合逻辑电路是用各种门电路组成的,用于实现某种功能的复杂逻辑电路。
- 2 某一时刻的输出状态仅由该时刻电路的输入信号决定,而与该电路在此输入信号之前所具有的状态无关。



- (1) 输出、输入之间没有反馈延迟通路。
- (2) 电路中不含记忆单元。



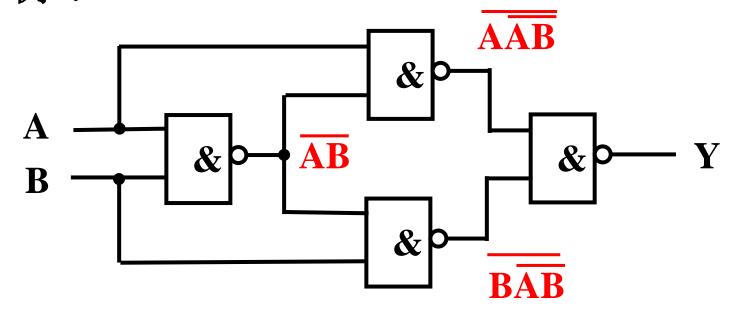


4.2 组合逻辑电路的分析

- 1 目的:对一个已知的逻辑电路,找出其输出与输入之间的逻辑关系,用逻辑函数描述它的工作,评定它的逻辑功能。
- 2 步骤
 - 根据给定的逻辑电路图,写出逻辑表达式;
 - 化简逻辑函数表达式;
 - 根据化简以后的逻辑表达式列出真值表;
 - 分析该电路所具有的逻辑功能。



例1:

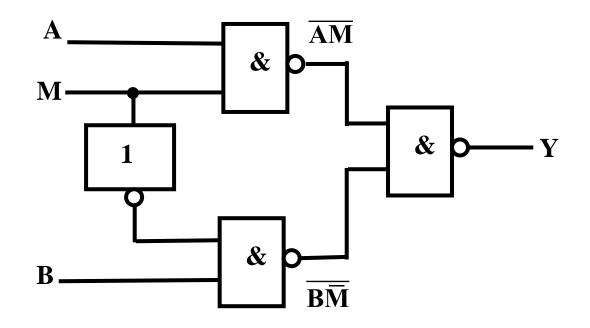


$$Y = \overline{\overline{A}} \overline{\overline{B}} \overline{\overline{B}} \overline{\overline{B}} \overline{\overline{B}} \overline{\overline{B}} = A\overline{A}\overline{B} + B\overline{A}\overline{B}$$
$$= A(\overline{A} + \overline{B}) + B(\overline{A} + \overline{B})$$

$$=A\overline{B} + \overline{A}B$$
 异或门



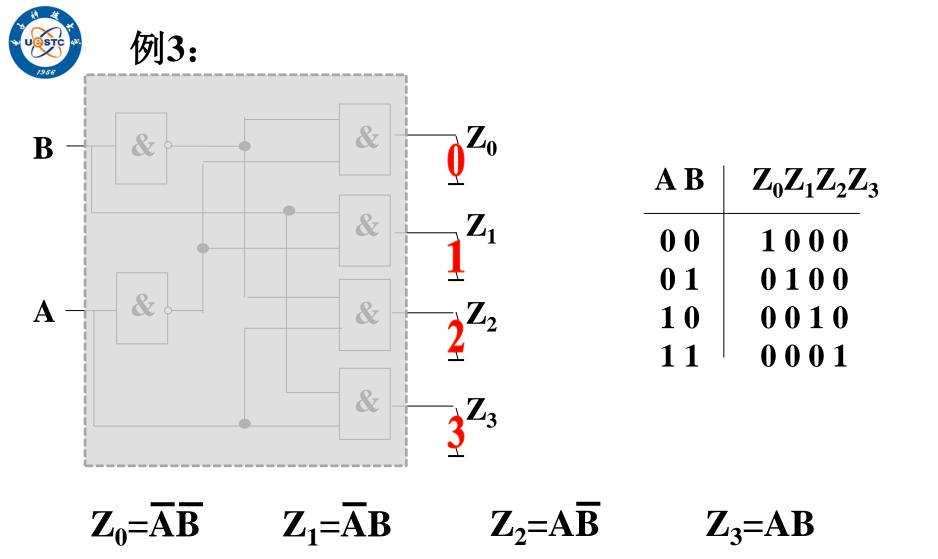
例2:



$$Y = \overline{\overline{MBM}} = \overline{AM} + B\overline{M}$$

$$\begin{cases}
M=1(高电平) : Y=A \\
M=0(低电平) : Y=B
\end{cases}$$

二选一电路 —— 数据选择器



该电路为一个简单的二进制译码器



4.3 译码器

译码是将某二进制编码翻译成电路的某种状态,把具有译码功能的电路称为译码器。

二进制译码器的作用: 将n个输入的不同组合译成 2^n 种电路状态。也叫n--- 2^n 线译码器。

2线-4线译码器 型号: 74LS139

常用类型: 3线-8线译码器 型号: 74LS138

4线-16线译码器 型号: 74LS154

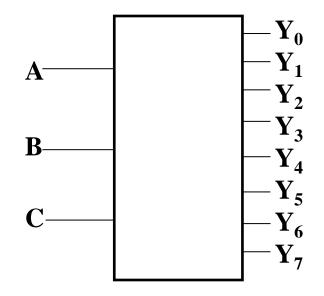
译码器的输入:一组二进制代码

译码器的输出:一组高低电平信号





译出信号为逻辑1



ABC	Y	Y_1	$\overline{Y_2}$	Y_3	Y_4	$\overline{\mathbf{Y}_{5}}$	$\overline{\mathbf{Y}_6}$	$\overline{\mathbf{Y}_7}$
000	1	0	0	0	0	0	0	0
001	0	1	0	0	0	0	0	0
010	0	0	1	0	0	0	0	0
011	0	0	0	1	0	0	0	0
100	0	0	0	0	1	0	0	0
101	0	0	0	0	0	1	0	0
110	0	0	0	0	0	0	1	0
111	0	0	0	0	0	0	0	1

3-8译码器共有3个输入,8个输出



ABC	$\mathbf{Y_0}$	Y_1	Y_2	Y_3	Y_4	$\overline{\mathbf{Y}_{5}}$	$\overline{\mathbf{Y_6}}$	$\overline{\mathbf{Y}_7}$
000	1	0	0	0	0	0	0	0
001	0	1	0	0	0	0	0	0
010	0	0	1	0	0	0	0	0
011	0	0	0	1	0	0	0	0
100	0	0	0	0	1	0	0	0
101	0	0	0	0	0	1	0	0
110	0	0	0	0	0	0	1	0
111	0	0	0	0	0	0	0	1

$$Y_{0} = \overline{A}\overline{B}\overline{C}$$

$$Y_{1} = \overline{A}\overline{B}C$$

$$Y_{2} = \overline{A}B\overline{C}$$

$$Y_{3} = \overline{A}BC$$

$$Y_{4} = A\overline{B}\overline{C}$$

$$Y_{5} = A\overline{B}C$$

$$Y_{6} = AB\overline{C}$$

$$Y_{7} = ABC$$



$$Y_0 = \overline{A}\,\overline{B}\,\overline{C}$$

$$Y_1 = \overline{A}\overline{B}C$$

$$Y_2 = \overline{A}B\overline{C}$$

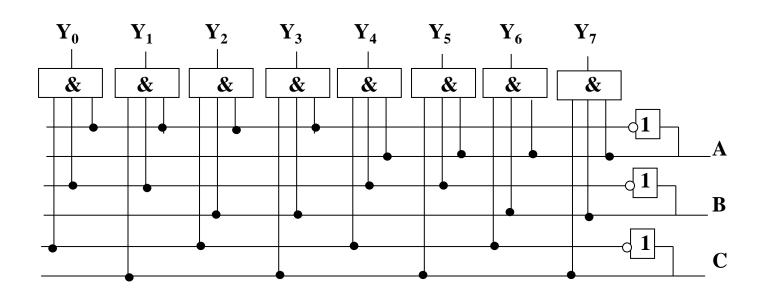
$$Y_3 = \overline{A}BC$$

$$Y_4 = A\overline{B}\,\overline{C}$$

$$Y_5 = A\overline{B}C$$

$$Y_6 = AB\overline{C}$$

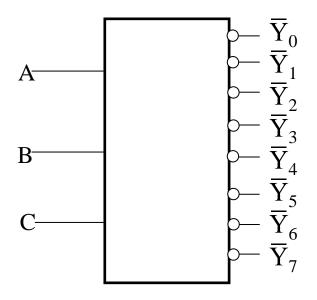
$$Y_7 = ABC$$







译出信号为逻辑0



ABC	$\overline{Y}_0\overline{Y}_1\overline{Y}_2\overline{Y}_3\overline{Y}_4\overline{Y}_5\overline{Y}_6\overline{Y}_7$
000	0 1 1 1 1 1 1 1
001	1 0 1 1 1 1 1 1
010	1 1 0 1 1 1 1 1
011	1 1 1 0 1 1 1 1
100	1 1 1 1 0 1 1 1
101	1 1 1 1 1 0 1 1
110	1 1 1 1 1 1 0 1
111	1 1 1 1 1 1 1 0

3-8译码器共有3个输入,8个输出 \overline{Y}_0 \overline{Y}_7



并用非门、与非门实现

ABC	$\overline{Y}_0\overline{Y}_1\overline{Y}_2\overline{Y}_3\overline{Y}_4\overline{Y}_5\overline{Y}_6\overline{Y}_7$
000	0 1 1 1 1 1 1 1
001	1011111
010	1 1 0 1 1 1 1 1
011	1110111
100	1 1 1 1 0 1 1 1
101	1 1 1 1 1 0 1 1
110	1 1 1 1 1 1 0 1
111	1 1 1 1 1 1 0

$$\overline{\overline{Y}}_0 = \overline{A} \overline{B} \overline{C}$$

$$\overline{Y}_0 = \overline{A} \overline{B} \overline{C}$$

$$\overline{Y}_1 = \overline{A} \overline{B} \overline{C}$$

$$\overline{Y}_2 = \overline{A} \overline{B} \overline{C}$$

$$\overline{Y}_2 = \overline{A} \overline{B} \overline{C}$$

$$\overline{Y}_3 = \overline{A} \overline{B} \overline{C}$$

$$\overline{Y}_4 = \overline{A} \overline{B} \overline{C}$$

$$\overline{Y}_5 = \overline{A} \overline{B} \overline{C}$$

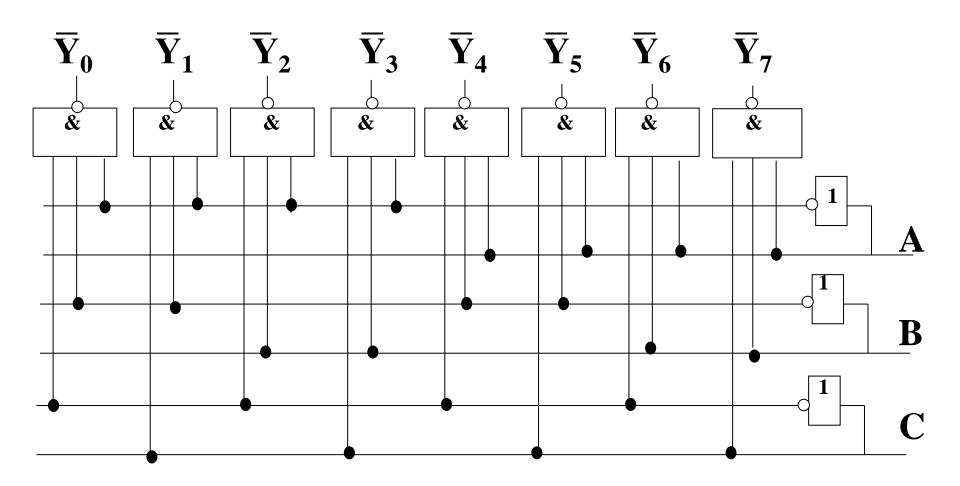
$$\overline{Y}_6 = \overline{A} \overline{B} \overline{C}$$

$$\overline{Y}_6 = \overline{A} \overline{B} \overline{C}$$

$$\overline{Y}_7 = \overline{A} \overline{B} \overline{C}$$



与非门实现的3-8译码器





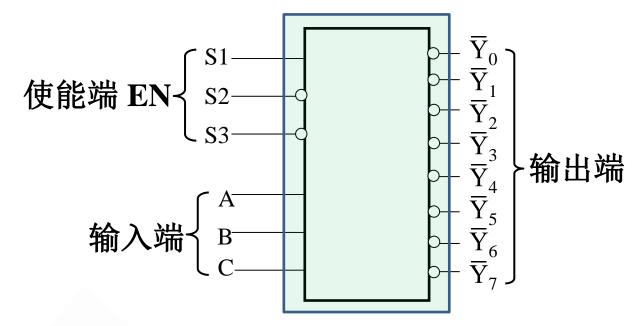
集成3-8译码器74LS138

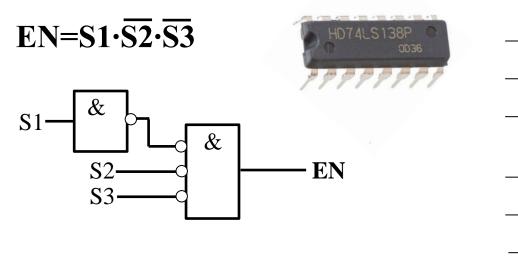
当S1=1,S2==S3=0

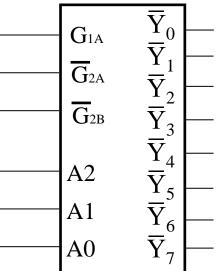
时译码器才"选

通",否则译码器

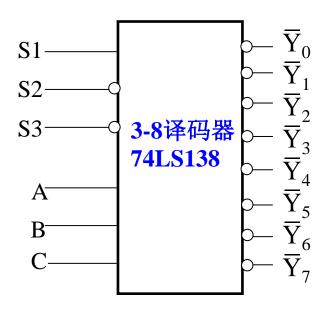
属于"禁止"状态











主要引脚及功能

$S_1S_2S_3$	ABC	$\overline{Y}_0\overline{Y}_1\overline{Y}_2\overline{Y}_3\overline{Y}_4\overline{Y}_5\overline{Y}_6\overline{Y}_7$
EN=0	XXX	1111111
100	000	$0\ 1\ 1\ 1\ 1\ 1\ 1$
100	001	$1\ 0\ 1\ 1\ 1\ 1\ 1$
100	010	1 1 0 1 1 1 1 1
100	011	$1\ 1\ 1\ 0\ 1\ 1\ 1\ 1$
100	100	$1\ 1\ 1\ 1\ 0\ 1\ 1\ 1$
100	101	11111011
100	110	11111101
100	111	1 1 1 1 1 1 0



