수 업 계 획 서

학년도/학기: **2016 학년도 2 학기** 학수번호-분반: **EEE2014-42** 이수구분: **전공** 교 과 목 명 : **전자회로2** 교강사명: **서문교**

				2016 년도	2	학기 수업계획서					
교과목명	전	전자회	로2	1		학수번호	EEE20	14-42	2		
사용언어	9	병어				영역구분	인증선택				
수강대상학과	전	전자전	기공	S학부							
선이수과목	전	 전자회로1									
이수구분	<u>전</u>	선공				학점/시간	3학점 / 3시간				
인증구분	선	선택				년도/학기	2016/2 학기				
강의실	강의실 [21534] 제1공학관21동 5층 첨단 강의실					수업시간	월[CC]12:00-13:15,수 [EE]15:00-16:15				
담당교수 명	人	서문교	<u>-</u>			연락처(연구실)	031-299-4321				
Office Hour						자기학습시간	예습: 3	예습: 3 시간, 복습: 3시간			
성균핵심역량											
성균핵심역	1	N	소통역량	N	인문역량 		1	■ 학문역량			
		1	N	글로벌역량	N	· 창의역량		N	리더역량		
		Þ	N	소프트웨어역량	N]		N			
				교과목특성	럼 !	및 수업특성					
교과목특성 및 인성 및 원					응복합		N				
성균융합인재	인증		N	인문소양 인증	N	법학소양 인증		N	소프트웨어소양 인증		
수업특성		◁			N	Flipped Class		N	학생중심교육법		
1 .관련도서 및	참고기	자료									
구분		제목				저자	발행	연도	출판사		
교재	Micro	icroelectronic Circuits				Sedra & Smith	20	2009 OXFORD			
This course is an extension of the basic microelectronics study offered in Spring semester. This class provides motivation and places the advanced study of microelectronics in its proper respective. We deal with the differential and multistage amplifiers, frequecy responses, and the feedback amplifiers using MOSFETs or BJTs. Finally as a simple example, we analyze one typical Op-Amp (LM741) in detail.											
	1	. Usin	ng a	a transistor(BJT, MOSF							
3.교과목 목표	2	mplifi . We a mplifi	car	n derive and explain the	e re	eason of frequenc	y respoi	nse fo	or multistage		

수 업 계 획 서

0 77 71 65		3. With the c					, we ca	an adjust	the gains	of voltage an	d
3.교과독	1 4 #	4. With the u						provided	circuit ar	nd moreover w	/e
		창의적 사고오	가 공학	학 기초 지식	을 기	반으로 문제	네 해결	능력 함양			0
4.프로그		전자전기공학 인 설계 능력			 닉과 설	· !계기법을 :	기반으	로 유익한	가치를 창	출하는 종합적	0
		디지털 정보회	디지털 정보화 사회에서 공학인으로서 갖춰야 할 효과적인 의사전달능력과 팀웍 능력 함양								
열린 마음으로 지=				속적인 자기 계발 함양과 올바른 사회인으로서의 책임의식 함양							0
5.교육진	l행(%)										
0	론	실험/실습		설계		발표		기타			
8	0%	0%		20%		0%		0%	, >		
6.교육병	법										
2	상의	토의/토론		실험/실습	Ē	현장학습	È	개별/팀	별 발표	기타	
	0									0	
7.교육마	체										
Com	nputer	Beam Proje	ect	OHP		VTR		7 6	타		
	0 0										
8.평가빙	(%)										
출식	석 과제물 중간고사 기말고		말고사	Ę	발표 기6		4				
5%		5%		30%				0% 20%		%	
		비, 기타 부정헌 교학칙 시행세칙									
9.강의나	용										
			2	상의내용					Н	II고	
		w of basic circ		•				- What	is the intr	insic gain?	
	- Review of Electronic Circuits 1 - What is the intrinsic of the Chapter-6 Building Blocks of IC Amplifiers - What is the active loss				ive load?						
- Intrinsic gain				- What is the cascode configuration?							
- Using active load - Cascode & variations							- How can we use current-steering			ering	
- Current steering cire			circui								
		ner topics	ر - اد	f IO ^	- I;t;			\ \ \ \ \ \ \ \ \ \ \ \ \ \ \ \ \ \ \ \			-0
10월	- Chapter 6 Building Blocks of IC Amplifiers - (continued)				- Why use differential amplifiers? - How do differential amplifiers						

<u>수 업 계 획 서</u>

출력일: 2016-03-29

9.강의니	#용	
	강의내용	비고
	 Chapter 7 Differential and Multistage Amplifiers Differential configuration Large-signal & Small-signal operation Half-circuit analysis Diff-to-single-ended conversion Two-stage CMOS OP-AMP Other topics Midterm Exam 	behave in large-signal and small-signal mode? - What is half-circuit analysis? - How to convert differential signals into a single-ended one?
11월	- Chapter 8 Frequency Response - High-freq model of MOSFETs - 3-dB bandwidth of amplifiers - Dominant pole approximation - Frequency response by exact nodal analysis, - Miller approximation - Method-of-time-constants - Chapter 9 Feedback	 What factors are limiting high-frequency response of MOSFETs? How to characterize amplifiers in high frequency operation? What is the dominant pole approximation? What is the Miller approximation? What is the
12월	- Chapter 9 Feedback - Properties of negative feedback - Four basic feedback topologies - Analysis of feedback amplifiers - Barkhausen oscillation conditions - Phase margin - Frequency compensation - Selected topics from later chapters - Final Exam.	method-of-time-constants? - Why use negative feedback? - What are basic feedback topologies? - How to analyze feedback amplifiers? - What is phase margin? - What is the frequency compensation?

10.프로그램 학습성과와의 관계

학습성과	수업내용	반영률(%)	평가유형
지식응용		20%	과제물 중간시험 기말시험
분석실험	*10월: - Chapter 6 Building Blocks of IC Amplifiers - (continued) - Chapter 7 Differential and Multistage Amplifiers - Differential configuration - Large-signal & Small-signal operation - Half-circuit analysis - Diff-to-single-ended conversion - Two-stage CMOS OP-AMP - Other topics - Midterm Exam	10%	과제물 중간시험 기말시험
문제해결	*10월: - Chapter 6 Building Blocks of IC Amplifiers - (continued)	20%	과제물

출력일: 2016-03-29

<u>수 업 계 획 서</u>

학습성과	수업내용		반영률(%)	평가유형
	- Chapter 7 Differential and Multi - Differential configuration - Large-signal & Small-signa - Half-circuit analysis - Diff-to-single-ended conversed conver	l operation		
도구활용	 Four basic feedback topolog Analysis of feedback amplifi Barkhausen oscillation cond Phase margin Frequency compensation 	 Chapter 9 Feedback Properties of negative feedback Four basic feedback topologies Analysis of feedback amplifiers Barkhausen oscillation conditions Phase margin Frequency compensation Selected topics from later chapters 		
설계능력			20%	과제물 중간시합 기말시험
팀웍스킬			10%	
의사소통	*11월: - Chapter 8 Frequency Response - High-freq model of MOSFE - 3-dB bandwidth of amplifier - Dominant pole approximation - Frequency response by exace - Miller approximation - Method-of-time-constants - Chapter 9 Feedback	10%		
 1. 설계교육계획 <i>k</i>				
설계학점	0.0	설계기간		
설계주제		I		