수 업 계 획 서

학년도/학기: 2016 **학년도** 1 **학기** 학수번호-분반: ICE3001-41 이수구분: **전공** 교 과 목 명: 마이크로프로세서 교강사명: **전재욱**

2016 년도 1 학기 수업계획서									
교과목명	마이	크로	프로세서		학수번호	ICE300	ICE3001-41		
사용언어	Eng	lish			영역구분	인증선택			
수강대상학과	대학	,							
선이수과목	논리	회로				,			
이수구분	전공	!			학점/시간	3학점 /	3학점 / 3시간		
인증구분	선탄				년도/학기	2016/1	2016/1 학기		
강의실	[40	0126]	반도체관 1층 첨단강의	실	수업시간	월[FF] [DD]1:)-17:45,수 ·14:45	
담당교수 명	전자	욱			연락처(연구실)	031-29	90-7	129	
Office Hour	월요 16:3		작시간15:00 ~ 종료시긴	ŀ	자기학습시간	예습: 3	예습: 3 시간, 복습: 3시간		
	•		성균	핵심	시역량				
성균핵심역	량	N	소통역량	N	인문역량	■ 학문역량		학문역량	
		N	글로벌역량	N	창의역량		N	리더역량	
		1	소프트웨어역량	N	N N				
			교과목특성	성 및	일 수업특성				
교과목특성	섬	N	인성	N	융복합		N		
성균융합인재	인증	N	인문소양 인증	N	법학소양 인증		N	소프트웨어소양 인증	
수업특성		N	성균명품수업	N	Flipped Class		N	학생중심교육법	
1 .관련도서 및	참고자료	i.							
구분			제목		저자	발행	연도	출판사	
참고문헌	CORTE	ne Definitive Guide to ARM ORTEX-M3 AND CORTEX-M4 ROCESSORS			Joseph Yiu	2014		Newnes	
참고문헌	TM4C1	EXAS INSTRUMENTS Tiva M4C123GH6PGE Microcontroller ata sheet			TEXAS INSTRUMENTS	2007		TEXAS INSTRUMENTS	
참고문헌	Intel® 6 Softwa Combin	ntel® 64 and IA-32 Architectures oftware Developer's Manual combined Volumes:1, 2A, 2B, 2C, A, 3B and 3C			Intel	2015 Inte		Intel	
2.교과목 개요 Registers and operations of a microprocessor and its external input/output devices are explained. Then, the generation of an interrupt is explained. Several microprocessor									

2.교과목 개요	based systen	based system design projects using x86 and ARM cores will be given.								
	1. Understan	Understanding of registers and operations inside a microprocessor								
3.교과목 목표	2. Understan	2. Understanding of external IO device								
	3. Understan	3. Understanding of interrupt								
	4. Microprocessor based system design									
	창의적 사고요	창의적 사고와 공학 기초 지식을 기반으로 문제 해결 능력 함양								
4.프로그램	전자전기공학 인 설계 능력			식과	설계기법을	기반으.	로 유익한	가치를 창	·출하는 종합?	<mark>덕</mark> 0
교육목표와의 연관성	디지털 정보호	하 사호	회에서 공학	인 <u>C</u>	으로서 갖춰야	할 효고	과적인 의시	사전 달능력	과 팀웍 능력	0
	열린 마음으로	르 지=	속적인 자기	계	발 함양과 올년	바른 사	회인으로서	서의 책임의	기식 함양	0
5.교육진행(%)	-									
이론	실험/실습		설계		발표		기타			
67% 0%			33%	33% 0%		0%				
6.교육방법										
강의	토의/토론		실험/실습		현장학습		개별/팀별 발표		기타	
0			0							
7.교육매체	'	'				'				
Computer	Beam Proje	Beam Project			VTR		기타			
0	0	0								
8.평가방법(%)										
출석	과제물	중간고사			기말고사		발표	IJЕ	<u></u>	
5%	50%		15%		30%	0%		0%		
※ 시험 부정행 (성균관대학	 시험 부정행위, 기타 부정한 방법으로 취득한 과목의 성적은 F 처리됩니다.(성균관대학교학칙 시행세칙(학사과정) 제25조, 시행세칙(대학원과정) 제31조)									
9.강의내용										
. Hard	pprocessor hardware basics - Hardware pin characteristics - Register role - Memory access				S					

9.강의니	9.강의내용						
	강의내용	비고					
	- Addressing Modes						
	. Data movement instructions	- Type of operations					
		- Change of flag register					
	- Arithmetic Instructions	depending on each operation					
	. Change of flag register						
	- Program control instruction						
4월	. Jump instruction	- Change of program execution					
42	. Call instruction	flow					
	. INT instruction						
5월	- ARM Architecture	ARM Architecture					
) 2	. assembly language	Aniw Alchitecture					
6월	- ARM Architecture	- Change of program execution					
0결	. interrupt	flow					

10.프로그램 학습성과와의 관계

학습성과	수업내용	반영률(%)	평가유형
지식응용	* 3월: - Microprocessor hardware basics . Hardware characteristics . Functions of registers - Addressing Modes . Data movement instructions - Arithmetic Instructions . Change of flag register * 4월: - Program control instruction . Jump instruction . Call instruction . INT instruction * 5월: - ARM Architecture . assembly language * 6월: - ARM Architecture . interrupt	30%	출석 과제물 중간 시험 기말시험
분석실험	* 3월: - Microprocessor hardware basics . Hardware characteristics . Functions of registers - Addressing Modes . Data movement instructions - Arithmetic Instructions	10%	출석 과제물 중간 시험 기말시험

학습성과	수업내용	반영률(%)	평가유형
	. Change of flag register		
	* 4월:		
	- Program control instruction		
	. Jump instruction		
	. Call instruction		
	. INT instruction		
	* 5월: - ARM Architecture		
	. assembly language		
	. assembly language * 6월:		
	- ARM Architecture		
	. interrupt		
	* 3월:		
	- Microprocessor hardware basics		
	. Hardware characteristics		
	. Functions of registers		
	- Addressing Modes		
	. Data movement instructions		
	- Arithmetic Instructions		
	. Change of flag register		출석 과제물
문제해결	* 4월:	20%	시험 기말시
	- Program control instruction		MB MEM
	. Jump instruction		
	. Call instruction		
	. INT instruction		
	* 5월: - ARM Architecture		
	. assembly language		
	* 6월:		
	- ARM Architecture		
	. interrupt		
	* 3월:		
	- Microprocessor hardware basics . Hardware characteristics		
	. Functions of registers		
	- Addressing Modes	100/	출석 과제물
도구활용	. Data movement instructions	10%	시험 기말시
	- Arithmetic Instructions		
	. Change of flag register		
	* 6월:		

학습성과	수업내용	반영률(%)	평가유형
설계능력	* 3월: - Microprocessor hardware basics . Hardware characteristics . Functions of registers - Addressing Modes . Data movement instructions - Arithmetic Instructions . Change of flag register * 4월: - Program control instruction . Jump instruction . Call instruction . INT instruction * 5월: - ARM Architecture . assembly language * 6월: - ARM Architecture interrupt	10%	출석 과제물 등 시험 기말시험
팀웍스킬	. interrupt * 3월: - Microprocessor hardware basics . Hardware characteristics . Functions of registers - Addressing Modes . Data movement instructions - Arithmetic Instructions . Change of flag register * 4월: - Program control instruction . Jump instruction . Call instruction . INT instruction * 5월: - ARM Architecture . assembly language * 6월: - ARM Architecture	10%	출석 과제물 ^중 시험 기말시험
의사소통	. interrupt * 3월: - Microprocessor hardware basics . Hardware characteristics . Functions of registers	10%	출석 과제물 중 시험 기말시험

10.프로그램 학습성과와의 관계							
학습성과	수업내용	반영률(%)	평가유형				
	- Addressing Modes . Data movement instructions - Arithmetic Instructions . Change of flag register * 4월: - Program control instruction . Jump instruction . Call instruction . INT instruction * 5월: - ARM Architecture . assembly language * 6월: - ARM Architecture . interrupt						
11. 설계교육계획서							
설계학점	0.0	설계기간					
1. 설계주제							