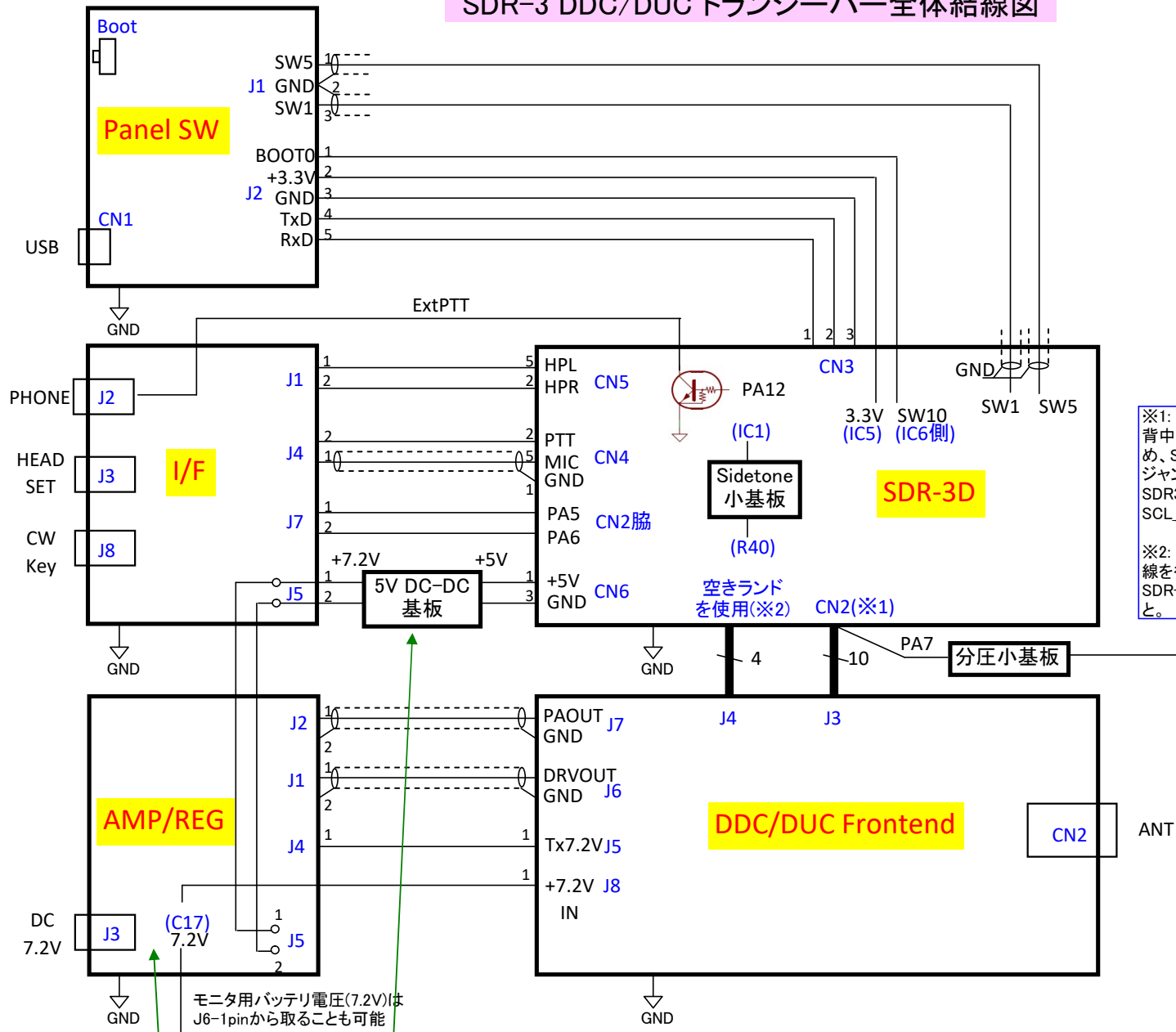


SDR-3 DDC/DUC トランシーバー全体結線図

25 Jul. 2020 JI1UDD



※1: 過去、SDR-3D基板とSDR-3A基板を背中合わせでB2Bコネクタ接続していたため、SDR-3D基板上で SDA(3)とSCL(4)をジャンパ線で入れ替えてある。
SDR3_SDA-SCA_SCL_cut.jpg と SDR3_SDA-SCL_jumper.jpg を参照のこと。

※2: 空きランドにはジャンパ線でI2S3の配線を行う必要がある。
SDR-3D_I2S3_connection.jpg を参照のこと。

- ・5V LDO U2の発熱が大きいため
U2を削除 (U2の2ピンと4ピンを短絡)。
- ・代わりに 5V DC-DC基板を追加。