sram\_ctrl\_4 SPEC

jcyuan



Register：

Sta\_addr：input 输入操作起始地址

Op\_cfg：input [1]:配置递增递减 [0] 配置是否回环

Status：output 状态寄存器

Tim\_cfg： input 配置写操作的次数

Send：input 写入发送的data或addr

Enable：input [0] 配置使能 [1] 配置读写操作

Outp\_addr： output 输出地址

Outp\_data: output 输出读出数据

Fucntion: 写递增，写递减，写回环，自动更新内部数据register

using sram\_sip\_4

reg offset

0x00 sta\_addr

0x04 tim\_cfg

0x08 op\_cfg

0x0c send

0x10 enable

0x14 outp\_addr

0x18 outp\_data

0x20 status