	类型	信号	Thinpad\	ThinpadV2
	复位	Reset	T1	T1
时钟复位	单步时钟	CLK_From_Key	Т3	Т3
	11.0592M时钟	CLK11M0592	U25	U25
	50M时钟	CLK50M	U26	U26
		BaseRamAddr0	Y26	Y26
		BaseRamAddr1	W25	W25
		BaseRamAddr2	W26	W26
		BaseRamAddr3	V24	V24
		BaseRamAddr4	V26	V26
		BaseRamAddr5	AC14	AC14
		BaseRamAddr6	AD15	AD15
		BaseRamAddr7	AC15	AC15
		BaseRamAddr8	AC16	AC16
	44 1.4 41.1	BaseRamAddr9	AC19	AC19
	地址线	BaseRamAddr10	AD20	AA15
		BaseRamAddr11	AC20	AC20
		BaseRamAddr12	AD21	AD21
		BaseRamAddr13	AB22	AB22
		BaseRamAddr14	AD22	AA18
		BaseRamAddr15	AA23	AA23
		BaseRamAddr16	AC23	AC23
		BaseRamAddr17	V23	V23
		BaseRamAddr18	W22	W22
		BaseRamAddr19	W24	W24
		BaseRamData0	AC24	AC24
		BaseRamData1	AD24	AD24
		BaseRamData2	AC26	AC26
		BaseRamData3	AB26	AB26
		BaseRamData4	Y24	Y24
		BaseRamData5	AA24	AA24
		BaseRamData6	Y22	Y22
基本内存		BaseRamData7	AB24	AB24
		BaseRamData8	AD19	AD19
		BaseRamData9	AB18	AB18
	数据线	BaseRamData10	AD18	AD18
		BaseRamData11	AC17	AC17
		BaseRamData12	AB17	AB17
		BaseRamData13	AF21	AF21
		BaseRamData14	AE21	AE21
		BaseRamData15	AF20	AF20
		BaseRamData16	AE23	AE23
		BaseRamData17	AF24	AB21
		BaseRamData18	AE24	AE24
		BaseRamData19	AF25	AF25
		BaseRamData20	AE25	AE25
		BaseRamData21	AE26	AE26
		BaseRamData22	AD26	AD26
		BaseRamData23	AC25	AC25
		BaseRamData24	AF19	AF19
		BaseRamData25	AE19	AE19
		BaseRamData26	AF18	AF18
		BaseRamData27	AF17	AA17
		BaseRamData28	AE17	AA17

I	l	D D D (00	AD1C	IAD1C
		BaseRamData29	AF16	AF16
		BaseRamData30	AF15	AF15
	在 4k	BaseRamData31	AE15	AE15
	使能	BaseRamCE	AA26	AA26
	输出使能 法写	BaseRamOE	AD17	AD17
	读写	BaseRamWE	AA25	AA25
		DYP0a	B26	B26
		DYP0b	C25	C25
		DYPOc	D24	D24
		DYP0d	A25	A25
		DYP0e	B24	B24
		DYPOf	C26	C26
七段数码管		DYP0g	D26	D26
		DYP1a	C24	C24
		DYP1b	D22	D22
		DYP1c	E23	E23
1		DYP1d	B23	B23
1		DYP1e	A23	A23
		DYP1f	D23	D23
<u> </u>		DYP1g	B25	B25
		ENET DO	C10	C10
		ENET_D1	D10	D10
		ENET_D2	E9	E9
		ENET_D3	E10	E10
		ENET_D4	A9	A9
		ENET D5	C9	C9
		ENET_D6	A8	A8
		ENET_D7	B8	B8
		ENET_D8	A12	A12
		ENET_D9	D12	D12
미나		ENET_D10	C12	C12
以太网		ENET D11	A11	A11
		ENET_D12	C11	C11
		ENET_D13	D11	D11
		ENET_D14	A10	A10
		ENET_D15	B10	B10
		ENET CMD	B12	B12
		ENET_CS	B14	B14
		ENET_INT	D13	D13
		ENET_IOR ENET IOW	C13 A13	C13 A13
		ENET_RESET	A14	A14
		25M	D14	D14
1		ExtRamAddr0	AD4 AD3	AD4 AD3
		ExtRamAddr1	AD3 AD6	AD3 AD6
		ExtRamAddr2	AD6 AC5	AC5
		ExtRamAddr3		
		ExtRamAddr4	AD5	AD14
		ExtRamAddr5	AD14	AD14
		ExtRamAddr6	AC13	AC13
		ExtRamAddr7	AB10	AB10
		ExtRamAddr8	AD10	AA11
	地址线	ExtRamAddr9	AD9	AD9
I	I	ExtRamAddr10	AC9	AC9

ExtRamAddr12	I	Ī	Furt Dom Add not 1	AD8	AD8
ExtRamAddr13			ExtRamAddr11		
ExtRamAddr14					
ExtRamAddr15					
ExtRamAddr16 AB3 AB3 ExtRamAddr17 AB4 AB4 ExtRamAddr18 AB5 AB5 ExtRamAddr19 AB6 AB6 ExtRamData0 AF2 AF2 ExtRamData1 AE3 AE3 ExtRamData2 AE4 AA9 ExtRamData3 AF4 AF4 ExtRamData4 AE5 AE5 ExtRamData4 AE5 AE5 ExtRamData6 AF6 AF6 ExtRamData6 AF6 AF6 ExtRamData7 AE7 AA8 ExtRamData10 AD11 AD11 ExtRamData10 AD11 AD11 ExtRamData11 AC11 AC11 ExtRamData12 AD12 AD12 ExtRamData13 AC12 AC12 ExtRamData14 AD13 AD13 ExtRamData15 AF14 AF14 ExtRamData17 AE1 AE1 ExtRamData17 AE1 AE1 ExtRamData20 </td <td rowspan="3"></td> <td></td> <td>-</td> <td></td> <td></td>			-		
ExtRamAddr17					
ExtRamAddr18			-		
ExtRamAddr19					
ExtRamData1					
ExtRamData1 AE3 AE3 ExtRamData2 AE4 AA9 ExtRamData3 AF4 AF4 ExtRamData4 AE5 AF5 ExtRamData4 AE5 AF5 ExtRamData5 AF5 AF5 ExtRamData6 AF6 AF6 ExtRamData7 AE7 AA8 ExtRamData8 AE13 AE13 ExtRamData8 AE13 AE13 ExtRamData10 AD11 AD11 ExtRamData11 AC11 AC11 ExtRamData12 AD12 AD12 ExtRamData13 AC12 AC12 ExtRamData14 AD13 AD13 ExtRamData15 AF1 AF1 AF14 ExtRamData15 AF1 AF1 AF14 ExtRamData16 AE2 AE2 ExtRamData17 AE1 AE1 ExtRamData17 AE1 AE1 ExtRamData19 AC1 AC1 ExtRamData19 AC1 AC1 ExtRamData20 AC2 AC2 ExtRamData21 AB1 AB1 ExtRamData22 AA2 ExtRamData23 AA1 AA1 ExtRamData24 AF7 AA7 ExtRamData25 AF8 AF8 ExtRamData26 AE9 AB13 ExtRamData26 AE9 AB13 ExtRamData27 AF9 AF9 ExtRamData28 AF10 AB11 ExtRamData29 AE11 AE11 ExtRamData20 AC3 AC3 Schall AE11 AE11 ExtRamData30 AF11 AF11 ExtRamData30 AF11 AF12 ExtRamData30 AF11 AF11 ExtRamData30 AF11 AF11 ExtRamData30 AF12 ExtRamData30 AF11 AF11 ExtRamData30 AF12 ExtRamData30 AF11 AF14 ExtRamData30 AF11 AF14 ExtRamData30 AF14 ExtRamData30 AF14 ExtR					
ExtRamData2					
ExtRamData3 AF4 AF5 AF5 AE5 ExtRamData5 AF5 AF5 ExtRamData6 AF6 AF6 AF5 ExtRamData6 AF6 AF6 AF6 ExtRamData7 AE7 AA8 ExtRamData8 AE13 AE13 AE13 ExtRamData9 AF13 AF13 AF13 ExtRamData10 AD11 AD11 ExtRamData11 AC11 AC11 ExtRamData12 AD12 AD12 ExtRamData13 AC12 AC12 ExtRamData14 AD13 AD13 AD13 ExtRamData15 AF14 AF14 ExtRamData16 AE2 AE2 ExtRamData17 AE1 AE1 ExtRamData17 AE1 AE1 ExtRamData18 AD1 AD1 ExtRamData19 AC1 AC1 ExtRamData19 AC1 AC1 ExtRamData19 AC1 AC1 ExtRamData19 AC1 AC1 ExtRamData20 AC2 AC2 ExtRamData21 AB1 AB1 ExtRamData21 AB1 AB1 ExtRamData22 AA2 AA2 ExtRamData23 AA1 AA1 ExtRamData24 AF7 AA7 ExtRamData25 AF8 AF8 ExtRamData25 AF9 AF9 ExtRamData26 AE9 AB13 ExtRamData27 AF9 AF9 ExtRamData29 AE11 AE11 ExtRamData29 AE11 AE11 ExtRamData29 AE11 AE11 ExtRamData29 AE11 AF11 ExtRamData29 AE11 AF11 ExtRamData29 AE1 AF12 AF12 AF12 AF12 AF12 AF12 AF12 AF1			-		
ExtRamData4			-	_	
ExtRamData6				1	
扩展内存 ExtRamData7 AE7 AA8 ExtRamData8 AE13 AE13 ExtRamData9 AF13 AF13 ExtRamData10 AD11 AD11 AD11 AD11 AD11 ExtRamData11 AC11 AC11 ExtRamData12 AD12 AD12 ExtRamData13 AC12 AC12 ExtRamData14 AD13 AD13 ExtRamData15 AF14 AF14 ExtRamData16 AE2 AE2 ExtRamData17 AE1 AE1 ExtRamData18 AD1 AD1 ExtRamData19 AC1 AC1 ExtRamData21 AB1 AB1 ExtRamData21 AB1 AB1 ExtRamData22 AA2 AA2 ExtRamData23 AA1 AA1 ExtRamData24 AF7 AF8 ExtRamData26 AE9 AB13 ExtRamData27 AF9 AF9 ExtRamData28 AF10 AB11 ExtRamData31 AF12 AF12 фth ExtRamD				+	
ExtRamData8 AE13 AF13 AF13 ExtRamData10 AD11 AD11 AD11 ExtRamData11 AC11 AC11 AC11 ExtRamData12 AD12 AD12 AD12 ExtRamData13 AC12 AC12 ExtRamData14 AD13 AD13 ExtRamData14 AD13 AD13 AD13 AD13 AD14 AD14 AD14 AE1 AE2 AE2 ExtRamData15 AF14 AF14 <td< td=""><td></td><td></td><td></td><td></td><td></td></td<>					
ExtRamData19 AF13 AF13 ExtRamData10 AD11 AD11 ExtRamData11 AC11 AC11 ExtRamData12 AD12 AD12 ExtRamData13 AC12 AC12 ExtRamData14 AD13 AD13 AD13 数据线 ExtRamData15 AF14 AF14 ExtRamData16 AE2 AE2 ExtRamData17 AE1 AE1 ExtRamData18 AD1 AD1 ExtRamData19 AC1 AC1 ExtRamData19 AC1 AC1 ExtRamData20 AC2 AC2 ExtRamData21 AB1 AB1 ExtRamData22 AA2 AA2 ExtRamData23 AA1 AA1 ExtRamData23 AA1 AA1 ExtRamData24 AF7 AA7 ExtRamData25 AF8 AF8 ExtRamData26 AE9 AB13 ExtRamData27 AF9 AF9 ExtRamData28 AF10 AB11 ExtRamData28 AF10 AB11 ExtRamData29 AE11 AE11 ExtRamData29 AE11 AE11 ExtRamData30 AF11 AF11 ExtRamData30 AF11 AF11 ExtRamData31 AF12 AF12 使能 ExtRamData31 AF12 AF12 使能 ExtRamData31 AF12 AF12 使能 ExtRamData31 AF12 AF12 FilaSH AO G3 G3 FILASH AA E8 E8 FILASH AA E8 E8 FILASH AA E8 E8 FILASH AA E8 E8 FILASH AA C6 C7 C7 FILASH AA C6 C6 C6 FILASH AA C6 C7 C7 FILASH AA C6 C7 C7 FILASH AA C6 C7 C7 FILASH AA C6 C6 C6 FILASH AA C6 C6 C6 FILASH AA C6 C7 C7 FILASH AA C6 C7 C7 FILASH AA C6 C7 C7 FILASH AA C6 C6 C6 FILASH AA C6 C6 C6 FILASH AA C6 C6 C6 FILASH AA D6 D6 D6	扩展内存		-		
ExtRamData10 AD11 AD11 ExtRamData11 AC11 AC11 ExtRamData12 AD12 AD12 ExtRamData13 AC12 AC12 ExtRamData14 AD13 AD13 AD14 AP14 AP14 ExtRamData15 AP14 AP14 ExtRamData16 AE2 AE2 ExtRamData17 AE1 AE1 ExtRamData18 AD1 AD1 ExtRamData19 AC1 AC1 ExtRamData20 AC2 AC2 ExtRamData20 AC2 AC2 ExtRamData21 AB1 AB1 ExtRamData22 AA2 AA2 ExtRamData23 AA1 AA1 ExtRamData24 AF7 AA7 ExtRamData25 AF8 AF8 ExtRamData26 AE9 AB13 ExtRamData28 AF10 AB11 ExtRamData29 AE11 AE11 ExtRamData30 AF11 AF11 ExtRamDeta31 AF12 AF12 使能 ExtRamOE AC					
ExtRamData11 AC11 AC11 ExtRamData12 AD12 AD12 ExtRamData13 AC12 AC12 ExtRamData14 AD13 AD13 ExtRamData15 AF14 AF14 ExtRamData16 AE2 AE2 ExtRamData17 AE1 AE1 ExtRamData18 AD1 AD1 ExtRamData19 AC1 AC1 ExtRamData20 AC2 AC2 ExtRamData21 AB1 AB1 ExtRamData22 AA2 AA2 ExtRamData23 AA1 AA1 ExtRamData24 AF7 AA7 ExtRamData25 AF8 AF8 ExtRamData26 AE9 AB13 ExtRamData27 AF9 AF9 ExtRamData28 AF10 AB11 ExtRamData30 AF11 AF11 ExtRamData31 AF12 AF12 使能 ExtRamCE AC3 AC3 输出使能 ExtRamOE AB9 AB9 该写 ExtRamWE AC4 AC4 <t< td=""><td></td><td></td><td></td><td></td><td></td></t<>					
ExtRamData12 AD12 AD12 ExtRamData13 AC12 AC12 ExtRamData14 AD13 AD13 AD14 AD13 AD13 AD15 AD14 AD13 AD13 AD13 AD13 AD14 AD14 AD14 ExtRamData15 AF14 AF14 AE2 AE2 AE2 ExtRamData17 AE1 AE1 ExtRamData18 AD1 AD1 AC1 AC1 AC1 AC2 AC2 AC2 ExtRamData20 AC2 AC2 ExtRamData21 AB1 AB1 ExtRamData22 AA2 AA2 ExtRamData23 AA1 AA1 ExtRamData23 AA1 AA1 ExtRamData24 AF7 AA7 ExtRamData25 AF8 AF8 ExtRamData26 AE9 AB13 ExtRamData27 AF9 AF9 ExtRamData30 AF11 AF11 ExtRamData31 AF12 AF12 使能					
ExtRamData13 AC12 AC12 ExtRamData14 AD13 AD13 AD13 AD13 AD13 AD13 AD13 AD13				+	
数据线 ExtRamData14 AD13 AD13 ExtRamData15 AF14 AF14 ExtRamData16 AE2 AE2 ExtRamData17 AE1 AE1 ExtRamData18 AD1 AD1 ExtRamData19 AC1 AC1 ExtRamData20 AC2 AC2 ExtRamData21 AB1 AB1 ExtRamData22 AA2 AA2 ExtRamData23 AA1 AA1 ExtRamData23 AA1 AA1 ExtRamData24 AF7 AA7 ExtRamData25 AF8 AF8 ExtRamData26 AE9 AB13 ExtRamData27 AF9 AF9 ExtRamData28 AF10 AB11 ExtRamData30 AF11 AF11 ExtRamData31 AF12 AF12 使能 ExtRamCE AC3 AC3 输出使能 ExtRamCE AC3 AC3 输出使能 ExtRamWE AC4 AC4 FLASH A0 G3 G3 G3 FLASH A2 D8 D8			ExtRamData12		
数据线 ExtRamData15 AF14 AF14 ExtRamData16 AE2 AE2 ExtRamData17 AE1 AE1 ExtRamData18 AD1 AD1 ExtRamData19 AC1 AC1 ExtRamData20 AC2 AC2 ExtRamData21 AB1 AB1 ExtRamData22 AA2 AA2 ExtRamData23 AA1 AA1 ExtRamData24 AF7 AA7 ExtRamData25 AF8 AF8 ExtRamData26 AE9 AB13 ExtRamData27 AF9 AF9 ExtRamData28 AF10 AB11 ExtRamData30 AF11 AF11 ExtRamData31 AF12 AF12 使能 ExtRamCE AC3 AC3 输出使能 ExtRamWE AC4 AC4 FLASH A0 G3 G3 FLASH A1 C8 C8 FLASH A2 D8 D8 FLASH A3 D7 D7 FLASH A4 E8 E8 FLASH A5 A7			ExtRamData13		
要がある。 ExtRamData16			ExtRamData14	AD13	AD13
ExtRamData16 AE2 AE2 ExtRamData17 AE1 AE1 ExtRamData18 AD1 AD1 ExtRamData19 AC1 AC1 ExtRamData20 AC2 AC2 ExtRamData21 AB1 AB1 ExtRamData22 AA2 AA2 ExtRamData23 AA1 AA1 ExtRamData24 AF7 AA7 ExtRamData25 AF8 AF8 ExtRamData26 AE9 AB13 ExtRamData26 AE9 AB13 ExtRamData27 AF9 AF9 ExtRamData28 AF10 AB11 ExtRamData29 AE11 AE11 ExtRamData30 AF11 AF11 ExtRamData31 AF12 AF12 使能 ExtRamCE AC3 AC3 输出使能 ExtRamCE AC3 AC3 输出使能 ExtRamWE AC4 AC4 FLASH AO G3 G3 FLASH A1 C8 C8 FLASH A2 D8 D8 FLASH A2 D8 D8 FLASH A3 D7 D7 FLASH A4 E8 E8 FLASH A5 A7 A7 FLASH A6 C7 C7 FLASH A7 C6 C6 FLASH A7 C6		粉捏线	ExtRamData15	AF14	AF14
ExtRamData18 AD1 AD1 ExtRamData19 AC1 AC1 ExtRamData20 AC2 AC2 ExtRamData21 AB1 AB1 ExtRamData22 AA2 AA2 ExtRamData23 AA1 AA1 ExtRamData24 AF7 AA7 ExtRamData25 AF8 AF8 ExtRamData26 AE9 AB13 ExtRamData27 AF9 AF9 ExtRamData28 AF10 AB11 ExtRamData29 AE11 AE11 ExtRamData30 AF11 AF12 AF12 AF12 AF12 ф ExtRamCE AC3 AC3 输出使能 ExtRamOE AB9 AB9 读写 ExtRamWE AC4 AC4 AC4 AC4 AC4 AC4 FLASH A1 C8 C8 FLASH A2 D8 D8 FLASH A4 E8 E8 FLASH A5 A7 A7 FLASH A6 C7 C7 FLASH A7 C6		双顶以	ExtRamData16	AE2	AE2
ExtRamData19 AC1 AC1 ExtRamData20 AC2 AC2 ExtRamData21 AB1 AB1 ExtRamData22 AA2 AA2 ExtRamData23 AA1 AA1 ExtRamData24 AF7 AA7 ExtRamData25 AF8 AF8 ExtRamData26 AE9 AB13 ExtRamData27 AF9 AF9 ExtRamData28 AF10 AB11 ExtRamData29 AE11 AE11 ExtRamData30 AF11 AF12 AF12 AF12 AF12 使能 ExtRamCE AC3 AC3 输出使能 ExtRamOE AB9 AB9 读写 ExtRamWE AC4 AC4 FLASH A0 G3 G3 FLASH A1 C8 C8 FLASH A2 D8 D8 FLASH A4 E8 E8 FLASH A5 A7 A7 FLASH A6 C7 C7 FLASH A7 C6 C6 FLASH A8 D6 D6 </td <td></td> <td></td> <td>ExtRamData17</td> <td>AE1</td> <td>AE1</td>			ExtRamData17	AE1	AE1
ExtRamData20 AC2 AC2 ExtRamData21 AB1 AB1 ExtRamData22 AA2 AA2 ExtRamData23 AA1 AA1 ExtRamData24 AF7 AA7 ExtRamData25 AF8 AF8 ExtRamData26 AE9 AB13 ExtRamData27 AF9 AF9 ExtRamData28 AF10 AB11 ExtRamData29 AE11 AE11 ExtRamData30 AF11 AF12 AF12 AF12 AF12 Matic ExtRamCe AC3 AC3 Matic ExtRamOe AB9 AB9 AB9 AB9 AB9 AB9 AB4 AC4 AC4 AC4 FLASH AO G3 G3 G3 FLASH A1 C8 C8 FLASH A2 D8 D8 FLASH A3 D7 D7 FLASH A4 E8 E8 FLASH A5 A7 A7 FLASH A6 C7 C7 FLASH A7 C6 </td <td></td> <td></td> <td>ExtRamData18</td> <td>AD1</td> <td>AD1</td>			ExtRamData18	AD1	AD1
ExtRamData21 AB1 AB1 ExtRamData22 AA2 AA2 ExtRamData23 AA1 AA1 ExtRamData24 AF7 AA7 ExtRamData25 AF8 AF8 ExtRamData26 AE9 AB13 ExtRamData27 AF9 AF9 ExtRamData28 AF10 AB11 ExtRamData29 AE11 AE11 ExtRamData30 AF11 AF12 AF12 AF12 AF12 ф ExtRamCE AC3 AC3 输出使能 ExtRamOE AB9 AB9 读写 ExtRamWE AC4 AC4 FLASH A0 G3 G3 FLASH A1 C8 C8 FLASH A2 D8 D8 FLASH A3 D7 D7 FLASH A4 E8 E8 FLASH A5 A7 A7 FLASH A6 C7 C7 FLASH A7 C6 C6 FLASH A8 D6 D6			ExtRamData19	AC1	-
ExtRamData22 AA2 AA2 ExtRamData23 AA1 AA1 ExtRamData24 AF7 AA7 ExtRamData25 AF8 AF8 ExtRamData26 AE9 AB13 ExtRamData27 AF9 AF9 ExtRamData28 AF10 AB11 ExtRamData29 AE11 AE11 ExtRamData30 AF11 AF12 女性 ExtRamCE AC3 AC3 输出使能 ExtRamOE AB9 AB9 读写 ExtRamWE AC4 AC4 FLASH A0 G3 G3 FLASH A1 C8 C8 FLASH A2 D8 D8 FLASH A3 D7 D7 FLASH A4 E8 E8 FLASH A5 A7 A7 FLASH A6 C7 C7 FLASH A7 A7 FLASH FLASH A8 D6 D6			ExtRamData20	AC2	AC2
ExtRamData23 AA1 AA1 ExtRamData24 AF7 AA7 ExtRamData25 AF8 AF8 ExtRamData26 AE9 AB13 ExtRamData27 AF9 AF9 ExtRamData28 AF10 AB11 ExtRamData29 AE11 AE11 ExtRamData30 AF11 AF12 AF12 AF12 AF12 使能 ExtRamCE AC3 AC3 输出使能 ExtRamOE AB9 AB9 读写 ExtRamWE AC4 AC4 FLASH AO G3 G3 G3 FLASH A1 C8 C8 FLASH A2 D8 D8 FLASH A3 D7 D7 FLASH A4 E8 E8 FLASH A5 A7 A7 FLASH A6 C7 C7 FLASH A7 C6 C6 FLASH A8 D6 D6			ExtRamData21	AB1	AB1
ExtRamData24 AF7 AA7 ExtRamData25 AF8 AF8 ExtRamData26 AE9 AB13 ExtRamData27 AF9 AF9 ExtRamData28 AF10 AB11 ExtRamData29 AE11 AE11 ExtRamData30 AF11 AF12 AF12 AF12 AF12 使能 ExtRamCE AC3 AC3 输出使能 ExtRamOE AB9 AB9 读写 ExtRamWE AC4 AC4 FLASH AO G3 G3 FLASH A1 C8 C8 FLASH A2 D8 D8 FLASH A3 D7 D7 FLASH A4 E8 E8 FLASH A5 A7 A7 FLASH A6 C7 C7 FLASH A7 C6 C6 FLASH A8 D6 D6				AA2	AA2
ExtRamData25 AF8 AF8 ExtRamData26 AE9 AB13 ExtRamData27 AF9 AF9 ExtRamData28 AF10 AB11 ExtRamData29 AE11 AE11 ExtRamData30 AF11 AF12 ExtRamData31 AF12 AF12 使能 ExtRamCE AC3 AC3 输出使能 ExtRamWE AC4 AC4 FLASH AO G3 G3 FLASH A1 C8 C8 FLASH A2 D8 D8 FLASH A3 D7 D7 FLASH A4 E8 E8 FLASH A5 A7 A7 FLASH A6 C7 C7 FLASH A7 C6 C6 FLASH A8 D6 D6			ExtRamData23	AA1	AA1
ExtRamData26 AE9 AB13 ExtRamData27 AF9 AF9 ExtRamData28 AF10 AB11 ExtRamData29 AE11 AE11 ExtRamData30 AF11 AF11 ExtRamData31 AF12 AF12 使能 ExtRamCE AC3 AC3 输出使能 ExtRamOE AB9 AB9 读写 ExtRamWE AC4 AC4 FLASH A0 G3 G3 FLASH A1 C8 C8 FLASH A2 D8 D8 FLASH A3 D7 D7 FLASH A4 E8 E8 FLASH A5 A7 A7 FLASH A6 C7 C7 FLASH A7 C6 C6 FLASH A8 D6 D6			ExtRamData24	AF7	AA7
ExtRamData27 AF9 AF9 ExtRamData28 AF10 AB11 ExtRamData29 AE11 AE11 ExtRamData30 AF11 AF12 ExtRamData31 AF12 AF12 使能 ExtRamCE AC3 AC3 输出使能 ExtRamOE AB9 AB9 读写 ExtRamWE AC4 AC4 FLASH AO G3 G3 G3 FLASH A1 C8 C8 FLASH A2 D8 D8 FLASH A3 D7 D7 FLASH A4 E8 E8 FLASH A5 A7 A7 FLASH A6 C7 C7 FLASH A7 C6 C6 FLASH A8 D6 D6			ExtRamData25	AF8	AF8
ExtRamData28 AF10 AB11 ExtRamData29 AE11 AE11 ExtRamData30 AF11 AF11 ExtRamData31 AF12 AF12 使能 ExtRamCE AC3 AC3 输出使能 ExtRamOE AB9 AB9 读写 ExtRamWE AC4 AC4 FLASH A0 G3 G3 G3 FLASH A1 C8 C8 C8 FLASH A2 D8 D8 D8 FLASH A3 D7 D7 D7 FLASH A4 E8 E8 E8 FLASH A5 A7 A7 A7 FLASH A6 C7 C7 C7 FLASH A7 C6 C6 C6 FLASH A8 D6 D6 D6			ExtRamData26	AE9	AB13
ExtRamData29 AE11 AE11 ExtRamData30 AF11 AF11 ExtRamData31 AF12 AF12 使能 ExtRamCE AC3 AC3 输出使能 ExtRamOE AB9 AB9 读写 ExtRamWE AC4 AC4 FLASH A0 G3 G3 FLASH A1 C8 C8 FLASH A2 D8 D8 FLASH A3 D7 D7 FLASH A4 E8 E8 FLASH A5 A7 A7 FLASH A6 C7 C7 FLASH A7 C6 C6 FLASH A8 D6 D6			ExtRamData27	AF9	AF9
ExtRamData30 AF11 AF12 使能 ExtRamCE AC3 AC3 输出使能 ExtRamOE AB9 AB9 读写 ExtRamWE AC4 AC4 FLASH A0 G3 G3 G3 FLASH A1 C8 C8 FLASH A2 D8 D8 FLASH A3 D7 D7 FLASH A4 E8 E8 FLASH A5 A7 A7 FLASH A6 C7 C7 FLASH A7 C6 C6 FLASH A8 D6 D6			ExtRamData28	AF10	AB11
ExtRamData31 AF12 AF12 使能 ExtRamCE AC3 AC3 输出使能 ExtRamOE AB9 AB9 读写 ExtRamWE AC4 AC4 FLASH AO G3 G3 G3 FLASH A1 C8 C8 C8 FLASH A2 D8 D8 D8 FLASH A3 D7 D7 D7 FLASH A4 E8 E8 E8 FLASH A5 A7 A7 A7 FLASH A6 C7 C7 C7 FLASH A7 C6 C6 C6 FLASH A8 D6 D6 D6			ExtRamData29	AE11	AE11
使能 ExtRamCE AC3 AC3 AB9 AB9			ExtRamData30	AF11	AF11
输出使能 ExtRamOE AB9 AB9 读写 ExtRamWE AC4 AC4 FLASH A0 G3 G3 FLASH A1 C8 C8 FLASH A2 D8 D8 FLASH A3 D7 D7 FLASH A4 E8 E8 FLASH A5 A7 A7 FLASH A6 C7 C7 FLASH A7 C6 C6 FLASH A8 D6 D6			ExtRamData31	AF12	AF12
读写 ExtRamWE AC4 AC4 FLASH AO G3 G3 FLASH A1 C8 C8 FLASH A2 D8 D8 FLASH A3 D7 D7 FLASH A4 E8 E8 FLASH A5 A7 A7 FLASH A6 C7 C7 FLASH A7 C6 C6 FLASH A8 D6 D6		使能	ExtRamCE	AC3	AC3
FLASH A0 G3 G3 FLASH A1 C8 C8 FLASH A2 D8 D8 FLASH A3 D7 D7 FLASH A4 E8 E8 FLASH A5 A7 A7 FLASH A6 C7 C7 FLASH A7 C6 C6 FLASH A8 D6 D6		输出使能	ExtRamOE	AB9	AB9
FLASH A0 G3 G3 FLASH A1 C8 C8 FLASH A2 D8 D8 FLASH A3 D7 D7 FLASH A4 E8 E8 FLASH A5 A7 A7 FLASH A6 C7 C7 FLASH A7 C6 C6 FLASH A8 D6 D6		读写	ExtRamWE	AC4	AC4
FLASH A1 C8 C8 FLASH A2 D8 D8 FLASH A3 D7 D7 FLASH A4 E8 E8 FLASH A5 A7 A7 FLASH A6 C7 C7 FLASH A7 C6 C6 FLASH A8 D6 D6			FLASH_AO	G3	G3
FLASH A3 D7 D7 FLASH A4 E8 E8 FLASH A5 A7 A7 FLASH A6 C7 C7 FLASH A7 C6 C6 FLASH A8 D6 D6			FLASH_A1	C8	
FLASH A4 E8 E8 FLASH A5 A7 A7 FLASH A6 C7 C7 FLASH A7 C6 C6 FLASH A8 D6 D6			FLASH_A2	D8	D8
FLASH A4 E8 E8 FLASH A5 A7 A7 FLASH A6 C7 C7 FLASH A7 C6 C6 FLASH A8 D6 D6				D7	D7
FLASH A5 A7 A7 FLASH A6 C7 C7 FLASH A7 C6 C6 FLASH A8 D6 D6				E8	
FLASH_A6 C7 C7 FLASH_A7 C6 C6 FLASH_A8 D6 D6					
FLASH_A7 C6 C6 FLASH_A8 D6 D6	1				
FLASH_A8 D6 D6	1			_	
			FLASH A9	1	

1	1		·	1
		FLASH_A10	В6	В6
	地址线	FLASH_A11	C5	C5
		FLASH_A12	E5	E5
		FLASH_A13	B4	B4
		FLASH_A14	A4	A4
		FLASH_A15	C4	C4
		FLASH_A16	C3	C3
		FLASH_A17	B2	B2
		FLASH A18	A2	A2
		FLASH_A19	C2	C2
		FLASH_A20	F5	F5
		FLASH_A21	D3	D3
		FLASH_A22	G5	G5
Flash		FLASH_DO	G4	G4
Plasii		FLASH D1	J3	Ј3
		FLASH D2	К3	K3
		FLASH_D3	K5	K5
		FLASH_D4	C1	C1
		FLASH_D5	E2	E2
		FLASH D6	F1	F1
	粉提供	FLASH D7	G1	G1
	数据线	FLASH D8	НЗ	Н3
		FLASH D9	J4	J4
		FLASH D10	Н5	Н5
		FLASH D11	B1	B1
		FLASH D12	D1	D1
		FLASH D13	E1	E1
		FLASH D14	G2	G2
		FLASH D15	H1	H1
		FLASH BYTE#	F3	F3
		FLASH CE	E6	E6
		FLASH CE1	E4	E4
		FLASH CE2	E3	E3
		FLASH OE	J1	J1
		FLASH RP#	A5	A5
		FLASH STS	J2	J2
		FLASH VPEN	D5	D5
		FLASH WE	K1	K1
		FPGA KEYO	Y1	Y1
工子	百有层工艺	FPGA_KEY1	ү 3	Y 3
开关	自复位开关	FPGA_KEY2	AA3	AA3
		FPGA KEY3	AA5	AA5
		FPGA LEDO	F26	L24
		FPGA LED1	G26	K24
		FPGA LED2	G25	M23
		FPGA_LED3	H26	K26
		FPGA_LED4	J26	L26
		FPGA LED5	J25	L25
		FPGA LED6	G23	M26
42.小一.四 55		FPGA LED7	J24	N26
发光二极管		FPGA LED8	L24	F26
1		FPGA LED9	K24	G26
		FPGA LED10	M23	G25
		FPGA LED11	K26	H26
1	1		1	

ı	1	PDCA LEDIO	1.00	TOC
		FPGA_LED12	L26	J26
		FPGA_LED13	L25	J25
		FPGA_LED14	M26	G23
		FPGA LED15	N26	J24
		InterConnO	P24	P24
		InterConn1	R26	R26
		InterConn2	R24	R24
		InterConn3	R25	R25
CPLD互连线		InterConn4	R23	R23
		InterConn5	T26	T26
		InterConn6	T24	T24
		InterConn7	T23	T23
		InterConn8	U24	U24
		InterConn9	U23	U23
	地址线	OTG AO	C14	C14
		OTG A1	C15	C15
		OTG_DO	A15	A15
		OTG_D1	B16	B16
		OTG_D2	A16	A16
		OTG D3	E14	E14
		OTG D4	D15	D15
		OTG_D5	D16	D16
		OTG_D6	C16	C16
	数据线	OTG_D7	E17	E17
		OTG_D8	E16	E16
		OTG D9	C17	C17
		OTG_D10	A17	A17
		OTG_D11	D18	D18
USB OTG		OTG_D12	C18	C18
		OTG_D13	D19	D19
		OTG_D14	D21	D21
		OTG D15	C20	C20
		OTG_CS	D20	D20
		OTG_DACKO	A19	A19
		OTG_DACK1	B20	B20
		OTG_DREQO	A18	A18
		OTG DREQ1	C19	C19
		OTG_FSPEED	A22	A22
		OTG_INTO	A20 C21	A20 C21
		OTG_INT1 OTG_LSPEED	B22	B22
		OTG_LSPEED OTG_OE		
			E20	E20
		OTG RESET OTG WE	A21	A21
			B18	B18
		SW_DIPO	Y5 W1	P3 N4
		SW_DIP1	W1 W2	N4 N3
		SW_DIP2		N5
		SW DIP3	V1	
		SW_DIP4	U1	M4
		SW_DIP5	U2	M3
		SW_DIP6	R1	L4
		SW_DIP7	R2	L3
		SW_DIP8	P1	P1
J	I	SW DIP9	N1	N1

•				
		SW_DIP10	N2	N2
		SW_DIP11	M1	M1
		SW_DIP12	L1	L1
		SW DIP13	L2	L2
		SW DIP14	W5	W5
TT. 学	아니라 카드 그 스스	SW_DIP15	W3	W3
开关	波特率开关	SW_DIP16	V4	Y5
		SW_DIP17	V3	W1
		SW DIP18	U4	W2
		SW DIP19	U3	V1
		SW DIP20	T4	U1
		SW_DIP21	R4	U2
		SW_DIP22	R3	R1
		SW_DIP23	P5	R2
		SW DIP24	Р3	V4
		SW_DIP25	N4	V3
		SW_DIP26	N3	U4
		SW_DIP27	N5	U3
		SW_DIP28	M4	T4
		SW DIP29	M3	R4
		SW_DIP30	L4	R3
		SW_DIP31	L3	P5
USB串口		U_RXD	N23	N23
USD中口		U_TXD	P26	P26
		VGA_BO	H24	H24
		VGA B1	G24	G24
VGA		VGA B2	F24	F24
		VGA_GO	E24	E24
		VGA_G1	E25	E25
		VGA_G2	E26	E26
		VGA_RO	M24	M24
		VGA R1	N25	N25
		VGA R2	N24	N24
		VGA_Vhync	J23	J23
		VGA_Hhync	L23	L23