

	类型	信号	ThinpadV	ThinpadV2
时钟复位	复位	Reset	T1	T1
	单步时钟	CLK From Key	T3	T3
	11.0592M时钟	CLK11M0592	U25	U25
	50M时钟	CLK50M	U26	U26
基本内存	地址线	BaseRamAddr0	Y26	Y26
		BaseRamAddr1	W25	W25
		BaseRamAddr2	W26	W26
		BaseRamAddr3	V24	V24
		BaseRamAddr4	V26	V26
		BaseRamAddr5	AC14	AC14
		BaseRamAddr6	AD15	AD15
		BaseRamAddr7	AC15	AC15
		BaseRamAddr8	AC16	AC16
		BaseRamAddr9	AC19	AC19
		BaseRamAddr10	AD20	AA15
		BaseRamAddr11	AC20	AC20
		BaseRamAddr12	AD21	AD21
		BaseRamAddr13	AB22	AB22
		BaseRamAddr14	AD22	AA18
		BaseRamAddr15	AA23	AA23
		BaseRamAddr16	AC23	AC23
		BaseRamAddr17	V23	V23
		BaseRamAddr18	W22	W22
		BaseRamAddr19	W24	W24
	数据线	BaseRamData0	AC24	AC24
		BaseRamData1	AD24	AD24
		BaseRamData2	AC26	AC26
		BaseRamData3	AB26	AB26
		BaseRamData4	Y24	Y24
		BaseRamData5	AA24	AA24
		BaseRamData6	Y22	Y22
		BaseRamData7	AB24	AB24
		BaseRamData8	AD19	AD19
		BaseRamData9	AB18	AB18
		BaseRamData10	AD18	AD18
		BaseRamData11	AC17	AC17
		BaseRamData12	AB17	AB17
		BaseRamData13	AF21	AF21
		BaseRamData14	AE21	AE21
		BaseRamData15	AF20	AF20
		BaseRamData16	AE23	AE23
		BaseRamData17	AF24	AB21
		BaseRamData18	AE24	AE24
		BaseRamData19	AF25	AF25
		BaseRamData20	AE25	AE25
		BaseRamData21	AE26	AE26
		BaseRamData22	AD26	AD26
		BaseRamData23	AC25	AC25
		BaseRamData24	AF19	AF19
		BaseRamData25	AE19	AE19
		BaseRamData26	AF18	AF18
		BaseRamData27	AF17	AA17
		BaseRamData28	AE17	AA19

		BaseRamData29	AF16	AF16
		BaseRamData30	AF15	AF15
		BaseRamData31	AE15	AE15
	使能	BaseRamCE	AA26	AA26
	输出使能	BaseRamOE	AD17	AD17
	读写	BaseRamWE	AA25	AA25
七段数码管		DYP0a	B26	B26
		DYP0b	C25	C25
		DYP0c	D24	D24
		DYP0d	A25	A25
		DYP0e	B24	B24
		DYP0f	C26	C26
		DYP0g	D26	D26
		DYP1a	C24	C24
		DYP1b	D22	D22
		DYP1c	E23	E23
		DYP1d	B23	B23
		DYP1e	A23	A23
		DYP1f	D23	D23
		DYP1g	B25	B25
以太网		ENET D0	C10	C10
		ENET D1	D10	D10
		ENET D2	E9	E9
		ENET D3	E10	E10
		ENET D4	A9	A9
		ENET D5	C9	C9
		ENET D6	A8	A8
		ENET D7	B8	B8
		ENET D8	A12	A12
		ENET D9	D12	D12
		ENET D10	C12	C12
		ENET D11	A11	A11
		ENET D12	C11	C11
		ENET D13	D11	D11
		ENET D14	A10	A10
		ENET D15	B10	B10
		ENET CMD	B12	B12
		ENET CS	B14	B14
		ENET INT	D13	D13
		ENET IOR	C13	C13
		ENET IOW	A13	A13
		ENET RESET	A14	A14
		25M	D14	D14
	地址线	ExtRamAddr0	AD4	AD4
		ExtRamAddr1	AD3	AD3
		ExtRamAddr2	AD6	AD6
		ExtRamAddr3	AC5	AC5
		ExtRamAddr4	AD5	AD5
		ExtRamAddr5	AD14	AD14
		ExtRamAddr6	AC13	AC13
		ExtRamAddr7	AB10	AB10
		ExtRamAddr8	AD10	AA11
		ExtRamAddr9	AD9	AD9
		ExtRamAddr10	AC9	AC9

扩展内存		ExtRamAddr11	AD8	AD8
		ExtRamAddr12	AB8	AB8
		ExtRamAddr13	AD7	AD7
		ExtRamAddr14	AC7	AC7
		ExtRamAddr15	AA4	AA4
		ExtRamAddr16	AB3	AB3
		ExtRamAddr17	AB4	AB4
		ExtRamAddr18	AB5	AB5
		ExtRamAddr19	AB6	AB6
	数据线	ExtRamData0	AF2	AF2
		ExtRamData1	AE3	AE3
		ExtRamData2	AE4	AA9
		ExtRamData3	AF4	AF4
		ExtRamData4	AE5	AE5
		ExtRamData5	AF5	AF5
		ExtRamData6	AF6	AF6
		ExtRamData7	AE7	AA8
		ExtRamData8	AE13	AE13
		ExtRamData9	AF13	AF13
		ExtRamData10	AD11	AD11
		ExtRamData11	AC11	AC11
		ExtRamData12	AD12	AD12
		ExtRamData13	AC12	AC12
		ExtRamData14	AD13	AD13
		ExtRamData15	AF14	AF14
		ExtRamData16	AE2	AE2
		ExtRamData17	AE1	AE1
		ExtRamData18	AD1	AD1
		ExtRamData19	AC1	AC1
		ExtRamData20	AC2	AC2
		ExtRamData21	AB1	AB1
		ExtRamData22	AA2	AA2
		ExtRamData23	AA1	AA1
		ExtRamData24	AF7	AA7
		ExtRamData25	AF8	AF8
		ExtRamData26	AE9	AB13
		ExtRamData27	AF9	AF9
		ExtRamData28	AF10	AB11
		ExtRamData29	AE11	AE11
		ExtRamData30	AF11	AF11
		ExtRamData31	AF12	AF12
	使能	ExtRamCE	AC3	AC3
	输出使能	ExtRamOE	AB9	AB9
	读写	ExtRamWE	AC4	AC4
		FLASH A0	G3	G3
		FLASH A1	C8	C8
		FLASH A2	D8	D8
		FLASH A3	D7	D7
		FLASH A4	E8	E8
		FLASH A5	A7	A7
		FLASH A6	C7	C7
		FLASH A7	C6	C6
		FLASH A8	D6	D6
		FLASH A9	A6	A6

Flash	地址线	FLASH A10	B6	B6
		FLASH A11	C5	C5
		FLASH A12	E5	E5
		FLASH A13	B4	B4
		FLASH A14	A4	A4
		FLASH A15	C4	C4
		FLASH A16	C3	C3
		FLASH A17	B2	B2
		FLASH A18	A2	A2
		FLASH A19	C2	C2
		FLASH A20	F5	F5
		FLASH A21	D3	D3
		FLASH A22	G5	G5
	数据线	FLASH D0	G4	G4
		FLASH D1	J3	J3
		FLASH D2	K3	K3
		FLASH D3	K5	K5
		FLASH D4	C1	C1
		FLASH D5	E2	E2
		FLASH D6	F1	F1
		FLASH D7	G1	G1
		FLASH D8	H3	H3
		FLASH D9	J4	J4
		FLASH D10	H5	H5
		FLASH D11	B1	B1
		FLASH D12	D1	D1
		FLASH D13	E1	E1
		FLASH D14	G2	G2
		FLASH D15	H1	H1
		FLASH BYTE#	F3	F3
		FLASH CE	E6	E6
		FLASH CE1	E4	E4
		FLASH CE2	E3	E3
		FLASH OE	J1	J1
		FLASH RP#	A5	A5
		FLASH STS	J2	J2
		FLASH VPEN	D5	D5
		FLASH WE	K1	K1
开关	自复位开关	FPGA KEY0	Y1	Y1
		FPGA KEY1	Y3	Y3
		FPGA KEY2	AA3	AA3
		FPGA KEY3	AA5	AA5
发光二极管		FPGA LED0	F26	L24
		FPGA LED1	G26	K24
		FPGA LED2	G25	M23
		FPGA LED3	H26	K26
		FPGA LED4	J26	L26
		FPGA LED5	J25	L25
		FPGA LED6	G23	M26
		FPGA LED7	J24	N26
		FPGA LED8	L24	F26
		FPGA LED9	K24	G26
		FPGA LED10	M23	G25
		FPGA LED11	K26	H26

		FPGA LED12	L26	J26
		FPGA LED13	L25	J25
		FPGA LED14	M26	G23
		FPGA LED15	N26	J24
CPLD互连线		InterConn0	P24	P24
		InterConn1	R26	R26
		InterConn2	R24	R24
		InterConn3	R25	R25
		InterConn4	R23	R23
		InterConn5	T26	T26
		InterConn6	T24	T24
		InterConn7	T23	T23
		InterConn8	U24	U24
		InterConn9	U23	U23
USB OTG	地址线	OTG A0	C14	C14
		OTG A1	C15	C15
	数据线	OTG D0	A15	A15
		OTG D1	B16	B16
		OTG D2	A16	A16
		OTG D3	E14	E14
		OTG D4	D15	D15
		OTG D5	D16	D16
		OTG D6	C16	C16
		OTG D7	E17	E17
		OTG D8	E16	E16
		OTG D9	C17	C17
		OTG D10	A17	A17
		OTG D11	D18	D18
		OTG D12	C18	C18
		OTG D13	D19	D19
		OTG D14	D21	D21
		OTG D15	C20	C20
		OTG CS	D20	D20
		OTG DACK0	A19	A19
		OTG DACK1	B20	B20
		OTG DREQ0	A18	A18
		OTG DREQ1	C19	C19
		OTG FSPEED	A22	A22
		OTG INTO	A20	A20
		OTG INT1	C21	C21
		OTG LSPEED	B22	B22
		OTG OE	E20	E20
		OTG RESET	A21	A21
		OTG WE	B18	B18
		SW DIP0	Y5	P3
		SW DIP1	W1	N4
		SW DIP2	W2	N3
		SW DIP3	V1	N5
		SW DIP4	U1	M4
		SW DIP5	U2	M3
		SW DIP6	R1	L4
		SW DIP7	R2	L3
		SW DIP8	P1	P1
		SW DIP9	N1	N1

开关	波特率开关	SW DIP10	N2	N2
		SW DIP11	M1	M1
		SW DIP12	L1	L1
		SW DIP13	L2	L2
		SW DIP14	W5	W5
		SW DIP15	W3	W3
		SW DIP16	V4	Y5
		SW DIP17	V3	W1
		SW DIP18	U4	W2
		SW DIP19	U3	V1
		SW DIP20	T4	U1
		SW DIP21	R4	U2
		SW DIP22	R3	R1
		SW DIP23	P5	R2
		SW DIP24	P3	V4
		SW DIP25	N4	V3
		SW DIP26	N3	U4
		SW DIP27	N5	U3
		SW DIP28	M4	T4
		SW DIP29	M3	R4
		SW DIP30	L4	R3
		SW DIP31	L3	P5
USB串口		U RXD	N23	N23
		U TXD	P26	P26
VGA		VGA B0	H24	H24
		VGA B1	G24	G24
		VGA B2	F24	F24
		VGA G0	E24	E24
		VGA G1	E25	E25
		VGA G2	E26	E26
		VGA R0	M24	M24
		VGA R1	N25	N25
		VGA R2	N24	N24
		VGA Vhync	J23	J23
		VGA Hhync	L23	L23