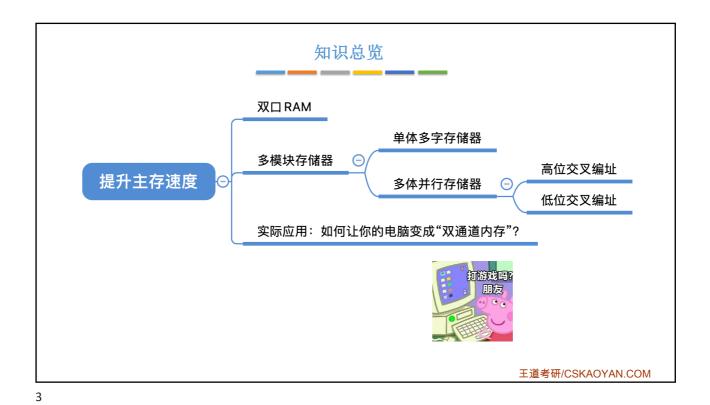
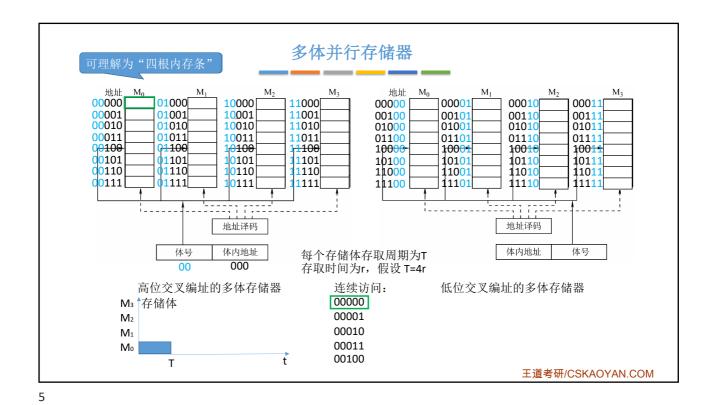


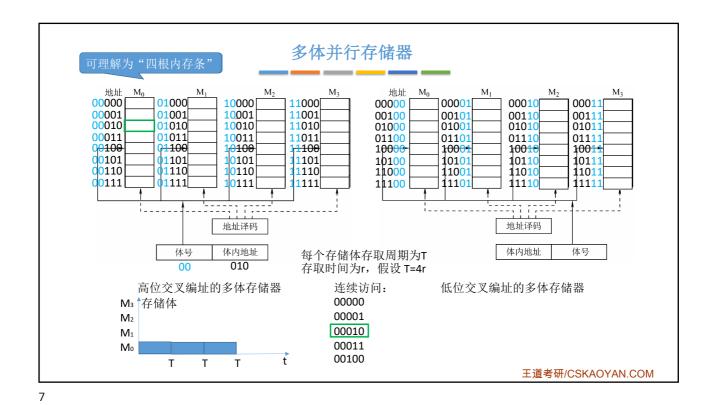
2



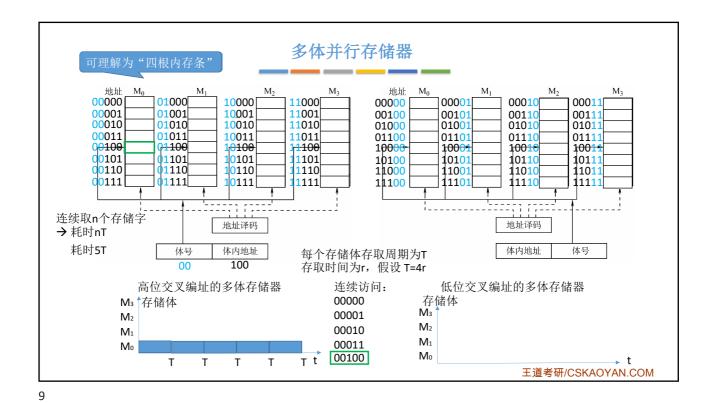
双端口RAM 作用:优化多核CPU访问一根内存条的速度 数据线 数据线 需要有两组完全独 立的数据线、地址 双端口 CPU_1 CPU_2 线、控制线。CPU、 地址线 地址线 RAM RAM中也要有更复 杂的控制电路 解决方法:置"忙"信号为0, 控制线 控制线 由判断逻辑决定暂时关闭一个 端口(即被延时),未被关闭 的端口正常访问,被关闭的端 口延长一个很短的时间段后再 访问。 两个端口对同一主存操作有以下4种情况: 1. 两个端口同时对不同的地址单元存取数据。 2. 两个端口同时对同一地址单元读出数据。 3. 两个端口同时对同一地址单元写入数据。 ⊗写入错误 4. 两个端口同时对同一地址单元,一个写入数据,另一个读出数据。 ⊗读出错误 对比操作系统 "读者-写者问题" 王道考研/CSKAOYAN.COM



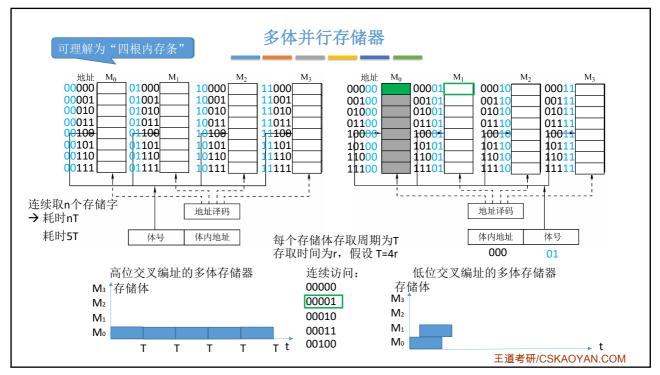
多体并行存储器 地址 000 001 10001 0<mark>0100</mark> 1100 1<mark>0100</mark> 1100 11001 11000 11010 11011 101 地址译码 地址译码 体内地址 体内地址 体号 体号 每个存储体存取周期为T 存取时间为r, 假设 T=4r 高位交叉编址的多体存储器 连续访问: 低位交叉编址的多体存储器 M₃ ↑存储体 M₂ Мı Mο t Т Т 王道考研/CSKAOYAN.COM

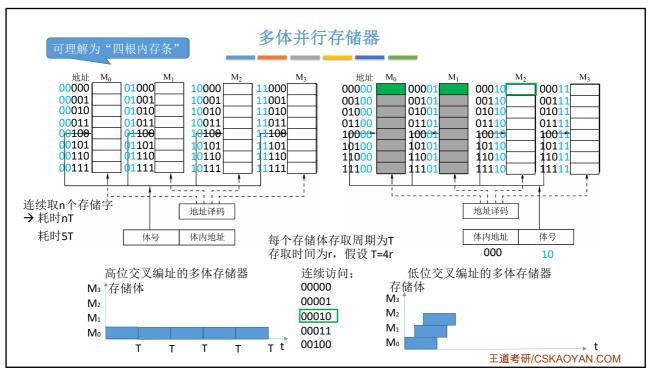


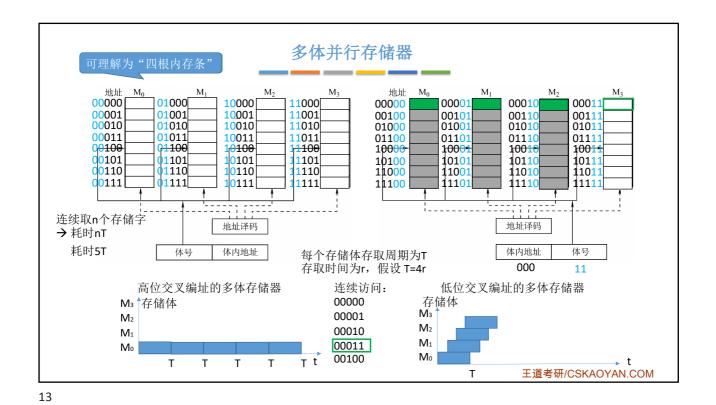
多体并行存储器 地址 000 001 71100 10001 0<mark>0100</mark> 1<mark>0100</mark> 1100 11001 11000 11010 11011 101 1111(地址译码 地址译码 体内地址 体内地址 体号 体号 每个存储体存取周期为T 存取时间为r, 假设 T=4r 高位交叉编址的多体存储器 连续访问: 低位交叉编址的多体存储器 M₃ †存储体 M₂ Мı Mο Τť Т Т 王道考研/CSKAOYAN.COM



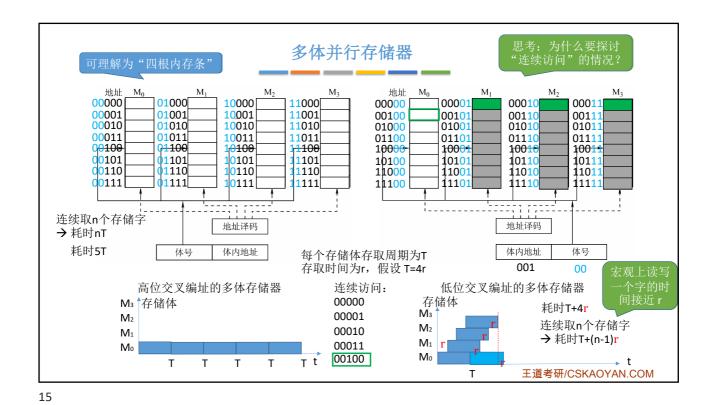
多体并行存储器 地址 000 001 10001 0<mark>0100</mark> 1100 1<mark>0100</mark> 1100 11000 11001 11010 11011 101 1111(连续取n个存储字 地址译码 地址译码 → 耗时nT 耗时5T 体内地址 体内地址 体号 体号 每个存储体存取周期为T 存取时间为r, 假设 T=4r 连续访问: 高位交叉编址的多体存储器 低位交叉编址的多体存储器 存储体 M₃ †存储体 M₂ M_2 Мı Mı Mο Mο Т T t Т Т 王道考研/CSKAOYAN.COM



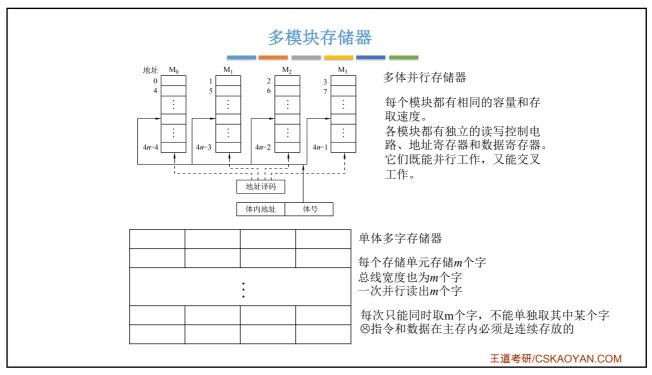


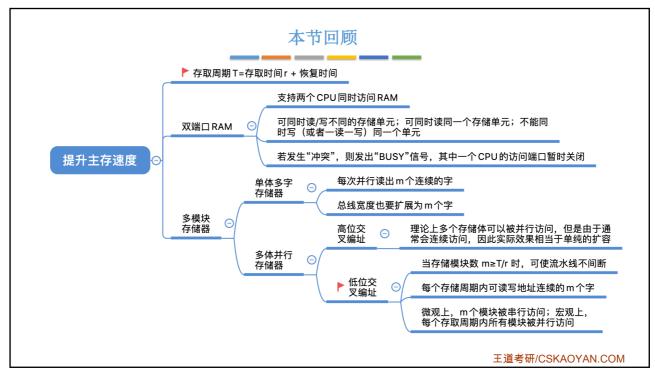


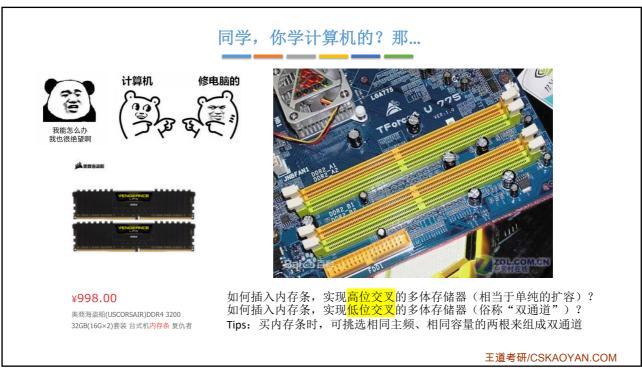
多体并行存储器 地址 M_1 000 001 10001 0<mark>0100</mark> 1100 1<mark>0100</mark> 1100 11000 11001 11010 101 1111(连续取n个存储字 地址译码 地址译码 → 耗时nT 耗时5T 体内地址 体内地址 体号 体号 每个存储体存取周期为T 存取时间为r, 假设 T=4r 高位交叉编址的多体存储器 连续访问: 低位交叉编址的多体存储器 存储体 M₃ †存储体 Мз M₂ M_2 Мı M_1 Mο Mο Т T t Т 王道考研/CSKAOYAN.COM Т



思考:给定一个地址 x,如 何确定它属于第几个存储体? 应该取几个"体" 采用"流水线"的方式并行存取(宏观上 地址 M_1 并行, 微观上串行) 00000 00001 00010 00011 00100 00101 00110 00111 宏观上,一个存储周期内,m体交叉存储 01001 01010 01011 01000 器可以提供的数据量为单个模块的m倍。 01100 01101 01110 01111 10001 10000 10010 10011 10101 11001 存取周期为T,存取时间为r,为了使流水 10100 10110 11010 10111 11000 11011 线不间断,应保证模块数 m≥T/r 11100 11101 1111(11111 存取周期为T,总线传输周期为r,为了使 流水线不间断,应保证模块数 m≥T/r 地址译码 体内地址 体号 m < T/rm>T/r001 00 存储体 存储体 低位交叉编址的多体存储器 M₄ 存储体 耗时T+4r Мз M₂ Мз Мı M_2 连续取n个存储字 M_2 → 耗时T+(n-1)r Μo Мı М1 Mο Т Mο 王道考研/CSKAOYAN.COM Т









20