

14353120 (4M) 焦子鸣

1. Port B 有 8-bit; Port E 有 4-bit

2. 初始化并行端口.

I. Turn on Port F clock in SYSCCTL_RCGCGPIO_R
Wait two bus cycles

II. Unlock PFD, PDI

III. Clear AMSEL to disable analog

IV. Clear PCTL to select GPIO

V. Set DIR to 0 for input, 1 for output

VI. Clear AFSEL bits to 0 to select regular I/O

VII. Set PUE bits to 1 to enable internal pull-up

VIII. Set DEN bits to 1 to enable data pins

IX. Read/write GPIO_PORTF_DATA_R.

3. First read the entire port into a register AND or mask the particular bit we want.

4. LSR 是逻辑右移, 右移不考虑符号位直接左补 0;
ASR 是算术右移, 右移要考虑符号位, 原来最左边
是什么数字即补上什么数字.

5. $Out = In + 1;$

6. $LDR\ R0, =In$

$LDR\ R1, [R0]$

$ADD\ R1, R1, \#1$

$LDR\ R2, =Out$

$STR\ R1, [R2]$

7. 栈的应用:

如在 C++ 程序中:

① 局部变量存在栈中

② 参数传递也存在栈中

③ 调用函数时, 程序的运行
状态也被存在栈中 (像递归
调用时).

8.

① 一个程序中, 入栈, 出栈的次数
要相等.

② 栈的入栈, 出栈操作不能在
栈空间分派的空间外进行

③ 读和修改栈中的内容时不
能在栈空间没使用过的地方
进行

9. 如直接寻址, 相对寻址,
间接寻址等

10. 要先确定负载大小以及要储存
数据的类型, 决定用哪一种:

① LDR loads 32-bit signed or unsigned
value from memory

② LDRH loads 16-bit unsigned value from
memory

③ LDRSH loads 16-bit signed value from
memory

④ LDRB loads 8-bit unsigned value
from memory

⑤ LDRSB loads 8-bit signed value from
memory