

차단기 동작특성 분석장치 개발 일정표

2021 / 07 / 13

ITEM	21 / 11				12					22 / 01				02				03					비 고
	1	2	3	4	1	2	3	4	5	1	2	3	4	1	2	3	4	1	2	3	4	5	
1. 시방 검토 / 협의 / 확정																							11월 전 사전완료
2. 회로설계	*	*	*	*																			
3. PCB Drawing(1차)				*	*	*	*																
4. B'D 제작 (1차)							*	*															
5. Case 설계 / 제작					*	*	*	*				*	*			*	*						2회 제작
6. Firmware Coding						*	*	*	*	*	*	*	*	*	*	*	*	*	*	*	*	*	*
7. 환경시험(1차)																	*	*	*	*			토마스 / 세니온
8. PCB Drawing(2차)															*	*							
9. B'D 제작 (2차)																	*	*					
10. 기능 검수 시험																*	*	*	*				
11. 환경시험(2차)																		*	*	*	*		세니온 자체시험
13. 자료정리 / 이관																					*	*	
14. 외부 공인기관 시험																							세니온 일정에 따름