

	<b>VIETTEL AI RACE</b>	TD031
	<b>LINH KIỆN THỤ ĐỘNG</b>	Lần ban hành: 1

## 1. Điện trở (Resistor)

### 1.1 Điện trở là gì? (What is a Resistor)

Điện trở (Resistor) là linh kiện điện tử thụ động tạo ra trở kháng (resistance), làm cản trở dòng chảy của các electron trong mạch điện.

Chúng được gọi là phần tử thụ động (passive) vì chỉ tiêu thụ năng lượng (consume power) mà không tạo ra năng lượng.

Điện trở thường được sử dụng trong các mạch như OP-AMP, vi điều khiển (microcontrollers) và các mạch tích hợp khác (IC – integrated circuits). Chúng dùng để hạn dòng (limit current), chia điện áp (divide voltages) và điều khiển các đường I/O (pull-up/pull-down lines).

### 1.2 Đơn vị điện trở (Resistor Units)

Đơn vị đo điện trở là **Ohm ( $\Omega$ )**, ký hiệu bằng chữ Hy Lạp Omega ( $\Omega$ ). Ohm đặt theo tên nhà vật lý Georg Simon Ohm (1784–1854), người đã nghiên cứu và phát hiện mối quan hệ giữa điện áp, dòng điện và điện trở (Luật Ohm).

Trong hệ SI, các tiền tố được dùng để biểu thị điện trở lớn hoặc nhỏ: kilo ( $k\Omega$ ), mega ( $M\Omega$ ), giga ( $G\Omega$ ) hoặc mili ( $m\Omega$ ).

#### Ví dụ:

- $4.700 \Omega = 4.7 k\Omega$
- $5.600.000 \Omega = 5.6 M\Omega$  hoặc  $5,600 k\Omega$

Tên các điện trở trong mạch thường bắt đầu bằng chữ **R**, mỗi điện trở có một số duy nhất.

### 1.3 Ký hiệu điện trở trong sơ đồ mạch (Resistor Schematic Symbol)

Tất cả các điện trở có hai đầu nối. Trên sơ đồ mạch, điện trở được biểu thị theo hai tiêu chuẩn:

- **Hình chữ nhật:** theo tiêu chuẩn IEC (International Electrotechnical Commission)
- **Đường ngoằn ngoèo (zigzag):** theo tiêu chuẩn IEEE (Institute of Electrical and Electronics Engineers)

	<b>VIETTEL AI RACE</b>	TD031
	<b>LINH KIẾN THỤ ĐỘNG</b>	Lần ban hành: 1

Cả hai ký hiệu đều chấp nhận được. Hình chữ nhật thường được ưu tiên; dạng zigzag phổ biến ở Mỹ và châu Á. Số đỉnh zigzag tiêu chuẩn là 7, với 4 đỉnh trên và 3 đỉnh dưới.

#### 1.4 Thành phần điện trở (Resistor Composition)

Điện trở được chế tạo từ nhiều loại vật liệu, phổ biến là **màng carbon, kim loại hoặc oxit kim loại**. Một lớp vật liệu dẫn điện mỏng được quấn quanh và bao phủ bởi lớp cách điện.

- **Màng dày:** rẻ nhưng ít chính xác
- **Màng mỏng:** đắt hơn nhưng chính xác cao

**Ví dụ giá trị điện trở:**

- 27  $\Omega$ , 330  $\Omega$ , 3.3 M $\Omega$

Bên trong, màng carbon quấn quanh lõi cách điện. Nhiều lớp bọc  $\rightarrow$  điện trở cao hơn.

#### 1.5 Ý nghĩa điện trở trong mạch điện (Resistor in Circuit)

Điện trở có thể thay thế nhiều thiết bị điện như bóng đèn hoặc động cơ. Trong mạch điện đốt nóng (electric heater circuit), sợi dây đốt nóng được xem như điện trở.

**Định luật Ohm:**

$$R = V/I \quad \text{hoặc} \quad R = V/I$$

**Ví dụ:**

- Tổng điện trở bình thường:  $R_T = 240 \div 4 = 60 \Omega$
- Khi dòng điện giảm còn 3 A, điện trở tăng:  $R_T = 240 \div 3 = 80 \Omega$   $\rightarrow$  báo hiệu mạch có vấn đề.

#### 1.6 Giá trị điện trở của dây dẫn (Resistance of Conductor)

Bốn yếu tố ảnh hưởng điện trở dây dẫn:

##### 1.6.1 Vật liệu (Material)

- Dây dẫn tốt: đồng, bạc, nhôm
- Cách điện: cao su, thủy tinh, sứ

	<b>VIETTEL AI RACE</b>	TD031
	<b>LINH KIẾN THỤ ĐỘNG</b>	Lần ban hành: 1

### 1.6.2 Chiều dài (L)

- Dây càng dài, điện trở càng cao.
- Ví dụ: dây 2 m → điện trở gấp đôi dây 1 m

### 1.6.3 Diện tích mặt cắt ngang (A)

- Mặt cắt lớn → điện trở giảm.
- Ví dụ: diện tích tăng gấp đôi → điện trở giảm phân nửa

### 1.6.4 Nhiệt độ (T)

- Nhiệt độ tăng → điện trở tăng.
- Khó dự đoán so với các yếu tố khác.

**Công thức tính điện trở dây dẫn:**

$$R = \rho \frac{L}{A}$$

Trong đó:

- $R$ : điện trở ( $\Omega$ )
- $\rho$ : điện trở suất của vật liệu ( $\Omega \cdot m$ )
- $L$ : chiều dài dây (m)
- $A$ : diện tích mặt cắt ngang ( $m^2$ )

## 1.7 Mạch điện trở mắc nối tiếp (Resistor Series Circuits)

Trong **mạch nối tiếp**, các điện trở được kết nối từ đầu đến cuối, tạo thành một **đường dẫn duy nhất** cho dòng điện.

**Tổng điện trở mạch nối tiếp:**

$$R_T = R_1 + R_2 + R_3 + \dots + R_n$$

**Ví dụ 1:** 3 điện trở nối tiếp

- $R_1 = 2\ \Omega, R_2 = 4\ \Omega, R_3 = 6\ \Omega$
- Dòng điện  $I = 4\ A$
- Tổng điện trở:  $R_T = 2 + 4 + 6 = 12\ \Omega$
- Điện áp nguồn:  $E = I \cdot R_T = 4 \times 12 = 48\ V$

	<b>VIETTEL AI RACE</b>	TD031
	<b>LINH KIẾN THỤ ĐỘNG</b>	Lần ban hành: 1

**Ví dụ 2:** 3 điện trở nối tiếp với điện áp nguồn  $E=9\text{ V}$ ,  $E=9\text{ V}$

- $R_1=3\text{ k}\Omega, R_2=10\text{ k}\Omega, R_3=5\text{ k}\Omega$   $R_1 = 3\text{ k}\Omega, R_2 = 10\text{ k}\Omega, R_3 = 5\text{ k}\Omega$
- Dòng điện trong mạch:

Sau đó, điện áp rơi trên mỗi điện trở:

$$V_{R1}=I \cdot R_1=0.5 \times 3=1.5\text{ V} \quad V_{R1} = I R_1 = 0.5 \times 3 = 1.5\text{ V}$$

$$V_{R2}=I \cdot R_2=0.5 \times 10=5\text{ V} \quad V_{R2} = I R_2 = 0.5 \times 10 = 5\text{ V}$$

$$V_{R3}=I \cdot R_3=0.5 \times 5=2.5\text{ V} \quad V_{R3} = I R_3 = 0.5 \times 5 = 2.5\text{ V}$$

Tôi sẽ viết thêm một đoạn mở rộng về **mạch điện trở song song (parallel resistor circuits)** để nối tiếp tài liệu hiện tại:

## 1.8 Mạch điện trở mắc song song (Resistor Parallel Circuits)

Trong **mạch điện song song**, các điện trở được kết nối sao cho cả hai đầu của chúng được nối trực tiếp vào cùng hai điểm, tạo ra **nhiều đường dẫn** cho dòng điện chảy. Điện áp trên mỗi điện trở trong mạch song song luôn bằng nhau, nhưng dòng điện phân chia theo giá trị điện trở của từng nhánh.

**Ví dụ:**

Ba điện trở mắc song song:  $R_1=6\text{ }\Omega, R_2=3\text{ }\Omega, R_3=2\text{ }\Omega$   $R_1 = 6, R_2 = 3, R_3 = 2$ .

Tổng điện trở: 1

Dòng điện tổng từ nguồn được chia theo tỉ lệ nghịch với điện trở từng nhánh:

Điều này giúp mạch **giảm tổng điện trở** so với bất kỳ điện trở riêng lẻ nào và **tăng khả năng phân phối dòng điện** cho các thiết bị nối vào nhánh khác nhau. Mạch song song phổ biến trong **hệ thống chiếu sáng, mạch nguồn và điện gia dụng**, nơi các tải cần hoạt động độc lập nhưng cùng điện áp.

**Ưu điểm của mạch song song:**

- Nếu một nhánh hỏng, các nhánh khác vẫn hoạt động.
- Dễ dàng điều chỉnh dòng điện cho từng nhánh bằng cách chọn điện trở phù hợp.

**Nhược điểm:**

- Cần tính toán tổng điện trở cẩn thận, đặc biệt khi nhiều nhánh nối song song, để tránh dòng quá tải.