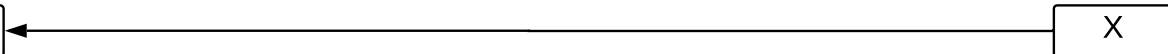


**CPU 1****CPU 2****CPU 3****...****CPU  $n$** **Tail****(a)**

|   |
|---|
| X |
|---|

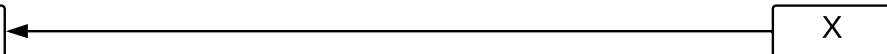
**(b)**

|   |   |
|---|---|
| 1 | X |
|---|---|

**(c)**

|  |   |
|--|---|
|  | X |
|--|---|

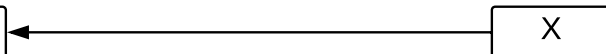
|   |   |
|---|---|
| 1 | X |
|---|---|

**(d)**

|  |   |
|--|---|
|  | X |
|--|---|

|   |   |
|---|---|
| 1 | X |
|---|---|

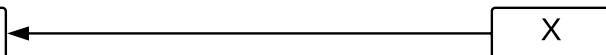
|   |   |
|---|---|
| 1 | X |
|---|---|

**(e)**

|  |   |
|--|---|
|  | X |
|--|---|

|   |   |
|---|---|
| 1 | X |
|---|---|

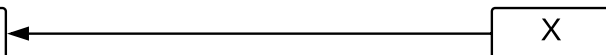
|   |   |
|---|---|
| 1 | X |
|---|---|

**(f)**

|  |   |
|--|---|
|  | X |
|--|---|

|   |   |
|---|---|
| 1 | X |
|---|---|

|   |   |
|---|---|
| 1 | X |
|---|---|

**(g)**

|   |   |
|---|---|
| 0 | X |
|---|---|

|   |   |
|---|---|
| 1 | X |
|---|---|

